01076006 Digital System Fundamentals 2564/1

ภาควิชาวิศวกรรมคอมพิวเตอร์ คณะวิศวกรรมศาสตร์ สถาบันเทคโนโลยีพระจอมเกล้าเจ้าคุณทหารลาดกระบัง

การทดลองที่ 9 พื้นฐานวงจร ALU

<u>วัตถุประสงค์</u>

- 1. เพื่อให้นักศึกษาฝึกการออกแบบวงจรดิจิติลด้วยวิธี Schematic ให้คล่องและเป็นระบบมากขึ้น
- 2. เพื่อศึกษาวิธีการออกแบบวงจร ALU
- 3. เพื่อศึกษาการทดสอบวงจรที่ออกแบบ

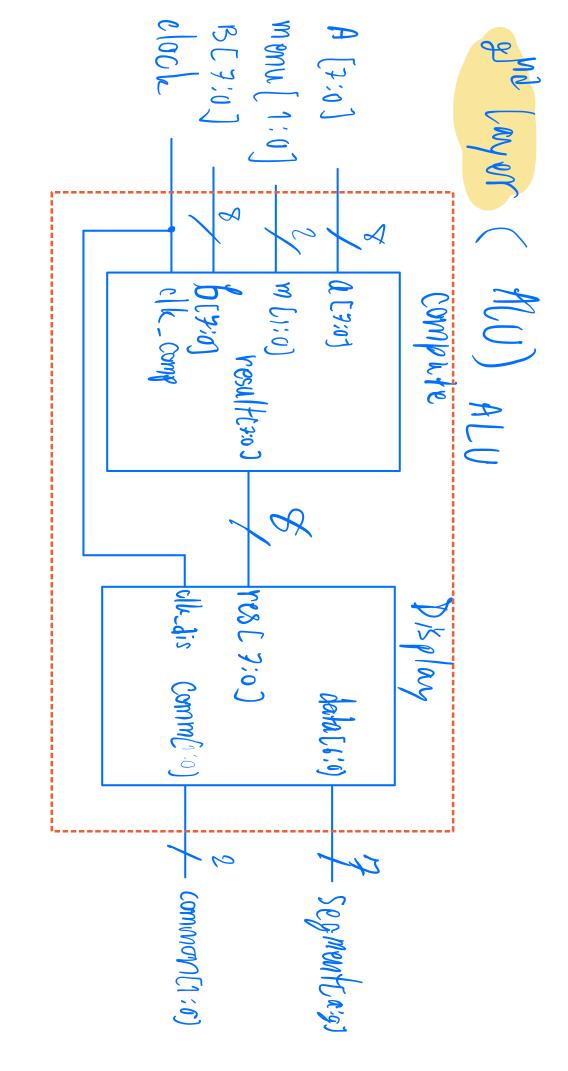
การทดลอง

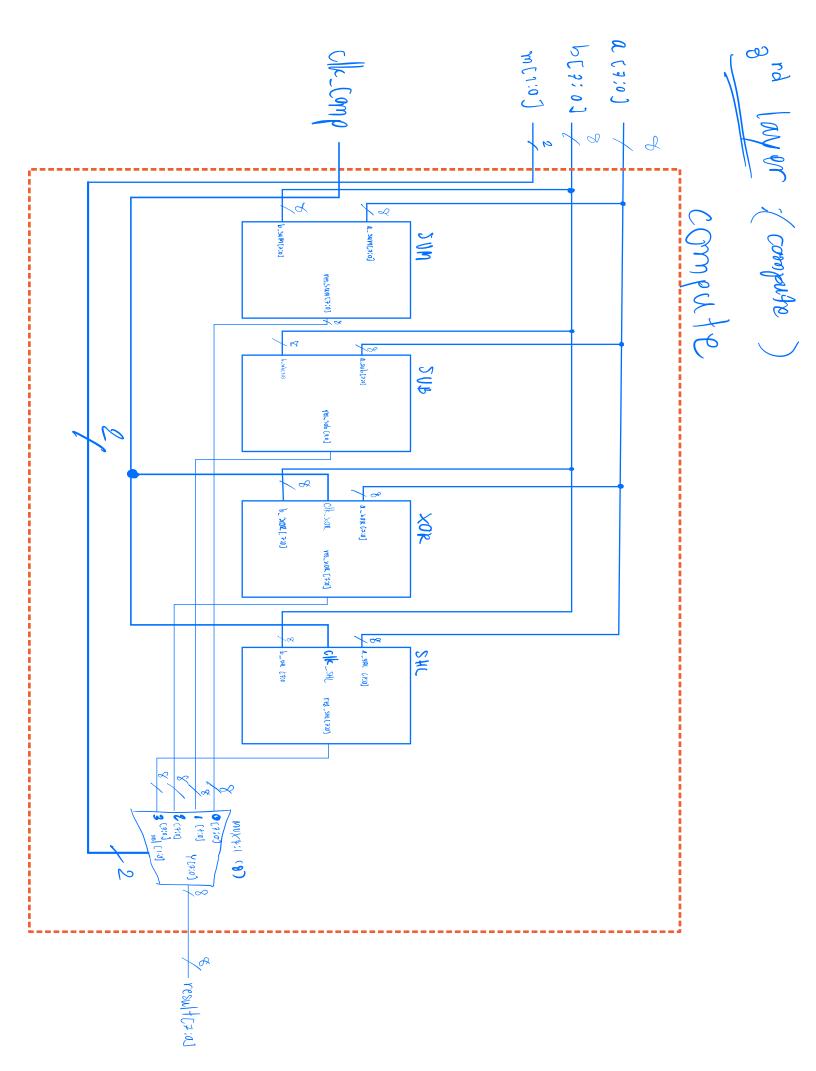
- 1. ให้นักศึกษานำเอกสารใบตรวจการทดลองให้อาจารย์ผู้ควบคุมการทดลองเซนรับรองเอกสารก่อน เริ่มทำการทดลอง
- 2. ให้นักศึกษาออกแบบและสร้างวงจร ALU โดยมีข้อกำหนดดังนี้
 - ้ 2.1⁄. 🖟 ป็นวงจรคำนวณเลขจำนวนเต็ม 8 บิต ไม่คิดตัวทด ไม่คิดตัวยืม
 - 2.2. รับอินพุทขนาด 8 บิท จำนวน 2 ชุดจาก สวิทซ์เลื่อน และ ดิพสวิทซ์ โดยสวิทซเลื่อนเป็นตัวตั้ง (ขึ้น 1 ลง 0)
 - 2.3. สามารถกระทำการทำงานได้ดังนี้
 - 2.3.<mark>1. ADD (บวก) 0</mark>
 - 2.3.2. SUB (ลบ)
 - 2.3.3. XOR (เอ๊กซ์คลูซีฟออร์)
 - 2.3.4. SHL (ลอจิกคอลชิฟ ซ้าย 1 ครั้ง จากตัวตั้ง) 🕇
 - 2.4. แสดงผลลัพท์เป็นเลขฐาน 16 ที่ ตัวแสดงผลเจ็ดส่วน
 - 2.5. ให้ใช้สวิทซ์กดติดปล่อยดับทำหน้าที่เลือกการทำงานแต่ละแบบ
- 3. ให้นักศึกษาทำการออกแบบเละสร้างวงจรดังกล่าวด้วยวิธี Schematic แล้วทำการโปรแกรมลงบอร์ด ทดลอง แล้วเรียกอาจารย์ผู้คุมการทดลองมาตรวจ
- 4. ให้นักศึกษาทดสอบการทำงานของวงจรให้ถูกต้องสมบูรณ์ก่อนการจึงทำการส่งตรวจ

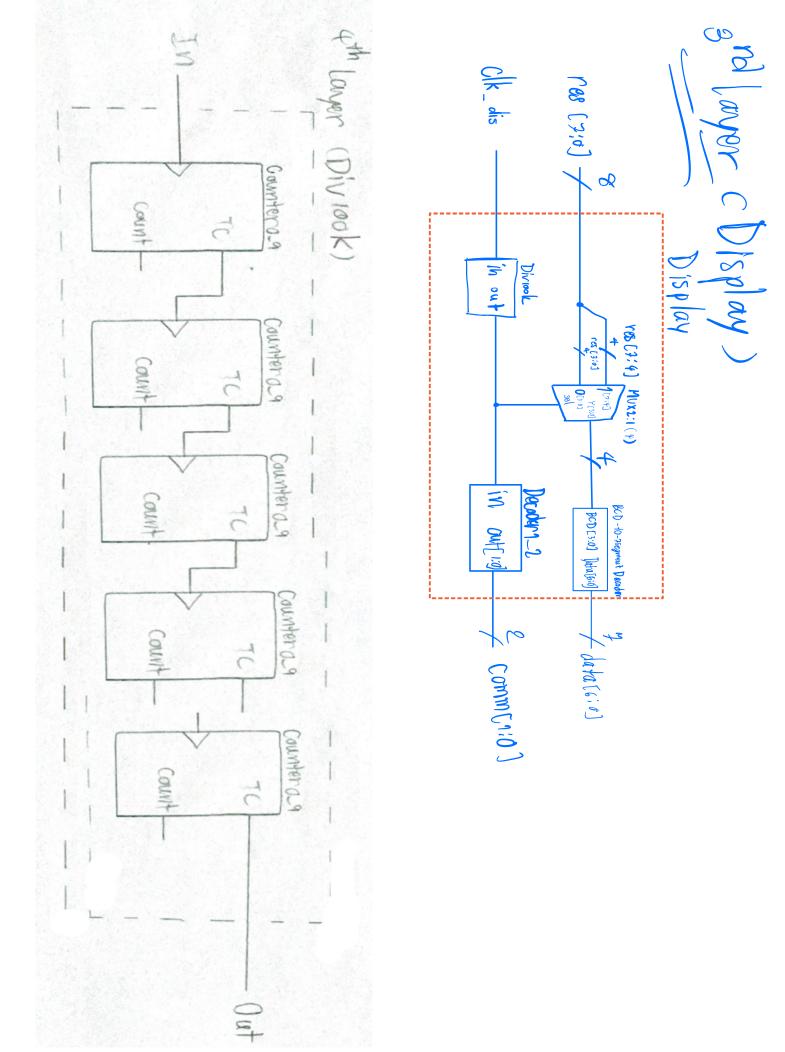
Hint สร้างวงจรสำหรับการทำงานแต่ละอย่างแยกกัน แล้วใช้ DeMUX เพื่อเลือกส่งอินพุทไปยังวงจร ต่างๆ ตามที่เลือก และใช้ MUX เลือกเอ้าท์พุทไปออกที่ตัวแสดงผลเจ็ดส่วน จากวงจรต่างๆ ที่ถูกเลือก

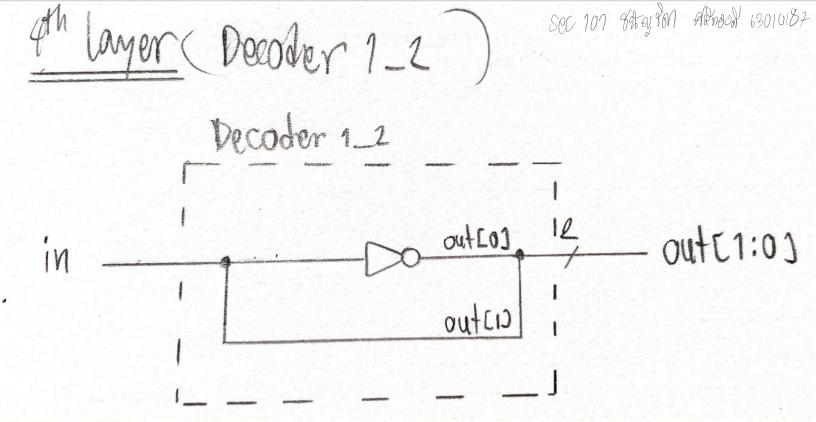
11761[7:0] chaose [1:0] 11167 [2:0] menu (1:0) (0,¢)¢ A[7:0] segmenta:3] clock ALU Com mon [5:0] 7-80 Jumm H

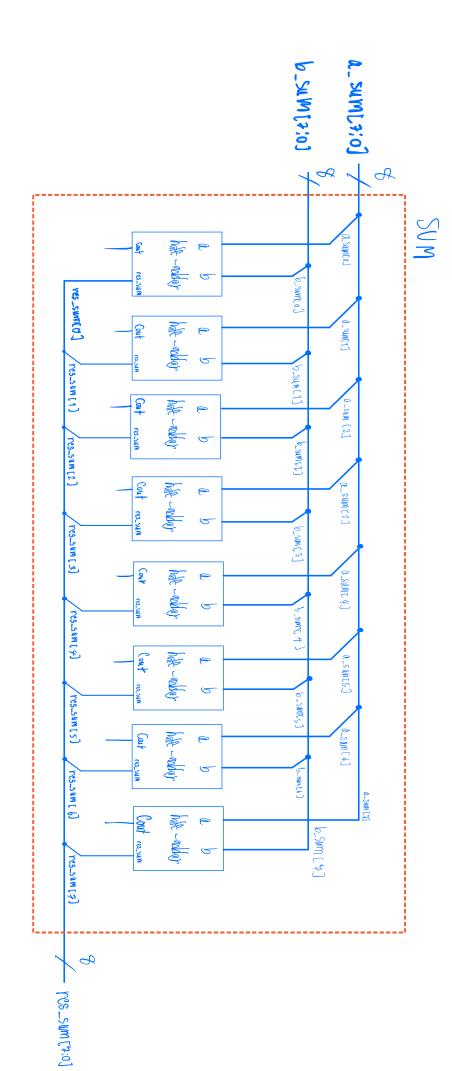
(30 M 47)











Langer (SUM)

In Layon (SUB, SUM, XOR) SUB

