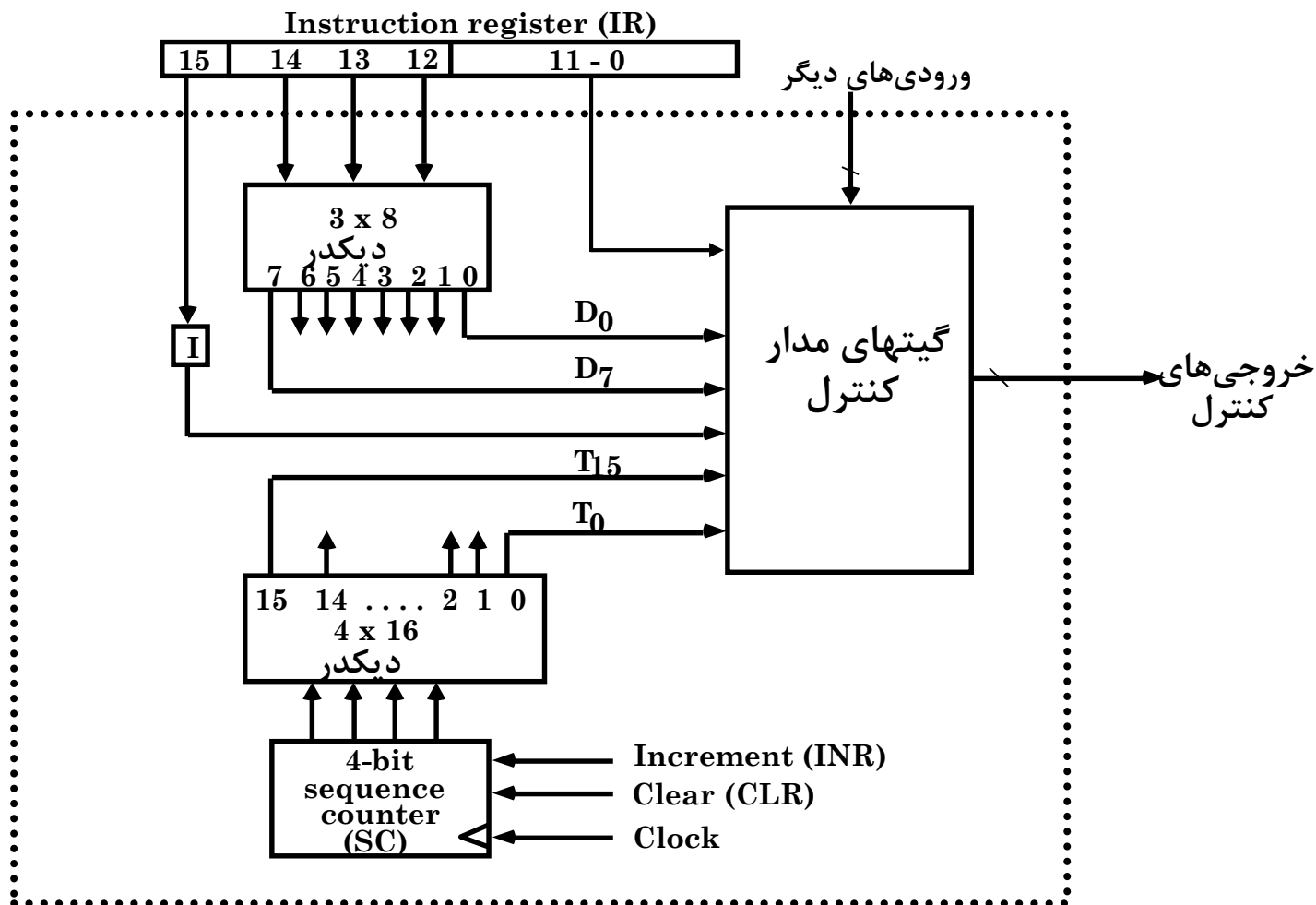


زمان‌بندی و کنترل

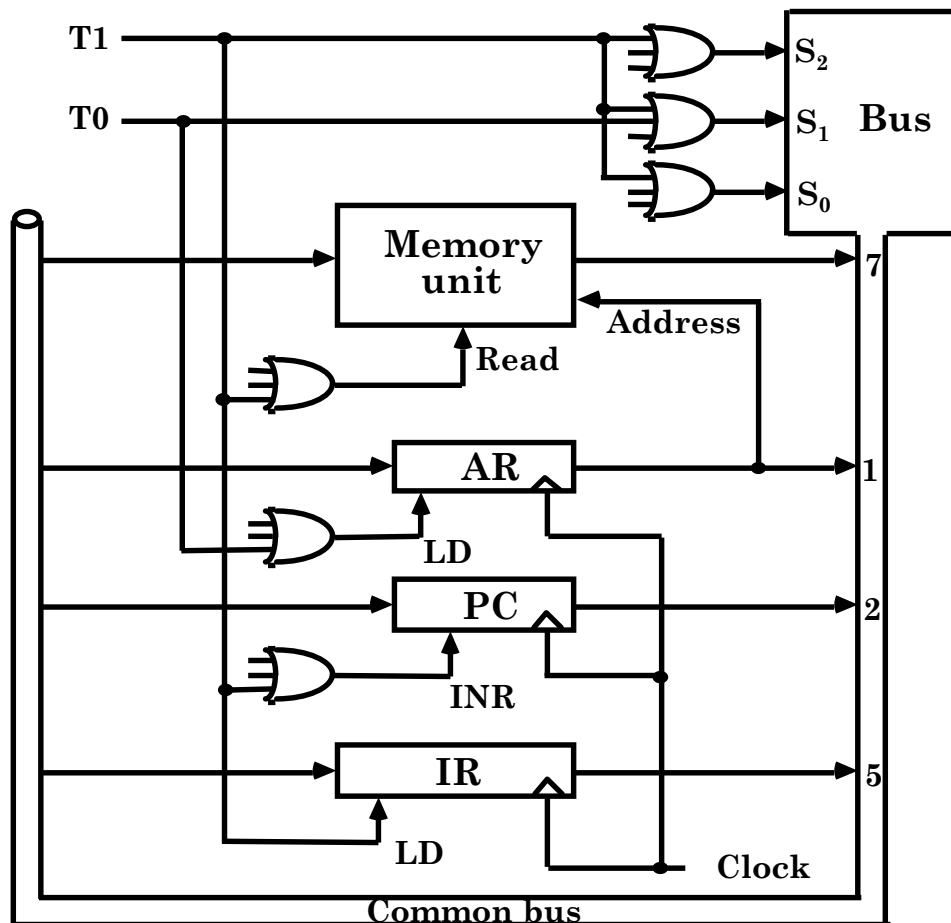
واحد کنترل در کامپیوتر پایه



واکشی و کد گشایی

• Fetch and Decode

$T0: AR \leftarrow PC \ (S_0S_1S_2=010, T0=1)$
 $T1: IR \leftarrow M[AR], PC \leftarrow PC + 1 \ (S_0S_1S_2=111, T1=1)$
 $T2: D0, \dots, D7 \leftarrow \text{Decode } IR(12-14), AR \leftarrow IR(0-11), I \leftarrow IR(15)$



ابتدا آدرس کد فرمان در AR قرار می گیرد. در T1 محتوای حافظه در IR قرار گرفته و به PC یکی افزوده می شود تا در سیکل دستیابی بعدی بتوان کد فرمان بعدی را آدرس دهی کرد.

در زمان T2 بخش Opcode را در ثبات OPR، بخش IR(0-11) را در رجیستر AR قرار داده و قسمت IR(15) فرمان را در رجیستر I می گذاریم.