

تمرین درس طراحی کامپیوتری سیستم های دیجیتال	دانشگاه صنعتی شاهرود
مدرس: محسن فرهادی	تمرین سری سوم
دستیار مدرس: محمدمین ابطحي	
مهلت تحویل: مطابق تاریخ و ساعت اعلام شده در LMS	پاسخ تمرین ها را در سامانه LMS آپلود کنید

لطفا: پس از نوشتن کد VHDL هر سوال، آن را در فایل txt. کپی و با نام گذاری صحیح یا اسکرین شات کل کد را ارسال کنید.

- 1- طراحی انکدر اولویت دار 4 به 2 با استفاده از دستور when else
- 2- طراحی انکدر اولویت دار 4 به 2 با استفاده از عملگرهای منطقی.
- 3- طراحی مالتی پلکسر 4 به 1 با استفاده از دستور when else
- 4- طراحی مالتی پلکسر 4 به 1 با استفاده از عملگرهای منطقی.
- 5- شکل زیر مدار یکی از سلول های منطقی را نشان میدهد. با توجه به اسم ورودی و خروجی ها آن را با کد های VHDL پیاده سازی کنید. (نوع پیاده سازی اختیاری)

