manufacturing V. Q. V. V.
"Embedded System" a soul a opisilicius. Microprocessor i cojusi. Microcontroller ciusi. SARM cortexulo sie libel.
Embedded System" assula positicina.
Microcontroller cersis
SARM Grexulosoriolistal.
SARM Certex Me la Jalailla doi il qua di ciplicale
Labora alaluli le Microprocessor 11, Micro Entroller 11 ain.
1000 (ania) (ania) (ania) (as) (30)
i all a land of the sound of th
Add ressing Concept عن التاكرة Memory Map مبدأ العنونة المعارضة التاكرة Gde Composer Studios Keil MVision ما عدل عدل التاكرير التاكرير التاكان السالدات التاكريك التاكريك التاكريك التاكريك التاكريك التاكريك التاكريك التاكريك التاكيد التاكان التاكيد التاك
Code Composer Studios Keil MVision bill com alca viella
C ail Thulul Cpal au masolus.
Tive Connected Launch Pad as el cue ce salle
General purpse Input output (GP TO)
STERREY WODI
phoselocklasp (1011) en Josel, Social Jos milion
PhaselockLoup (p11) en l'all son judice - Interrupts
Timers.
Finite state Machine (FSM).
Obelieviell, Digital Analog Converter (DAC).
Sensors 11 Analog Digital - (ADC)
Universal Asynchronous Reciever Transmitter (UAR).
Inter-integrated Grant (1°C).
(T2C) abouter FEPROP es Juliel.
(T2C) able Réal time clock en luplous.
Serial peripheral Interface (SpI).
(SE) ab le Nokia 5110 LCD anime de les
(SPT) ab to SD Card socholed.
Control Area Network (CAN).
Universal Serial Buy (USB)
التقامل مع شركت 1232 على شركت 1232
USB Plat PC politulation
pwm
pwm riat Servo gain
الممسوحة ضوئيا بـ CamScanner

Eithernet Plat civill de 1 LAN in cilled de Direct Access Memory (DMA) Allender Jeppell Radio Frequency (RF) Module Jak (Liluy Olimbolia Global positioning System (Gps) Module es deleil Eddy star Court Essenting - Marmora Map of the Carlo Berson Status Kell Juliston Green Prince Trout Outout

Session 3:	
سهولم التوليمل معالمالها الخارص أوالأعمرة الأجرى أ	ع لهاذا نفض العالم الماذا في الفي الماذا في الماذات الم
الكون	3/16:36:38 11. 16. 10 as 25 1 3 a. 10. 1 10 1846
	: microcontroller lains
(Flosh, EE PROM) with Joi SRAM:	Buses Jalo
Flash ROM	TCToCh) [- 0 - [RAM
	pu -
	The same hard in the same of
EEPROM E ADC	Jan Clusb lde los
- Share Comments	total CI3°Co. Colling Color de
Von NeuMann MMINI	Harvard II
Von NeuMann MMMINI	Flush Cpu J RAM
1 bys 1 [DIO] 1 cp for every operation	nbus (DIO) muliple instructions per 1 cp
المعرية الإيطالية	