**Presentation speech in Italian**

**Slide 1**

Buongiorno a tutti, presento la tesi Enhancing Fault Isolation in Hardware Systems Using Large Language Models (LLMs)

**Slide 2**

Gli obbiettivi della tesi sono due:

1. Esplorare l’uso degli LLMs nella diagnostica hardware, e quindi verificarne la capacità di individuare anomalie e ambiziosamente le loro possibili cause
2. Farlo con risorse hardware limitate come quelle che si possono avere su un portatile

**Slide 3**

Per raggiungere gli obbiettivi ho diviso il lavoro in due step principali. Il *primo* consiste nel verificare la capacità degli LLMs di comprendere un’architettura di sistema, la sua topologia e le interconnessioni. Individuando la rappresentazione più adatta per i componenti. Il *secondo* andare effettivamente a individuare anomalie e possibili cause tramite uso di LLM preparato con In-Context Learning e Prompt Engineering

**Slide 4**

**Slide 5**

**Slide 6**

**Slide 7**

**Slide 8**

**Slide 9**

**Slide 10**

**Slide 11**

**Slide 12**

**Slide 13**

**Slide 14**

**Slide 15**

**Slide 16**