一、填空

1. MCS-51 的 P0 口在总线扩展时作为 低 8 位地址线和数据总线 ，P2 口作为高 8 位地址线 。
2. MCS-51 的 T0 采用方式 2 定时，振荡频率是 6MHz，一个定时过程产生的最大时间延时是 0.512ms 。
3. MCS-51 单片机串口方式 1 和方式 3 的波特率由定时器 T1 的 溢出率所决定。
4. MCS-51 的串口有 4 种工作方式。
5. MCS-51 串口工作方式 0 ， 即 移位寄存器 方式， 其波特率为fosc/12 。
6. MCS-51 串口是 8 位可变波特率 UART，则其串口工作在方式 1 ，T1 必须工作在方式 2 。
7. MCS-51 串口有 4 种工作方式 ，由 SFR 寄存器 SCON 来设置的。

8．51 单片机共有 2 中断优先级，中断优先级由寄存器 IP 设置决定。

1. MCS-51 堆栈指针的初值为 07H 。
2. MCS-51 堆栈指针的初值为 07H 。若此时单片机响应外部中断 0， 则进入中断服务程序后，堆栈指针的值为 09H 。
3. MCS51 系统中，从堆栈中弹出一个字节数据，堆栈指针 -1 （+1/-1）。
4. 堆栈 是以先进后出的方式工作的存储空间。

13．51 单 片 机 响 应 T1 中 断 ， 进 入 中 断 服 务 程 序 后 ， PC 的 值 为

001BH 。

14．51 单片机共有 5 中断源， 2 中断优先级。15．MCS-51 单片机的中断源在相同优先级下其内部查询优先级排列顺序为外部中断 0>定时/计数器 0>外部中断 1>定时/计数器 1>串口

1. 已知 IP=0X12，则中断源优先级顺序为 T0>S>X0>X1>T1 （写文字也可以） 。
2. 已 知 IE=0X91 ， 哪 些 中 断 源 开 中 断X0,ES 。
3. 已 知 IE=0X85 ， 哪 些 中 断 源 开 中 断

X0,X1 。

1. 已 知 IP=0X11 ， 则 中 断 源 优 先 级 顺 序 为

X0>S>T0>X1>T1 。

1. MCS-51 堆栈指针的初值为 07H 。若此时单片机响应外部中断0， 则进入中断服务程序后，堆栈指针的值为 09H 。
2. MCS-51 的汇编语言源程序的扩展名为 .asm ，在 Keil 开发环境下源程序必须经过 编译 、 调试 ，才能进行调试。

22．51 单片机实验调试 C51 的软件名称是 Keil 。

23．MCS51 有编号为 0-3 共四个通用工作寄存器区，C51 中用 RS1 = 1;RS0 =

0 或 using = 3; 指令可以选择工作寄存器区 2，可用作寄存器间接寻址的工作寄存器为 RS1,RS0 。

24．51 单片机有 4 个工作寄存器组，每组有 8 工作寄存器。 25．工作寄存器 1 区的地址为 08H ~ 0FH ，是用 PSW 寄存器中的控制位设置的，其设置的 C51 指令为 RS1 、 RS0 。26．静态 RAM 芯片 6264 有数据线 13 根，若该芯片首地址为 3000H，则芯片上末尾单元的地址是 3FFF 。

27．EEPROM 芯片 2864 有数据线 8 根，地址线 13 。

28．6264 是 静态随机存储器 芯片，有 8k 字节的存储空间。

1. EPROM 芯片 2732 有 4k 字节存储单元，若该芯片首地址为

1000H，则芯片上末尾单元的地址是 1FFF 。

1. SRAM 芯片 6264 有 8k 字节存储单元，地址线 13 根。
2. MCS-51 的一个机器周期等于 12 振荡周期。
3. DS18B20 在 12 位精度时,测温分辨率为 0.0625°C 。

33．18B20 是 一线总线数字温度传感器 芯片，在 12 位精度时， 其内部寄存器的读数为 0x0550 ， 这个读数代表的温度为 85度 。

1. MCS-51 中可位寻址的某位，其位地址是 10H，该位是 MCS-51 的内部 RAM

中字节地址 22H 单元的 D 0 位。

1. 已知（A）=5BH，执行了指令 ADD A, # 62H 后，PSW 中的 OV= 1 ，

CY= 0 。

1. 在完成了 10100011B 与 01111101B 的二进制加法后下列状态标志的状态分别为 OV= 0 ， CY= 1 。

37．8279 芯片是一种 可编程键盘/显示器 芯片。

1. MCS-51 要实现复位操作，必须在 RST 引脚输入至少 2 机器周期的 高 （高/低）电平。
2. 指令执行过程：取指令、 分析 、执行指令。
3. 一个字节可以存放 2 个压缩 BCD 码。
4. SOC 是 系统级芯片 的缩写。
5. ISP 是 在线系统编程 技术。
6. MCS-51 中，数据存储器和 I/O 接口 两者是统一编址的。

44．8051 复位后程序计数器 PC 的内容为 0000H 。

1. MCS-51 系统中，输入输出的控制方式可以是程序控制和 中断 。
2. 并行接口 8255A 有 3 种工作方式，其中工作方式 2 具体是指 带应答信号双向 I/O 接口 。
3. MCS51 芯片中用户可使用的十六位 SFR 是 DPTR 。二、判断题

|  |  |  |  |
| --- | --- | --- | --- |
| 1．TLC549 是 8 位串行 A/D 转换芯片 | （ | √ | ） |
| 2．IIC 总线的 EEPROM 芯片 24c02 有 2k 字节存储单元 | （ | × | ） |
| 3．“ORG 2000H”在程序存储器中占 3 字节 | （ | × | ） |
| 4．“ORG 1000H”占据的字节数为 2 字节。 | （ | × | ） |
| 5．“END”是伪指令，所以在汇编程序中可省去 | （ | × | ） |
| 6．提高单片机的振荡频率，则机器周期变长 | （ | × | ） |
| 7．相对寻址的寻址范围是 2KB | （ | × | ） |
| 8．所有的中断标志在响应了中断后都是硬件自动清零的 | （ | × | ） |
| 9．执行 IE=0xFF 指令的意义是开放所有中断源 | （ | √ | ） |
| 10．.设置中断优先级的特殊功能寄存器是 IP | （ √ | | ） |
| 11．MCS--51 单片机内部的串行接口是全双工的 | （ √ | | ） |
| 12．串行接收和发送接口数据缓冲器都是 SBUF | （ √ | | ） |
| 13．定时计数器的方式二比方式一的最大定时时间短 | （ √ | | ） |

1. 定时计数器 T1 在方式三停止工作 （ √ ）
2. C51 程序包含 absacc.h，就能直接访问 8051 的 RAM 地址

（ √ ）

1. C51 程序要访问寄存器，必须包含 intrins.h （ √ ）
2. 在 C51 程序中要使用\_nop\_()，必须引用 absacc.h （ × ）
3. 在 C51 程序中要使用 DBYTE[0X1000]指令，必须引用 absacc.h （ √ ）
4. MCS-51 内部有 1 个串行接口。 （ √ ）

20．51 的串口方式 2 是可变波特率的 9 位 UART （ × ）

21．51 的串口方式 0 是固定波特率的移位寄存器方式 （ √ ） 22．串行接口每秒钟发送（或接收）的字节数称为波特率 （ × ） 23．MCS--51 单片机内部的串行接口是全双工的 （ √ ）

1. 串行接收和发送接口数据缓冲器都是 SBUF （ √ ）
2. 所有的中断标志在响应了中断后都是硬件自动清零的 （ × ）
3. 提高单片机的晶振频率，则机器周期变长 （ × ）
4. 单片机系统中 ISP 的含义是在应用编程 （ × ）

28．.设置中断优先级的特殊功能寄存器是 IP （ √ ）

1. 执行 MOV IE, #00H 指令的意义是开放所有中断源 （ × ）
2. MCS-51 单片机的 ROM 中只能存放程序，不能存放数据 （ × ）
3. MCS-51 单片机的内部 RAM 有 128M 字节 （ × ）
4. IC 总线的 EEPROM24C01 有 1KB 容量 （ × ）
5. MCS-51 的 P0~P3 口的初值为 00H （ × ）
6. 单片机的数据总线和地址总线都是双向的 （ × ）

35．51 单片机系统扩展时，数据信息是由 P1 口传送的 （ × ）

36．51 单片机系统扩展时，数据信息是由 P0 口传送的 （ √ ） 37．在 MCS-51 系统中，访问 I/O 端口的指令是 MOVC （ × ） 38．“ORG 1000H”指令占据 2 字节程序存储器 （ × ）

39．MOV R1, #30H （ √ ）

40．在 MCS-51 指令中，访问 I/O 端口的指令是 MOVC （ × ）

41．51 单片机访问程序存储器的汇编指令是 MOVC （ √ ）

|  |  |  |  |
| --- | --- | --- | --- |
| 42．51 单片机访问 I/O 接口的汇编指令是 MOVX | （ | √ | ） |
| 43．MOVX A , @DPTR 是读程序存储器 | （ | × | ） |
| 44．MOVC A , @DPTR 是读程序存储器指令 | （ | × | ） |
| 45．MOVC A , @A+DPTR 是读程序存储器指令 | （ | √ | ） |
| 46．执行指令 MOVX A，﹫DPTR 时，引脚 RD 的电平为高 | （ | × | ） |
| 47．END 指令在汇编程序中可省略 | （ | × | ） |
| 48．MOVC A , @A+DPTR 是读程序存储器指令 | （ | √ | ） |
| 49．MOVX @DPTR，A 是输出指令 | （ | √ | ） |
| 50．MOVX @DPTR，A 是输入指令 | （ | × | ） |
| 51．P3=0x25；这是一条 C51 的输出指令 | （ | √ | ） |
| 52．P2=0x5B；这是一条 C51 的输入指令 | （ | √ | ） |
| 53．复位状态时，IP=0x0F，表示所有中断都是高优先级 | （ | × | ） |
| 54．定时计数器的定时方式时，对机器周期加 1 计数 | （ | √ | ） |
| 55．51 单片机的计数方式是对 T0、T1 引脚上的信号计数 | （ | √ | ） |
| 56．数据取出堆栈后，堆栈指针加一 | （ | × | ） |
| 57．数据放入堆栈前，堆栈指针先加 1 | （ | √ | ） |
| 58．液晶显示器的缩写为 LCD | （ | √ | ） |
| 59．PSW 是可以位寻址的 SFR | （ | √ | ） |
| 60．TMOD 是可以位寻址的 SFR | （ | √ | ） |
| 61．DPTR 是可以位寻址的 SFR | （ | × | ） |
| 62．复位状态时，51 单片机内部所有寄存器都清零 | （ | × | ） |
| 63．单片机复位后，所有中断都被禁止 | （ | √ | ） |
| 64．所有的中断标志在响应了中断后都是硬件自动清零的 | （ | × | ） |
| 65．2716 是 EEPROM 芯片 | （ | × | ） |
| 66．6264 有 64KB 存储单元 | （ | × | ） |
| 67．8255A 有 4 种工作方式 | （ | × | ） |
| 68．8251 是可编程键盘显示接口芯片 | （ | × | ） |
| 69．18B20 是串行总线的数字温度传感器 | （ | √ | ） |
| 70．18B20 与 51 单片机相连需要 2 根数据线 | （ | × | ） |

1. MCS-51 单片机的 ROM 中只能存放程序，不能存放数据 （ × ）
2. MCS-51 的 P0~P3 口的初值为 FFH （ √ ）

三、选择题

1. 一静态随机存储器芯片有地址线引脚 A0 ~ A12，数据线引脚 I/O0 ~ I/O7，该存储器芯片的存储量为（ B ）。

A. 4KB B. 8KB C. 16KB D. 32KB

1. 一存储器芯片的地址范围为 5400H—57FFH，参加芯片片选择码的地址线中为 1 的地址有（ B ）。

A.A12,A13 B.A10,A12,A14 C.A12,A15 D.A11,A12,A13,A15

1. 8255A 工作在方式 2，正确的工作状态为（D ）

A. A 口工作在输入状态 B. A 口工作在输出状态

C. B 口工作在输出状态 D. A 口工作在双向状态

1. MOV R1,#20H

MOV @R1,#70H 以上指令执行后，R1、20H 中的值为（ A ）。

A. 20H，70H B. 20H，20H C. 70H，20H D. 70H， 0H

1. 将 ACC 的低四位取反，可用下列（ B ）指令。
   1. ANL A, #0F0H B. XRL A, #0FH

C. ORL A, #0F0H D. MOV A, #0FH

1. 对单片机应用系统而言，下列（ D ）种抗干扰是针对电源系统的。

A. 使用双绞线 B. 光电耦合 C. 交叉走线 D. 低通滤波器

1. 计算机控制系统中，逻辑开关网络的零电位也称（ ）。

|  |  |  |
| --- | --- | --- |
| A. | 模拟地 B. 信息地 | C. 功率地 D. 数字地 |
| 8. | 下列表述中错误的有（ | ）。 |
| A. | 高频电路就近多点接地 | B. 低频电路一点接地 |
| C. | 交流地和信号地不能共用 | D. 信号地和机壳地必须连成闭环回路 |

1. 内部 RAM 的位寻址区的字节地址范围为（ C ）。

A. 00H~1FH B. 10H~1FH C. 20H~2FH D. 30H~3FH

1. 将 ACC 的高四位置 1，可用下列（ A ）指令。
   1. ANL A, #0F0H B. XRL A, #0F0H

C. ORL A, #0F0H D. MOV A, #0F0H

1. TLC549 是（ B ）。

A. 并行 AD 转换器 B. 串行 AD 转换器

C. 并行 DA 转换器 D. 串行 DA 转换器

1. 若 MCS-51 系统的振荡频率为 12Mhz，则其一个机器周期为（ B ）。

A. 1ms B. 1us C. 2ms D. 2us

1. 位地址 23H 在字节地址和位数是（ A ）。

A. 24H，D3 B. 23H，D3 C. 20H，D3 D. 20H，D4

1. 指令 PUSH Acc 的正确操作是（ A ）

A. SP←（SP）+1 B. SP←（SP）-1 C. SP←（SP）+1 D.以上都不对

（SP）←Acc （SP）←Acc Acc←（SP）

1. 指令 POP B 的正确操作是（ C ）

|  |  |  |  |  |  |
| --- | --- | --- | --- | --- | --- |
| A. SP←（SP）+1 | B. SP←（SP）-1 | C. | B←（SP） | C. | B←（SP） |
| B←（SP） | B←（SP） |  | SP←（SP）+1 |  | SP←（SP）-1 |

1. 8051 单片机中，唯一一个用户可使用的 16 位寄存器是（ B ）

A. PSW B. DPTR C. ACC D. PC

1. 8051 的程序计数器 PC 为 16 位计数器，其寻址范围是（ D ）

A、8K B、16 K C 、32 K D、64 K

1. 外部中断源 I E 1（外部中断 1）的向量地址为（ C ）

A、0003H B、000BH C 、0013H D、002BH

1. 执行 MOV IE, #00H 指令的意义是：（ A ）

A、屏蔽所有中断源 B、开放所有中断源 C、屏蔽外部中断源 0 D、开放外部中断源 0

20. (A)=85H，R0=20H，(20H)=0AFH，执行指令 ADD A，@R0 后，（ D ）

A. CY=0，OV=0 B. CY=0，OV=1

C. CY=1，OV=0 D. CY=1，OV=1

1. MCS-51 内部 RAM 的位寻址区的字节地址范围为（ C ）。

A. 00H~1FH B. 10H~1FH C. 20H~2FH D. 30H~3FH

1. MCS-51 用户可访问的内部 RAM 有（ A ） 字节

A. 128 B. 256 C.4K D.64K

1. 读取 I/O 接口时，控制总线中的读写控制为（ B ）
   1. RD=0，WR=0 B. RD=0，WR=1
   2. RD=1，WR=0 D.RD=1，WR=1
2. C51 中的外部中断 1 的中断服务程序关键字为 interrup n，其中 n 的值为

（ C ）

A. 0 B. 1 C.2 D.3