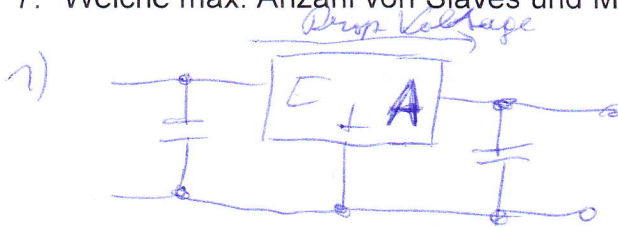


- 33 1. Was versteht man bei Fixspannungsreglern unter der Drop Voltage?
- 23 2. In welcher Größenordnung liegt der Dauerausgangsstrom bei 78xx/79xx Fixspannungsreglern?
- 33 3. In welcher Größenordnung liegt die min. Drop Voltage bei Low Drop Fixspannungsreglern?
- 33 4. Wie ist ein UART Zeichen aufgebaut?
- 33 5. Handelt es sich beim UART um eine synchrone oder asynchrone Schnittstelle und wie ist das bei der RS232? Begründe beide Antworten.
- 33 6. Wie ist ein SPI Slave prinzipiell aufgebaut?
- 33 7. Welche max. Anzahl von Slaves und Masters kann es bei SPI geben?



Spannung, die der Fixspanneregelner braucht, um regeln zu können (typ.: 2V)

2) ca. 500 mA (1,5... 3 A)

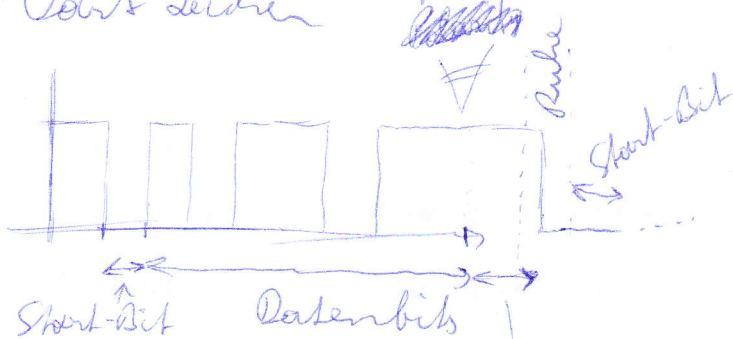
3) 100 mV - 500 mV z.B.: ADP3335: 200 mV ✓

7) Prinzipiell keine Beschränkung der Slaves, nur durch Anzahl der Chip-Select Leitungen des Masters beschränkt. ~~mehrere~~ nur 1 Master, ~~und~~ Slaves

5) UART - Universal Asynchronous Receiver Transmitter
 UART und RS232 sind serielle ~~asynchrone~~ ^{Schnittstellen} Schnittstellen.
 Sender und Empfänger müssen bei beiden ^{Schnittstellen} die Übertragungsgeschwindigkeit (Baudrate), Anzahl der Datenbits, Anzahl der Stop-Bits, Fehlererkennung (~~keine~~ gerade, ungerade) gleich ~~eingestellt~~ ^{eingestellt} haben, um miteinander zu kommunizieren.
 Es gibt keine ~~gemeinsame~~ ^{gemeinsame} CLK Leitung ^{asynchron}

5) UART Zeichen

optional: Parity-Check



Stop-Bit (z. B. $1\frac{1}{2}$)

Datenbits z. B.: 5, 6, 7, 8 = Standard oder 9 Bits

Stop-Bits z. B.: 1, $1\frac{1}{2}$, 2

Parity Bit: gerade (even), ungerade (odd), keine

6) SPI Slave

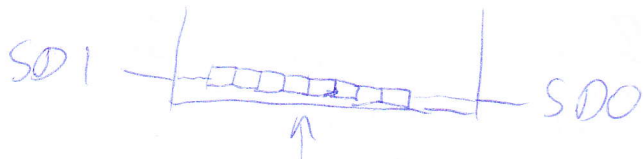


CS - Chip Select

CLK - Clock

SDI - Serial Data In

SDO - Serial Data Out



Schieberegister, seriell Daten hereingeschickt,
parallel im IC verarbeitet

Länge des SR steht im Datenblatt (keine Norm)