

SMS  
Sprawozdanie z Projektu I

Krystian Chachuła  
Marcin Dolicher

AIR Semestr V

## Spis treści

<b>1</b>	<b>Zagadnienia i założenia projektowe</b>	<b>3</b>
<b>2</b>	<b>Algorytm PID</b>	<b>3</b>
2.1	Omówienie implementacji . . . . .	3
<b>3</b>	<b>Algorytm DMC</b>	<b>3</b>
<b>4</b>	<b>Porównanie najlepszych realizacji PID i DMC</b>	<b>3</b>
4.1	f) . . . . .	3
<b>5</b>	<b>Testowanie</b>	<b>3</b>
<b>6</b>	<b>Wnioski</b>	<b>3</b>

## 1 Zagadnienia i założenia projektowe

Postawione przed nami zadanie polegało na zaprojektowaniu regulatora PID i DMC, które sterują obiektem zrealizowanym na mikrokontrolerach z serii STM32. Powinniśmy tak manipulować sygnałem wejściowym procesu  $u$ , aby wartość sygnału wyjściowego procesu (regulowanego)  $y$  była możliwie bliska wartości zadanej  $y^{zad}$ . Wartość uchybu  $e = y^{zad} - y$  powinna być jak najmniejsza. Wyniki uzyskane podczas eksperymentów zostaną porównane i poddane krytycznej weryfikacji.

## 2 Algorytm PID

### 2.1 Omówienie implementacji

## 3 Algorytm DMC

## 4 Porównanie najlepszych realizacji PID i DMC

### 4.1 f)

## 5 Testowanie

## 6 Wnioski