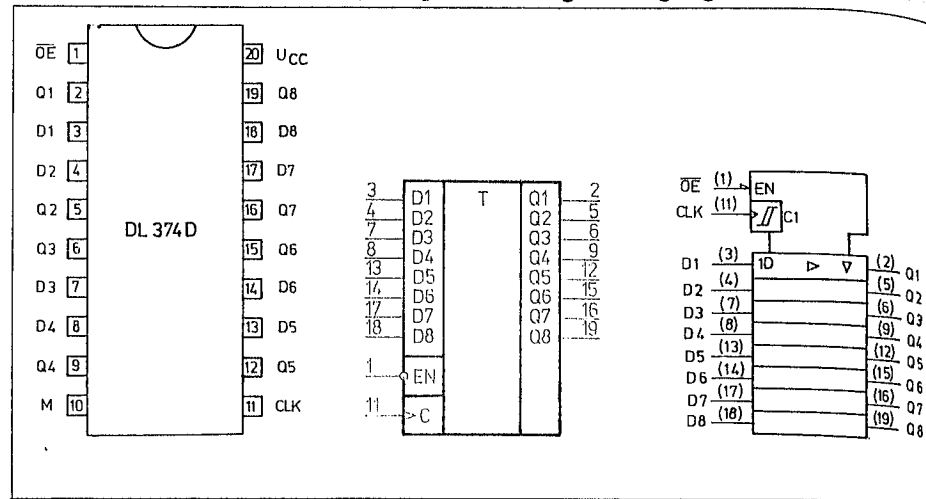


## DL 374 D 8 D-Flip-Flop mit Freigabeeingang



Anschlußbelegung, Schaltzeichen und IEC-Zeichen

Bauform: DIP-20, Plast (Bild 8)  
Typstandard: TGL 43612

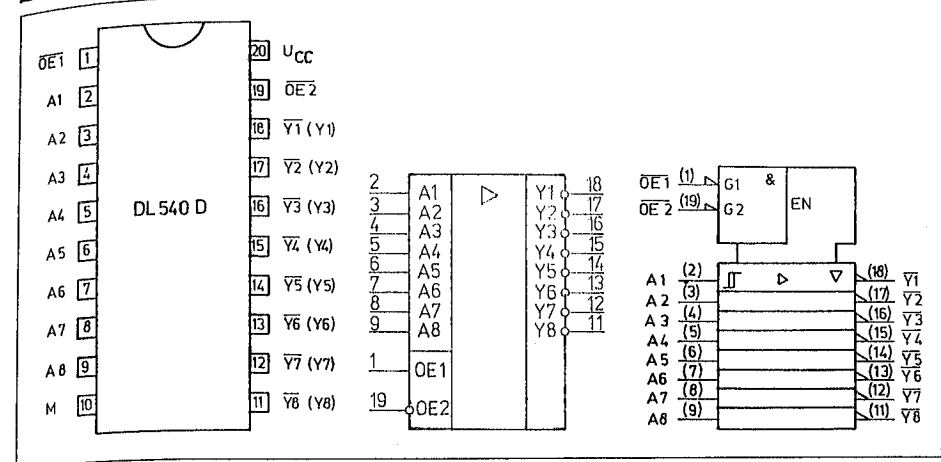
### Funktionstabelle

Eingänge			Ausgang
$\overline{OE}$	CLK	D	Q
L		H	H
L		L	L
L	L	X	$Q_0$
H	X	X	Z

### Ausgewählte Kennwerte

Kennwert	Kurzzeichen	Meßbedingung	min.	typ.	max.	Einheit
Signalverzögerungszeiten		$C_L = 50 \text{ pF};$ $R_L = 500 \text{ Ohm}$				
CLK $\rightarrow$ Q	$t_{PLH}$			20	28	ns
	$t_{PHL}$			16	30	ns
$\overline{OE} \rightarrow$ Q	$t_{PZH}$			15	28	ns
	$t_{PZL}$			18	28	ns
	$t_{PHZ}$			7	20	ns
	$t_{PLZ}$			12	25	ns
Taktfrequenz	$f_c$		32	40		MHz

## DL 540 D 8 Bit Leitungstreiber, invertierend, Tristate-Ausgänge



Anschlußbelegung, Schaltzeichen und IEC-Zeichen

Bauform: DIP-20, Plast (Bild 8)  
Typstandard: TGL 43613

### Funktionstabelle

Eingänge			Ausgang
$\overline{OE1}$	$\overline{OE2}$	A	$\overline{Y}$
L	L	L	L
L	L	H	H
X	H	X	Z
H	X	X	Z

X Pegel beliebig (L oder H)

### Ausgewählte Kennwerte

Kennwert	Kurzzeichen	Meßbedingung	min.	typ.	max.	Einheit
Signalverzögerungszeiten		$C_L = 50 \text{ pF};$ $R_L = 500 \text{ Ohm}$				
A $\rightarrow$ Y	$t_{PLH}$			10	15	ns
	$t_{PHL}$			13	18	ns
$\overline{OE1}, \overline{OE2} \rightarrow \overline{Y}$	$t_{PZL}$			19	36	ns
	$t_{PZH}$			12	25	ns
	$t_{PLZ}$			21	28	ns
	$t_{PHZ}$			10	18	ns