Anleitung für die Einrichtung der Software-Toolchain

Im Folgendem werden die Schritte aufgeführt, um die Software-Toolchain zu installieren. Als Betriebssystem wird Ubuntu 18.04 genutzt.

Um Software auf den FPGArduino zu nutzen, braucht es einen passenden Cross-Compiler. Für den RISC-V kommt die RISC-V GNU Compiler Toolchain zum Einsatz. https://github.com/riscv/riscv-gnu-toolchain

1. Vorbereitung

Für die Software-Toolchain werden einige Pakete vorausgesetzt, die wir installieren müssen. Im Terminal lesen wir die Paketliste neu ein und aktualisieren sie:

sudo apt update

Anschließend installieren wir alle benötigten Pakete und bestätigen mit Ja bzw. Yes.

sudo apt-get install autoconf automake autotools-dev curl python3 libmpc-dev libmpfr-dev libgmp-dev gawk build-essential bison flex texinfo gperf libtool patchutils bc zlib1g-dev libexpat-dev git

```
user@UbuntuFPGA:-$ sudo apt-get install autoconf automake autotools-dev curl python3 libmpc-dev libmpfr-dev libmpp-dev gawk build-essential bison flex texinfo gperf libtool patchutils bc zlibig-dev libmpfr-dev git Reading package lists... Done
Building dependency tree
Reading state information... Done
Note, selecting 'libexpat1-dev' instead of 'libexpat-dev'
bc is already the newest version (1.07.1-2).
bc set to manually installed.
build-essential is already the newest version (12.4ubuntu1).
patchutils is already the newest version (0.3.4-2).
patchutils set to manually installed.
python3 is already the newest version (3.6.7-18.04).
python3 set to manually installed.
The following packages were automatically installed and are no longer required:
efibootmpr fonts-liberation2 fonts-opensymbol gir1.2-gst-plugins-base-1.0
gir1.2-gstreamer-1.0 gir1.2-gudev-1.0 gir1.2-udisks-2.0
grilo-plugins-0.3-base gstreamer1.0-gtk3 libboost-date-time1.65.1
libboost-filesystem1.65.1 libboost-iostreams1.65.1 libboost-locale1.65.1
libcdr-0.1-1 libclucene-contribs1v5 libclucene-core1v5 libcmis-0.5-5v5
libcolamd2 libdazzle-1.0-0 libe-book-0.1-1 libedataserverui-1.2-2 libeot0
libepubgen-0.1-1 libetonyek-0.1-1 libevent-2.1-6 libexiv2-14
libfreerdp-client2-2 libfreerdp2-2 libfwup1 libgc1c2 libgee-0.8-2
```

Abbildung 1: Pakete installieren

Ist die Installation der Pakete abgeschlossen, kopieren wir das RISC-V GNU Compiler Toolchain Respository:

git clone https://github.com/riscv/riscv-qnu-toolchain

```
Setting up libbison-dev:amd64 (2:3.0.4.dfsg-1build1) ...
Setting up libfl2:amd64 (2.6.4-6)
Setting up libexpat1-dev:amd64 (2.2.5-3ubuntu0.2) ...
Setting up texinfo (6.5.0.dfsg.1-2) ..
Setting up bison (2:3.0.4.dfsg-1build1) ...
update-alternatives: using /usr/bin/bison.yacc to provide /usr/bin/yacc (yacc) in auto mode
Setting up libgmpxx4ldbl:amd64 (2:6.1.2+dfsg-2) ..
Setting up git (1:2.17.1-1ubuntu0.7) ...
Setting up zlib1g-dev:amd64 (1:1.2.11.dfsg-0ubuntu2) ...
Setting up libtool (2.4.6-2) ...
Setting up libgmp-dev:amd64 (2:6.1.2+dfsg-2) ...
Setting up curl (7.58.0-2ubuntu3.8) ..
Setting up flex (2.6.4-6) ...
Setting up autoconf (2.69-11)
Setting up libfl-dev:amd64 (2.6.4-6)
Setting up automake (1:1.15.1-3ubuntu2) .
update-alternatives: using /usr/bin/automake-1.15 to provide /usr/bin/automake (automake) in auto mode
Setting up libmpfr-dev:amd64 (4.0.1-1) ... Setting up libmpc-dev:amd64 (1.1.0-1) ...
Processing triggers for libc-bin (2.27-3ubuntu1) ...
Processing triggers for man-db (2.8.3-2ubuntu0.1) ...
Processing triggers for install-info (6.5.0.dfsg.1-2)
user@UbuntuFPGA:~$ git clone https://github.com/riscv/riscv-gnu-toolchain
```

Abbildung 2: Respository klonen

Wir wechseln in das Verzeichnis und laden die Submodule:

```
cd riscv-gnu-toolchain
git submodule update --init --recursive
```

```
ser@UbuntuFPGA:~/riscv-gnu-toolchain$ git submodule update --init --recursive
Submodule 'qemu' (https://git.qemu.org/git/qemu.git) registered for path 'qemu'
Submodule 'riscv-binutils' (https://github.com/riscv/riscv-binutils-gdb.git) registered for
path 'riscv-binutils'
Submodule 'riscv-dejagnu' (https://github.com/riscv/riscv-dejagnu.git) registered for path
'riscv-dejagnu'
Submodule 'riscv-gcc' (https://github.com/riscv/riscv-gcc.git) registered for path 'riscv-g
Submodule 'riscv-gdb' (https://github.com/riscv/riscv-binutils-gdb.git) registered for path
 'riscv-gdb'
Submodule 'riscv-glibc' (https://github.com/riscv/riscv-glibc.git) registered for path 'ris
cv-glibc'
Submodule 'riscv-newlib' (https://github.com/riscv/riscv-newlib.git) registered for path 'r
iscv-newlib
Cloning into '/home/user/riscv-gnu-toolchain/qemu'...
              '/home/user/riscv-gnu-toolchain/riscv-binutils'...
Cloning into
Cloning into '/home/user/riscv-gnu-toolchain/riscv-dejagnu'...
Cloning into '/home/user/riscv-gnu-toolchain/riscv-gcc'...
Cloning into '/home/user/riscv-gnu-toolchain/riscv-gdb'...
```

Abbildung 3: Submodule laden

Nachdem alles runtergeladen wurde, können wir die Toolchain installieren.

2. Installation

Die RISC-V GNU Compiler Toolchain gibt uns die Möglichkeit zwischen der *ELF/Newlib* und der *Linux-ELF/glibc* Toolchain zu wählen. Für den FPGArduino wird der Newlib Cross-Compiler benötigt.

Als Installationspfad wählen wir hier /opt/riscv32.

Anlegen des Installationsverzeichnis:

```
sudo mkdir /opt/riscv32
sudo chown $USER /opt/riscv32
```

```
Submodule path 'riscv-binutils': checked out 'd7f734bc7e9e5fb6c33b433973b57e1eed3a7e9f'
Submodule path 'riscv-dejagnu': checked out '4ea498a8e1fafeb568530d84db1880066478c86b'
Submodule path 'riscv-gcc': checked out '54945eb8ad5a066da2d4e6a62ffeb513d341eb41'
Submodule path 'riscv-gdb': checked out 'fec47beb8a1f0a6c4a6b0c548cded5711d0c27da'
Submodule path 'riscv-glibc': checked out '06983fe52cfe8e4779035c27e8cc5d2caab31531'
Submodule path 'riscv-newlib': checked out 'f289cef6be67da67b2d97a47d6576fa7e6b4c858'
user@UbuntuFPGA:~/riscv-gnu-toolchain$ sudo mkdir /opt/riscv32
[sudo] password for user:
user@UbuntuFPGA:~/riscv-gnu-toolchain$ sudo chown $USER /opt/riscv32
user@UbuntuFPGA:~/riscv-gnu-toolchain$
```

Abbildung 4: Installationsverzeichnis anlegen

Im *riscv-gnu-toolchain* Verzeichnis legen wir das Verzeichnis *build* an und wechseln in dieses für die Konfiguration der Toolchain. Mit *make* starten wir die Installation.

```
mkdir build; cd build
../configure --prefix=/opt/riscv32 --enable-multilib
make
```

```
user@UbuntuFPGA:~/riscv-gnu-toolchain$ mkdir build; cd build
user@UbuntuFPGA:~/riscv-gnu-toolchain/build$ ../configure --prefix=/opt/riscv32 --enable-multilib
checking for gcc... gcc
checking whether the C compiler works... yes
checking for C compiler default output file name... a.out
checking for suffix of executables.
checking whether we are cross compiling... no
checking for suffix of object files... o
checking whether we are using the GNU C compiler... yes
checking whether gcc accepts -g... yes checking for gcc option to accept ISO C89... none needed
checking for grep that handles long lines and -e... /bin/grep
checking for fgrep... /bin/grep -F checking for grep that handles long lines and -e... (cached) /bin/grep
checking for bash... /bin/bash
checking for __gmpz_init in -lgmp... yes
checking for mpfr init in -lmpfr... yes
checking for mpc_init2 in -lmpc... yes
checking for curl... /usr/bin/curl checking for wget... /usr/bin/wget
checking for ftp... /usr/bin/ftp
configure: creating ./config.status
config.status: creating Makefile
config.status: creating scripts/wrapper/awk/awk
config.status: creating scripts/wrapper/sed/sed
user@UbuntuFPGA:~/riscv-gnu-toolchain/build$ make
```

Abbildung 5: Installation der Toolchain

Um nach der Installation die Toolchain nutzen zu können muss /opt/riscv32/bin zu PATH hinzufügt werden.

export RISCV=/opt/riscv32/bin
export PATH=\$PATH:\$RISCV

Alternativ: .profile öffnen z.B mit nano ~/.profile und RISCV=/opt/riscv32/bin und

PATH=\$PATH:\$RISCV am Ende hinzufügen

```
user@UbuntuFPGA:~$ export RISCV=/opt/riscv32/bin
user@UbuntuFPGA:~$ export PATH=$PATH:$RISCV
user@UbuntuFPGA:~$
```

Abbildung 6: Pfad zu PATH hinzufügen

Nun sollte riscv64-unknown-elf-gcc zur Verfügung stehen. Bei erfolgreicher Installation der Software-Toolchain wird mit *riscv64-unknown-elf-gcc --version* folgendes ausgegeben:

```
user@UbuntuFPGA:~$ riscv64-unknown-elf-gcc --version
riscv64-unknown-elf-gcc (GCC) 9.2.0
Copyright (C) 2019 Free Software Foundation, Inc.
This is free software; see the source for copying conditions. There is NO
warranty; not even for MERCHANTABILITY or FITNESS FOR A PARTICULAR PURPOSE.
user@UbuntuFPGA:~$
```

Abbildung 7: gcc-Version anzeigen