

Lista 4 - Sistemas Operacionais

Gustavo Lopes Rodrigues

Rafael Amauri Diniz Augusto

12 de maio de 2022

Questão 1.

- 1.1 Existe um total de **dezesesseis** páginas
- 1.2 O tamanho de página é de **32 bytes**
- 1.3 ?

Questão 2.

Em mapeamento de alocação de memória contígua de endereços virtuais para endereços físicos não é uma tarefa difícil, pois se pegar um processo da memória secundária e copiá-lo para a memória principal, os endereços serão armazenados de forma contígua, então se soubermos o endereço base do processo, podemos descobrir os próximos endereços.

A Unidade de Gerenciamento de Memória é uma combinação de 2 registradores –

Cadastro de Base (Registro de Realocação) Registro de limite. Base Register – contém o endereço físico inicial do processo. Limit Register - menciona o limite relativo ao endereço base na região ocupada pelo processo.

O endereço lógico gerado pela CPU é verificado primeiro pelo registrador de limite, se o valor do endereço lógico gerado é menor que o valor do registrador limite, o endereço base armazenado no registrador de realocação é adicionado ao endereço lógico para obter o endereço físico do local de memória.

Se o valor do endereço lógico for maior que o registrador de limite, a CPU intercepta o sistema operacional e o sistema operacional termina o programa dando erro fatal.

Questão 3.

- 1.1 Página 0
- 1.2 Página 1
- 1.3 Página 1
- 1.4 Página 3

Questão 4.

o FIFO irá realizar a remoção da primeira página e irá colocá-la ao final da fila, quando acontecer a falta de uma página. O FIFO faz com que a falta de paginação tenha uma ocorrência maior. A LRU é uma política que se utilizada irá diminuir o problema, pois esta contém estratégias para retirar a melhor página da fila.