## Optimizaciones de código

1. Entender las matrices como vectores. (desplegar las matrices)

// TO-DO: código página 49

2. Desenrollar los bucles

// TO-DO: página 50

3. Usar instrucciones multimedia (trabajan con más bits a la vez)

// TO-DO: página 51

## Extensiones del lenguaje máquina

### Coprocesador de coma flotante

i8086 (1977), i8087 (1980)

16	80
15 0	79
%ax	%st0
%bx	%st1
%cx	%st2
%dx	%st3
%si	%st4
%di	%st5
%bp	%st6
%sp	%st7

32 bits

# i8086 (1977), i8087 (1980), IA-32 (1985)

32		
31 16	15 0	
%eax	%ax	
%ebx	%bx	
%ecx	%cx	
%edx	%dx	
%esi	%si	
%edi	%di	
%ebp	%bp	
%esp	%sp	

80	
79	0
%st0	
%st1	
%st2	
%st3	
%st4	
%st5	
%st6	
%st7	

### Instrucciones multimedia

Son registros de 64 bits.

i8086 (1977), i8087 (1980), IA-32 (1985), MMX (1997)

32		
31 16	15 0	
%eax	%ax	
%ebx	%bx	
%ecx	%cx	
%edx	%dx	
%esi	%si	
%edi	%di	
%ebp	%bp	
%esp	%sp	

	64
79 64	63
%st0	%mmx0
%st1	%mmx1
%st2	%mmx2
%st3	%mmx3
%st4	%mmx4
%st5	%mmx5
%st6	%mmx6
%st7	%mmx7

## Mejora de las instrucciones multimedia (el nuestro de las prácticas)

i8086 (1977), i8087 (1980), IA-32 (1985), MMX (1997), SSE (1999)

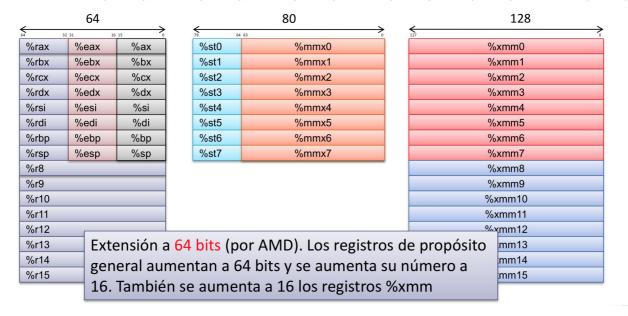
32		
31 16	15 0	
%eax	%ax	
%ebx	%bx	
%ecx	%cx	
%edx	%dx	
%esi	%si	
%edi	%di	
%ebp	%bp	
%esp	%sp	

80	
79 64	63
%st0	%mmx0
%st1	%mmx1
%st2	%mmx2
%st3	%mmx3
%st4	%mmx4
%st5	%mmx5
%st6	%mmx6
%st7	%mmx7

	128	
127		
	%xmm0	
	%xmm1	
	%xmm2	
	%xmm3	
	%xmm4	
	%xmm5	
	%xmm6	
	%xmm7	

## Más registros y más grandes

• i8086 (1977), i8087 (1980), IA-32 (1985), MMX (1997), SSE (1999), AMD-64 (2003)



### Instrucciones multimedia

Instrucciones	Descripción	Notas
PADDB	add packed byte integers	16x8 bits
PADDW	add packed word integers	8x16 bits
PADDD	add packed doubleword integers	4x32 bits
PADDQ	add packed quadword integers 2x64 bits	
ADDPS	add packed single-precission floating-point values	4x32 bits
ADDPD	add packed double-precission floating-point values	2x64 bits

### **Estructuras**

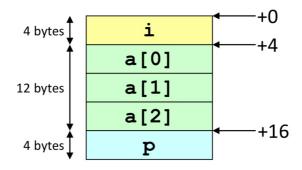
Esto:

```
typedef struct {
    int i;
    int a[3];
    int* p;
} X;

int main() {
    X S;
}
```

```
void init(X* S) {
    (* S).i = 1; // accede al elemento i de S y le pone un 1
    S->a[2] = 0; // accede a la posición 2 del elemento a de S y le pone un 0
    S->p = &(* S).a[0]; // Accede a la posición 0 del elemento a de S, coge su dire
}
```

Sería esto en memoria:



Como podemos ver, no es homogéneo.

Al no ser homogéneo, tenemos que alinear los elementos a memoria ya que, para simplificar la descarga de datos. Es decir, por ejemplo, cuando cargue una caché el contenido de los datos siempre estará en esa línea de caché, no estará medio byte en una línea de caché y el otro medio en otra.

## Reglas de alineamiento de Linux-32 (gcc)

TIPO	ALINEADO A
char	1 byte
short	2 bytes
int	4 bytes
puntero	4 bytes
double	4 bytes
long double	4 bytes

Una estructura también tiene que ir alienada.

Siempre alineamos la estructura al máximo número de bytes de alineamiento necesario, qué mal me explico, a ver, si tiene char y int, alineamos a int (ya que requiere más alineamiento que char).

### Linux-64 vs Linux-32

### Diferencias linux-64:

- double (8 bytes): alineado a 8-bytes.
- long double (16 bytes): alineado a 16-bytes.
- puntero (8 bytes): alineado a 8-bytes.

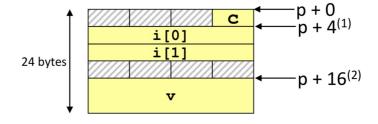
### Diferencias windows-32:

- double (8 bytes): alineado a 8-bytes.
- long double (10 bytes): alineado a 2-bytes

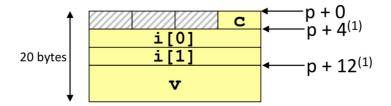
## Struct ejemplo

```
struct S1 {
    char c;
    int i[2];
    double v;
}*p;
```

#### Linux-64

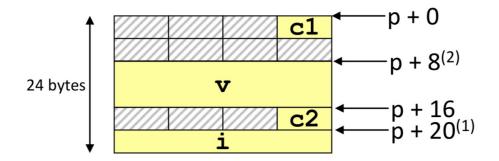


#### Linux-32

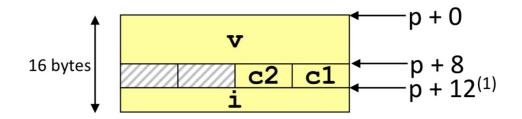


## El orden de los factores altera el producto

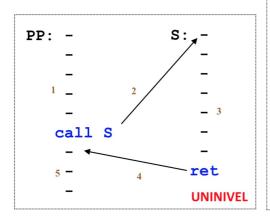
```
struct S4 {
    char c1;
    double v;
    char c2;
    int i;
}*p;
```

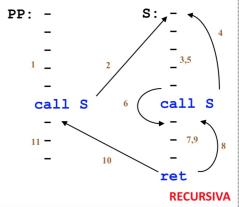


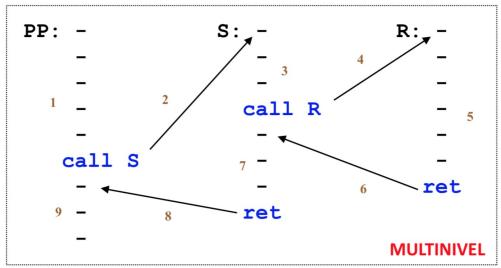
```
struct S5 {
    double v;
    char c1;
    char c2;
    int i;
}*p;
```



## **Subrutinas**







### Reglas de las subrutinas (importante)

#### **Parámetros**

- Se pasan de izquiera a derecha
- Vectores y matrices --> por referencia
- Structs --> por valor (no importa el tamaño)
- Los char ocupan 4 bytes
- Los short ocupan 4 bytes

#### Variables locales

• Tratar como si todas las variables locales fuesen un struct (en temas de alineamiento).

### Registros

- %ebp y %esp reservados para subrutinas.
- %ebx, %esi, %edi salvar si se modifican.
- %eax, %ecx, %edx se pueden modificar en las subrutinas.

#### Return

• Siempre guardarlo en el %eax

La pila siempre está alineada a 4 bytes.

## **Ejemplo**

```
void PDOT(int M[10][10], int *p) {
   int i;
   * p = 0;
   for (i = 0; i < 10; i++) {
       * p += DOT(&M[0][0], &M[i][0], 10);
   }
}</pre>
```

// TO-DO: rellenar

#### **Pasos**

**PDOT:** DOT: 3 Enlace dinámico, puntero bloque de activación 4 Reserva espacio variables locales 5 Salvar estado llamador 1 Paso de parámetros 6 Cuerpo subrutina 2 Ilamada subrutina 7 Mover resultado a eax 12 elimina parámetros 8 Restaura estado 13 Recoger/usar resultado 9 elimina variables locales 10 Deshacer enlace dinámico 11 retorno de subrutina