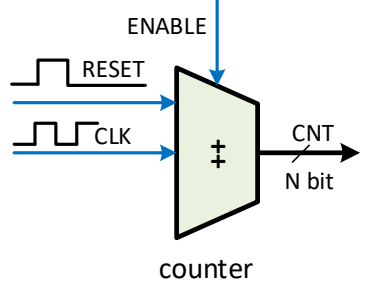
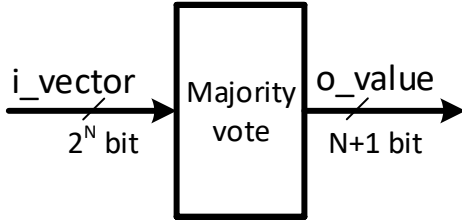
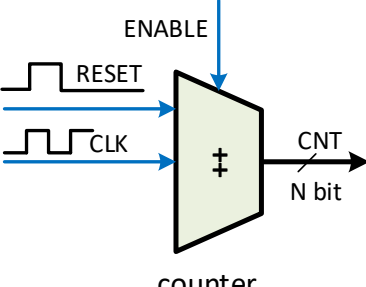


DANH SÁCH BÀI TẬP CÁC CẤU TRÚC NÂNG CAO

*Lưu ý: Sinh viên **dân sự** phải nộp file zip dạng Tên_Mã_SV.zip chứa toàn bộ phần mã nguồn và project mô phỏng nếu làm trên Xilinx ISE hoặc kèm theo file kịch bản run.do nếu mô phỏng trên Modelsim, hoặc nén toàn bộ project trên ISE. Hạn nộp bài xem trên <http://hoctructuyen.mta.edu.vn/course/>*

<p>1. Thiết kế bộ đếm N bit có khả năng cấu hình (dạng generic) để thực thi đếm thuận hoặc nghịch, xung đếm CLK, hỗ trợ tín hiệu RESET đồng bộ tín hiệu ENABLE đồng bộ.</p>	
<p>2. Thiết khối Majority vote có khả năng phát hiện tổng số bit một ở một chuỗi 2^N bit đầu vào (i_vector), đầu ra là một chuỗi i_value N+1 bit thể hiện số nguyên không dấu tổng số bit 1.</p> <p>Ví dụ: N=3 i_vector = 10101101 o_value = 0101 (5)</p>	
<p>3. Thiết kế bộ đếm nhị phân thuận N bit có thể cấu hình (dạng generic) giá trị Kd (là một chuỗi N bit). xung đếm CLK, hỗ trợ tín hiệu RESET đồng bộ tín hiệu ENABLE đồng bộ.</p>	
<p>4. Thiết kế khối dịch sang phải logic (SRL) với đầu vào i_sh là một chuỗi 2^N bit. Giá trị dịch i_val là một số nguyên không dấu có N-bit. Đầu ra o_sh là một chuỗi 2^N bit</p>	