

หน้า 1 / 8

ภาควิชาวิเ	<del>ช</del> วกรรมไฟฟ้าและ	ะคอมพิวเตย	ภาคการศึกษาที่ปีการศึกษา				
รหัสวิชา	010113026	ชื่อวิชา	Digital Laboratory	ตอนเรียน	หมายเลขโต๊ะ		
รหัสนักศึก	เษา		ชื่อ-นามสกุล				
อาจารย์ผัสอน		เวลาที่ทำการทดลอ	١	วันที่			

## การทดลองที่ 10

### 4x3 Keypad, State Machines Applications

#### <u>วัตถุประสงค์</u>

- 1. เพื่อให้สามารถใช้โปรแกรมคอมพิวเตอร์จำลองการทำงานของวงจรลอจิกเกทได้
- 2. เพื่อให้สามารถประยุกต์ใช้วงจรและอุปกรณ์ดิจิทัลเพื่อออกแบบระบบงานที่ซับซ้อนได้
- 3. เพื่อให้สามารถประยุกต์ใช้การออกแบบระบบงานดิจิตัลด้วยเทคนิคทาง state diagram ได้
- 4. เพื่อให้สามารถประยุกต์ใช้เทคนิคทาง state diagram มาทำการควบคุมอุปกรณ์ Keypad ได้

### <u>อุปกรณ์</u>

- 1. ระบบคอมพิวเตอร์ 1 เครื่อง พร้อมติดตั้งโปรแกรม Quartus II เวอร์ชั่น 8.0 (Student Edition) ขึ้นไป
- 2. บอร์ดทดลอง Cyclone3-Lab01 1 บอร์ด
- 3. สาย J-TAG 1 เส้น ใช้รุ่น USB-Blaster (สำหรับเครื่อง Notebook) หรือรุ่น Byte-Blaster (สำหรับเครื่อง PC)
- 4. บอร์ดแสดงผล 7-segment (รุ่นแป้นพิมพ์ keypad สีขาว)

#### การทดลอง

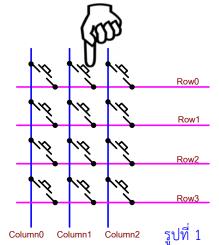
A1: ขั้นเตรียมการ "แป้นคีย์บอร์ดแบบ Matrix Keypad"

### แนวการออกระบบงาน "A Keypad Encoder"

ในการทดลองนี้จะเป็นการสร้างระบบงานชื่อ "วงจรเข้ารหัสของแป้นพิมพ์ หรือ Keypad Encoder" ซึ่งจะ เป็นตัวอย่างการนำเทคนิคการออกแบบด้วย state diagram มาช่วยในการออกแบบ ดังนั้นขอให้นักศึกษาทำ การศึกษาแนวคิดลำดับขั้นตอนการทำงานของ เครื่อง Keypad Encoder นี้ให้เข้าใจพฤติกรรรมของมันก่อนแล้ว ค่อยเริ่มต้นลงมือทำการออกแบบจะทำให้เข้าใจได้ดีขึ้น

### การทำงานของ Keypad

โครงสร้างทางกลของสวิทซ์กดแบบคีย์แพด ( Keypad ) 4x3 ในรูปที่ 1 ประกอบด้วยเส้นลวดตัวนำในแนวนอน (row,4 เส้น) และเส้นลวดตัวนำในแนวตั้ง (column, 3 เส้น) ลวดทั้ง 2 แนว จะไม่สัมผัสกันโดยตรงที่จุดตัดกัน แต่จะมีสวิทซ์มาเชื่อมต่อให้ เกิดการสัมผัสหรือลัดวงจรแทน ดังนั้นถ้ากดปุ่มสวิทซ์ปุ่มใดปุ่ม หนึ่ง เราจะสามารถระบุตำแหน่งของสวิทซ์ที่ถูกกดได้ด้วยการ วิเคราะห์จากคู่ลำดับ (Row, Column) ของจุดสัมผัสที่มีการลัด วงจร (แนวทางนี้จะไม่รวมกรณีที่มีการกดสวิทซ์มากกว่า 1 ปุ่ม)



ภาควิชาวิศวกรรมไฟฟ้าและคอมพิวเตอร์ คณะวิศวกรรมศาสตร์ มหาวิทยาลัยเทคโนโลยีพระจอมเกล้า พระนครเหนือ

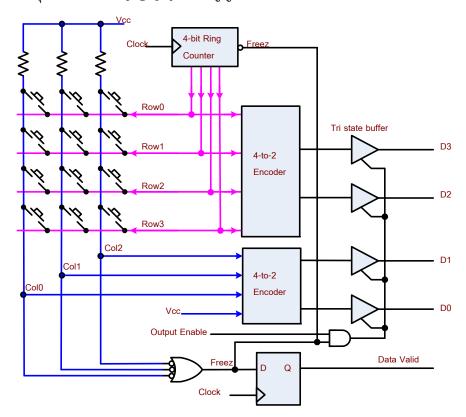


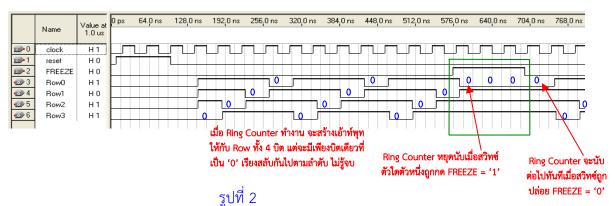
หน้า 2 / 8

#### วงจร Encoder สำหรับ Keypad

วงจรตรวจจับตำแหน่งของการกดสวิทซ์ในรูปที่ 2 จะประกอบไปด้วยวงจร ring counter ที่จะสร้างสัญญาณ ขึ้นมา 4 บิตแต่จะมีเพียงบิตเดียวที่เป็น '0' ให้ค่าหมุนวนต่อเนื่องตามลำดับ 1110,1101,1011,0111,1110, ... ป้อนให้แนว Row ซึ่งจะเสมือนเป็นการสแกนด้วยค่า '0' ทีละ Row ไม่ซ้ำกัน ในเวลาเดียวกันสัญญาณนี้จะถูกส่ง ไปให้ Row Encoder เพื่อถอดรหัสดูว่าตอนนี้กำลังสแกนดู row ที่เท่าใด ถ้ามีการกดสวิทซ์จะทำให้ค่าสัญญาณ ลอจิกของเส้นลวดในแนว column ที่ต่ออยู่กับสวิทซ์นั้นเปลี่ยนจากเดิมที่เป็น '1' ไปเป็น '0' (ถ้าไม่มีการกด สวิทซ์เลย ลวดทุกเส้นในแนวตั้งจะมีสถานะเป็น '1' ทั้งหมดเนื่องจากปลายอีกด้านของตัวนำต่ออยู่กับไฟ Vcc ) ดังนั้นการที่รู้ว่าเส้น column ใดที่เป็น '0' เพียง 1 เส้นจากใน 3 เส้นรวมกับการรู้ว่าในขณะนั้นกำลังสแกนดู row ใด ก็จะทำให้สามารถทราบตำแหน่งของสวิทซ์ที่ถูกกดได้ว่าอยู่ใน column, row ที่เท่าใด

นอกจากนี้วงจร ring counter จะถูกสั่งให้หยุดนับเมื่อมีสวิทซ์ถูกกด (สัญญาณ freez='1') และค้างค่าไว้จน กว่าจะปล่อยจึงนับต่อ เอ้าท์พุทที่ได้จะเป็น D<sub>3</sub>D<sub>2</sub>D<sub>1</sub>D<sub>0</sub> และสัญญาณ DataValid บอกสถานะว่ามีการกดสวิทซ์





ภาควิชาวิศวกรรมไฟฟ้าและคอมพิวเตอร์ คณะวิศวกรรมศาสตร์ มหาวิทยาลัยเทคโนโลยีพระจอมเกล้า พระนครเหนือ



หน้า 3/8

### ขั้นที่ 1 เตรียมการสร้างวงจร(ระบบงาน) 4 bit Ring Counter

#### คำสั่งการทดลอง

- 1. ให้สร้างโฟลเดอร์สำหรับเก็บงานขึ้นใหม่เพื่อเก็บงานในการทดลองนี้ชื่อ "Lab10 Keypad"
- 2. สร้างอุปกรณ์ชื่อ "RingCounter" ซึ่งเป็นวงจรของระบบงาน Ring Counter โดยดำเนินการตามขั้นตอนดังนี้
  - 2.1 สร้างโปรเจคชื่อ "RingCounter" และให้ใช้ชิพ EP3C10E144C8
  - 2.2 สร้างไฟล์สำหรับเขียนแผนภาพ state diagram

>> File >> New

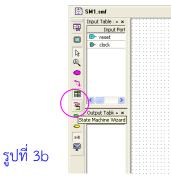
เลือก State Machine file ดังรูปที่ 3a



2.3 ให้เลือกใช้เครื่องมือเป็น State Machine Wizard ดังรูปที่ 3b -3d





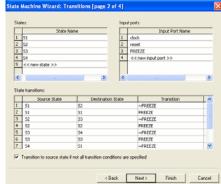


รูปที่ 3c

ฐปที่ 3d

2.4 กำหนดคุณสมบัติของ state table ดังรูปที่ 4 ในหน้าต่าง [Page 2 of 4] ให้กำหนดพารามิเตอร์ลงในตารางซึ่งมี

- ชื่อและจำนวน State คือ **S1**, **S2**, **S3**, **S4**
- สัญญาณอินพุทที่ทำหน้าที่ควบคุมสเตทคือ clk, reset, FREEZE
- ตาราง State Transition โดยให้มีค่าตาม แผนภาพ state diagram รูปที่ 5

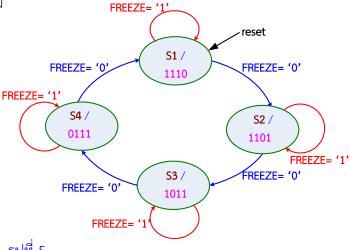


รูปที่ 4



Input: FREEZE

Output: Row3, Row2, Row1, Row0,



รูปที่ 5

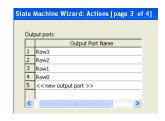
ภาควิชาวิศวกรรมไฟฟ้าและคอมพิวเตอร์ คณะวิศวกรรมศาสตร์ มหาวิทยาลัยเทคโนโลยีพระจอมเกล้า พระนครเหนือ



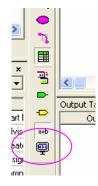
หน้า 4/8

2.5 ที่หน้าต่าง [Page 3 of 4] ให้กำหนดพอร์ทเอ้าท์พุทชื่อ Row0,Row1,Row2,Row3 ดังรูปที่ 6a จากนั้น นำค่าเอ้าท์พุทของแต่ละสเตททั้ง 4 พอร์ทมาเขียนในตาราง Action condition ดังรูปที่ 6b

Acti	Action conditions:							
	Output Port	Output Value In State		Additional Conditions				
1	Row3	1	S1	<< condition >>				
2	Row2	1	S1	<< condition >>				
3	Row1	1	S1	<< condition >>				
4	Row0	0	51	<< condition >>				
5	Row3	1	52	<< condition >>				
6	Row2	1	52	<< condition >>				
7	Row1	0	52	<< condition >>				
8	Row0	1	52	<< condition >>				
9	Row3	1	53	<< condition >>				
10	Row2	0	53	<< condition >>				
11	Row1	1	53	<< condition >>				
12	Row0	1	53	<< condition >>				
13	Row3	0	54	<< condition >>				
14	Row2	1	54	<< condition >>				
15	Row1	1	54	<< condition >>				
16	Row0	1	54	<< condition >>				

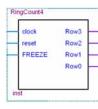


รูปที่ 6a



รูปที่ 6b

- 2.5 เสร็จแล้วหากไม่มีขั้นตอนใดผิดพลาด โปรแกรมก็จะทำการสร้างรูปแผนภาพ ของ state Diagram ให้จากนั้นทำการบันทึกไฟล์และสร้างไฟล์ VHDL โดย เลือกที่แถบเครื่องมือ Generate VHDL File ดังรูปที่ 6c
- 3. เมื่อได้ไฟล์แบบ VHDL แล้วให้ทำการคอมไพล์ และสร้าง symbol file ของ ขึ้นมาเพื่อเตรียมไว้ใช้งานในขั้นตอนต่อไป เมื่อเสร็จขั้นตอนนี้เราจะได้อุปกรณ์ ชื่อ RingCount4 ดังรูปที่ 7 ถูกจัดเตรียมไว้ในโลบรารี่รอให้นำไปใช้ใช้งานได้

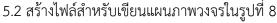


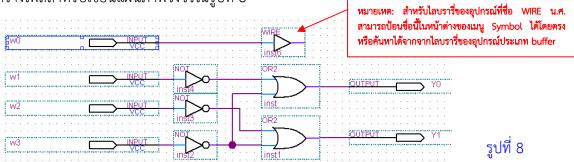
ฐปที่ 6c

รูปที่ 7

### ขั้นที่ 2 เตรียมการสร้างวงจร(ระบบงาน) 4-to-2 Encoder

- 4. ปิดโปรเจคที่ทำมาในขั้นตอนที่ 2 3 ก่อนที่จะทำขั้นตอนต่อไป
- 5. ทำการสร้างอุปกรณ์ 4-to-2 Encoder
  - 5.1 สร้างโปรเจคชื่อ "Encoder4to2" ให้ใช้ชิพเบอร์ EP3C10E144C8





- 5.3 ทำการคอมไพล์และสร้าง symbol เพื่อเตรียมไว้ใช้งานในขั้นถัดไป
- 6. ปิดโปรเจคไฟล์ในขั้นตอนที่ 5 ก่อนทำขั้นตอนต่อไป

ภาควิชาวิศวกรรมไฟฟ้าและคอมพิวเตอร์ คณะวิศวกรรมศาสตร์ มหาวิทยาลัยเทคโนโลยีพระจอมเกล้า พระนครเหนือ



หน้า 5 / 8

### ขั้นที่ 3 สร้างหรือดัดแปลงวงจรแสดงผล 7-Segment ที่เคยสร้างไว้ให้แสดงตัวเลขที่เหมาะสมกับแป้นพิมพ์

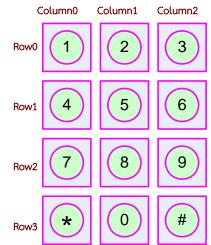
#### A2: การถอดรหัสตำแหน่งของแป้นพิมพ์ Keypad

เมื่อพิจารณาวงจร keypad encoder จากรูปที่ 2 ประกอบกับตำแหน่งคีย์หมายเลข ในรูปที่ 9 จะพบว่า ตำแหน่ง Row ถูกแสดงด้วยค่าของบิตเอ้าท์พุท  $D_3D_2$  ตำแหน่ง Column ถูกแสดงด้วยค่าของบิตเอ้าท์พุท  $D_1D_0$  column column เกแสดงด้วยค่าของบิตเอ้าท์พุท  $D_1D_0$ 

ดังนั้นหากสมมุติว่าเราลองกดแป้นพิมพ์เลข "1" เราจะถอดรหัส ค่าของ  $D_3D_2D_1D_0$  ได้ดังนี้

- เลข "1" อยู่ในตำแหน่ง Row0 , Column0 เมื่อ Row0= '0' (ถูกกด) ดังนั้นค่าของ  $D_3D_2$  = "00" และ Column0= '0' (ถูกกด) ค่าของ  $D_1D_0$  = "00" ดังนั้น

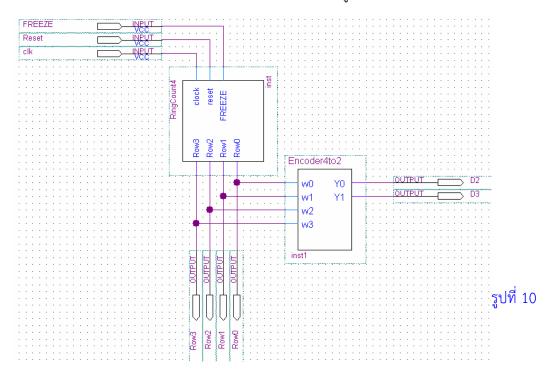
 $D_3D_2D_1D_0 = "0000"$  คือค่ารหัสที่ได้จากการกดแป้นเลข "1"



รูปที่ 9

#### A3: การทดลอง การถอดรหัสตำแหน่งของแป้นพิมพ์ ในแนว Row

7. ให้ทำการสร้างโปรเจคขึ้นใหม่ (ให้ น.ศ. ตั้งชื่อโปรเจคเอง) และใช้ชิพเบอร์ EP3C10E144C8
a) เปิดไฟล์ขึ้นมาใหม่ (ใช้ชื่อเดียวกันกับโปรเจค) เพื่อเขียนวงจรในรูปที่ 10 แล้วทำการคอมไพล์



b) สร้างไฟล์แสดงแผนภาพทางเวลา (Timing diagram) กำหนดพารามิเตอร์สำหรับแสดงผลจำลองการ ทำงานโดยให้มีค่า End Time = 0.8 us Grid Size = 1 ns

ภาควิชาวิศวกรรมไฟฟ้าและคอมพิวเตอร์ คณะวิศวกรรมศาสตร์ มหาวิทยาลัยเทคโนโลยีพระจอมเกล้า พระนครเหนือ

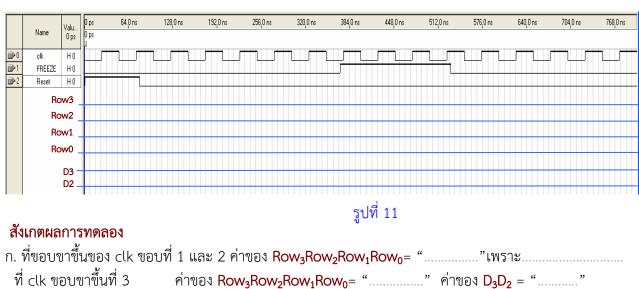


หน้า 6 / 8

- กำหนดสัญญาณอินพุท clk ให้เป็นแบบนาฬิกา:

ให้เป็นแบบนาฬิกามีความยาวคาบ (period) เป็น 50 ns

- กำหนดสัญญาณอินพุท Reset
- ให้เป็นลอจิก '1' ในช่วง 0 80 ns นอกนั้นให้เป็น '0'
- กำหนดสัญญาณอินพุท FREEZE ให้เป็นลอจิก '1' ในช่วง 370 530 ns นอกนั้นให้เป็น '0'
- จำลองการทำงานโหมด Functional mode บันทึกผลที่ได้ลงในรูปที่ 11



สงเกตพลก	เวมเผยอ	1										
ก. ที่ขอบขา	ขึ้นของ (	clk ขอบา๋	ที่ 1 และ	2 ค่าขอ	₁ Row₃l	Row <sub>2</sub> Ro	w <sub>1</sub> Row <sub>0</sub>	= "	"เท	งราะ		
ที่ clk ของ	บขาขึ้นที่	3	ค่าของ	Row <sub>3</sub> Ro	ow <sub>2</sub> Row	1Row <sub>0</sub> =	"	" ค่	าของ <b>D</b> ₃	D <sub>2</sub> = "	"	
ที่ clk ของ	บขาขึ้นที่	4	ค่าของ	Row <sub>3</sub> Ro	ow <sub>2</sub> Row	1Row <sub>0</sub> =	"	"ค่	าของ <b>D</b> <sub>3</sub>	D <sub>2</sub> = "	"	
ที่ clk ของ	บขาขึ้นที่	5	ค่าของ	Row <sub>3</sub> Ro	ow <sub>2</sub> Row	1Row <sub>0</sub> =	"	"ค่	าของ <b>D</b> ฐ	D <sub>2</sub> = "	"	
ที่ clk ของ	บขาขึ้นที่	6	ค่าของ	Row <sub>3</sub> Ro	ow <sub>2</sub> Row	1Row <sub>0</sub> =	"	"ค่	าของ <b>D</b> ฐ	D <sub>2</sub> = "	"	
ที่ clk ของ				Row <sub>3</sub> Ro	_				-	_		
ที่ clk ของ เพร				≀ Row₃R		v <sub>1</sub> Row <sub>0</sub> =	= "	" F	าของ D	<sub>3</sub> D <sub>2</sub> = ".	,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,	
ข. สัญญาณ	ข. สัญญาณ FREEZE มีความหมายและความสำคัญอย่างไร											
ค่า FREEZE= '1' ตามรูปที่ 11 แสดงว่ามีโอกาสที่แป้นหมายเลข												
ง. จากข้อ ค	. และรูป	ที่ 9 ให้เ	ขียนรหัส	ค่า <b>D₃D₂</b>	D₁D₀ ที่เ	เทนเลขต	่างๆ ของ	มเป้นพิม	เพ์ทั้ง 12	คีย์ลงใน	เตารางที่	1
แป้นคีย์	เลข 1	เลข 2	เลข 3	เลข 4	เลข 5	เลข 6	เลข 7	เลข 8	เลข 9	เลข 0	#	*

ตารางที่ 1

 $D_3D_2D_1D_0$ 

ลายเซ็นอาจารย์ผู้ควบคุม...

ภาควิชาวิศวกรรมไฟฟ้าและคอมพิวเตอร์ คณะวิศวกรรมศาสตร์ มหาวิทยาลัยเทคโนโลยีพระจอมเกล้า พระนครเหนือ



หน้า 7 / 8

8. ให้นำโปรแกรมส่วนของการแสดงผล 7-segment ที่ได้เคยสร้างไว้ในการทดลองที่ 8 (ชื่อ VHD\_7SEGM.vhd) มา<u>ทำการดัดแปลงสำหรับแสดงค่าของสวิทซ์ Keypad</u> ให้สามารถแสดงผลได้เป็นค่าของปุ่มสวิทซ์แต่ละปุ่มโดย อาศัยความสัมพันธ์กัน ระหว่างค่ารหัสของ D<sub>3</sub>D<sub>2</sub>D<sub>1</sub>D<sub>0</sub> กับ ค่าตัวเลข ของแป้นคีย์ (ที่ น.ศ.ได้ทำไว้แล้วในตารางที่ 1) และให้บันทึกเป็นไฟล์ใหม่ชื่อ "KeypadDisplay.vhd" ดังรูปที่ 12

```
LIBRARY
           ieee;
USE
          ieee.std_logic_1164.all;
ENTITY
          KeypadDisplay IS
                En : IN STD_LOGIC;
Key_D : IN STD_LOGIC_VECTOR(3 DOWNTO 0);
     PORT (
                 SEGM : OUT STD_LOGIC_VECTOR(1 TO 7)
END KeypadDisplay;
                                                               ให้นำค่าของ D₃D₂D₁D₀ (4บิต) จาก
ARCHITECTURE Behavior OF KeypadDisplay IS
                                                               ตารางที่ 1 มาเขียนลงในโปรแกรม
     SIGNAL temp: STD_LOGIC_VECTOR(1 TO 7);
     PROCESS (En, Key D)
     BEGIN
      IF En = '1' THEN
           CASE Key_D IS
                                                                     --หมายเหตุ Segment: "a,b,c,d,e,f,g"
                 WHEN "
                                      " => temp <= "0110000";
" => temp <= "1101101";
                                                                    --แสดงเลข 1
                 WHEN "
                                                                    --แสดงเลข 2
                 WHEN ".
                                       " => temp <= "1111001";
                                                                    --แสดงเลข 3
                                      " => temp <= "111001";

" => temp <= "0110011";

" => temp <= "1011011";

" => temp <= "1011111";
                 WHEN
                                                                    --แสดงเลข 4
                 WHEN "
                                                                    --แสดงเลข 5
                 WHEN "
                                                                    --แสดงเลข 6
                                      " => temp <= "1110000";
                 WHEN
                                                                    --แสดงเลข 7
                 --แสดงเลข 8
                                                                    --แสดงเลข 9
                                                                    --แสดงคีย์ #
                                      " => temp <= "1111110";
" => temp <= "1011101";
=> temp <= "0000000";
                 WHEN
                                                                    --แสดงเลข 0
                 WHEN ".
                                                                     --แสดงคีย์ *
                 WHEN OTHERS
                                                                    --.ให้ทกเซ็กเมนต์ดับหมด
           END CASE;
         temp <= "0000000"; --.ให้ทุกเซ็กเมนต์ดับหมด
                                                                                                รปที่ 12
       END IF;
     END PROCESS;
     SEGM <= NOT temp;
END Behavior:
```

ลายเซ็นอาจารย์ผู้ควบคุม.....

- 9. ให้ทำการสร้างโปรเจคขึ้นใหม่ชื่อ "KeypadDisplay" และใช้ชิพเบอร์ EP3C10E144C8
  - a) เปิดไฟล์ขึ้นมาใหม่ (ใช้ชื่อเดียวกันกับโปรเจค) เพื่อเขียนโปรแกรมตามในรูปที่ 12
  - b) ทำการคอมไพล์และสร้าง symbol file ไว้ใช้
  - c) เมื่อดำเนินการเสร็จแล้วให้ปิดโปรเจคไฟล์ก่อนทำขั้นตอนต่อไป

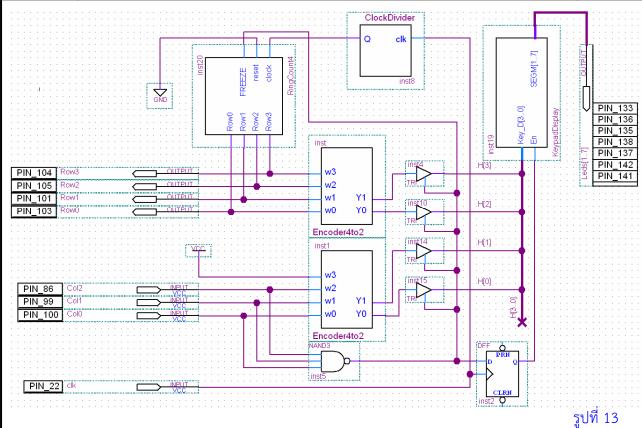
### ขั้นที่ 4 สร้างระบบที่สมบูรณ์ของ วงจรอ่านแป้นพิมพ์ Kepad Matrix4x3 ให้แสดงผลผ่าน 7-Segment

10. สร้างโปรเจคชื่อ "Keypad" ขึ้นมาและให้เก็บไว้ในโฟลเดอร์เดียวกันกับโปรเจคที่สร้างตอนก่อนหน้า จากนั้น สร้างไฟล์ (ใช้ชื่อเดียวกันกับโปรเจค) ขึ้นมาสำหรับเขียนวงจรทดลองดังรูปที่ 13 ใช้ชิพเบอร์ EP3C10E144C8 ทำการคอมไพล์และทดสอบการทำงานของระบบ

ภาควิชาวิศวกรรมไฟฟ้าและคอมพิวเตอร์ คณะวิศวกรรมศาสตร์ มหาวิทยาลัยเทคโนโลยีพระจอมเกล้า พระนครเหนือ



หน้า 8 / 8



#### สังเกตผลการทดลอง

1. ให้ น.ศ. ทดลองกดปุ่มแป้นคีย์ หมายเลขต่างๆ พร้อมสังเกตตัวเลขที่ปรากฏ ของ 7-Segment ว่าค่าถูกต้อง ตรงกันหรือไม่

#### การออกแบบเพิ่มเติม

1. ถ้าต้องการให้ตัวเลขที่ปรากฏนั้นยังคงติดค้างค่าสุดท้ายไว้แม้นว่าจะเลิกกดปุ่มแล้ว จะต้องดัดแปลงหรือสร้าง เพิ่มเติมวงจรอย่างไรบ้าง (แนะนำให้ใช้อุปกรณ์ประเภท Shift-Register หรือ DFF มาช่วย)

#### งานมอบหมายท้ายการทดลอง

(ให้เขียนลงบนกระดาษ A4 ที่มีเส้นบรรทัดและรวมใส่ท้ายเอกสารการทดลอง)

- 1. ให้ทำรายงาน อธิบายคำสั่งภาษา VHDL ของวงจรที่ได้จากการแปลงจาก state diagram ในการทดลองรูป ที่ 5 ทุกคำสั่ง
- 2. ให้สรุปความรู้ที่ได้จาการทดลองนี้

### **โจทย์ท้าทายความสามารถ** (Advance Topic Design Selection)

ถ้าต้องการสร้างเครื่องคิดเลขอย่างง่าย มีเพียง การบวกและลบเลขจำนวนเต็ม ที่ให้คำตอบไม่เกิน 4 หลัก โดย ใช้ความรู้ทั้งหมดที่ได้เรียนมาในห้องปฏิบัติการ เราควรจะออกแบบระบบงานของเครื่องคิดเลขดังที่ได้กล่าวข้างต้น นี้อย่างไร ?

ภาควิชาวิศวกรรมไฟฟ้าและคอมพิวเตอร์ คณะวิศวกรรมศาสตร์ มหาวิทยาลัยเทคโนโลยีพระจอมเกล้า พระนครเหนือ