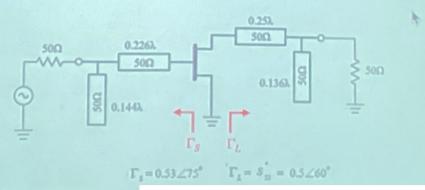
Quiz 4

พางโสภณ สุขสมบูรณ์ 820104634188

จากตัวอย่าง 7.5 เมื่อออกแบบวงจรขยายให้มีสัญญาณรบกวน 2 dB และมีค่าอัตราชยายสูงสุด พบว่า Γ_s ที่ อินพุตและ Γ_L ที่เอาต์พุดมีคำปรากฏในรูป ให้นักศึกษาแสดงการคำนวณวงจรแมตชิงโดยใช้ Smith chart (ครวจสอบคำตอบในรูปด้านล่าง)

Sec.1 PAK

Commy Cir Design



ตัวอย่างที่ 7.5 จงออกแบบวงจรขยายที่ความถี่ 4 GHz โดยใช้ทรานซิสเตอร์ G_aAs FET ที่มีพารามีเตอร์เอส และพารามิเตอร์ของสัญญาณรบกวนคังนี้ $(Z_o=50~\Omega):S_{11}=0.60\angle-60^\circ,S_{21}=1.9\angle 81^\circ,S_{12}=0.05\angle 26^\circ,S_{22}=0.50\angle-60^\circ,F_{min}=1.6~{
m dB},\Gamma_{opt}=0.62\angle 100^\circ,R_N=20~\Omega$ โดยออกแบบให้ สัญญาณรบกวนค้ำเท่ากับ 2.0 dB และมีอัตราขยายสูงสุดเท่าที่สามารถทำได้

Source

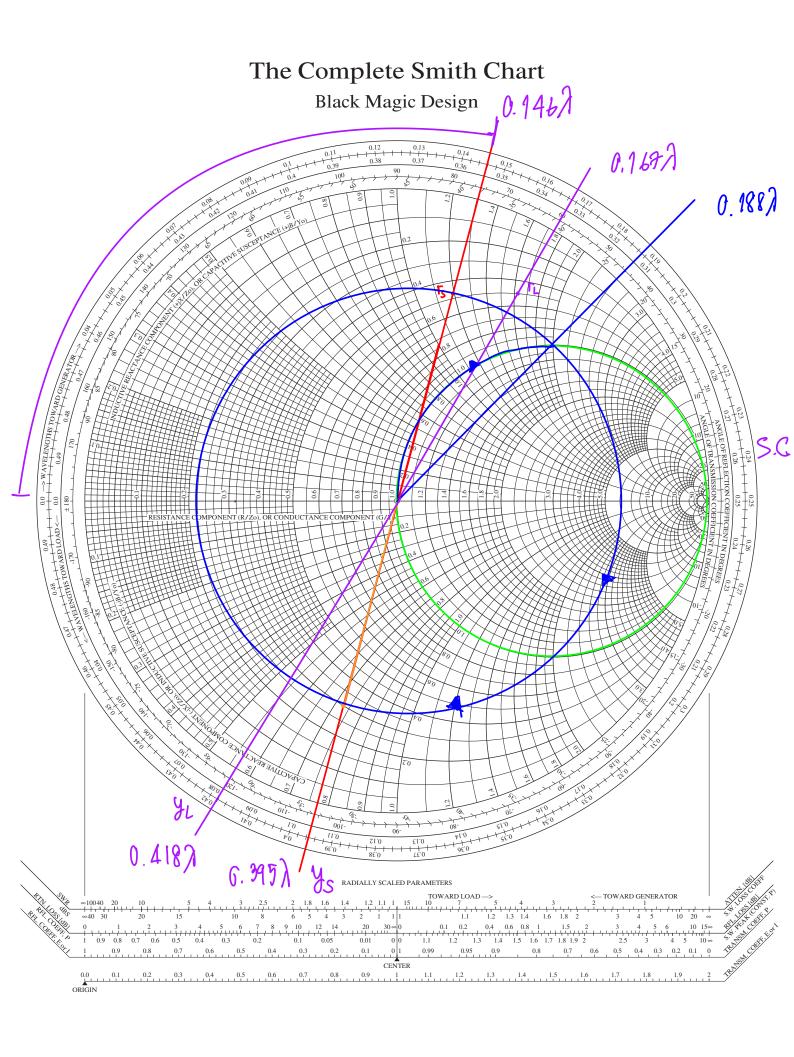
Ts= 0.53 L75 - Plat soon Smith Chart Mase 180° 7:16 ys

คภมรหางง Stub แบบ Open Circuit คือ 0.146 $\lambda \approx 0.1442$ คภมรหางงง Transmission line คือ 0.395 λ - 0.187 $\lambda = 0.208$ λ

Load

TL= 0.5/60 +Plot DUL Smith Chart Mithage 180° 9:96 ys

ensuration Stub wow Short Circuit ho $0.418\lambda - 0.25\lambda$ which $0.168\lambda \times 0.168\lambda \times 0.188\lambda = 0.25\lambda$ Promerous Transmission line ho $0.418\lambda - 0.188\lambda = 0.23\lambda$



The Complete Smith Chart

Black Magic Design

