



KTH Informations- och
kommunikationsteknik

Tentamen i IE1204/5 Digital Design Torsdag 15/1 2015 9.00-13.00

Allmän information

Examinator: Ingo Sander.

Ansvarig lärare: Kista, William Sandqvist, tel 08-790 44 87.
KTH Valhallavägen, Fredrik Jonsson, tel 08- 790 41 69.

Tentamensuppgifterna behöver *inte* återlämnas när du lämnar in din skrivning.

Hjälpmedel: **Inga** hjälpmedel är tillåtna!

Tentamen består av tre delar med sammanlagt 12 uppgifter, och totalt 30 poäng:

Del A1 (Analys) innehåller åtta korta uppgifter. Rätt besvarad uppgift ger för sex av uppgifterna en poäng och för två av uppgifterna två poäng. Felaktig besvarad ger 0 poäng. Det totala antalet poäng i del A1 är **10 poäng**. För **godkänt på del A1 krävs minst 6p, är det färre poäng rättar vi inte vidare.**

Del A2 (Konstruktionsmetodik) innehåller två metodikuppgifter om totalt **10 poäng**. För att bli **godkänd på tentamen** krävs **minst 11 poäng** från A1+A2, *är det färre poäng rättar vi inte vidare.*

Del B (Designproblem) innehåller två friare designuppgifter om totalt **10 poäng**. Del B rättas bara om det finns minst 11p från tentamens A-del.

OBS! I slutet av tentamenshäftet finns ett inlämningsblad för del A1, som kan avskiljas för att lämnas in tillsammans med lösningarna för del A2 och del B.

För ett godkänt betyg (**E**) krävs **minst 11 poäng på hela tentamen.**

Betyg ges enligt följande:

0 –	11 –	16 –	19 –	22 –	25
F	E	D	C	B	A

Resultatet beräknas meddelas före torsdagen den 5/2 2015.

Del A1: Analysuppgifter

Endast svar krävs på uppgifterna i del A1. Lämna svaren på inlämningsbladet för del A1 som du hittar på sista sidan av tentahäftet.

1. 1p/0p

En funktion $f(x, y, z)$ beskrivs med hjälp av ekvationen:

$$f(x, y, z) = x\bar{y} + \bar{y}z + yz + xy$$

Minimera funktionen.

$$f(x, y, z)_{\min} = ?$$

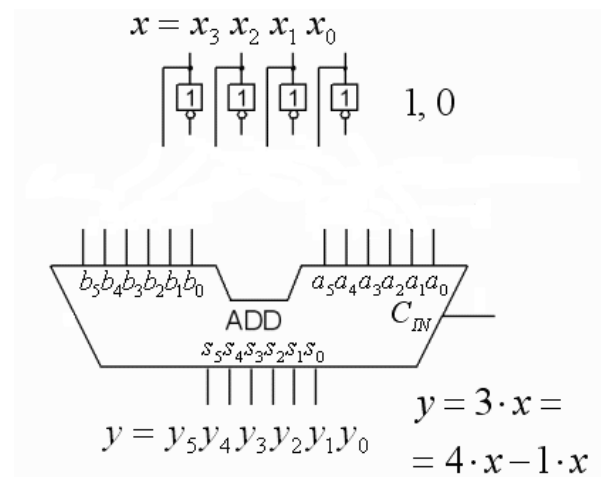
2. 2p/1p/0p

Ett fyrabitars unsigned integer x ($x_3x_2x_1x_0$) ska multipliceras med konstanten 3. $y = 3 \cdot x$.

Det ska ske genom att x ansluts till en sex bitars adderare som konfigurerats för att utföra operationen $3 \cdot x = 4 \cdot x + -1 \cdot x$

a) Antag att **fyr**bitarstalet är $x = 12$, vilket **sex**bitarstal är det då som motsvarar $-x$ (tvåkomplement)? Svara binärt.

b) Rita hur adderaren ska konfigureras. Förutom de fyra bitarna i talet x så finns även konstanta bitar med värdet 0 och 1 tillgängliga vid behov. Figuren finns även på svarsblanketten.



3. 1p/0p

Givet är ett Karnaughdiagram för en funktion av fyra variabler $y = f(a, b, c, d)$. Ange funktionen som **minimerad** summa av produkter, SoP form. "-" i diagramet står för "don't care".

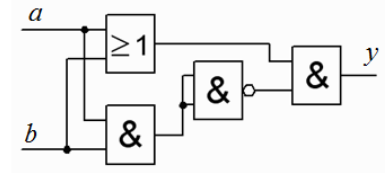
		c d			
a	b	00	01	11	10
		0	0	1	0
0	0	1	0	0	1
0	1	1	1	0	0
1	1	-	1	0	0
1	0	1	0	0	-

4. 1p/0p

Vilken logisk funktion av a och b har man i figuren?

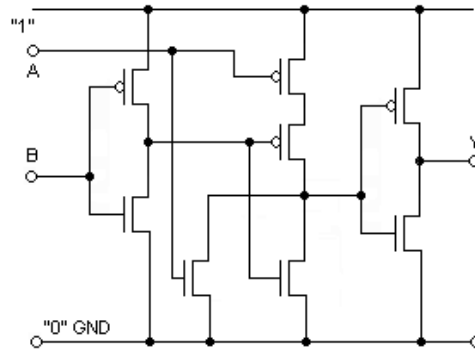
Förenkla och svara med funktionen på SoP-form.

$y = f(a, b)$

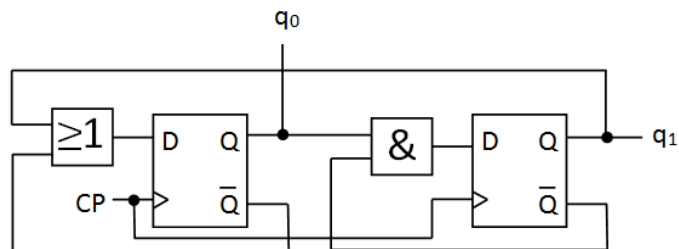


5. 1p/0p

Ange den logiska funktion som realiseras av CMOS kretsen i figuren.



6. 1p/0p

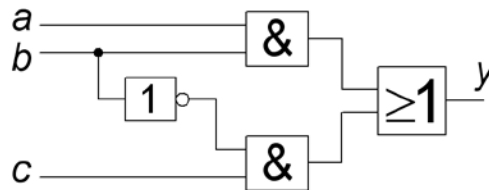


Ett sekvensnät (en räknare) startar i tillståndet q_1q_0 00. Ange räknesekvensen för de följande fyra klockpulserna.

7. 2p/1p/0p

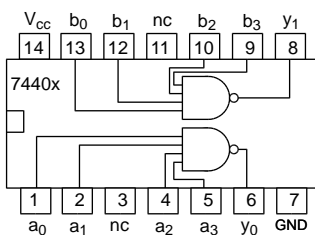
Kretsen nedan lider av hasard-fenomenet.

- a) Ange den logiska funktion $y = f(a,b,c)$ som realiseras av kretsen.
b) Vilken **produktterm** ska läggas till den logiska funktionen y så att hasard *inte* längre kan förekomma?



8. 1p/0p

Entity delen av en VHDL-kod beskriver logikchippet 7440x (vilken motsvarar kretsen 7440, men med andra beteckningar på in- och utgångarna). Tyvärr har en del av logikvektorernas numrering blivit oläslig – rätta till detta. (Rätta de röda frågetecknen. VHDL-raderna finns också på svarsblanketten).



```
ENTITY chip7440x IS
PORT (    a, b  : IN    STD_LOGIC_VECTOR( ? downto 0 ) ;
        y      : OUT   STD_LOGIC_VECTOR( ? downto 0 ) ;
END chip7440x ;
```

Del A2: Konstruktionsmetodik

Observera! Del A2 rättas endast om Du är godkänd på del A1

9. 5p Displayer för blindskrift använder Braille celler med digitalt styrbara punkter (punkterna känns som förhöjda för fingret när dom drivs med logiskt 1).

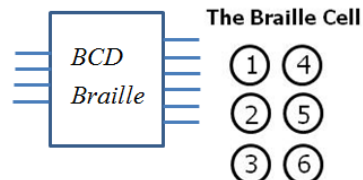
Du ska konstruera ett kombinatoriskt nät som översätter från bitvektorn x i BCD-kod (siffrorna 0 till 9 binärkodade), till bitvektorn y för Braille alfabetets siffror enligt tabellen nedan.

Observera att vi begränsar oss till bara siffrorna 0 ... 9, inga bokstäver eller andra tecken förekommer.

$BCD \rightarrow Braille$

$x_3x_2x_1x_0$

$y_6y_5y_4y_3y_2y_1$



a/1	b/2	c/3	d/4	e/5	f/6	g/7	h/8	i/9	j/0
k	l	m	n	o	p	q	r	s	t
u	v	x	y	z					w

a) (1p) Tag fram sanningstabellen för $y_6y_5y_4y_3y_2y_1 = f(x_3x_2x_1x_0)$.

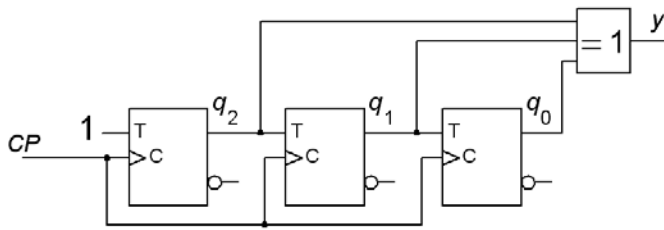
b) (1p) Ta fram de minimerade uttrycken för $y_6 y_5 y_4 y_3 y_2 y_1$ (utnyttja don't care).

c) (1p) Realisera funktionen y_1 med valbara grindar. Rita schema.

d) (1p) Realisera funktionen y_2 med enbart två och tre -ingångars NAND-grindar. Rita schema.

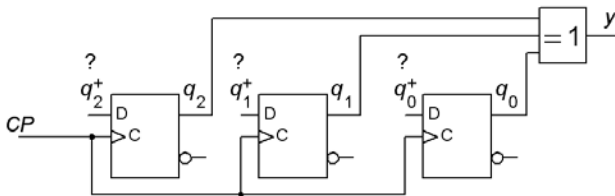
e) (1p) Realisera funktionen y_5 med en 4:1 MUX (kan lösas utan att använda grindar). Rita schema.

10. 5p Analysera följande synkrona "skiftregisterräknare" med T-vippor.



a) (2p) Rita räknarens **tillståndsdigram** (alla 8 tillstånd). Skriv upp räknarens **kodade tillståndstabell**.

b) (2p) Implementera nu räknaren med D-vippor i stället för T-vippor. Utgå från din tillståndstabell i a).



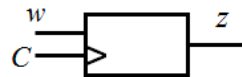
Ta fram de **minimerade** uttrycken för de tre D-vippornas **nästa tillståndsavkodare**. q_2^+ q_1^+ q_0^+ märkta med ? i figuren.

c) (1p) Rita grindnäten för q_2^+ q_1^+ q_0^+ med valfria grindar. (Inverterade variabler finns att tillgå från vipporna)

Del B. Designproblem

Observera! Del B rättas endast om Du har mer än 11p på del A1+A2.

11. 6p Sekvensdetektor.



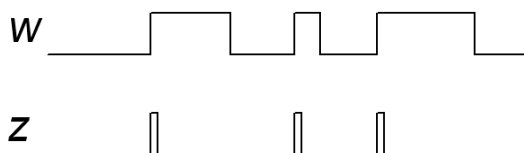
Tag fram en minimal tillståndstabell (visa att den är minimal) för ett synkront sekvensnät av Moore-typ med en ingångssignal (w), och en utgångssignal (z). Sekvensnätet ska generera utvärdet 1 om det detekterat antingen insekvensen 110 eller 101, också vid överlappande sekvenser (tex. 1101, som är 110 följt av 101, ska ge utsekvensen 00011). Rita nätets tillståndsdigram.

a) (4p) Ställ upp kretsens **tillståndstabell**, visa att den är **minimal**, och rita **tillståndsdigram**.

b) (2p) Använd Graykod för att koda tillstånden och ställ upp den **kodade tillståndstabellen**. Tag fram de minimerade **uttrycken för nästa tillstånd** och för **utgångsvärdet**. Något grindnät behöver inte ritas.

12. 4p Positive edge trigger.

Konstruera ett asynkront sekvensnät som vid ändring ($0 \rightarrow 1$) av insignalen w genererar en kort puls på utgången z . För övriga insignalhändelser är utgången $z = 0$. Utgångspulsens längd ges av tiden för tillståndsovergången i det asynkrona sekvensnätet. Se tids-diagrammet för ett exempel.



Svaret ska innehålla ett **tillståndsdigram**, vid behov minimerad, **flödestabell**, och en lämplig **tillståndstilldelning** med en **excitations-tabell** som ger **kapplöpningsfria** nät. Du skall även ta fram de **hasardfria uttrycken** för nästa tillstånd samt ett uttryck för utgångsvärdet, och rita **grindnäten** med valfria grindar.

Lycka till!

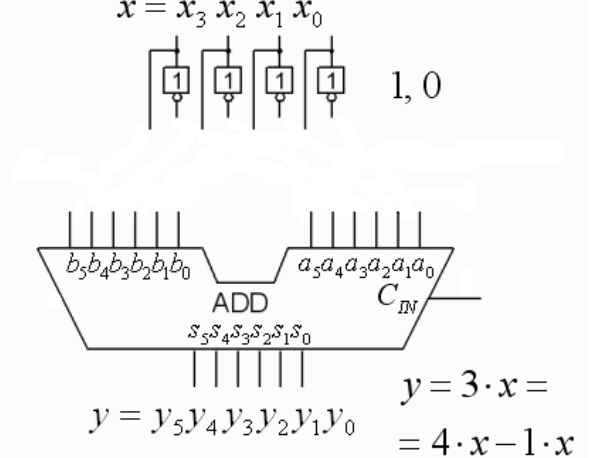
Inlämningsblad för del A Blad 1

(tas loss och lämnas in tillsammans med lösningarna för del A2 och del B)

Efternamn: _____ Förnamn: _____

Personnummer: _____

Skriv in dina svar för uppgifterna från del A1 (1 till 8)

Fråga	Svar
1	$f(x, y, z)_{\min} = ?$
2	<div> <div> <p>a) $x = 12$, vilket sexbitars tvåkomplement tal motsvarar $-x$? Svara binärt.</p> </div> <div> <p>b) multiplikation med konstanten 3 (som 4-1). $x = x_3 x_2 x_1 x_0$</p>  <p>$y = 3 \cdot x = 4 \cdot x - 1 \cdot x$</p> </div> </div>
3	$y = f(a, b, c, d) = \{SoP\}_{\min} = ?$
4	$y = f(a, b) = ?$
5	$Y = f(A, B) = ?$
6	$q_1 q_0 \ 00,$
7	<p>a) function $y = f(a, b, c)$</p> <p>b) produkt-term?</p>
8	<pre> ENTITY chip7440x IS PORT (a, b : IN STD_LOGIC_VECTOR(? downto 0) ; y : OUT STD_LOGIC_VECTOR(? downto 0) ; END chip7440x ; </pre>

Nedanstående del fylls i av examinatorn!

Del A1	Del A2		Del B		Totalt	
Poäng	9	10	11	12	Summa	Betyg