Digital Design

Triode är övergångsfasen, tills den når saturation, dvs, när volten når VDS = VGS – Vt så är den i saturation.

PMOS är som NMOS, fast tvärtom.  
Där NMOS har type N / P har PMOS typ P / N.

VOH = Volten när output är hög  
VOL = Volten när output är låg

När transistorn är öppen, av, så har den inte OV, snarare 0.1V.

Vil – representarar tidpunkten när VOH och kurvan är -1

VIH – representerar tidpunkten när VOH och kurvan är -1