

JTAGICE یک دستگاه کامل برای اشکال زدایی داخل مداری (On Chip Debugging) بر روی تمام میکروکنترلر های AVR با رابط

JTAG می باشد. رابط JTAG از طریق چهار خط و طبق استاندارد IEEE 1491.7 برای دستیابی به امکانات درونی AVR و اشکال زدایی داخل مداری استفاده می شود.

از مشخصات دستگاه JTAGICE می توان به موارد زیر اشاره نمود:

۱- سازگاری کامل با نرم افزار AVR Studio.

۲- پشتیبانی از تمام میکروکنترلر های AVR با رابط JTAG.

۳- پشتیبانی از قابلیت Break Point برای اجرای مرحله به مرحله اشکال زدایی.

۴- دسترسی به حافظه برنامه داده (EEPROM, SRAM) و تمام واحد های داخلی برای اشکال زدایی.

۵- برنامه ریزی حافظه FLASH, EEPROM، فیوزبیت ها و بیت های قفل.

۶- ارتباط از طریق واسطه سریال RS232 به کمک تراشه MAX232 و ارتباط از طریق واسطه USB به کمک تراشه FT232.

۷- سرعت بالا در برنامه ریزی.

JTAGICE بوسیله نرم افزار AVR Studio 3.52 تا نسخه AVR Studio 4.18 پشتیبانی می شود.

این دستگاه از یک میکروکنترلر ATmega16a به عنوان هسته اصلی استفاده می کند و به کمک دو آی سی MAX232 و FT232

به سیستم کامپیوتر و لپ تاپ متصل می شود. به دلیل این که در لپ تاپ های امروزی پورت سریال موجود نمی باشد از واسطه

USB در برد پروگرامر استفاده خواهیم کرد.

بر روی برد پروگرامر هر دو واسطه وجود داشته و می توان از آن استفاده کرد.