2022 超大型積體電路電腦輔助設計概論

2022 Introduction to VLSI CAD

Lab 10

學號：E94096097 姓名：陳慕丞

※作業要求的圖請使用**電腦截圖程式**截取，請勿用手機拍照的方式繳交

※Report檔請以pdf的格式繳交

1. XOR
   1. Presim
      1. 請截取terminal顯示job concluded的圖

一張含有 文字, 電子產品, 螢幕擷取畫面, 軟體 的圖片

自動產生的描述

* + 1. 請截取WaveView中的波形

一張含有 文字, 螢幕擷取畫面, 陳列, 軟體 的圖片

自動產生的描述

* 1. Post-sim
     1. 請截取terminal顯示job concluded的圖

一張含有 文字, 電子產品, 螢幕擷取畫面, 軟體 的圖片

自動產生的描述

* + 1. 請截取WaveView中的波形

一張含有 文字, 螢幕擷取畫面, 陳列, 軟體 的圖片

自動產生的描述

* + 1. DRC/LVS結果

DRC:

一張含有 螢幕擷取畫面, 文字, 陳列, 軟體 的圖片

自動產生的描述

LVS:

一張含有 文字, 螢幕擷取畫面, 軟體, 陳列 的圖片

自動產生的描述

* + 1. Layout截圖(顯示長寬)

一張含有 文字, 螢幕擷取畫面, 陳列, 電腦 的圖片

自動產生的描述

* 1. 嘗試簡單說明Presim與Post-sim結果比較

在F(output)的波形中，Post-sim在波的直角處較Presim垂直且較多震盪，當X和Y同時上升時Post-sim的F的突波較Presim的明顯。

1. 心得討論

這次lab體驗到如何盡可能的縮小面積，也學會如何架第二層metal，學習到如果是有共用的Drain或Source端可以利用Laker中內建的多個NMos和PMos來畫，進而減少成本。