

AI LAB 1

3 INPUT OR GATE																
S	X1	X2	X3	Z	W1i	W2i	W3i	K	Y(OR)	D	W1f	W2f	W3f	BIAS	ALPHA	THRESHOLD
1	0	0	0	0	0.1	0.1	0.1	0	0	0	0.1	0.1	0.1	0	0.2	0.5
	0	0	1	1	0.1	0.1	0.1	0.1	0	1	0.1	0.1	0.3	0	0.2	0.5
	0	1	0	1	0.1	0.1	0.3	0.1	0	1	0.3	0.3	0.3	0	0.2	0.5
	0	1	1	1	0.3	0.3	0.3	0.6	1	0	0.3	0.3	0.3	0	0.2	0.5
	1	0	0	1	0.3	0.3	0.3	0.3	0	1	0.3	0.3	0.3	0	0.2	0.5
	1	0	1	1	0.3	0.3	0.3	0.6	1	0	0.3	0.3	0.3	0	0.2	0.5
	1	1	0	1	0.3	0.3	0.3	0.6	1	0	0.3	0.3	0.3	0	0.2	0.5
2	1	1	1	1	0.3	0.3	0.3	0.9	1	0	0.3	0.3	0.3	0	0.2	0.5
	0	0	0	0	0.3	0.3	0.3	0	0	0	0.3	0.3	0.3	0	0.2	0.5
	0	0	1	1	0.3	0.3	0.3	0.3	0	1	0.3	0.3	0.5	0	0.2	0.5
	0	1	0	1	0.3	0.3	0.5	0.3	0	1	0.5	0.5	0.5	0	0.2	0.5
	0	1	1	1	0.5	0.5	0.5	1	1	0	0.5	0.5	0.5	0	0.2	0.5
	1	0	0	1	0.5	0.5	0.5	0.5	1	0	0.5	0.5	0.5	0	0.2	0.5
	1	0	1	1	0.5	0.5	0.5	1	1	0	0.5	0.5	0.5	0	0.2	0.5
3	1	1	0	1	0.5	0.5	0.5	1	1	0	0.5	0.5	0.5	0	0.2	0.5
	1	1	1	1	0.5	0.5	0.5	1.5	1	0	0.5	0.5	0.5	0	0.2	0.5
	0	0	0	0	0.5	0.5	0.5	0	0	0	0.5	0.5	0.5	0	0.2	0.5
	0	0	1	1	0.5	0.5	0.5	0.5	1	0	0.5	0.5	0.5	0	0.2	0.5
	0	1	0	1	0.5	0.5	0.5	0.5	1	0	0.5	0.5	0.5	0	0.2	0.5
	0	1	1	1	0.5	0.5	0.5	1	1	0	0.5	0.5	0.5	0	0.2	0.5
	1	0	0	1	0.5	0.5	0.5	0.5	1	0	0.5	0.5	0.5	0	0.2	0.5

3 INPUT AND GATE																
S	X1	X2	X3	Z	W1i	W2i	W3i	K	Y(AND)	D	W1f	W2f	W3f	BIAS	ALPHA	THRESHOLD
1	0	0	0	0	0.1	0.1	0.1	0	0	0	0.1	0.1	0.1	0	0.2	0.5
	0	0	1	0	0.1	0.1	0.1	0.1	0	0	0.1	0.1	0.1	0	0.2	0.5
	0	1	0	0	0.1	0.1	0.1	0.1	0	0	0.1	0.1	0.1	0	0.2	0.5
	0	1	1	0	0.1	0.1	0.1	0.2	0	0	0.1	0.1	0.1	0	0.2	0.5
	1	0	0	0	0.1	0.1	0.1	0.1	0	0	0.1	0.1	0.1	0	0.2	0.5
	1	0	1	0	0.1	0.1	0.1	0.2	0	0	0.1	0.1	0.1	0	0.2	0.5
	1	1	0	0	0.1	0.1	0.1	0.2	0	0	0.1	0.1	0.1	0	0.2	0.5
2	1	1	1	1	0.1	0.1	0.1	0.3	0	1	0.3	0.3	0.3	0	0.2	0.5
	0	0	0	0	0.3	0.3	0.3	0	0	0	0.3	0.3	0.3	0	0.2	0.5
	0	0	1	0	0.3	0.3	0.3	0.3	0	0	0.3	0.3	0.3	0	0.2	0.5
	0	1	0	0	0.3	0.3	0.3	0.3	0	0	0.3	0.3	0.3	0	0.2	0.5
	0	1	1	0	0.3	0.3	0.3	0.6	1	-1	0.3	0.1	0.1	0	0.2	0.5
	1	0	0	0	0.3	0.1	0.1	0.3	0	0	0.3	0.1	0.1	0	0.2	0.5
	1	0	1	0	0.3	0.1	0.1	0.4	0	0	0.3	0.1	0.1	0	0.2	0.5
3	1	1	0	0	0.3	0.1	0.1	0.4	0	0	0.3	0.1	0.1	0	0.2	0.5
	1	1	1	1	0.3	0.1	0.1	0.5	1	0	0.3	0.1	0.1	0	0.2	0.5
	0	0	0	0	0.3	0.1	0.1	0	0	0	0.3	0.1	0.1	0	0.2	0.5
	0	0	1	0	0.3	0.1	0.1	0.1	0	0	0.3	0.1	0.1	0	0.2	0.5
	0	1	0	0	0.3	0.1	0.1	0.1	0	0	0.3	0.1	0.1	0	0.2	0.5
	0	1	1	0	0.3	0.1	0.1	0.2	0	0	0.3	0.1	0.1	0	0.2	0.5
	1	0	0	0	0.3	0.1	0.1	0.3	0	0	0.3	0.1	0.1	0	0.2	0.5

3 INPUT NOR GATE																
S	X1	X2	X3	Z	W1i	W2i	W3i	K	Y(NOR)	D	W1f	W2f	W3f	BIAS	ALPHA	THRESHOLD
1	0	0	0	1	0.1	0.1	0.1	1	1	0	0.1	0.1	0.1	1	0.2	0.5
	0	0	1	0	0.1	0.1	0.1	1.1	1	-1	0.1	0.1	-0.1	1	0.2	0.5
	0	1	0	0	0.1	0.1	-0.1	1.1	1	-1	0.1	-0.1	-0.1	1	0.2	0.5
	0	1	1	0	0.1	-0.1	-0.1	0.8	1	-1	0.1	-0.3	-0.3	1	0.2	0.5
	1	0	0	0	0.1	-0.3	-0.3	1.1	1	-1	-0.1	-0.3	-0.3	1	0.2	0.5
	1	0	1	0	-0.1	-0.3	-0.3	0.6	1	-1	-0.3	-0.3	-0.5	1	0.2	0.5
	1	1	0	0	-0.3	-0.3	-0.5	0.4	0	0	-0.3	-0.3	-0.5	1	0.2	0.5
	1	1	1	0	-0.3	-0.3	-0.5	-0.1	0	0	-0.3	-0.3	-0.5	1	0.2	0.5
2	0	0	0	1	-0.3	-0.3	-0.5	1	1	0	-0.3	-0.3	-0.5	1	0.2	0.5
	0	0	1	0	-0.3	-0.3	-0.5	0.5	1	-1	-0.3	-0.3	-0.7	1	0.2	0.5
	0	1	0	0	-0.3	-0.3	-0.7	0.7	1	-1	-0.3	-0.5	-0.7	1	0.2	0.5
	0	1	1	0	-0.3	-0.5	-0.7	-0.2	0	0	-0.3	-0.5	-0.7	1	0.2	0.5
	1	0	0	0	-0.3	-0.5	-0.7	0.7	1	-1	-0.5	-0.5	-0.7	1	0.2	0.5
	1	0	1	0	-0.5	-0.5	-0.7	-0.2	0	0	-0.5	-0.5	-0.7	1	0.2	0.5
	1	1	0	0	-0.5	-0.5	-0.7	0	0	0	-0.5	-0.5	-0.7	1	0.2	0.5
	1	1	1	0	-0.5	-0.5	-0.7	-0.7	0	0	-0.5	-0.5	-0.7	1	0.2	0.5
3	0	0	0	1	-0.5	-0.5	-0.7	1	1	0	-0.5	-0.5	-0.7	1	0.2	0.5
	0	0	1	0	-0.5	-0.5	-0.7	0.3	0	0	-0.5	-0.5	-0.7	1	0.2	0.5
	0	1	0	0	-0.5	-0.5	-0.7	0.5	1	-1	-0.5	-0.7	-0.7	1	0.2	0.5
	0	1	1	0	-0.5	-0.7	-0.7	-0.4	0	0	-0.5	-0.7	-0.7	1	0.2	0.5
	1	0	0	0	-0.5	-0.7	-0.7	0.5	1	-1	-0.7	-0.7	-0.7	1	0.2	0.5
	1	0	1	0	-0.7	-0.7	-0.7	-0.4	0	0	-0.7	-0.7	-0.7	1	0.2	0.5
	1	1	0	0	-0.7	-0.7	-0.7	-0.4	0	0	-0.7	-0.7	-0.7	1	0.2	0.5
	1	1	1	0	-0.7	-0.7	-0.7	-1.1	0	0	-0.7	-0.7	-0.7	1	0.2	0.5
4	0	0	0	1	-0.7	-0.7	-0.7	1	1	0	-0.7	-0.7	-0.7	1	0.2	0.5
	0	0	1	0	-0.7	-0.7	-0.7	0.3	0	0	-0.7	-0.7	-0.7	1	0.2	0.5
	0	1	0	0	-0.7	-0.7	-0.7	0.3	0	0	-0.7	-0.7	-0.7	1	0.2	0.5
	0	1	1	0	-0.7	-0.7	-0.7	-0.4	0	0	-0.7	-0.7	-0.7	1	0.2	0.5
	1	0	0	0	-0.7	-0.7	-0.7	0.3	0	0	-0.7	-0.7	-0.7	1	0.2	0.5
	1	0	1	0	-0.7	-0.7	-0.7	-0.4	0	0	-0.7	-0.7	-0.7	1	0.2	0.5
	1	1	0	0	-0.7	-0.7	-0.7	-0.4	0	0	-0.7	-0.7	-0.7	1	0.2	0.5
	1	1	1	0	-0.7	-0.7	-0.7	-1.1	0	0	-0.7	-0.7	-0.7	1	0.2	0.5
3 INPUT NAND GATE																
S	X1	X2	X3	Z	W1i	W2i	W3i	K	Y(NAND)	D	W1f	W2f	W3f	BIAS	ALPHA	THRESHOLD
1	0	0	0	1	0.1	0.1	0.1	1.1	1	0	0.1	0.1	0.1	1.1	0.2	0.5
	0	0	1	1	0.1	0.1	0.1	1.2	1	0	0.1	0.1	0.1	1.1	0.2	0.5
	0	1	0	1	0.1	0.1	0.1	1.2	1	0	0.1	0.1	0.1	1.1	0.2	0.5
	0	1	1	1	0.1	0.1	0.1	1.3	1	0	0.1	0.1	0.1	1.1	0.2	0.5
	1	0	0	1	0.1	0.1	0.1	1.2	1	0	0.1	0.1	0.1	1.1	0.2	0.5
	1	0	1	1	0.1	0.1	0.1	1.3	1	0	0.1	0.1	0.1	1.1	0.2	0.5
	1	1	0	1	0.1	0.1	0.1	1.3	1	0	0.1	0.1	0.1	1.1	0.2	0.5
	1	1	1	0	0.1	0.1	0.1	1.4	1	-1	-0.1	-0.1	-0.1	1.1	0.2	0.5
2	0	0	0	1	-0.1	-0.1	-0.1	1.1	1	0	-0.1	-0.1	-0.1	1.1	0.2	0.5
	0	0	1	1	-0.1	-0.1	-0.1	1	1	0	-0.1	-0.1	-0.1	1.1	0.2	0.5
	0	1	0	1	-0.1	-0.1	-0.1	1	1	0	-0.1	-0.1	-0.1	1.1	0.2	0.5
	0	1	1	1	-0.1	-0.1	-0.1	0.9	1	0	-0.1	-0.1	-0.1	1.1	0.2	0.5
	1	0	0	1	-0.1	-0.1	-0.1	1	1	0	-0.1	-0.1	-0.1	1.1	0.2	0.5
	1	0	1	1	-0.1	-0.1	-0.1	0.9	1	0	-0.1	-0.1	-0.1	1.1	0.2	0.5
	1	1	0	1	-0.1	-0.1	-0.1	0.9	1	0	-0.1	-0.1	-0.1	1.1	0.2	0.5
	1	1	1	0	-0.1	-0.1	-0.1	0.8	1	-1	-0.3	-0.3	-0.3	1.1	0.2	0.5
3	0	0	0	1	-0.3	-0.3	-0.3	1.1	1	0	-0.3	-0.3	-0.3	1.1	0.2	0.5
	0	0	1	1	-0.3	-0.3	-0.3	0.8	1	0	-0.3	-0.3	-0.3	1.1	0.2	0.5
	0	1	0	1	-0.3	-0.3	-0.3	0.8	1	0	-0.3	-0.3	-0.3	1.1	0.2	0.5
	0	1	1	1	-0.3	-0.3	-0.3	0.5	1	0	-0.3	-0.3	-0.3	1.1	0.2	0.5
	1	0	0	1	-0.3	-0.3	-0.3	0.8	1	0	-0.3	-0.3	-0.3	1.1	0.2	0.5
	1	0	1	1	-0.3	-0.3	-0.3	0.5	1	0	-0.3	-0.3	-0.3	1.1	0.2	0.5
	1	1	0	1	-0.3	-0.3	-0.3	0.5	1	0	-0.3	-0.3	-0.3	1.1	0.2	0.5
	1	1	1	0	-0.3	-0.3	-0.3	0.2	0	0	-0.3	-0.3	-0.3	1.1	0.2	0.5