

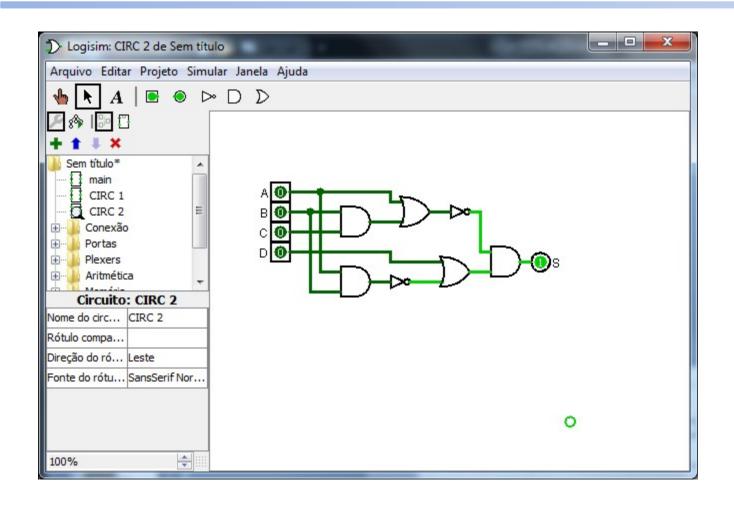
### **Roteiro Lab**

### Prática – Logisim

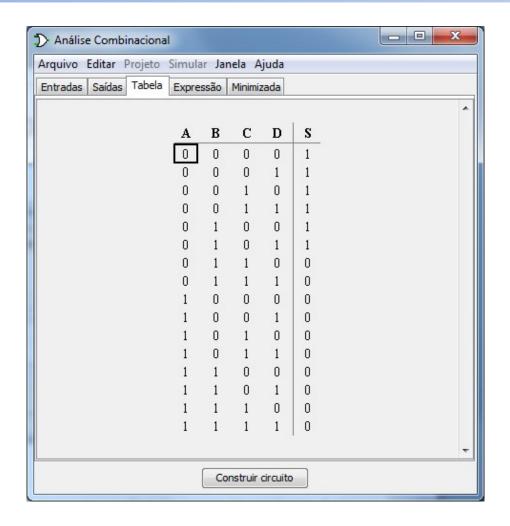
Universidade Federal de Uberlândia Faculdade de Computação Prof. Dr. João Henrique de Souza Pereira

# Prática 1 - Logisim

### Construa o Circuito abaixo



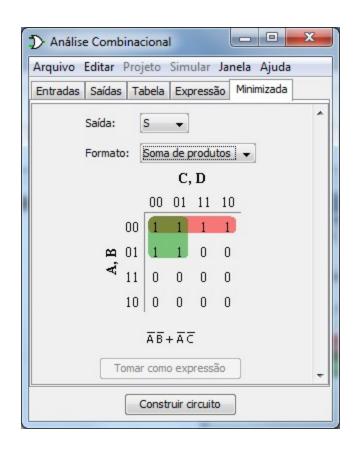
# Confira a Tabela Verdade do Circuito

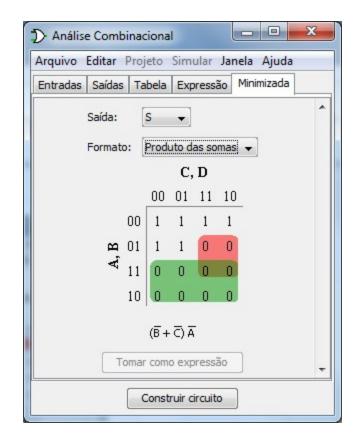


# Simplifique Via Mapa-K



# Simplifique Via Mapa-K

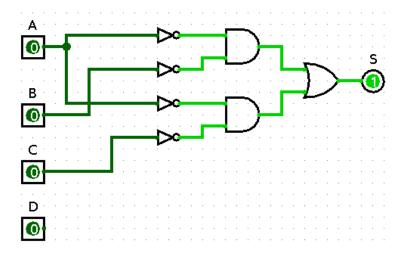




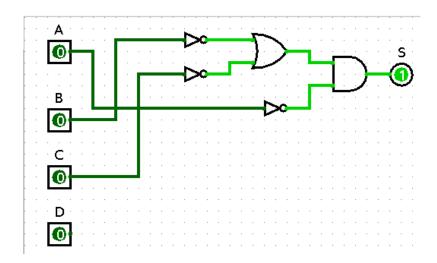
Prof. Dr. João Henrique de Souza Pereira

# Gere o circuito simplificado

#### Soma de Produtos



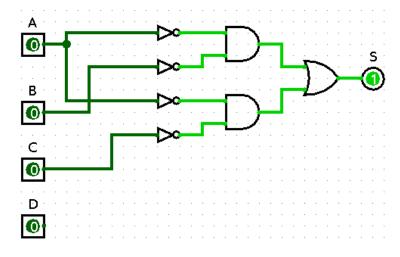
#### Produto de Somas

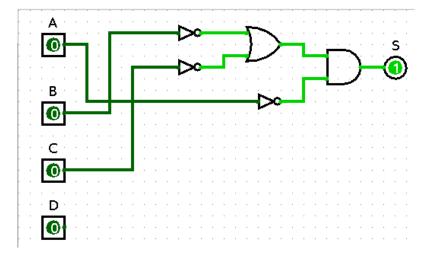


# Prática 2 – Logisim (Universalidade de Portas)

### Universalidade de Portas

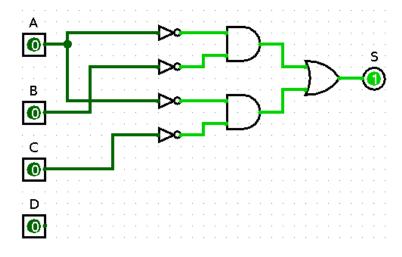
Construa os circuito da prática anterior (abaixo) apenas com portas NAND.

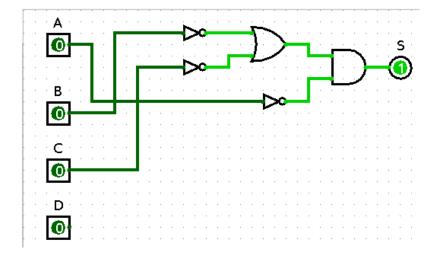




### Universalidade de Portas

Construa os circuito da prática anterior (abaixo) apenas com portas NOR.





# Prática 3 – Logisim (Universalidade de Portas)

### Universalidade de Portas

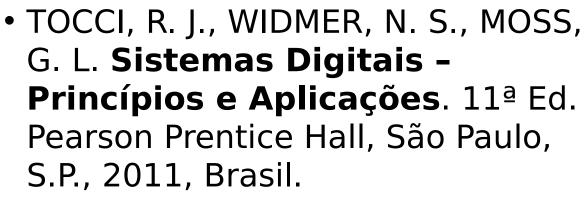
#### Construa as operações:

- 1) OU-Exclusivo apenas com portas NOR
- 2) OU-Exclusivo apenas com portas NAND
- 3) Não-OU-Exclusivo apenas com portas NOR
- 4) Não-OU-Exclusivo apenas com portas NAND

### Bibliografia Comentada













- CAPUANO, F. G., IDOETA, I. V.
  Elementos de Eletrônica Digital.
  40º Ed. Editora Érica.
- São Paulo. S.P. 2008. Brasil.