

**T.C.**  
**SAKARYA ÜNİVERSİTESİ**  
**BİLGİSAYAR VE BİLİŞİM BİLİMLERİ FAKÜLTESİ**  
**BİLGİSAYAR MÜHENDİSLİĞİ BÖLÜMÜ**

**Ders : Elektronik Devreler ve Laboratuvarı**  
**Dönem : 2022-2023 Güz Dönemi**

**Grup No : 1B-13**

**Deney No : 2**  
**Deney Tarihi : 07.11.2022 (Deneyin yapıldığı tarih)**

**Konu : Kırpıcı Devre**

**Grup üyeleri :**  
**Mustafa Kurt B201210052**  
**Mustafa İkbāl Avcı B201210070**  
**Mehmet Bedir Sevimli B201210079**  
**Ahmet Kürşat Sonkur b211210010**

## Deneyin Konusu ve Amacı

Konu : Kırpıcı Devre

Girişine uygulanan sinyalin bir bölümünü kırpar.

Diyotun yönüne bağlı olarak pozitif veya negatif alternansı kırpılır.

### 1- Deneyde Kullanılan Cihaz ve Elemanlar

Diyot

Direnç

Osiloskop

DC kaynak

Fonksiyon üretici

### 2- Deneyin Yapılışı ve Devre Şeması

1-Devre elemanları sırası ile monte edilir.

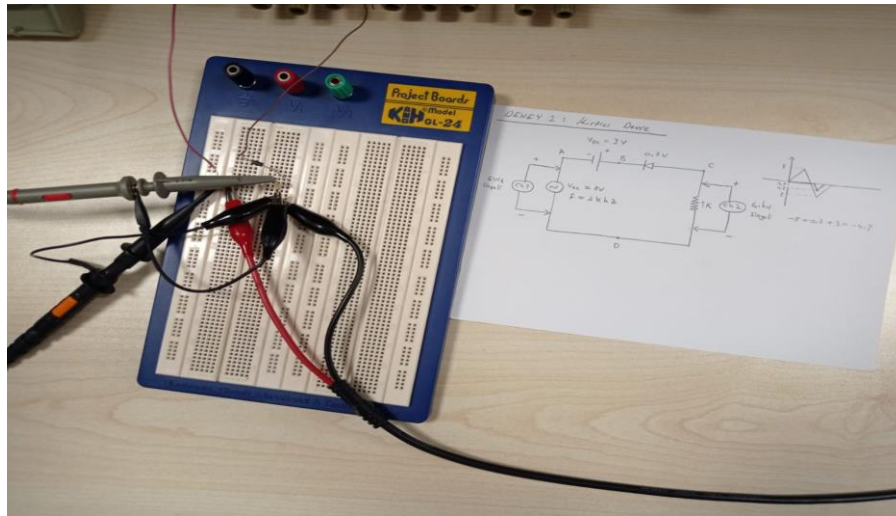
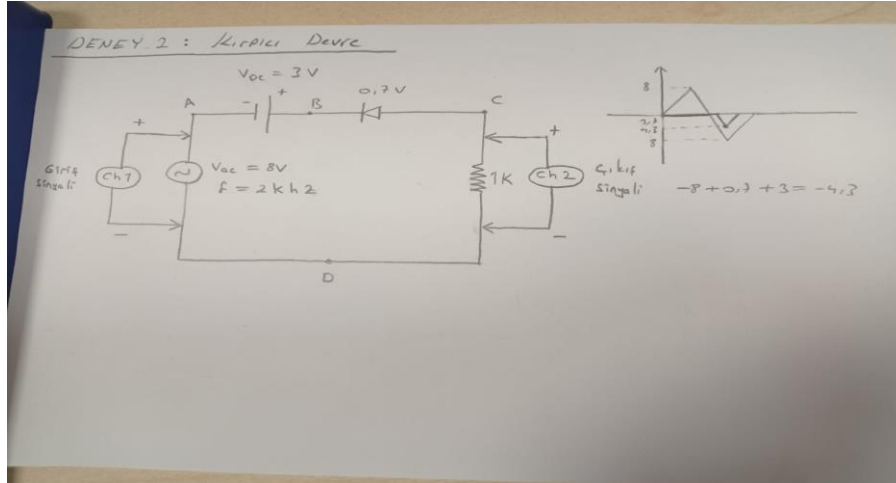
2-Fonksiyon üreticide 2kHz ve üçgen sinyal oluşturulur.

3-DC kaynaktan 3V gerilim uygulanır.

4-Osiloskopta sinyaller sıfır noktasına getirilir.

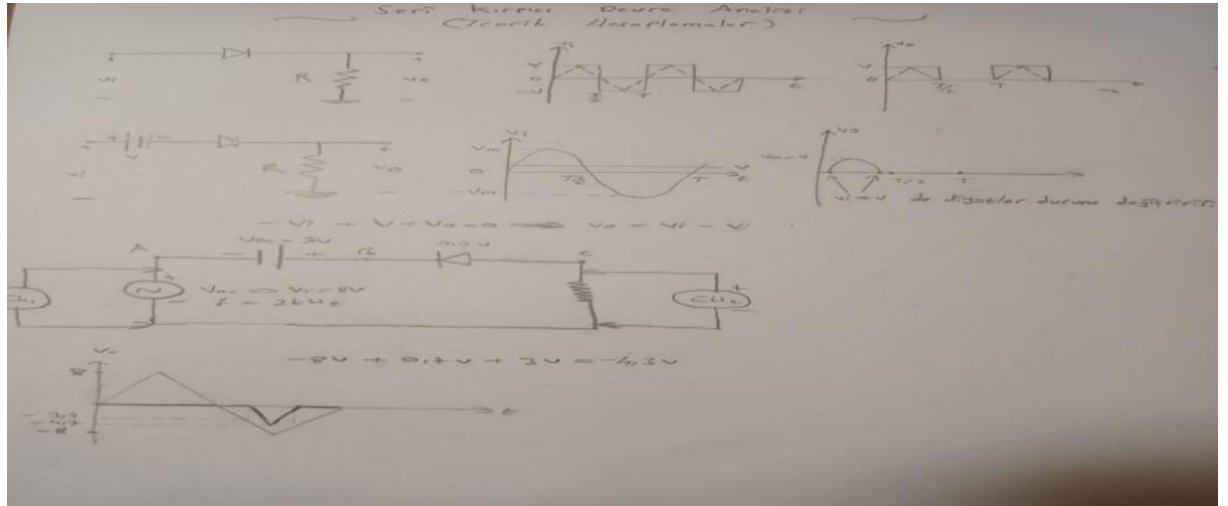
5-Birinci sinyal AC ikinci sinyal DC olarak osiloskopta ayarlanır.

6-Fonksiyon üreticide genlik ayarlanarak tepe noktası 8V yapılır.





### 3- Devre Analizi



### 4- Osiloskop Görüntüsü

