

# Bölüm 1. Giriş

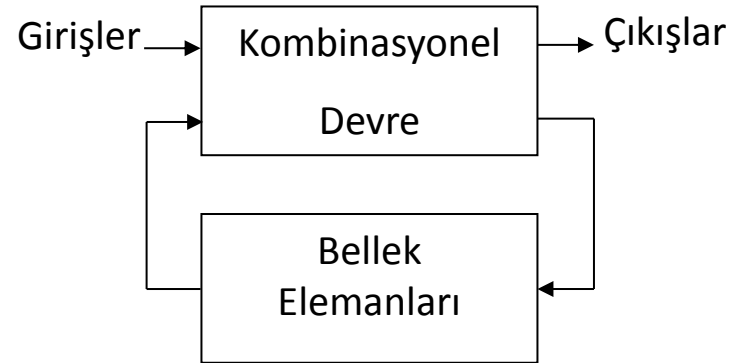
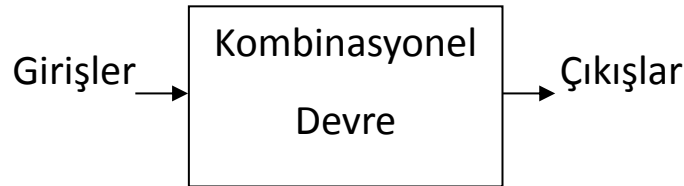
## **Latche ve Flip-Floplar**

### **Flip-Flop Türleri**

- SR tipi
- D tipi
- T tipi
- JK tipi

# Giriş

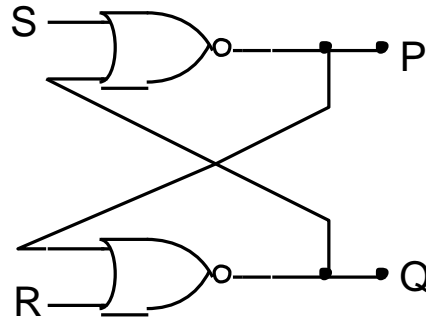
Lojik devreler kombinasyonel ve ardışıl devreler olmak üzere iki kategoride incelenir. Ardışıl devrelerin ise senkron ve asenkron formu vardır. Bilindiği gibi kombinasyonel devrelerin çıkışları, girişlerin şimdiki değerlerine bağlıyken, ardışıl devrelerinki şimdiki ve önceki değerlerine bağlıdır. Ardışıl devrelerde bellek elemanları olarak latche'ler, flip-floplar, register'lar, sayıcılar gibi depolama elemanları kullanılır.



# Latche ve Flip Floplar

Latche'ler iki veya daha fazla kapının geri beslemeli olarak birbirine bağlanmasından oluşan ikili bilgiyi tutan bellek elemanlarıdır.

## SR Tipi Latche:



$$P = (S+Q)'$$
$$Q = (R+P)'$$

- **Normal depolama durumu:** Her iki girişin de 0 olduğu durumdur.

$S = R = 0$  durumunda çıkışlar birbirinin tümleyenidir  $P = Q'$  ve  $Q = P'$ .

- **Bilgi yükleme:** Bir latche ya 1 ya da 0 değerini depolar.

$\Rightarrow$  1 yüklemek için  $S = 1$  ve  $R = 0$  yapılır. Bu durumda  $Q = 1$  ve  $P = 0$ 'dır.

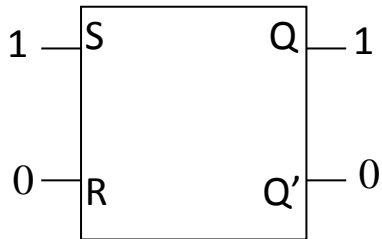
$\Rightarrow$  0 yüklemek için  $S = 0$  ve  $R = 1$  yapılır. Bu durumda  $Q = 0$  ve  $P = 1$ 'dir.

P çıkışı genellikle  $Q'$  olarak ifade edilir. S girişi set ve R girişi de reset manası taşır.

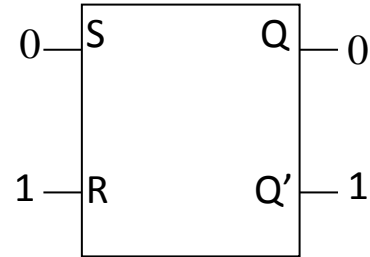
# SR Tipi Latche

Anlatılanları şekil üzerinde özetleyecek olursak;

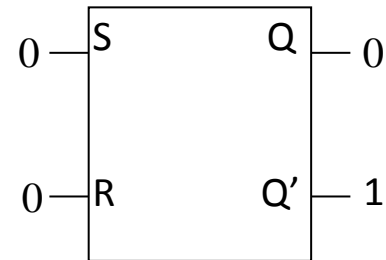
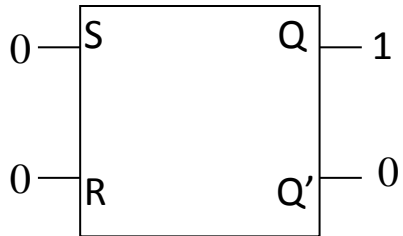
## Set Durumu



## Reset Durumu



Daha sonrasında  $SR = 00$  yaparsak normal depolama durumu oluşur.



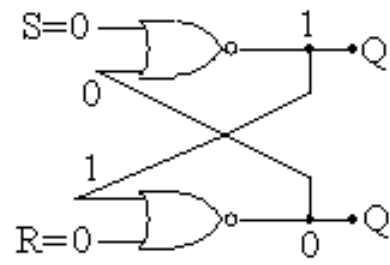
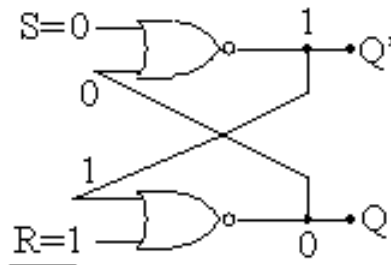
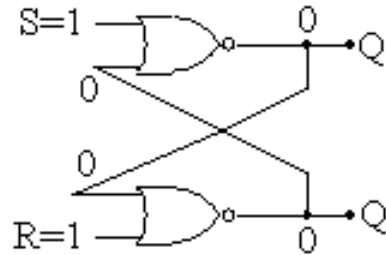
# SR Tipi Latche

Şayet her iki girişe de 1 verilirse, tanım denklemlerinden

$$P = (S+Q)' \text{ ve } Q = (R+P)'$$

$$P = (1+Q)' = 0 \text{ ve } Q = (1+P)' = 0 \text{ olur.}$$

Çıkışlar birbirinin tümleyeni olmamıştır. SR türü latche için girişlerin her ikisinin de aynı anda 1 olmasına müsaade edilmez.



# Flip-Floplar

---

Latche'lere göre daha güvenilir bir şekilde veri yüklemek için flip floplar geliştirilmiştir.

Flip floplar, clock girişine sahip olan depolama elemanlarıdır.

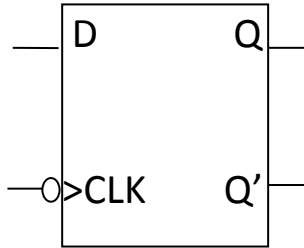
Flip flobun değeri ancak clock geçişiyle değişir. Clock girişinin 1'den 0'a geçişiyle tetiklenenler negatif kenar tetiklemeli, 0'dan 1'e geçişiyle tetiklenenler de pozitif kenar tetiklemeli (trailing-edge triggered) flip floplardır.

Clock geçişiyle flip floba ne yükleneceği, veri girişlerine ve bir önceki geçişte ne yüklendiğine bağlıdır.

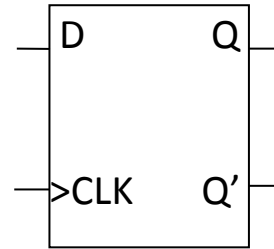
Temel olarak 4 tip flip flop vardır; D, JK, SR ve T.

# D Tipi Flip Flop

D harfi gecikme (Delay) manası taşır; bir sonraki clock geçişine kadar giriş geciktirilir. D flip flopu bir sonraki değeri clock geçişinden önceki D değerine bağlıdır.



Negatif kenar tetiklemeli



Pozitif kenar tetiklemeli

D flip flopu dođruluk tablosu;

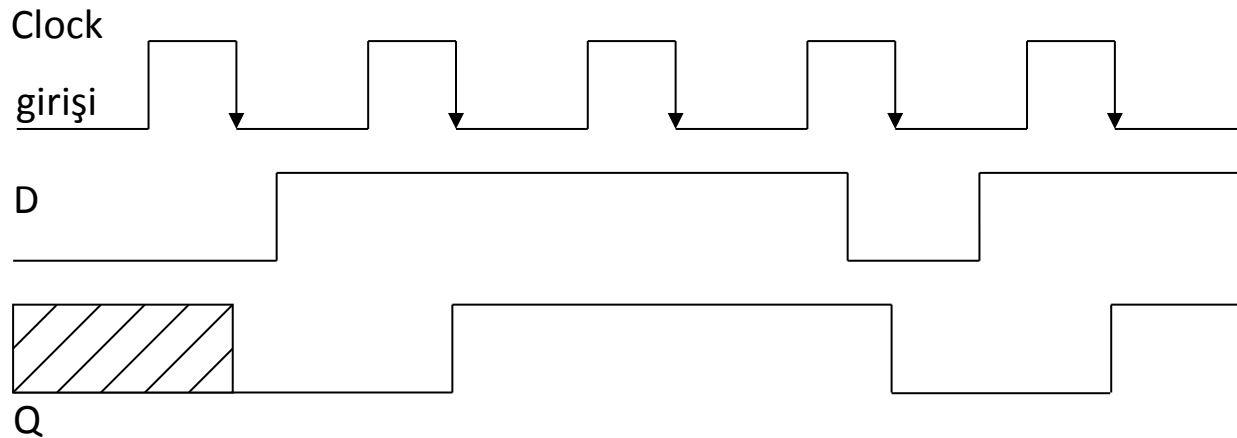
D	q	Q
0	0	0
0	1	0
1	0	1
1	1	1

D	Q
0	0
1	1

$$Q = D$$

## D Tipi Flip Flop

Negatif kenar tetiklemeli D flip flozunun davranışını zaman ekseninde inceleyelim,





# SR Tipi Flip Flop

SR flip flopbunun, SR latche gibi *set* ve *reset* manasına gelen iki girişı vardır.

Doğruluk tablosu;

S	R	q	Q
0	0	0	0
0	0	1	1
0	1	0	0
0	1	1	0
1	0	0	1
1	0	1	1
1	1	0	-
1	1	1	-

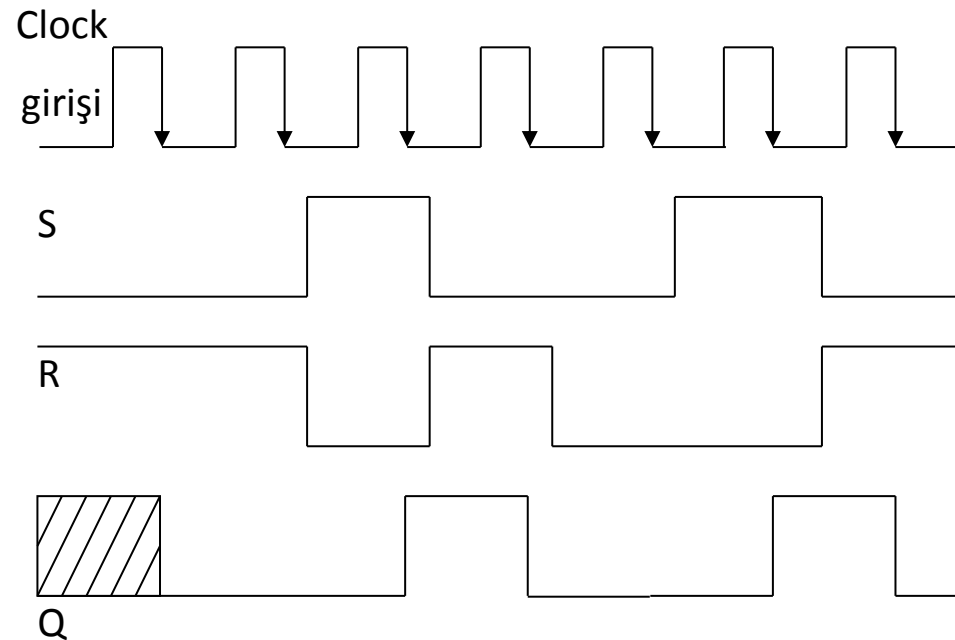
S	R	Q
0	0	q
0	1	0
1	0	1
1	1	-

		Q			
q	SR	00	01	11	10
	0			x	1
1		1		x	1

$$Q = S + R'.q$$

# SR Tipi Flip Flop

Negatif kenar tetiklemeli SR flip flopunun davranışını zaman ekseninde inceleyelim,



# T Tipi Flip Flop

T (Toggle) tipi flip flop, T girişine sahiptir. Şayet  $T=1$  olursa flip flop durum değiştirir,  $T=0$  olursa durumunu muhafaza eder.

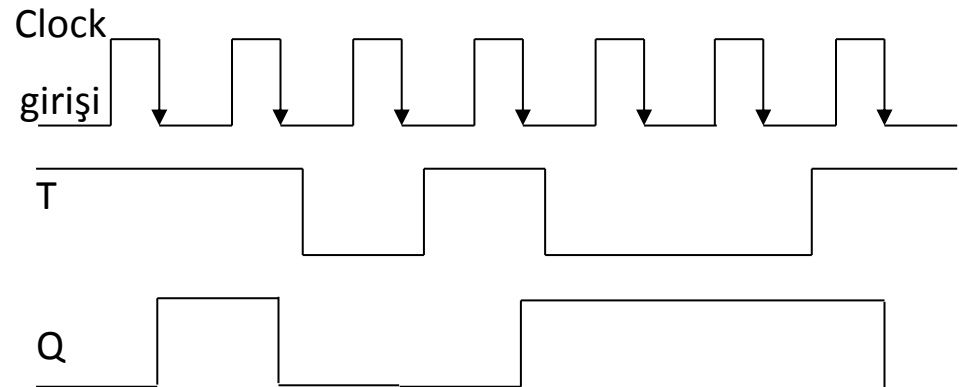
Doğruluk tablosu;

T	q	Q
0	0	0
0	1	1
1	0	1
1	1	0

T	Q
0	q
1	q'

$$Q = T \oplus q$$

Negatif kenar tetiklemeli T flip floğunun davranışını zaman ekseninde inceleyelim.



## JK tipi flip flop

J ve K diye iki girişe sahiptir. SR ve T flip floplarının kombinasyonu olarak düşünülebilir; J=K=1 durumu dışında SR flip flobu gibi davranır, J=K=1 durumunda ise T flip flobu gibi davranır.

Doğruluk tablosu;

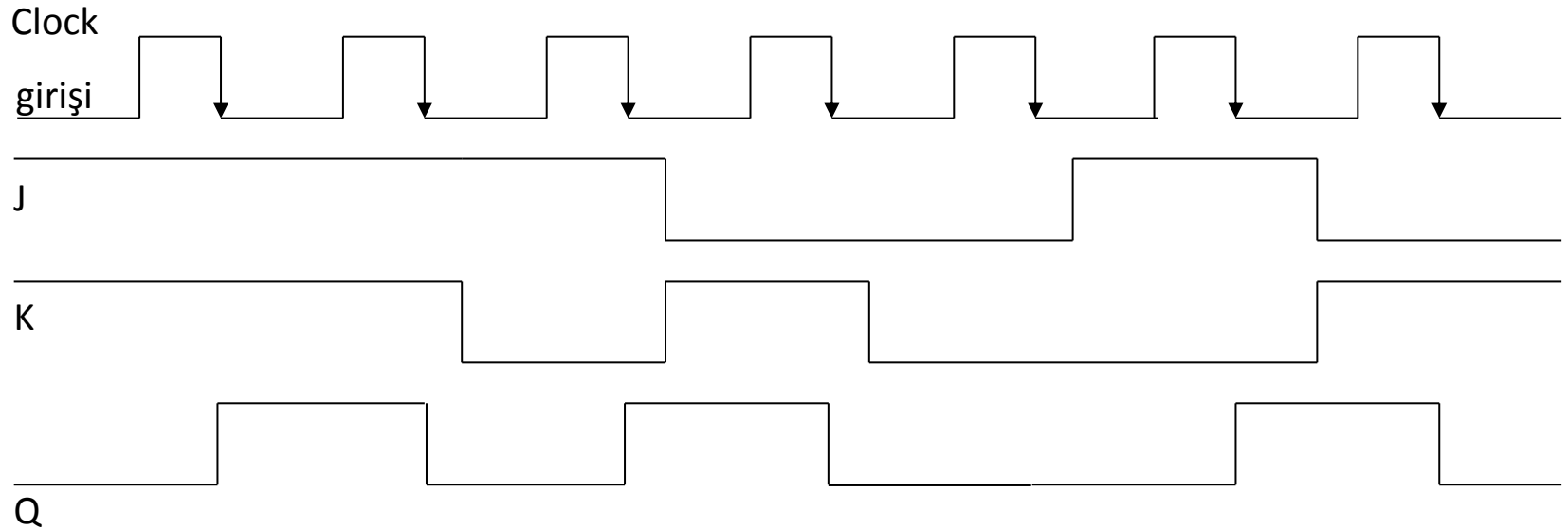
J	K	q	Q
0	0	0	0
0	0	1	1
0	1	0	0
0	1	1	0
1	0	0	1
1	0	1	1
1	1	0	1
1	1	1	0

J	K	Q
0	0	q
0	1	0
1	0	1
1	1	q'

$$\begin{aligned} Q &= J'K'q + JK' + JKq' \\ &= J'K'q + JK'(q+q') + JKq' \\ &= J'K'q + JK'q + \underline{JK'q'} + JKq' \\ &= \underline{J.q'} + K'.q \text{ (Karakteristik denklemi)} \end{aligned}$$

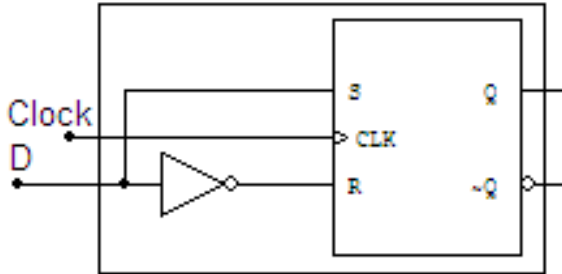
## JK tipi flip flop

Negatif kenar tetiklemeli JK flip flopunun davranışını zaman ekseninde inceleyelim; başlangıç durumunda Q'yu 0 alalım.



# Flip Flopların Birbirinden Türetilmesi

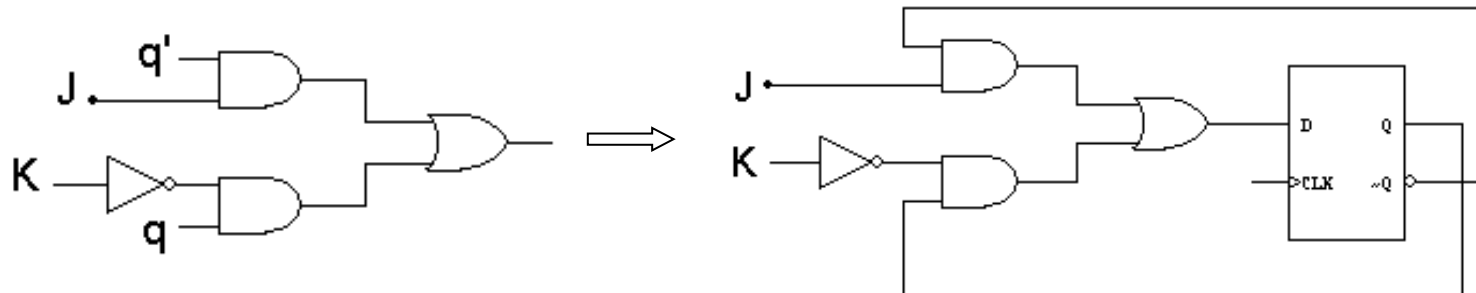
⇒ SR ya da JK flip flobundan D tipi flip flop elde edebiliriz;



$$Q = S + R'.q$$

$$Q = D(q+1) = D + D'q$$

⇒ JK flip floğunun karakteristik denklemi,  $Q = J.q' + K'.q$  olduğundan D flip floğunun girişine bu lojik ifadeyi verirsek, JK flip floğunu elde edebiliriz;

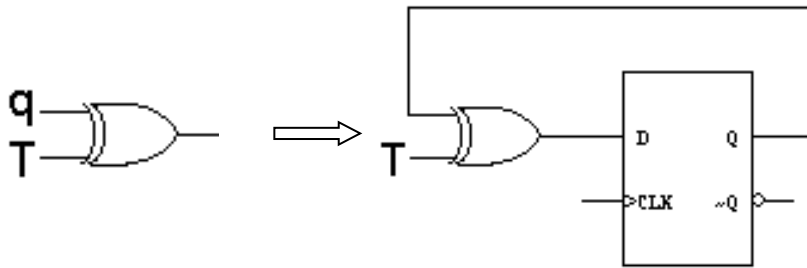


$$Q = D$$

$$Q = J.q' + K'.q$$

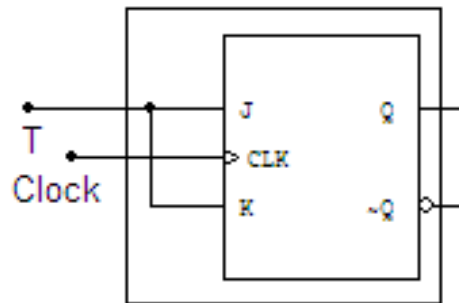
# Flip Flopların Birbirinden Türetilmesi

⇒ T flip flobunun karakteristik denklemi  $Q = T \oplus q$  olduğundan D flip flobunun girişine bu lojik ifadeyi verirsek, T flip flobunu elde edebiliriz;



$$Q = D$$
$$Q = T \oplus q$$

⇒ JK flip flobunun her iki ucunu birleştirerek T flip flobu elde edebiliriz;



$$Q = T \oplus q = T.q' + T'.q$$

$$Q = J.q' + K'.q$$