

## Tricks

### Multiplication avec shift et log

Quand on veut calculer  $a \cdot b$ , si on dispose du  $\log_a$  on peut faire  $b \ll \log_a$ .

### Charger un mot au milieu

Toutes les adresses doivent être alignées sur la taille des données qu'elles manipulent (donc quand on fait un `lw` ça doit être un multiple de 4). Mais RISC-V va modifier le code pour tomber sur le mot juste avant si on utilise un `lw` qui n'est pas un multiple de 4. `lw_ecrit = 4k + r`, donc `lw_corrige = 4k`.

### Charger un immédiat avec 32 bits

`li` supporte le chargement d'un immédiat de 32 bits (tandis que toutes les autres opérations comme `addi`, la constante devant `lw`, etc.) ne supportent que des 12 bits.