احمد فروغی

هدف آزمایش: نوشتن کد مربوط به ضرب کننده آرایه ای به همراه تست بنچ آن

نكات آزمایش: استفاده از جمع كننده CSA مجاز نمیباشد.

روش انجام آزمایش:

با توجه به ممنوعیت استفاده از CSA در این آزمایش سراغ RA میرویم. همانطور که در آزمایش های قبل بررسی کردیم، برای ساخت RA نیازمند استفاده از FA خواهیم بود. به همین منظور در فایل های مربوط به پروژه میتوانید ماژول مربوط به FA را به عنوان FA.VHD یافت کنید. در این ماژول همانند آنچه در درس و در آزمایشگاه فراگرفتیم با استفاده از XOR سه ورودی (یعنی AND) حاصل جمع را بدست میاوریم و برای نقلی آن کافی است دو به دو آنها را AND کرده و حاصل را CR).

بعد از ایجاد FA حال به سراغ نوشتن کد RA میرویم. هدفمان در این آزمایش ایجاد یک RA چهاربیتی خواهد بود (متناسب با ضرب کننده ۴ بیتی). برای اینکار کافی است ماژول قبلی را به این ماژول مپ کنیم و بیت های وکتور ورودی را دونه به هرکدام از ۴ جمع کننده تک بیتی، Assign کنیم. حاصل را در یک وکتور ۴ بیتی به عنوان Sum و یک تک بیت به عنوان Cout (نقلی خروجی) ذخیره میکنیم.

حال بعد از انجام کارهای فوق نوبت به ساخت ضرب کننده میرسد. برای ساخت ضرب کننده دو ورودی ۴ بیتی و یک خروجی ۸ بیتی و یک خروجی ۸ بیتی و یک کاروجی ۱۶ بیتی و یک میکنیم که در For تعریف میکنیم که در Loop ای که مشاهده میکنید هر عنصر در وکتور ۲ را در هر عنصر وکتور ۲ ضرب میکنیم. (مرحله ضرب) و سپس در یک وکتور دو بعدی ۴ در ۴ ذخیره میکنیم.

یک سیگنال دیگر تحت عنوان row_terms تعریف میکنیم که این مورد نیز یک وکتور دو بعدی ۶ در ۴ است. حال بایستی row ها را دسته بندی کرده و دو تا دوتا به یک RA بدهیم. (مطابق شکل صفحه بعد) اینکار را با استفاده از شش RA انجام میدهیم و درنهایت خروجی را نمایش میدهیم. نکات مهم این بخش:

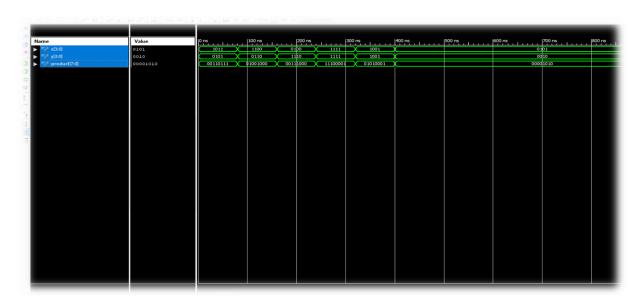
- همانطور که در شکل پیداست در هر مرحله جمع خود Vector دو بعدی XY بایستی با لول بعدی شیفت پیدا کرده همان وکتور جمع شود و این مرحله را باز تکرار میکنیم و به این شکل خروجی هر بخش بدست میاید.
 - کم ارزشترین بیت (بیت سمت راست) خودش خروجی است و نیازی به جمع با هیچ بیت دیگری را ندارد
- خروجی ما میشود به ترتیب بیت ۷ و بیت ۶ تا ۴ (شروع از صفر) و سپس بیت ۳ (کم ارزش ترین بیت جمع یکی مونده به آخر) و به همین ترتیب الی آخر

احمد فروغی

در شکل زیر میتوانید مراحل فوق را که توضیح دادیم را دقیقا مشاهده نمایید:

```
4-BIT-ARRAY-MULTIPLICATION
                                                           X0
                                    Х3
                                                   X1
                                 x Y3
                                                           Y0
                                    X3.Y0
                                                    X1.Y0
                                                           X0.Y0 -> PRODUCT(0)
                                            X2.Y0
                           X3.Y1
                                    X2.Y1
                                            X1.Y1
                                                    X0.Y1
                   RA0_Cout ------ RA0_OUTPUT---
                                                   PRODUCT(2)
                           X2.Y2
                                    X1.Y2
                                           X0.Y2
                   X3.Y2
           RA1_Cout -----RA1_OUTPUT-PRODUCT(3)
                   X2.Y3
                           X1.Y3
                                  X0.Y3
           X3.Y3
PRODUCT(7)
            ----PRODUCTS(6 downto 4)----
```

بعد از انجام موارد فوق نوبت به تست و آزمایشی میرسد. برای این تست بنچ، ۶ عدد مختلف را ضرب کرده ایم و شبیه سازی میکنیم:



نکته: با توجه به درخواست شما مبنی بر عدم قراردادن کد ها در داکیومنت، هیچ کدی در داک قرار نگرفت. تمامی فایلها در پیوست موجود میباشد.