علی نوروزی   احمد فروغی
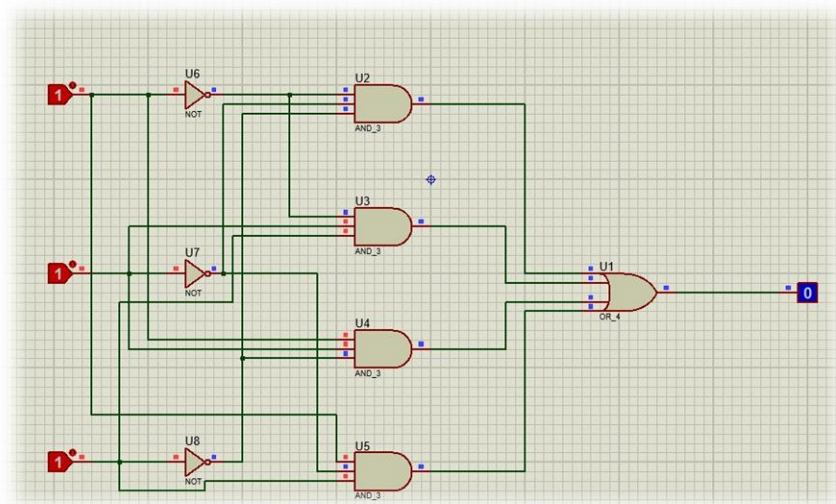
XOR → INEQUALITY

XNOR → Equality

پ) مدار تولید کننده بیت توازن سه ورودی ...
شکل ۴-۱ نوعی مدار افزونگی بیت توازن
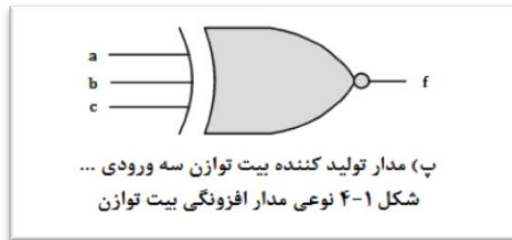
جدول درستی :

A	B	C	F
۰	۰	۰	۱
۰	۰	۱	۰
۰	۱	۰	۰
۰	۱	۱	۱
۱	۰	۰	۰
۱	۰	۱	۱
۱	۱	۰	۱
۱	۱	۱	۰

c\ab	۰۰	۰۱	۱۱	۱۰
۰	۱	۰	۱	۰
۱	۰	۱	۰	۱

Simplified: a'b'c' + a'bc + abc' + ab'c

پیاده سازی مدار در نرم افزار Orcad :

پیاده سازی تابع فوق با استفاده از زبان Verilog

همانطور که در شکل زیر میبینید سنتز و شبیه سازی با موفقیت انجام شد.

احمد فروغی   علی نوروزی

پیاده سازی فقط با استفاده از گیت XNOR