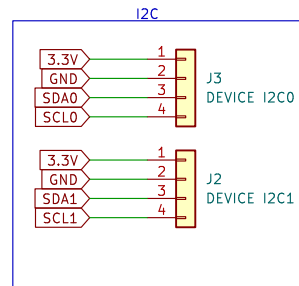
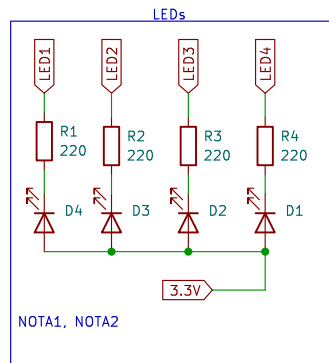
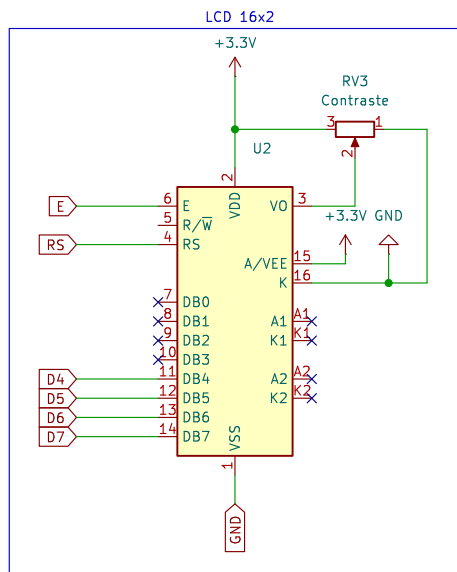
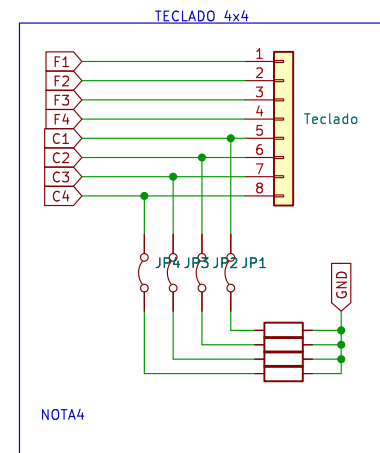
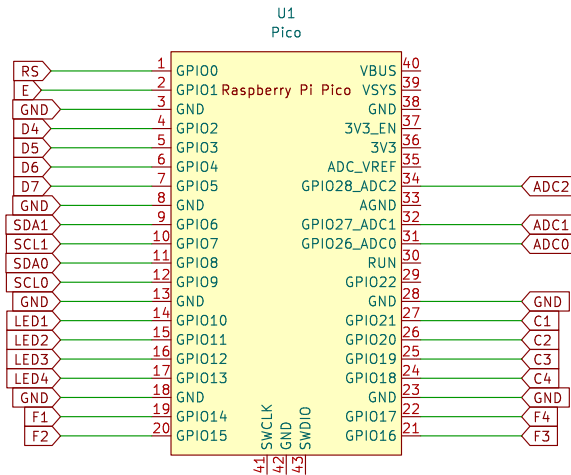
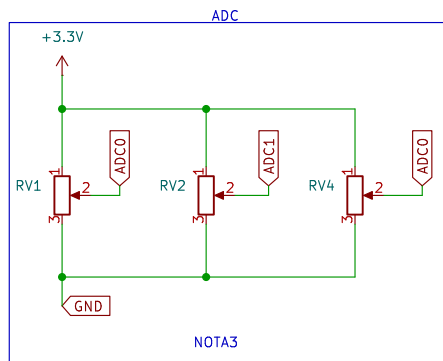


NOTA1: LOS LEDS SE ENCIENDEN CON 0 LOGICO
 NOTA2: LOS PINES CONECTADO A LOS LED TAMBIEN GENERAN PWM POR LO QUE SE LOS PUEDE USAR PARA CONTROLAR LA INTENSIDAD DEL BRILLO DEL LED
 NOTA3: PARA EVITAR RUIDO AGREGAR UN CAPACITOR DE 100 nF ENTRE EL PIN MEDIO Y GND
 NOTA4: LOS PINES DE LA PICO TIENEN RESSITENCIA PULL-UP Y PULL-DOWN INTERNOS.



Sheet: /		File: Placa_de_Desarrollo.kicad_sch	
Title:			
Size: A4	Date:	Rev:	
KiCad E.D.A. 8.0.2		Id: 1/1	