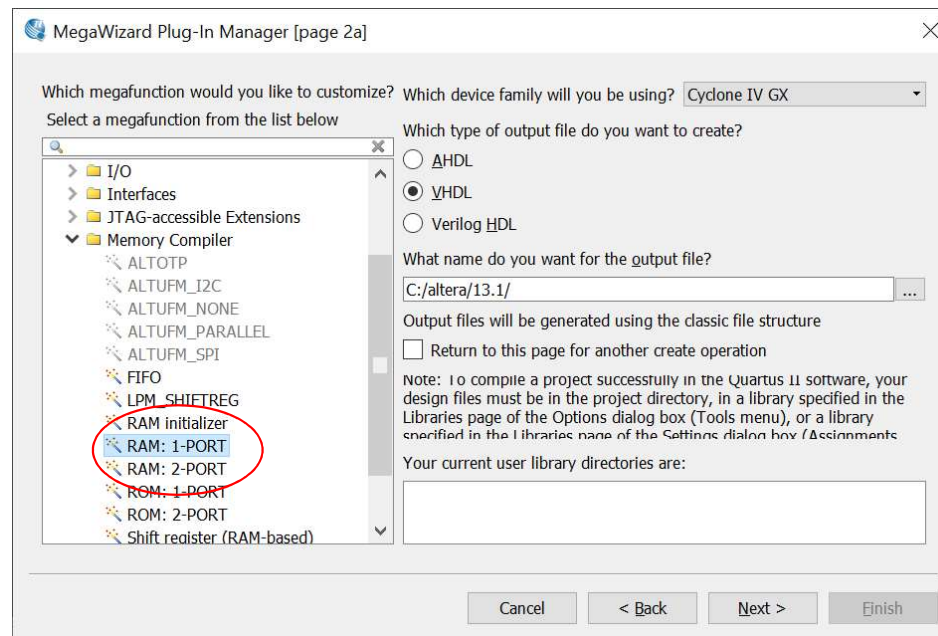


Tutorial Prática I

Seleção da Memória da biblioteca do Quartus

- Tools -> MegaWizard
- Em Memory Compiler
 - Selecione a RAM de uma ou duas portas



Execução no ModelSIM

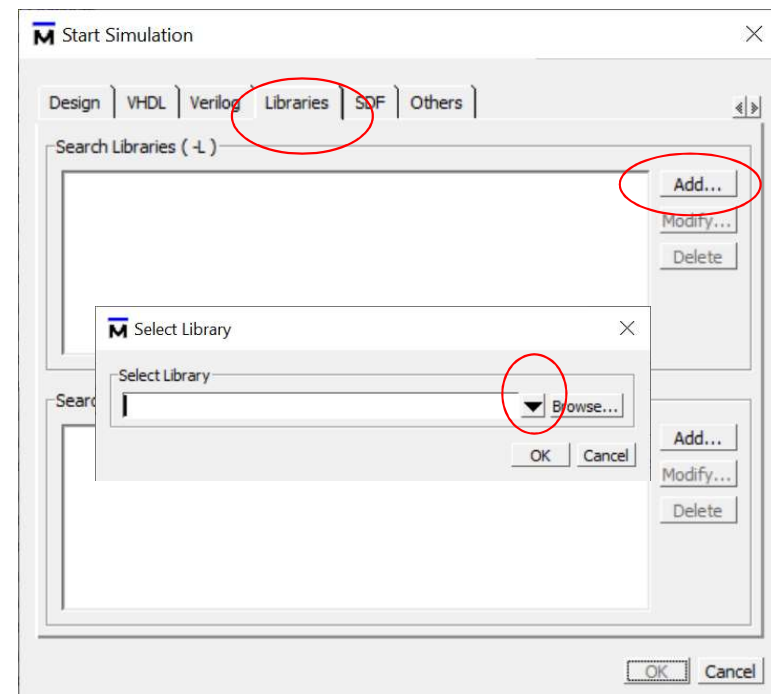
- Para saber qual biblioteca a ser incluída na simulação, abra o arquivo .v gerado.
- SEMPRE no início do arquivo aparece o(s) nome(s) da(s) biblioteca(s)

```
-- megafunction wizard: %RAM: 1-PORT%
-- GENERATION: STANDARD
-- VERSION: WM1.0
-- MODULE: altsyncram

-- =====
-- File Name: RAMMem.vhd
-- Megafunction Name(s):
--     altsyncram
--
-- Simulation Library Files(s):
--     altera_mf
-- =====
-- *****
-- THIS IS A WIZARD-GENERATED FILE. DO NOT EDIT THIS FILE!
--
-- 13.1.0 Build 162 10/23/2013 SJ Web Edition
-- *****
```

Execução no ModelSim

- Para incluir a biblioteca deve-se procurar por um arquivo com “_ver”, pois o default do Quartus é VHDL.
- Como fazer:
 - Ir em Simulate->Start Simulation
 - Na aba Libraries:
 - Selecionar Add
 - Selecionar o ▼
 - Clicar em altera_mf_ver (Verilog)



Execução no ModelSim

- A inclusão das bibliotecas deve ser feita com cuidado!
 - A ordem das bibliotecas importa
 - Se incluir uma biblioteca sem “_ver”, não vai funcionar
- Depois é só clicar na aba Design, selecionar o seu projeto e simular!

