

1. Для того в записанном решении формируются
GDT.

~~Для адресации в записанном решении используется~~
и в записанном решении адресов ЧГБ
наименование. Для ^{их} адресации ~~используется таблица~~
~~человек~~

~~Каждый~~ Как и в реальном решении
для адрес ЧГБ и наименов. ин. сел.
по наименов. адрес. сел. описывается.

Описание селеноса хранится в
их структуре, называемая функцией.

В нем описывается местное название
адрес, границы селеноса и другие
информации. Все descr. без селеноса
описывается в таблице ~~по~~ ~~и~~ ~~для~~
для в GDT сел. центр селеносов

Для адресации программы
(наименов. программы)

2. IDT

Содержит функции обработки
структур

Описание ЧГБ и обраб. селеноса
структур и наименов.

В 11.

Перечислите последовательные действия при переходе из реального режима в защищенный.

1. Запрещаем маскирование и немаскируем прерывания

2. Инициализируем

Ответы позже.

$$2^{32} Б \sim 2^{22} КБ \sim 2^{12} МБ = 2^2 ГБ \sim 4 ГБ$$

$$2^{20} Б \sim 2^{10} КБ \sim 2 МБ$$

$$2^{20} Б \sim$$

118
122

21

23

26

Е А Х

0



$$1 МБ = 1024$$

~~13⁴⁵ - 14¹⁵ структура таблицы 16 р сегментов - 15 линий~~

~~14⁴⁵ - 15⁴⁵ переход в защищенный режим~~

~~15⁴⁵ - 16¹⁵ обработка прерываний.~~

~~16¹⁵ - 17⁴⁵ выход из защищенного режима.~~

15⁴⁵ - 16¹⁵ вопросы 11-12

16¹⁵ - 16⁴⁵ вопросы 7-10

16⁴⁵ - 17¹⁵ вопросы 5-6

17¹⁵ - 17⁴⁵ вопросы 1-4

10

1010

00000

4010

10001111

B11 Переходное под-тв действий при переходе из реального режима в загрузочный.

1. Инициализация GDT и загрузка ~~данных~~ GDT
2. Сохранение масок, контрольных (0 - разр. прох мин. 1 - запрещается)
3. Перепрограммирование попарных
4. Установка новых масок попарных
5. Запрет прерываний (на время перехода)
6. Инициализация IDT и загрузка IDT
7. Открытие линии A20.
8. Установка флага PE в CRO
9. Дальнейший переход.

B12 Обратно.

1. Сброс PE

2. Дальнейший переход ~~или~~ CS

3. Восстановление ~~или~~ реального

4. Восстановление прерываний, контрольных

5. Ресурсы масок попарных прерываний

6. Восстановление IDT

7. Разрешение прерываний

(Аношное не закрывать, до 64KB)

а) 92h = 10010010 (R/W) ^{исход DPL D}

CFh = 11001111 ^{исход 32 бит. DPL D} где 4ГБ

а) 98h = 10011000 ^{исход 32 бит. DPL D} ^{исход 32 бит. DPL D}

но h ^{исход 32 бит. DPL D} 10000000 6ДГ

8Fh = 10001111 ^{DPL D} ± 0Г

0Eh = 00001110 ^{DPL D}

RPL (в режиме)

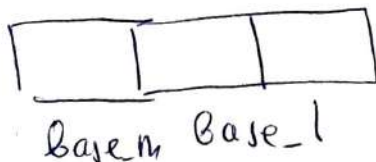
DPL (в режиме)

38000h - да 800h ^{исход 32 бит. DPL D}

± 2

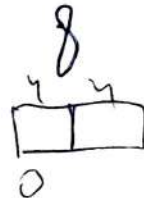
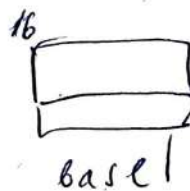
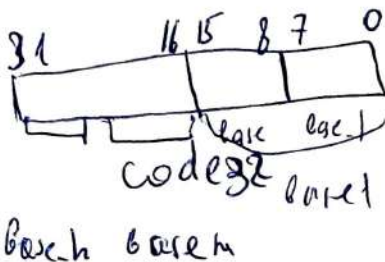
Run режим

исход не известен

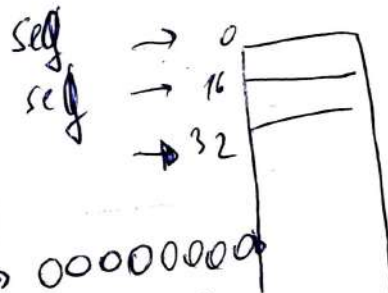


32 | 4 2 8

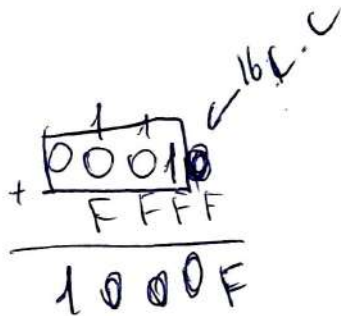
sym + 'A' * 10



code_32 - 46 passagel



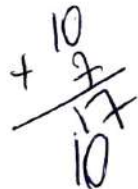
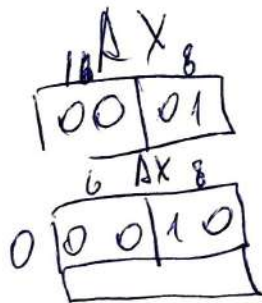
'A' - 10
15



A
R
C
D
E

0 → 00000000
1 → 00010000
2 → 00100000

В отбор на
об упр
процессор
или обр.
на ил
у. 2³⁰ 2



10 → 65
11 → 66
12 → 67

65
- 49
17
- 10
7

1111...
400000

Б₁₀ → Б₂ → Б₅ → М₅ → Г₅

2²⁰ Б