P\_Script 122 SysInfo logger

Une image contenant circuit, conception

Description générée automatiquement

(Une image originale représentant le projet)

Zhuravel Mykola – CIN1B

Lausanne - Vennes

13.01.2025 – 10.03.2025

Karim Bourahla

Table des matières

[1 Utilisation du script 3](#_Toc191281743)

[1.1 3](#_Toc191281744)

[1.2 3](#_Toc191281745)

[1.3 3](#_Toc191281746)

[2 lES éTAPES ET EXPLICATIONS DE CONCEPTION 3](#_Toc191281747)

[2.1 3](#_Toc191281748)

[2.2 3](#_Toc191281749)

[2.3 3](#_Toc191281750)

[3 CONCLUSION 3](#_Toc191281751)

# Utilisation du script

## 

## 

## 

# lES éTAPES ET EXPLICATIONS DE CONCEPTION

## 

## 

## 

# CONCLUSION