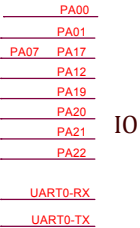
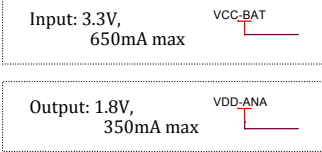


REF:

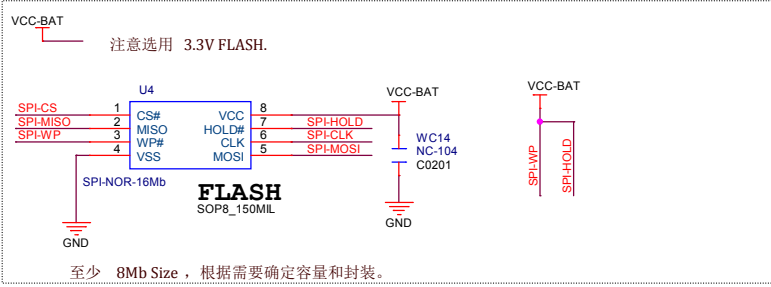
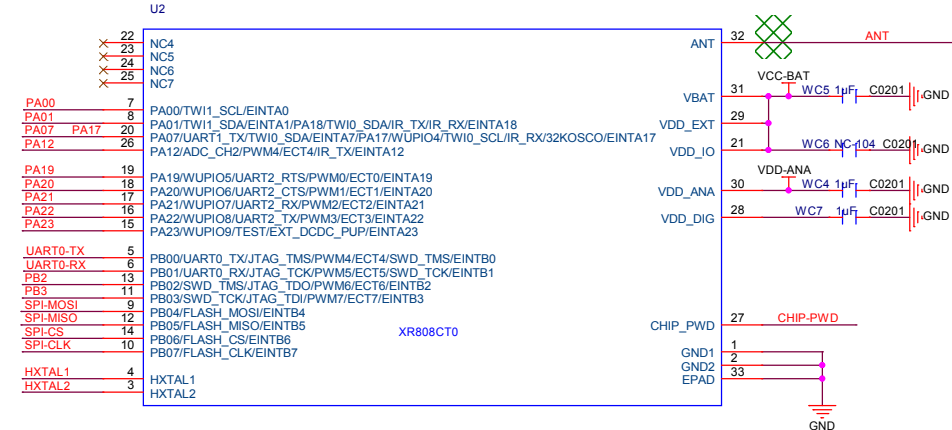
- 1. VCC-BAT 输入 3.3V 的情况。
- 2. Flash 和 VDD\_IO 选用 3.3V.



芯片启动时，当 PB2 和 PB3 都接地，系统强制进入烧写模式。

默认（芯片启动时）不能高电平，否则进入测试模式。

如不需要用 CHIP-PWD，则把 CHIP-PWD 连 VCC-BAT.



注： 1. NC 是默认不贴。  
2. 旁路电容靠近图上 Pin 位置。