F	PA00 PA01 PA02 PA03 PA04/WUPIO0 PA05/WUPIO1 PA06/WUPIO2 PA07/WUPIO3 PA08 PA09 PA10 PA11	FuncO I I I I I I I I I I I I I I I I I I	Func1	Func2 SPI1_MOSI SPI1_MISO SPI1_CLK SPI1_CS0 UART1_RTS UART1_CTS	Func3 SD_CMD SD_DATA0 SD_CLK SD_DATA1 SD_DATA2	Func4 TWI1_SCL TWI1_SDA UARTO_TX UARTO RX	Func5 CSI_D0 CSI_D1 CSI_D2	Func6 EINTA0 EINTA1	Func7 Hi Hi	XR872AT QFN52, 6x6-0.4 1	
F	PA01 PA02 PA03 PA04/WUPIO0 PA05/WUPIO1 PA06/WUPIO2 PA07/WUPIO3 PA08 PA09 PA10 PA11	I I I I I I I I I I I I I I I I I I I	0 0 0 0 0	SPI1_MISO SPI1_CLK SPI1_CS0 UART1_RTS UART1_CTS	SD_DATA0 SD_CLK SD_DATA1 SD_DATA2	TWI1_SDA UART0_TX	CSI_D1	EINTA1			
F F F F F GPIOA F	PA02 PA03 PA04/WUPIO0 PA05/WUPIO1 PA06/WUPIO2 PA07/WUPIO3 PA08 PA09 PA10 PA11	I I I I I I I I I I I I I I I I I I I	0 0 0 0	SPI1_CLK SPI1_CS0 UART1_RTS UART1_CTS	SD_CLK SD_DATA1 SD_DATA2	UARTO_TX	_		Hi	1	1
F F F F GPIOA	PA03 PA04/WUPIO0 PA05/WUPIO1 PA06/WUPIO2 PA07/WUPIO3 PA08 PA09 PA10 PA11	I I I I I I I I I I I I I I I I I I I	0 0 0	SPI1_CS0 UART1_RTS UART1_CTS	SD_DATA1 SD_DATA2		CSI D2				11
F F F F GPIOA	PA04/WUPIO0 PA05/WUPIO1 PA06/WUPIO2 PA07/WUPIO3 PA08 PA09 PA10 PA11	I I I I	0 0	UART1_RTS UART1_CTS	SD_DATA2	UARTO RX	C31_D2	EINTA2	Hi	1	1
F F F GPIOA	PA05/WUPIO1 PA06/WUPIO2 PA07/WUPIO3 PA08 PA09 PA10 PA11	I I I	0	UART1_CTS			CSI_D3	EINTA3	Hi	1	1
F F F GPIOA	PA06/WUPIO2 PA07/WUPIO3 PA08 PA09 PA10	I I I	0		CD DATES	TWI0_SCL	CSI_D4	EINTA4	Hi	1	1
F F GPIOA F	PA07/WUPIO3 PA08 PA09 PA10 PA11	I I			SD_DATA3	TWI0_SDA	CSI_D5	EINTA5	Hi	1	1
F F GPIOA F	PA08 PA09 PA10 PA11	I	0	UART1_RX	SPI1_CS1	TWI0_SCL	CSI_D6	EINTA6	Hi	1	1
F F GPIOA F	PA09 PA10 PA11			UART1_TX	SPI1_CS2	TWI0_SDA	CSI_D7	EINTA7	Hi	1	1
GPIOA F	PA10 PA11	ī	0	FEM_CTRL1	PWM0/ECT0	TWI1_SCL	CSI_PCLK	EINTA8	Hi	1	1
GPIOA F	PA11		0	FEM_CTRL2	PWM1/ECT1	TWI1_SDA	CSI_MCLK	EINTA9	Hi	1	1
GPIOA F		I	0	ADC_CH0	PWM2/ECT2	DMIC_CLK	CSI_HSYNC	EINTA10	Hi	1	1
F	DA12	I	0	ADC_CH1	PWM3/ECT3	DMIC_DATA	CSI_VSYNC	EINTA11	Hi	1	1
_	PA12	I	0	ADC_CH2	PWM4/ECT4	I2S_MCLK	IR_TX	EINTA12	Hi	1	1 复用PA08
F	PA13	I	0	ADC_CH3	PWM5/ECT5	I2S_BCLK	UART1_TX	EINTA13	Hi	1	
F	PA14	I	0	ADC_CH4	PWM6/ECT6	I2S_DI	UART1_RX	EINTA14	Hi	1	
F	PA15	I	0	ADC_CH5	PWM7/ECT7	I2S_DO	UART1_CTS	EINTA15	Hi	1	
F	PA16	I	0	ADC_CH6	IR_RX	I2S_LRCLK	UART1_RTS	EINTA16	Hi	1	
F	PA17	I	0	TWI0_SCL	IR_RX	_	FEM_CTRL1	EINTA17	Hi	1	1
F	PA18	I	0	TWI0_SDA	IR_TX	FEM_CTRL2	IR_RX	EINTA18	Hi	1 复用PA03	1 复用PAO:
<u> </u>	PA19/WUPIO5	I	0	UART2_RTS	TWI0_SCL	PWM0/ECT0	SPI1_MOSI	EINTA19	Hi	1 复用PA17	
-	PA20/WUPIO6	I	0	UART2_CTS	TWI0_SDA	PWM1/ECT1	SPI1_MISO	EINTA20	Hi	1	1
-	PA21/WUPIO7	I	0	UART2_RX	DMIC_CLK	PWM2/ECT2	SPI1_CLK	EINTA21	Hi	1	1
 	PA22/WUPIO8	I	0	UART2_TX	DMIC_DATA	PWM3/ECT3	SPI1_CS0	EINTA22	Hi	1	1
-	PA23/WUPIO9/TEST	I	0	EXT_DCDC_PUP	_	FEM_CTRL1	FEM_CTRL2	EINTA23	Hi	1	1
	PB00	I	0	UART0_TX	JTAG_TMS	PWM4/ECT4	SWD_TMS	EINTB0	Hi	1	1
<u> </u>	PB01	I	0	UARTO_RX	JTAG_TCK	PWM5/ECT5	SWD_TCK	EINTB1	Hi	1	1
<u> </u>	PB02	I	0	SWD_TMS	JTAG_TD0	PWM6/ECT6	FLASH_WP/IO2	EINTB2	Hi	1	1
<u> </u>	PB03	I	0	SWD_TCK	JTAG_TDI	PWM7/ECT7	FLASH_HOLD/IO3		Hi	1	1
<u> </u>	PB04	I	0	SPI0 MOSI	SD_CMD	UART1_TX	FLASH_MOSI/IO0		Hi	1	1
_	PB05	I	0	SPI0_MISO	SD_DATA0	UART1_RX	FLASH_MISO/IO1		Hi	1	1
H-	PB06	I	0	SPIO_CSO	FEM_CTRL2	UART1_CTS	FLASH_CS	EINTB6	Hi	1	1
<u> </u>	PB07	I	0	SPIO CLK	SD_CLK	UART1_RTS	FLASH_CLK	EINTB7	Hi	1	1
-	PB16	I	0	5. 15_52.k	SD CMD	57 II II Z_III 5	1 2 to 1 _ c 2 t	EINTB16	Hi	1	_
<u> </u>	PB17	I	0		SD_DATA0			EINTB17	Hi	1	
 	PB18	ī	0		SD CLK			EINTB18	Hi	1	
	CHIP_PWD	-			SD_CLIK			LINIDIO	• • • • • • • • • • • • • • • • • • • •	1	1
	HXTAL1									1 复用PA12	
	HXTAL2									1 复用PA13	
CLOCK -	LXTAL1									1	_
	LXTAL2									1	
	ANT									1	1
	VBAT		<u> </u>							1	1
_	VDD_ANA		<u> </u>							1	1
—	VDD_ANA VDD_DIG		<u> </u>							1	1
1	VDD_DIG VDD_IO			 		1				1	1
POWER -	VDD_EXT			 						1	1
 	AVDD_EXT									1	1
	AGND					1				1	1
_	VDD_PSM					1				1	-
	MICP					1				1	1
<u> </u>	MICN			+		+				1	_
	LINEP					+				1	
_	LINEN		+	+		+				1	
<u> </u>			+	+		+					1
	VRA1		-							1	1
<u> </u>	VRA2			+		+				1	1
	LOUTP GND(N+1)					+				1	1