

ハードウェア

エンディアン (Endian) は、コンピュータが 複数バイトのデータをメモリに格納するときの並べ方の規則

1. ビッグエンディアン (Big Endian)

- 上位バイトを先頭 (小さいアドレス) に置く方式

0x12345678 を格納する場合

アドレス 100: 12

アドレス 101: 34

アドレス 102: 56

アドレス 103: 78

2. リトルエンディアン (Little Endian)

- 下位バイトを先頭 (小さいアドレス) に置く方式
- Intel系 CPU (x86, x64) が採用

0x12345678 を格納する場合

- アドレス 100: 78

- アドレス 101: 56

- アドレス 102: 34

- アドレス 103: 12

FPU -> Floating Point Unit

FPGA -> Field Programmable Gate Array

ASIC -> application specific integrated circuit

ASSP -> Application Specific Standard Product