

# 考试

2021年11月25日 15:20

## 期中考试

只有位扩展的cpu图怎么画，芯片需要多少，芯片之间怎么连

LRU,FIFO列表

三个带浮点数的十进制数转为二进制数——二进制数和十进制数的相互转换

存放指令的寄存器是（IR）

MIPS相关运算（不确定）

五大硬件是什么以及描述，联系图

全相联，组相联，直接映射，别只记个名词，得明白都是怎么回事

8位机器， $x=24$ ， $y=15$ ， $[x-y]$ 的补码计算，心态爆炸，可以先求 $x-y$ 啊

## 期末考试

选择：

DRAM是动态，英语名词对应汉语

存放指令的寄存器以及存放指令地址的寄存器

四个不同进制的数字哪个最大

设备接口不能执行以下哪项功能

判断：

CPU里有运算器和控制器

填空：

冯诺依曼计算机特点，两个

字长16位，大端存储，按字读取和按半字读取地址，内容分别是什么

每组两块的字相联映射，00H~FFH，34H对应的内存是主存还是外设

2M的存储容量，16位，按字节编址，地址范围是\_\_\_\_\_

已知波特率，有效位数，求比特率

大题：

cache-主存系统的效率是80%，访cache 80ns，访主存时间是它的5倍，求平均访问时间，cache命中率 $\eta$

CPI,MIPS的计算

8位原码整数范围，正整数范围；8位补码正整数范围，负整数范围

IEEE浮点数标准，C230 0000H化为数字是

根据连接图写数据通路（就类似于课设那些in out的信号）

128k的存储容量，分别计算RAM,ROM的容量以及需要16k x 16的芯片各几个，画图

二地址，一地址，零地址如何分配，练过的题会了就行

简答：

cpu的特点 5'

简述总线的定义以及四个特点

什么是中断 2'

中断的执行过程 2'

DMA和中断的比较 3'