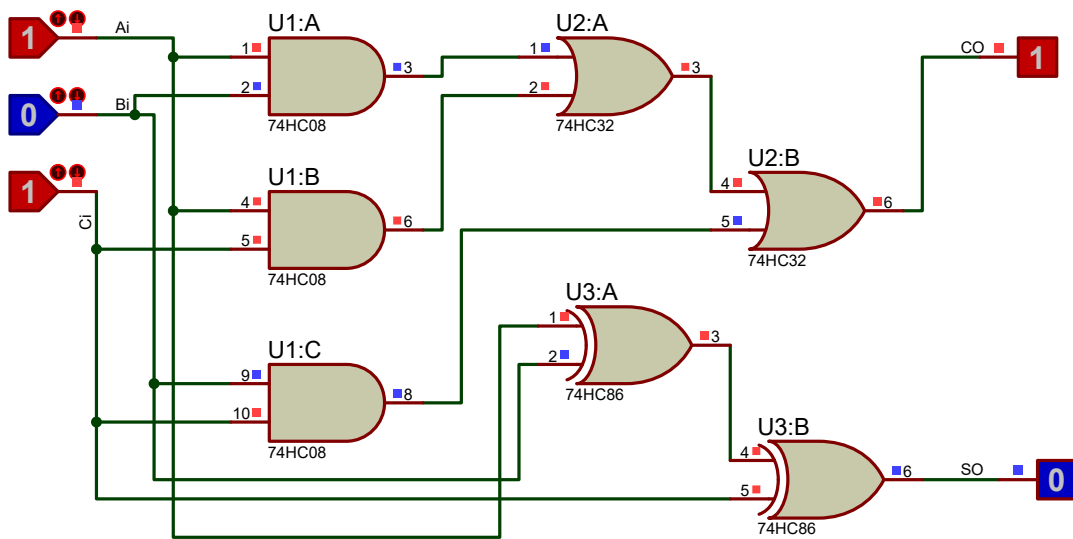
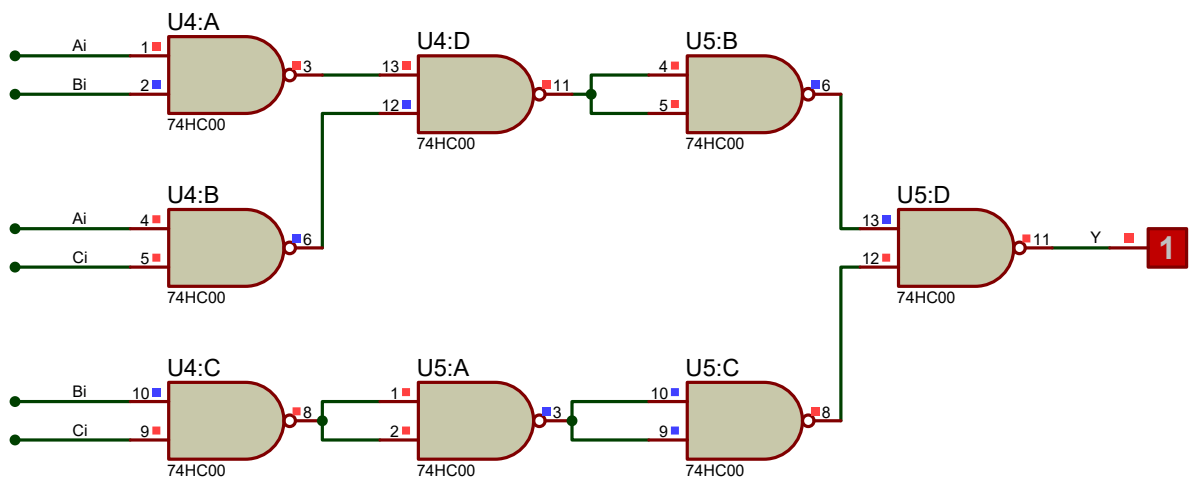


附录6.2 基于基本逻辑门的简单组合逻辑电路

课序号：04 班级：软2307 学号：20232241110 姓名：刘晨旭



附录6.2 (a) 基于基本逻辑门的一位全加器



附录6.2 (b) 基于2输入与非门的三人多数表决电路