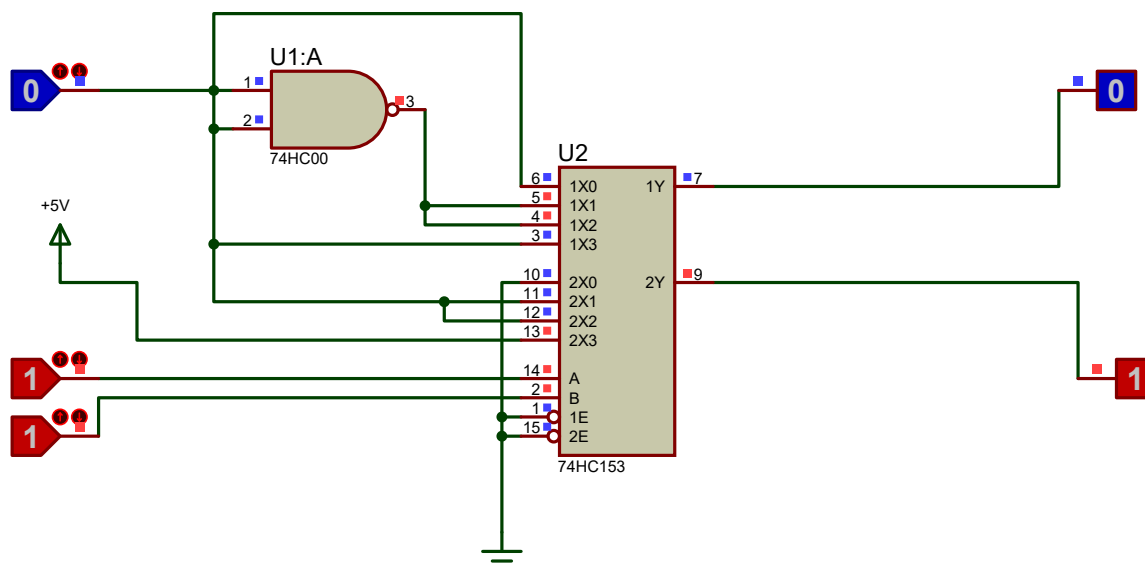
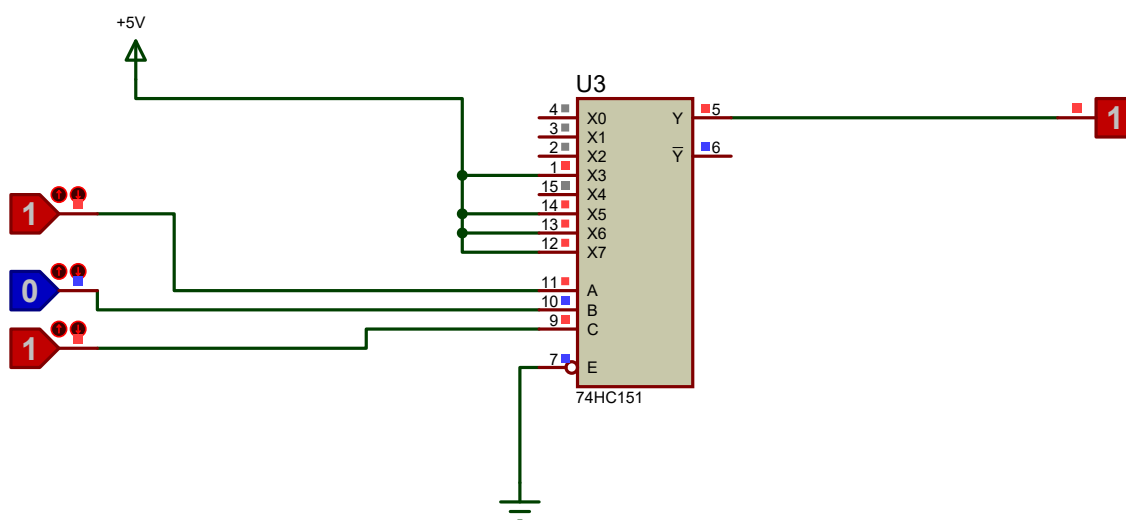


附录6.3 基于数据选择器的简单组合逻辑电路

课序号：04 班级：软2307 学号：20232241110 姓名：刘晨旭



附录6.3 (a) 基于74HC153的一位全加器



附录6.3 (b) 基于74HC151的三人多数表决电路