0	ADDS{ADCS}	X1, X2, X3	
1	BEQ	ARM_target	

a) 原始ARM片段

0.0 <mark>0.1</mark>	ADD.D{ADC.D} X86ADD.D{X86ADC.D}	Rx1, Reflag,	Rx2, Rx2,	Rx3 Rx3	
1.0 1.1	SETARMJ BNE	Rtemp, Rtemp,	Rfla R0,	g,	EQ ARM_target

## b) 复用X86-LBT指令翻译片段

0	SBCS	X1, X2, X3
1	BEQ	ARM_target

a) 原始ARM片段

0.0	SUB.D	Rx1,	Rx2,	Rx3	
0.1 0.2	ORN.D	Rtemp,	Rx3		/* 取反X2 */
0.2	X86ADC.D	Reflag,	Rx2,	Rtemp	
1.0	SETARMJ	Rtemp,	Rflag,		EQ
1.1	BNE	Rtemp,	R	),	ARM_target

b) 复用X86-LBT指令翻译片段

0	SUBS	X1, X2, X3
1	BEQ	ARM_target

a) 原始ARM片段

0.0 0.1 0.2 0.3 0.4	SUB.D LU12I.W ARMMTFLAG ORN.D X86ADC.D	Rx1, Rtemp, Rtemp, Rtemp, Reflag,	Rx2, #20000 0x39 Rx3 Rx2,	Rx3	/* CF = 1 */ /* 取反X2 */
1.0	SETARMJ	Rtemp,	Rfla	g,	EQ
1.1	BNE	Rtemp,	R0,		ARM_target

b) 复用X86-LBT指令翻译片段