

| | | |
|---|------------|------------|
| 0 | ADDS{ADCS} | X1, X2, X3 |
| 1 | BEQ | ARM_target |

a) 原始ARM片段

| | | | | |
|-----|--------------------|---------|--------|------------|
| 0.0 | ADD.D{ADC.D} | Rx1, | Rx2, | Rx3 |
| 0.1 | X86ADD.D{X86ADC.D} | Reflag, | Rx2, | Rx3 |
| 1.0 | SETARMJ | Rtemp, | Rflag, | EQ |
| 1.1 | BNE | Rtemp, | R0, | ARM_target |

b) 复用X86-LBT指令翻译片段

| | | |
|---|------|------------|
| 0 | SBCS | X1, X2, X3 |
| 1 | BEQ | ARM_target |

a) 原始ARM片段

| | | | | |
|-----|----------|---------|--------|------------|
| 0.0 | SUB.D | Rx1, | Rx2, | Rx3 |
| 0.1 | ORN.D | Rtemp, | Rx3 | /* 取反X2 */ |
| 0.2 | X86ADC.D | Reflag, | Rx2, | Rtemp |
| 1.0 | SETARMJ | Rtemp, | Rflag, | EQ |
| 1.1 | BNE | Rtemp, | R0, | ARM_target |

b) 复用X86-LBT指令翻译片段

| | | |
|---|------|------------|
| 0 | SUBS | X1, X2, X3 |
| 1 | BEQ | ARM_target |

a) 原始ARM片段

| | | | | |
|-----|-----------|---------|--------|--------------|
| 0.0 | SUB.D | Rx1, | Rx2, | Rx3 |
| 0.1 | LU12I.W | Rtemp, | #20000 | |
| 0.2 | ARMMTFLAG | Rtemp, | 0x39 | /* CF = 1 */ |
| 0.3 | ORN.D | Rtemp, | Rx3 | /* 取反X2 */ |
| 0.4 | X86ADC.D | Reflag, | Rx2, | Rtemp |
| 1.0 | SETARMJ | Rtemp, | Rflag, | EQ |
| 1.1 | BNE | Rtemp, | R0, | ARM_target |

b) 复用X86-LBT指令翻译片段