

Nº 92839 Nome: BEATRIZ SOUSA DEMÉTRIO

Turma: PL2

Resolução dos exercícios

(Nota: Apresente sempre os cálculos que efectuar; o não cumprimento desta regra equivale à não entrega do trabalho.)

⊕ 11) 0x401e

- como o add é a soma então fazendo a soma do registo do %ax com a variável teremos então o valor que vai ser colocado no registo de %ax
1. Indique, cronologicamente e em bin ou hex, toda a informação que irá circular nos 3 barramentos:

addw -8(%bp), %ax

Address Bus:

5) 0x4046

- o valor que tem
- o registo IP inicialmente

Data Bus:

Control Bus
(indique só os sinais de controlo):5) RD

sinal de ler

6) 0x4603

a informação está em
2 bytes (16 bits) → 2 células

LITTLE ENDIAN

fica a célula em baixo
e de seguida a de cima.

9) 0x8414

na memória vemos
onde está o registo
%ebp, que é 0x841e,
mas tenho que
subtrair 8, o que dá

0x8414

11) 0x000c

registo do
%ax

10) 0x4012 ⊕
variável !!

9) RD11) RW

sinal para
escrever

Indique também todos os registos modificados:

→ registo de instrução

8) IR → 0x4603

decodificação da
informação e
prepara-se para
executar a mesma

11) O registo %ax no final
vai ficar 0x401e.

9) Como queremos que ele saia do registo
- 8 (%ebp), então temos que no registo %ebp
subtrair 8, que efetivamente irá ficar
0x8414.