

e) Quais são os componentes que limitam a resolução deste conversor?

O Judis são os componentes que limitam a resolução deste conversor?

O J-bloco integração do oscilador (fcloch), resolução, usaria este ADC? Justifique. 5 im, usario este ADC na mesma, resolução, usaria este ADC? Justifique. 5 im, usario este ADC na mesma, resolução, usario este ADC na mesma, resolução ash, mas apanas tem de resolução 4-5 bits, oos Apcis que no mos o ED de 2- ordem e- o mais que tem maior resolução, na maior resolução, na mesma que tem maior resolução, nou seja o mais resolução, tem um tempo de conversão muido resolução.