

Computer Architecture (컴퓨터구조)

학습 내용을 바탕으로 문제 풀이

True / False

- Q1. RISC와 CISC의 차이는 명령어 집합의 복잡성에 있다. (T / F)
- Q2. Pipelining는 병렬 처리를 통해 CPU 성능을 향상시킬 수 있다. (T / F)
- Q3. Cache Memory는 주로 하드디스크 사이에 위치하여 데이터 접근 속도를 향상시킨다. (T / F)
- Q4. Harvard Architecture는 명령어와 데이터를 동일한 메모리에 저장한다.(T / F)
- Q5. 직접 작성한 Code를 Architecture의 명령어로 바꿔주는 역할은 Assembler가 수행한다. (T / F)
- Q6. 프로그래밍 언어로 작성한 프로그램에서 입력을 기다리는 동작은 비동기(Asynchronous) 작업이다. (T / F)