Universitatea "Politehnica" din București Facultatea de Electronică, Telecomunicații și Tehnologia Informației

Proiect 1 - Dispozitive și Circuite Electronice

Oscilator de semnal dreptunghiular

Coordonator: Autor:

Conf. Dr. Ing. Florin Drăghici Găujăneanu Nicoleta Monica

Anul 2022-2023

Cuprins

1. Tema proiectului	3
2. Schema bloc	4
3. Schema electrică detaliată	5
4. Relațiile de dimensionare	10
5. Calcul analitic	12
6. Lavout	20

1. Tema proiectului

Tema 6 - Oscilator semnal dreptunghiular (N = 5)

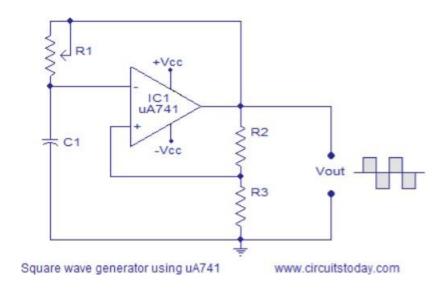
Să se proiecteze și realizeze un oscilator semnal dreptunghiular cu următoarele caracteristici:

- Frecvența de oscilație, f_0 , reglabilă în intervalul: $5 \div 15$ [KHz];
- Factor de umplere: 0.5;
- Sarcina la ieșire, R_L : 5 [K Ω];
- Valoarea (vârf la vârf) a oscilației la ieșire, V_o , reglabilă în intervalul: $0 \div 1$ [V];
- Semnalul la ieșire nu are componentă continuă;
- Domeniul temperaturilor de funcționare: 0^o 70^oC (verificabil prin testare în temperatură);
- Semnalizarea prezenței tensiunilor de alimentare cu diodă de tip LED.

Circuitul va fi proiectat și realizat sub forma unui modul electronic a cărui structură de interconectare va fi concepută în:

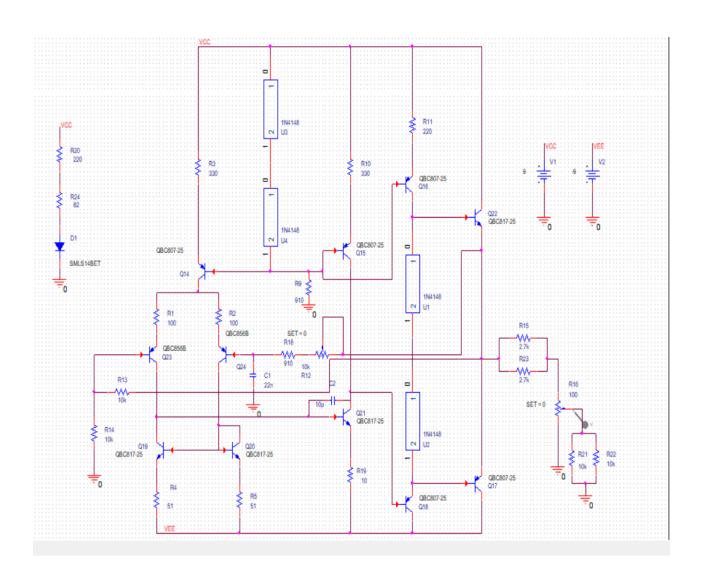
Tehnologie SMT & PCB.

2. Schema bloc



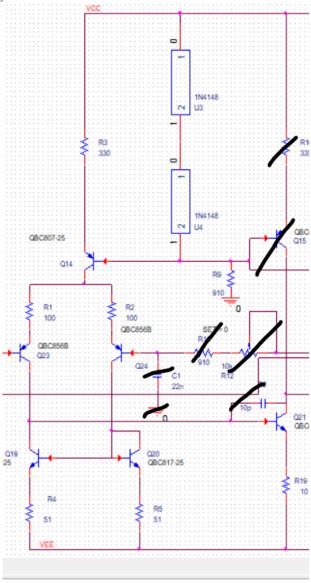
3. Schema electrică detaliată

i. Schemă elctrică



ii. Alcatuirea circuitului

• Etajul diferențial



Amplificatorul diferential controlat de un generator de curent constant cu oglinda de curent – pentru a creea un diferential perfect stabil si mai putin sensibil la variatiile de temperatura am conectat tranzistorul Q14 in emitoarele tranzistoarelor Q23 si Q24, acesta alimentand diferentialul cu un curent constant. Curentul de pe cei doi emitori din diferential este suficient de stabil, astfel castigul nu sufera variatii

atunci cand se modifica alimentarea sau temperatura. Am ales aceasta configuratie pentru a reduce zgomotul si distorsiunile, in vederea cresterii CMMR-ului.

Oglinda de curent – din cauza tolerantelor rezistentelor R1 si R2 valorile curentilor in diferential nu mai sunt identice, ceea ce poate duce la dezechilibru si la o functionare defectoasa a amplificatorului. Tranzistoarele Q19 si Q20 sunt cele care repara aceasta diferenta de absortie.

 Q_{23} si Q_{24} vor avea aceeasi tensiune baza-emitor iar curentii lor de colector vor fi egali, pentru a echilibra eventualele diferente de tensiune baza-emitor am utilizat doi rezistori, R_1 si R_2 , in serie cu emitorul tranzistoarelor.

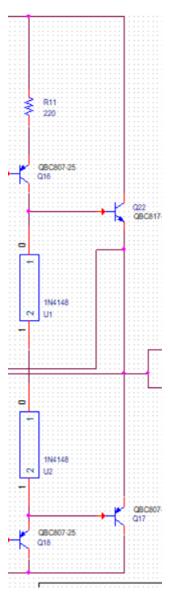
• Etajul amplificator in tensiune



Acest etaj are rolul de a transforma curentul primit de la etajul precedent intr-o tensiune de valoare mare. Etajul are o amplificare in tensiune foarte mare in bucla deschisa, de aceea este obligatoriu sa se utilizeze o bucla de reactie negativa pentru a reduce amplificarea in tensiune la o valoare utila.

Etajul este realizat cu tranzistor bipolar Q_{15} in configuratie *emitor degenerat* cu o amplificare foarte mare in tensiune.Pentru a putea comanda etajul final dorim un curent mare prin Q_{15} .

Etajul de iesire in clasa AB



In cazul etajului AB, la tensiuni mici de intrare, ambele tranzistoare sunt in conductie. Prin variatia tensiunii de intrare, unul dintre tranzistoare conduce curenti din ce in ce mai mari, iar celalalt evolueaza lent spre blocare, astfel nu va exista domeniu al tensiunii de intrare in care si Q22 si Q17 sa fie simultan blocate, ceea ce duce la diminuarea distorsiunilor. Are loc un consum suplimentar de putere datorita polarizarii, insa curentul este suficient de mic pentru ca acest consum suplimentar sa nu conteze. Randamentul este asemanator cu cel pentru etajul in clasa B (adica mai

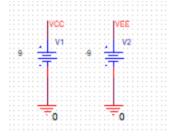
bun decat in clasa A). *Colectorul comun* Q18 repeta semnalul, rezistenta de intrare de la colectorul comun neinfluentand negativ amplificarea emitorului comun.

• LED-ul



LED-ul a fost introdus pentru a semnaliza alimentarea circuitului. Conform foii de catalog tensiunea admisa este de 3.2 V iar curentul pentru care aceasta se aprinde este aproximativ 20 mA. Am inseriat LED-ul cu o grupare serie de rezistente R_{20} si R_{24} de 302 Ω astfel incat pe dioda sa cada o tensiune apropiata de 3.2V iar curentul sa fie de cel putin 18 mA ca LED-ul sa se aprinda. Conform simularii, tensiunea pe LED este 3.166V si curentul prin el este 19.31 mA.

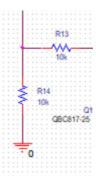
• Sursa de alimentare



Am ales o sursa de alimentare simetrica de ±9 astfel incat sa fie mai mare decat tensiuniile de pe fiecare ramura. La o tensiune de alimentare mai mica, unele tranzistoare ar fi putut intra in zona de saturatie. Este o alimentare des folosita.

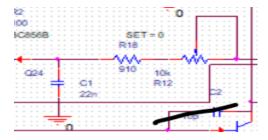
4. Relațiile de dimensionare

i. Factorul de umplere



Factorul de umplere τ este determinat de divizorul rezistiv $R_3 - R_4$ si acesta este egal cu $R_{14}/(R_{14} + R_{13})$. Avand in vedere ca τ trebuie sa fie 0.5, se ia $R_{14} = R_{13}$. R_{14} si R_{14} au fost luate cu valoarea de 10 k Ω , deoarece din simulari am observat ca semnalul indeplineste conditiile de proiectare.

ii. Frecvența de oscilație



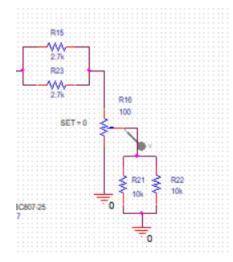
Frecventa de oscilatie este determinata de reteaua RC formata din R_{18} , potentiometrul R_{12} si C_1 . Am folosit formula specifica oscilatorului de relaxare :

$$T = 2*R_e*C_1*ln[(1 + \tau)/(1 - \tau)];$$
 $\tau = 0.5 \Rightarrow T = 2.2 * R_e * C_1.$

Alegand C_1 = 22 nF, rezistentele R_{18} = 910 Ω si potentiometrul R_{12} = 10 k Ω se obtine f_{min} = 1.88 kHz pentru R_{12} la 10 k Ω si f_{max} = 22.17 kHz pentru R_{12} la 0.

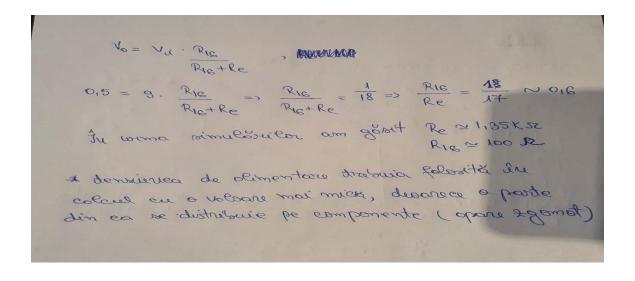
In simulari se obtine $f_{min} \approx 1.903$ kHz si $f_{max} \approx 22.11$ kHz, valori care cuprind intervalul [5, 15] kHz.

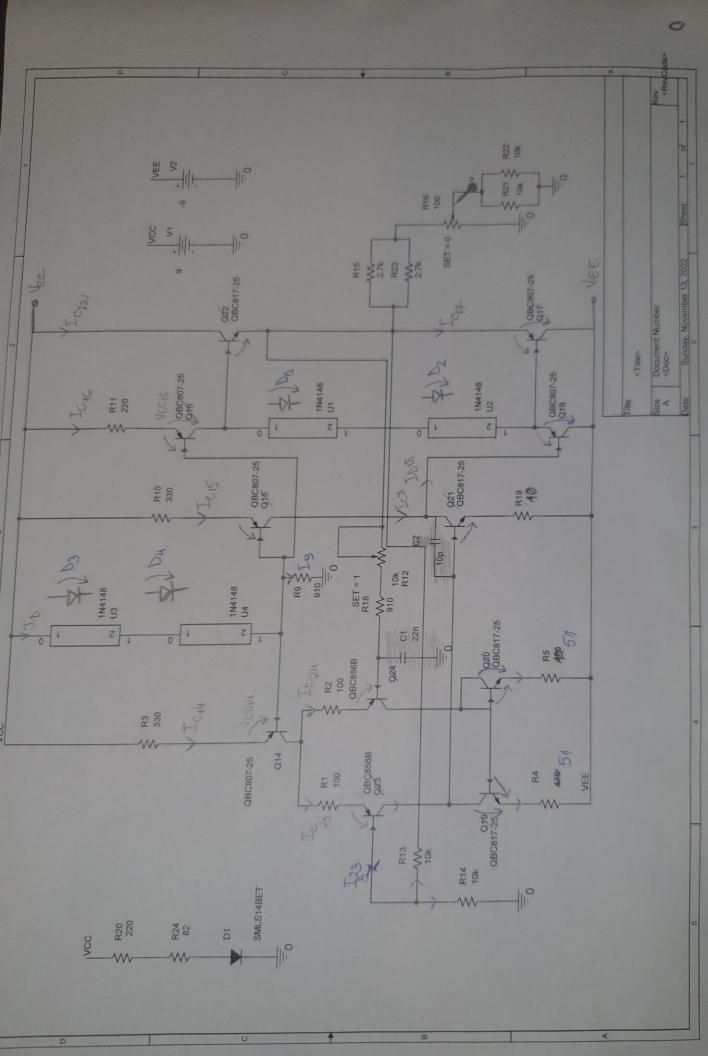
iii. Amplitudinea vârf-la-vârf



Amplitudinea varf-la-varf este determinata de divizorul de tensiune $R_{15} \parallel R_{23}$ (R_e) si potentiometrul R_{16} .

Am folosit relatia $V_o = V_i * R_{16}/(R_e + R_{16})$.





Calcul anolitic

Brosspuriem trade transistearde du RAM, toate diodele du

$$T_{e_{23}} = T_{e_{24}} = \frac{T_{e_{14}}}{2} = 1,21 \text{ mA} = \sqrt{T_{e_{23}} = T_{e_{24}} = 1,21 \text{ mA}}$$

=
$$\frac{0.33}{0.53}$$
 . 2,42 => [$\frac{5}{2015}$ = 2,42 mA]

$$= \frac{0.33}{0.22} \cdot 2.42 = \frac{3}{2} \cdot 2.42 = 7 \left[\frac{1}{2} \cdot e_{16} = 3.63 \text{ mA} \right]$$

=>
$$T_9 = \frac{9 - 0133 \cdot 2142 - 016}{0191} = \frac{71601}{0191} = \overline{T}_9 = 8135 \text{ mA}$$

$$T_{c_{23}} = T_{c_{19}} + T_{b_{21}}$$
 $\Rightarrow T_{c_{19}} = 1,21mA$

$$P_{a_{21}} = 250 = 1T_{b} \approx 0$$

$$T_{c_{20}} = 1,21mA$$

$$V_{CE_{19}} + I_{C_{19} \cdot R_{4}} - I_{C_{21} \cdot R_{19}} - V_{BE_{21}} = 0 \Rightarrow 0,051$$
=> $V_{CE_{19}} = 0,6 + 2,42 \cdot 0,04 = -1,21 \cdot 0.40 = 0,051$
= $0,051$
= $0,6 + 0,244 - 444444444444 = 0,782 = 0,78$

HAMATANA ASVICE JAMANA

$$Q_{23} \Rightarrow Q_{8C} & 8568 \Rightarrow \beta = 290 \qquad (A_{15} \in Juge 1000e)$$

$$I_{823} = \frac{I_{623}}{\beta} = \frac{J_{121}}{290} = J_{11} + J_{14} = 2I_{123} = J_{14}J_{14}$$

$$I_{813} + I_{814} = I_{1823} \Rightarrow I_{813} + I_{813} + I_{14} = 0 \Rightarrow 2I_{183} + I_{183} + I_{14} = 0 \Rightarrow 2I_{183} + I_{183} + I_{183}$$

$$= \frac{1}{2} \sqrt{\frac{1}{2}} \sqrt{\frac{1}{2}}$$

=> [V EC23 = 8, 75 V] => VEC23 7 VEB23 = 8 Q23 in RAM

la fel si pt Q24 My RAM

$$T_{D_{24}} = \frac{T_{C_{24}}}{p}$$

$$G_{24} = G_{0856} = P_{0} = 200$$

$$T_{D_{14}} = \frac{T_{C_{14}}}{p}$$

$$G_{14} = G_{0856} = P_{0} = 200$$

$$T_{D_{14}} = \frac{T_{C_{14}}}{p}$$

$$G_{14} = G_{0856} = P_{0} = 200$$

$$T_{D_{14}} = \frac{T_{C_{14}}}{p}$$

$$T_{D_{19}} = \frac{T_{C_{19}}}{p} = \frac{J_{12}J_{0}}{250} = J_{184} + J_{184}$$

$$T_{D_{21}} = \frac{T_{C_{19}}}{p} = \frac{J_{12}J_{0}}{p} = \frac{J_{184}J_{0}}{p} = \frac{2J_{185}J_{0}}{250} = J_{184}J_{0}$$

$$T_{D_{21}} = \frac{T_{C_{19}}J_{0}}{p} = \frac{J_{12}J_{0}}{p} = \frac{J_{184}J_{0}}{p} = \frac{J_{184}J_{0}}{p} = J_{184}J_{0}$$

Colcul putori traus

PQ23 = VEC23 · Ic23 = 8,75 · 1,21 = 40,58mW. Minulator 11,27ml PQ24 = 10,58mx simulator 11,25 mmx 728 µW pe rinulator Pais = VCEIS. ICIS = 0,782.1,21 = 846 MW PQ20 = 846 MW 454 MW GO Simulator Pa14 = VECIL. ICIH = 4,48. 2,42 = 18,55 mW 18,48 ww 23, 65 WW PQ15 = VEC15 · 7015 = 9,4 · 2,42 = 22,748 MW PAIS = VECIS. ICIS = 7,6.3,63 = 24,588 MW 27, 72 WW 19,45 MW

Pazi = VCEZI. Ical = 4,775. 2,42 = 18,815 mW

Pai8 = Vec18 : Ic18 = 8,4 · 3,63 = 30,492 mw Pazz = VCEZZ, ICZZ = 9.21,21 = 190,89 mW 193,8 mW Paix = VECIX · ICIX = 9. 21,21 = 190,89 mw 195,1 mw

Segema de C.A

83, Dy soud => soundoiremiteoda Mez Po, Ro, RII => => dispor Q14, Q15, Q16, Q22

K Q 20 trouddioda <=> => = 1 | lo, fee x | Q21 =>

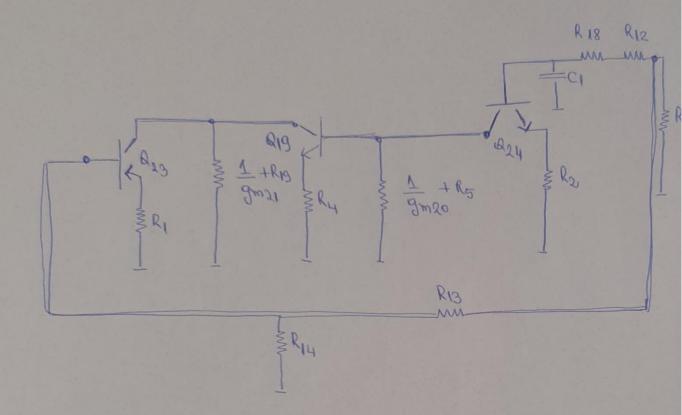
=> 020, 221 dispar 0,9,020 eglinda de ensent /=1 0,19 dispore
0,19 - 2 eletrozi la mosa 0,18,0,17 - 2 eletrozi masa ag - 2 platrozi la mosa

R.R.P: C1, R18+R12

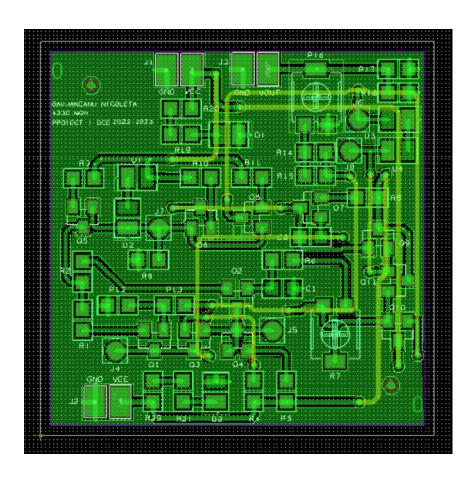
R.R.N : R13, R14

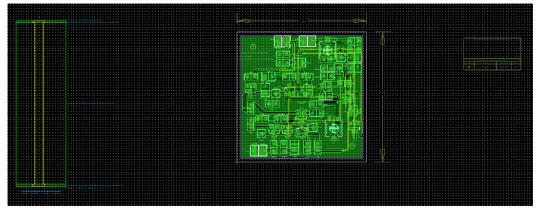
A.B: Q20, Q19, (3m20), Q24

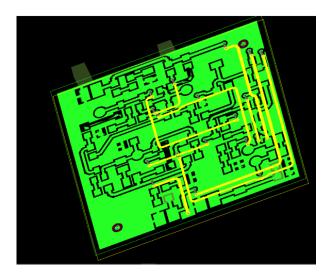
gm = 40 Ic

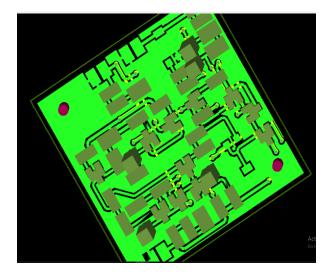


6. Layout









- Întrucât nu am curenți prin circuit care să depășească ordinul zecilor de mA, conform PSF-ului analitic și simulat, nu am folosit trasee cu lățimi mai mari de 22 mili. Traseele de alimentare și cel de masa au lățimea de 20 mili. Restul traseelor sunt cele care conectează componentele între ele și au lățimea de 18 mili.
- Toate componentele folosite sunt de tip SMD, editarea pad-urilor fiind făcută după următoarele reguli: Lungime pad L; Thermal Relief L+ 30 mil; Antipad L+ 10 mil; Soldermask L+ 10 mil; Solderpaste (pastemask) L- 10%L mil.
- Jumperii au fost puși cât mai aproape de marginea plăcii că să facă loc celorlalte componente, alimentarea circuitului să fie cât mai accesibilă și să imite intrarea și ieșirea circuitului din schema electrică.
- Pentru a facilita rutarea traseelor am folosit un plan de masa pe top.

Bibliografie

- 1. https://www.circuitstoday.com/square-wave-generator-using-ua-741
- 2. https://www.youtube.com/watch?v=WR75zA589RI
- 3. https://www.youtube.com/watch?v=HVuYi2GgkCE
- 4. https://www.electronics-tutorials.ws/amplifier/class-ab-amplifier.html
- 5. G. Brezeanu, F. Drăghici, Circuite electronice fundamentale, Ed. Niculescu, București, 2013
- 6. Cursuri CIA 2021, Seria E, Facultatea de Electronica si Telecomunicatii, Universitatea Politehnica, Bucuresti
- 7. www.dce.pub.ro