

求职分享

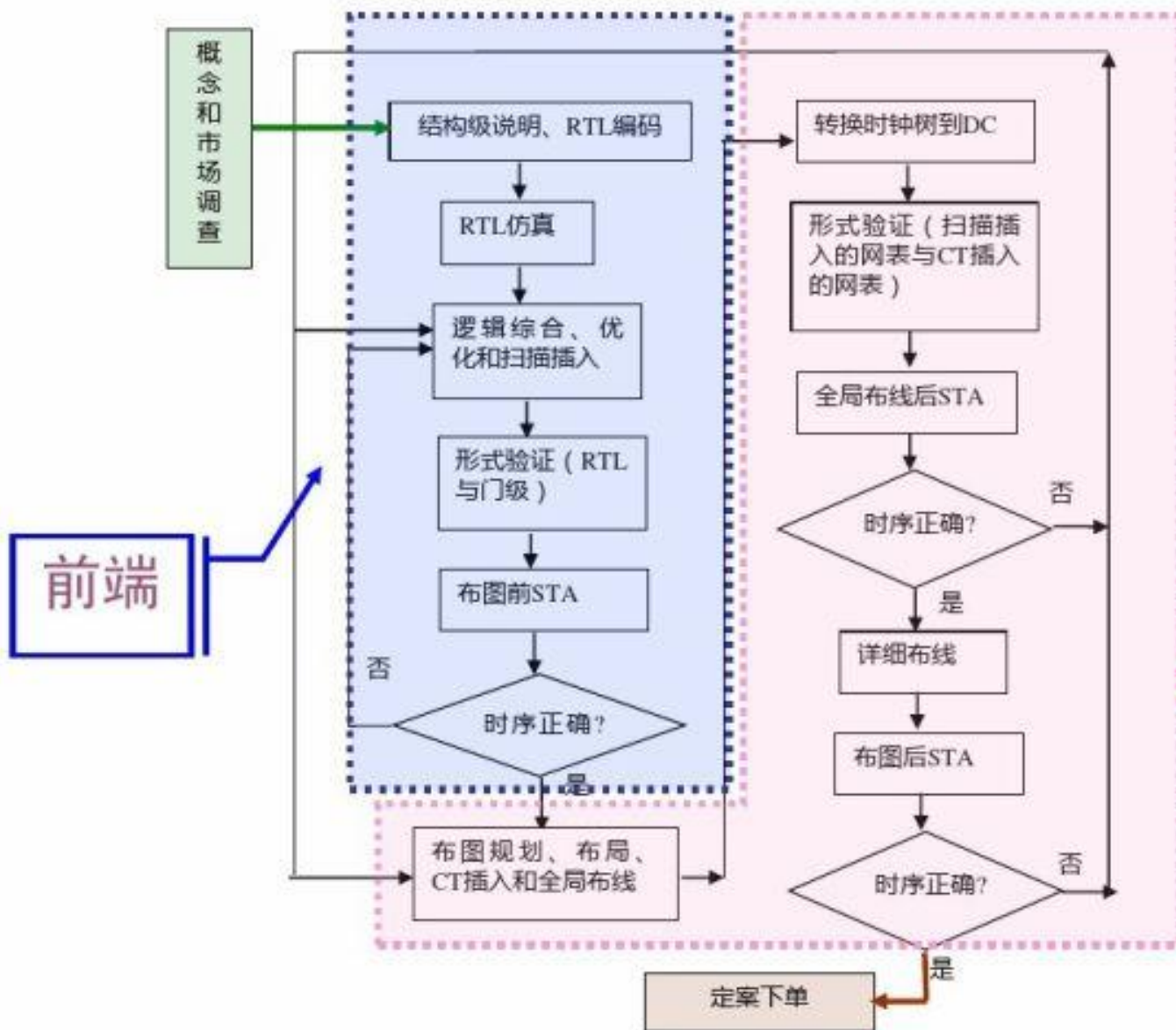
目录

- ◆ 芯片公司类型
- ◆ IC相关岗位
- ◆ 验证岗位面试分享

芯片公司类型

外企&台企	私企			
	知名	市场化的国资企业	独角兽	互联网
英伟达 (GPU)	华为	紫光展锐	旷视	百度
高通 (以太网&WIFI)	中兴	紫光同创	地平线	阿里平头哥
英特尔	大疆	华大半导体	比特大陆	字节跳动
思科 (网络设备)	海康威视		商汤	快手
AMD (CPU&GPU)	兆易创新			
Marvell (以太网&硬盘主控芯片)	OPPO			
联发科 (基带芯片)	VIVO			
TI (模拟巨头, 数字岗少)	澜起			
ADI	汇顶			

数字IC设计流程



- 数字前端 (front-end)
以生成可以布局布线的网表 (Netlist) 为终点
- 数字后端 (back-end)
以生成可以送交foundry进行流片的GDS II文件为重点。

01

数字前端设计

- 有Verilog的RTL项目经验，熟悉芯片设计的前端流程
- 了解Perl,Python,SV,UVM等编程脚本
- 熟悉低功耗设计方法/计算机体系结构/ARM SoC架构/AHB/APB/AXI协议的优先

02

数字前端验证

- 熟悉SV,UVM
- 熟悉脚本 (Perl,TCL,Python)
- 深入理解ASIC设计和覆盖率驱动验证流程

03

DFT工程师

- 数字中端（综合、DFT、STA）
- DFT逻辑设计及相关代码检查
- 扫描链插入，测试向量生成及仿真

04

数字后端

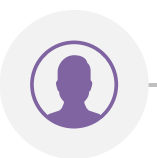
- 布局规划
- 布局&布线
- 时序收敛
- 物理验证

招聘流程

网上申请

技术面试

HR 面试



笔试

综合面试

offer

➤ 项目

- 简单介绍一下你的验证平台的验证环境（框图）
- 对验证流程的理解
- test plan
- 你的项目接口是什么样的？
- 设计了哪些测试用例？
- DUT和refmod的输出不一致的情况，你该怎么处理？
- 测了哪些覆盖率？SV的覆盖率种类？
- 没到100%，是什么原因？

➤ 基础知识

- OOP多态
- 队列、数组的常用方法
- factory机制的作用
- component中的phase机制
- cofig_db的四个参数
- 如何启动test
- sequence和sequencer
- uvm中的port, export, imp

➤ 手撕代码（约束和功能覆盖率）

- 独热码约束
- 随机化一个8bit数，8bit中最多出现2个1
- function coverage : [7:0] data, 只有0~31有效

- 自我介绍
- 项目介绍
- 你做的这个项目中遇到了什么问题？
- 你是怎么解决的？
- 你的项目有什么优势？
- 请谈谈验证的思想，验证人员和设计人员思考问题的差异。
- 请谈谈你对UVM验证方法学的理解。
- 为什么想从事芯片验证，对设计/验证/DFT/后端岗位的理解，愿不愿意去DFT/后端岗位？
- 如何看待加班？

- 用三个词概括一下你自己
- 你的优缺点是什么？
- 你在学校担任过什么职务啊？
- 你遭遇过最大的挫折是什么？（从中的提升、总结）
- 你最成功的事情？
- 你的职业规划？
- 为什么选取我们这个公司？
- 你的期望薪资？
- 你为什么给出这个数字？

□ 压力面，不卑不亢，展现想去该公司的意愿和优秀的个人实力

➤ 一定要好好做项目！

- 化被动执行为主动思考，去完善项目
- 发觉项目中需要解决的问题，输出成果
- 在项目中积累经验

➤ 调整心态

- 化焦虑为动力
- 保持信心

➤ 选择offer时，看清自己最想要什么

- 平台
- 个人发展
- 薪资
- 工作强度
- 地域/城市

祝学弟学妹找到理想的工作！