ICS homework3

张运吉 211300063

3/11/2022

1 P6

```
(1).R[ebp] + 8, R[ebp] + 12, R[ebp] + 16
(2).
```

```
void func(int *xptr, int *yptr, int *zptr) {
int x = *xptr;
int y = *yptr;
int z = *zptr;

*yptr = x;
*zptr = y;
*xptr = z;

*xptr = z;

*xptr = z;
```

2 P8

```
(1). 指令功能: R[edx] \leftarrow R[edx] + M[R[eax]] 即 R[edx] \leftarrow 0xffffffff0 + 0x80 所以 EDX 寄存器的值变为 0x70 OF = 0, ZF = 0, SF = 0, CF = 1 (2). 指令功能: R[ecx] \leftarrow R[ecx] - M[R[eax] + R[ebx]] 即 R[ecx] \leftarrow 0x10 - 0x80000008 = 0x10 + 0x7fffffff8 = 0x80000008 所以 ECX 寄存器的值变为 0x80000008
```

$$OF = 1, ZF = 0, SF = 1, CF = 1$$
(3). 指令功能: $R[bx] \leftarrow R[bx] + M[R[eax] + 8 * R[ecx] + 4]$
即 $R[bx] \leftarrow 0x0100|0xff00 = 0xff00$
所以 BX 寄存器的值变为 $0xff00$
 $OF = 0, ZF = 0, SF = 1, CF = 0$
(4). 指令功能: 根据运算结果改变条件寄存器中的条件标记 $\because 0x80\&R[dl] = 0x80\&0x80 = 0x80$
 $\therefore OF = 0, ZF = 0, SF = 1, CF = 0$
(5). 指令功能: $R[ecx] \leftarrow M[R[eax] + R[edx]] * 32$
即 $R[ecx] \leftarrow 0x908f12a8 * 32 = 0x11e25500$
所以 ECX 寄存器的值变为 $0x11e25500$
 $OF = 1, ZF = 0, SF = 1, CF = 1$
(6). 指令功能: $R[dx - ax] \leftarrow R[ax] * R[bx]$
即 $R[dx - ax] \leftarrow 0x9300 * 0x0100 = 0x00930000$
所以 DX 寄存器的值变为 $0x0093, AX$ 寄存器的值变为 $0x00000$
 $OF = CF = 1$
(7). 指令功能: $R[cx] \leftarrow R[cx] - 1$
即 $R[cx] \leftarrow 0x0010 - 1 = 0x0010 + 0xffff = 0x000f$
所以 CX 寄存器的值变为 $0x000f$

1.movl 12(%ebp),%ecx //R[ecx] ← M[R[ebp] + 12], y 送 ECX
2.sall \$8,%ecx //R[ecx] ← R[ecx] << 8, y*256 送 ECX
3.movl 8(%ebp),%eax //R[eax] ← M[R[ebp] + 8],x 送 EAX
4.movl 20(%ebp),%edx //R[edx] ← M[R[ebp] + 20], k 送 EDX
5.imull %edx,%eax //R[eax] ← R[eax] + R[edx], kx 送 EAX
6.movl 16(%ebp),%edx //R[edx] ← M[R[ebp] + 16],z 送 EDX
7.andl \$65520, %edx //R[edx] ← R[edx]&65520, z & 0xfff0 送 EDX
8.andl %ecx,%edx //R[edx] ← R[edx]&R[ecx]
9.subl %edx,%eax //R[eax] ← R[eax] − R[edx]
∴ 第 3 行: int
$$v = k*x - (y*256 + z&0xfff0)$$

(1) 目标地址: 0x804838c + 2 + 0x08 = 0x8048396执行 call 指令时,(PC) = 0x804838e + 5 = 0x8048393 $\therefore 0x80483b1 = 0x8048393 + 0x1e$ \therefore 可以得出 call 指令后 4 个字节是偏移量,第一个字节是操作码 转移目标地址 = (PC)+ 偏移量 (4) 目标地址: 0x804829b + 0xffffff00 = 0x804819b

5 P14

(1)

```
1.movw 8(\%ebp), \%bx //R[bx] \leftarrow M[R[ebp] + 8], x 送 BX 2.movw 12(\%ebp), \%si //R[si] \leftarrow M[R[ebp] + 12], y 送 AX 3.movw 16(\%ebp), \%cx //R[cx] \leftarrow M[R[ebp] + 16], k 送 CX 4. L1: 5.movw \%si, \%dx //R[dx] \leftarrow R[si], y 送 DX 6.movw \%dx, \%ax //R[ax] \leftarrow R[dx], y 送 AX 7.sarw $15, \%dx //R[dx] \leftarrow R[dx] >> 15, DX 中存 y 的符号 8.idiv \%cx //R[ax] \leftarrow R[dx - ax] \div R[cx], y \div k 的商送 AX //R[dx] \leftarrow R[dx - ax]\%R[cx], y \div k 的商送 CX 9.imulw \%dx, \%bx //R[bx] \leftarrow R[bx] - R[dx], x*(y\%k) 送 BX 10.decw \%cx //R[cx] \leftarrow R[cx] - 1, k-1 送 CX
```

- 11.testw %cx,%cx //R[cx]&R[cx], OF=CF=0 12.jle .L2 // 若 k 小于等于 0,则装.L2 13.cmpw %cx,%si //R[si] - R[cx], y - k 14.jg .L1 // 若 R[si] > R[cx](y > k) 转 L215..L2
- 16.movswl %bx,%eax // $R[eax] \leftarrow R[bx]$, x*(y%k) 送 AX
- (2) 被调用者保存寄存器: BX,SI
- 调用者保存寄存器: AX, CX, DX
- EBX 和 ESI 必须保存到栈中
- (3) 使 DX 中保存 y 的符号,这样在第 8 行的除法操作中 R[dx-ax] 保存的就是 y 符号拓展后的机器数。

```
对应关系: x+3=0/x=-3 .L7 x+3=1/x=-2 .L2 x+3=2/x=-1 .L2 x+3=3/x=0 .L3 x+3=4/x=1 .L4 x+3=5/x=2 .L5 x+3=6/x=3 .L6 x+3=7/x=4 .L6 switch-case 语句原型:
```

```
switch(x) {
                    case -2:case -1:
2
                             ... // 标号.L2
3
                             break;
                    case 0:
                             ... // 标号.L3
                             break;
                    case 1:
                             ... // 标号.L4
                             break;
10
                    case 2:
11
                             ... // 标号.L5
12
                             break;
13
                    case 4:
14
                             ... // 标号.L6
15
                             break;
16
                    default:
17
                             ... // 标号.L7
18
           }
```

由此可知,当 x 不属于前 6 种 case 时会执行 default 分支,标号为-2 和-1 会执行同一个 case 分支

由第 2、3 行可知: a 时 char 型,因为 movsbw 是字符串处理指令,且是移动一个字节,p 是 short * 型。

由第 4、5 行可知: b、c 是 unsigned short 型,因为 movzwl 是从 2 字 节零拓展到 4 字节并移动。

由第 6 行可知返回类型是 unsigned int。

综上, test 的原型为:

 $unsigned \ \ int \ \ test(char \ \ a, unsigned \ \ short \ \ b, unsigned \ \ short \ \ c, short \ \ *b)$

8 P18

8.1 18.1

R[ebp] = 0xbc000020 - 0x4 = 0xbc00001cR[ebp] = 0xbc00001c

R[ebp] = 0xbc000030

8.2 18.2

R[esp] = r[ebp] = 0xbc00001c

R[esp] = 0xbc00001c - 40 - 4 = 0xbbfffff0

R[esp] = 0xbc00001c + 4 = 0xbc000020

8.3 18.3

x 的地址: 0xbc00001c - 4 = 0xbc000018

y 的地址: 0xbc00001c - 8 = 0xbc000014

8.4 18.4

0xbc000030		
x = 15		
y = 20		
0xbc000014		
0xbc000018		
0x804c0000		
从 scanf 的返回地址		

最项层一格地址是 0xbc00001c, 往下每走一格减 4,格子"从 scanf 的返回地址"地址是 0xbbfffff0

9 P23

执行第 11 行指令后,a[i][j][k] 的地址是 a+4*(63i+9j+k)

$$\therefore MN=63, N=9 \Rightarrow M=7$$

由第 12 行知 sizeof(a) = 4536

$$\therefore LMN = \frac{4536}{64} = 1134$$

$$\therefore L = \frac{1134}{63} = 18$$

综上,
$$L = 18, M = 7, N = 9$$

表达式 EXPR	TYPE 类型	汇编指令序列
uptr->s1.y	short	movw = 4(%eax), %ax
		movw %ax, (%edx)
&uptr->s1.z	short *	lead $6(%eax), %eax$
		$movw \ \%eax, (\%edx)$
uptr->s2.a	short *	movw %eax, (%edx)
uptr->s2.a[uptr->s2.b]	short	movl = 4(%eax), %ecx
		movl (%eax, %ecx, 2), %eax
		$movw \ \%eax, (\%edx)$
uptr->s2.p	char	movl 8 (% eax), % eax
		movl (%eax), %al
		$movw \ \%al, (\%edx)$

11 P27

S1: 总共 12 字节, 按 4 字节边界对齐。

$$\begin{array}{c|c|c|c|c} i & s & c & d \\ \hline 0 & 4 & 6 & 7 \\ \hline \end{array}$$

S2: 总共8字节,按4字节边界对齐。

S3: 总共 12 字节, 按 4 字节边界对齐。

$$\begin{array}{c|c} s & c \\ \hline 0 & 6 \end{array}$$

S4: 总共 8 字节, 按 2 字节边界对齐。

S5: 总共 24 字节, 按 4 字节边界对齐。

S3: 总共 44 字节, 按 4 字节边界对齐。

12 P30

```
void abc(int c, long *a, int *b);
void abc(unsigned c, long *a, int *b);
void abc(long c, long *a, int *b);
void abc(unsigned long c, long *a, int *b);
```

13 P32

```
1 typedef struct {
2     int idx;
3     unsigned a[6];
4 } line_struct;
```

由第 11、12 行指令可知,x 数组所占空间为 0xc8-4=196B $\therefore LEN=\frac{196}{28}=7$