AGENDA DE ATIVIDADES - CASSIO - PROJETO: NSEE Spw_codec errors

Tipo (técnica, Descrição da Tarefa logística, comercial, Justificativa Observações Data Horas Etapa do Cronograma etc) Preparação do ambiente e contato com França Sigasi e Modelsim ok, pasta com projeto ok: fontes, tb, simulação Técnica 03/08/20 2,25 Start dos trabalhos sobre detalhes do projeto Estudos do codec spw light + norma spw ESA Técnica 05/08/20 1,75 Estudos preparatórios Concluir os estudos e partir para simulações do codec original Estudos do codec spw light + norma spw ESA Técnica 10/08/20 3 Estudos preparatórios Pendente parte final do cap. 8 - Exchange Level - da norma Spw Conclusão dos estudos preparatórios + simulações Simulações básicas comprovaram a operacionalidade do Técnica 12/08/20 2,75 Tb's serão aproveitados dos testbenchs originais ambiente preparado. Concepção da arquitetura: spwerr (máquina de Não será necessário envolver o spwstream nesse trabalho. O injeção de erros) será uma lógica interna ao Técnica 17/08/20 3,5 Simplicidade foco estará inteiramente na máquina spwlink. Por isso, componente spwlink. aprofundar a análise do testbench tb_spwlink. Concepção da máquina spwerr: front-end e backend. O front-end é a interface de usuário, e o back-Ok, mas ainda pendente o estudo do testbench - aprofundar end é a lógica de regra de negócio, ou seja, como o Técnica 19/08/20 5,25 Concepção antes de implementar o spwerr. spwerr vai intervir na spwlink, especialmente nos signals vinculados ao tx. Estudo do testbench do spwlink + tx + rx. Técnica 29/08/20 1,75 Aprofundar análises. Concepção Análise mais aprofundada - testbench do spwlink + Técnica 31/08/20 6,75 Concepção Ok, avaliar interface link - tx. tx + rx

AGENDA DE ATIVIDADES - CASSIO - PROJETO: NSEE Spw_codec errors

Tipo (técnica, Justificativa Descrição da Tarefa logística, comercial, Data Horas Etapa do Cronograma Observações etc) Análise da interface spwlink <-> tx. Concepção e implementação do módulo spwerr, com Concepção e Fechar spwerr para poder fazer o tratamento de injeção de erros 05/09/20 Técnica 8,25 adaptações no spwlink e spwstream (toplevel), implementação no spwlink. além do streamtest. Fechamento do componente spwerr, concepções Pendentes: lógicas de inserção de erro de paridade e escape complementares, implementação parcial das 07/09/20 Técnica 6,75 Idem diretamente no tx, e ch seg e credit no link. lógicas de injeção de erro. Ok, testes básicos de disconnection, parity e escape geraram Fechamento das implementações, e primeiros resultado esperado. Validar char sequence e credit, bem como Técnica 09/09/20 7 Idem testes via Modelsim. testes em situações proibidas. Acertar documentação e incluir membros do NSEE no repositório Conclusão das simulações básicas, com Técnica 11/09/20 2,5 Idem refinamentos na implementação do codec. "spwerr". Simulações adicionais (tx clk = 10 MHz e 100 MHz): link init e regime, com refinamentos na máquina 12/09/20 Fechar manual de operação. Técnica 3,75 Idem spwerrr.vhd. Documentação. Elaboração da documentação. Técnica 14/09/20 2,5 Disponibilizar repositório ao cliente. Idem

Mês	Horas trabalhadas	
ago-20	27	
set-20	30,75	
out-20		
nov-20		
dez-20		
jan-21		
fev-21		
mar-21		
abr-21		
mai-21		
jun-21		
jul-21		
ago-21		
set-21		
out-21		

Total: 57,75

Média de horas mensal	Média de horas semanal	
28,88	7,22	

Horas Quitadas	Horas trabalhadas	Diferença
0,00	57,75	-57,75