

[C208] Atividade - Revisão

- 1- Quais as etapas necessárias à geração de um código executável a partir de um código fonte escrito em linguagem de baixo nível? Apresente-as na sequência.
- 2- Com relação as arquiteturas RISC e CISC dos processadores, em nível de conjunto de instruções, são feitas as seguintes afirmações:
 - I. Cada instrução RISC é decodificada sem a necessidade de um microcódigo, ou seja, via hardware.
 - II. O tempo de execução de uma sequência de instrução é maior na arquitetura RISC uma vez que as instruções são complexas.

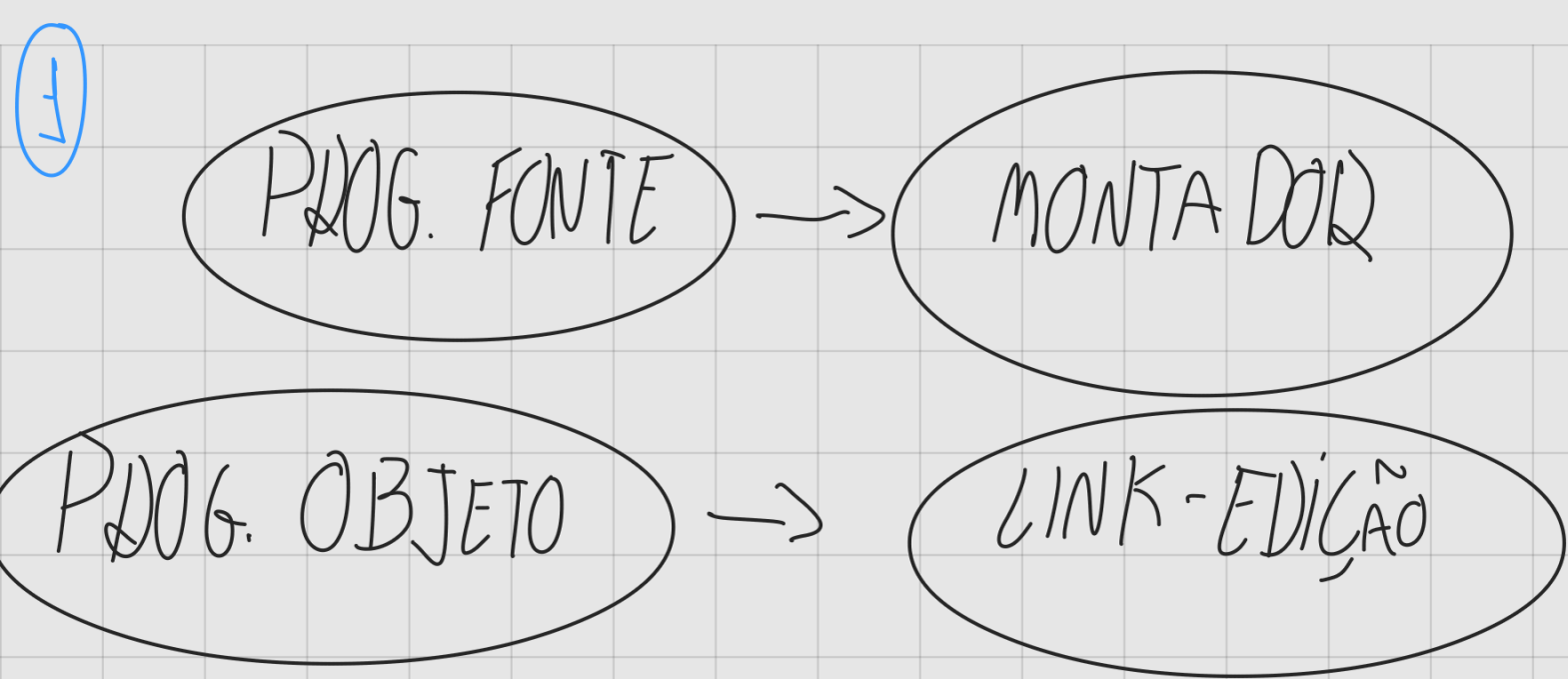
Classifique-as como verdadeira ou falsa e justifique todas as suas respostas.

- 3- Como sabemos, no set de instruções do MIPS há instruções básicas e pseudo-instruções. Esta última não está implementada em hardware. Por este motivo são substituídas por instruções básicas no processo de montagem. Cite um exemplo de pseudo-instrução e sua instrução básica equivalente.
- 4- Considerando que a=\$t1, b=\$t2, c=\$t3, d=\$t4 e x=\$t5:

.text

```
li $t1, 1
li $t2, 2
li $t3, 3
li $t4, 4
li $t5, 10
blt $t2,$t1, Exit
bgt $t3,$t4,c2
addi $t5, $t5, -1
j Exit
c2: addi $t5,$t5,1
Exit:
```

Transcreva o trecho de código em um correspondente em linguagem de alto nível.



② I → verdadeira

II → Falso, é mais rápido para executar

③ Pseudo-Instrução : move \$t0, \$t1

Equivalente : add \$t0, \$t1, \$0