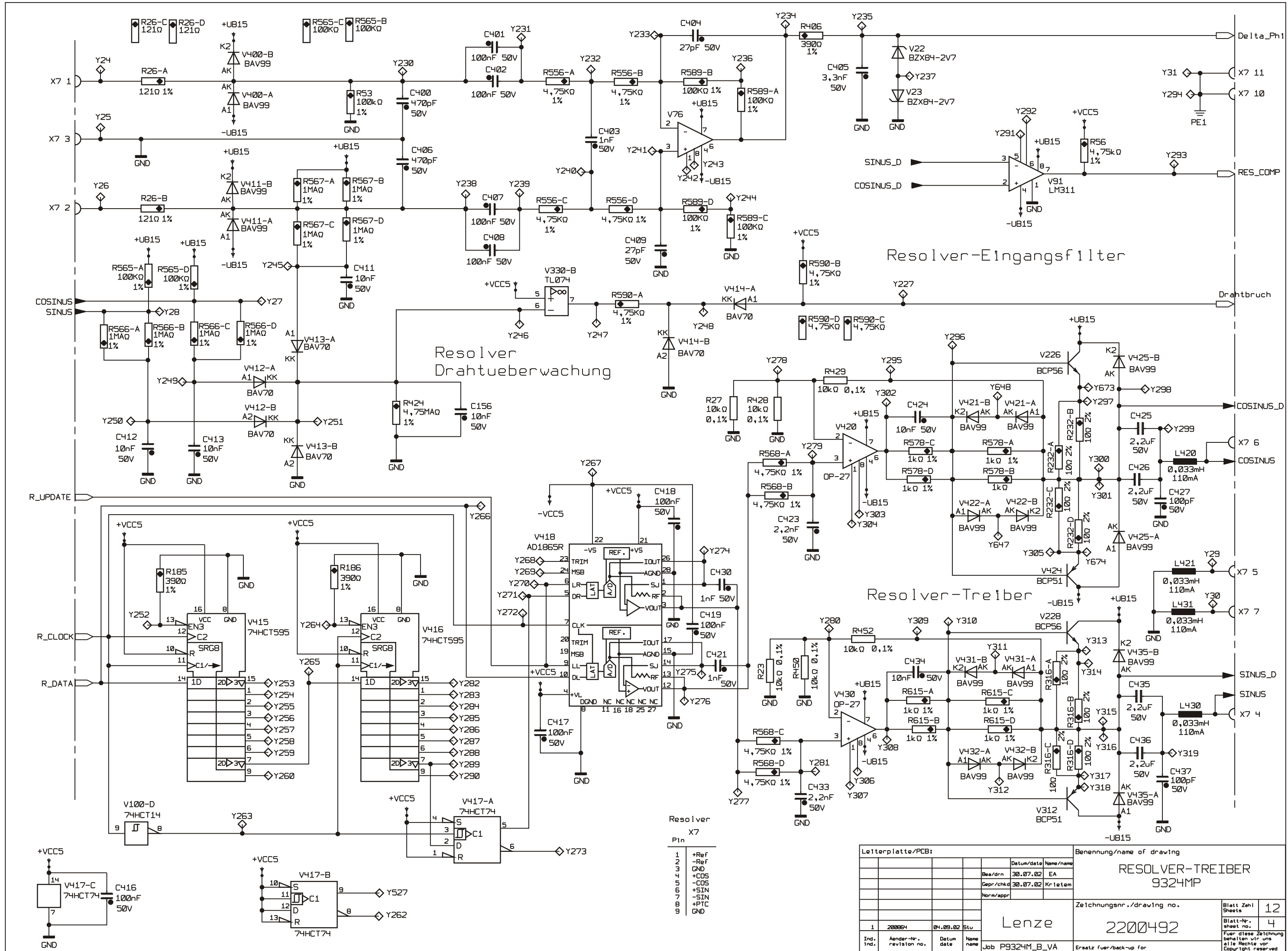
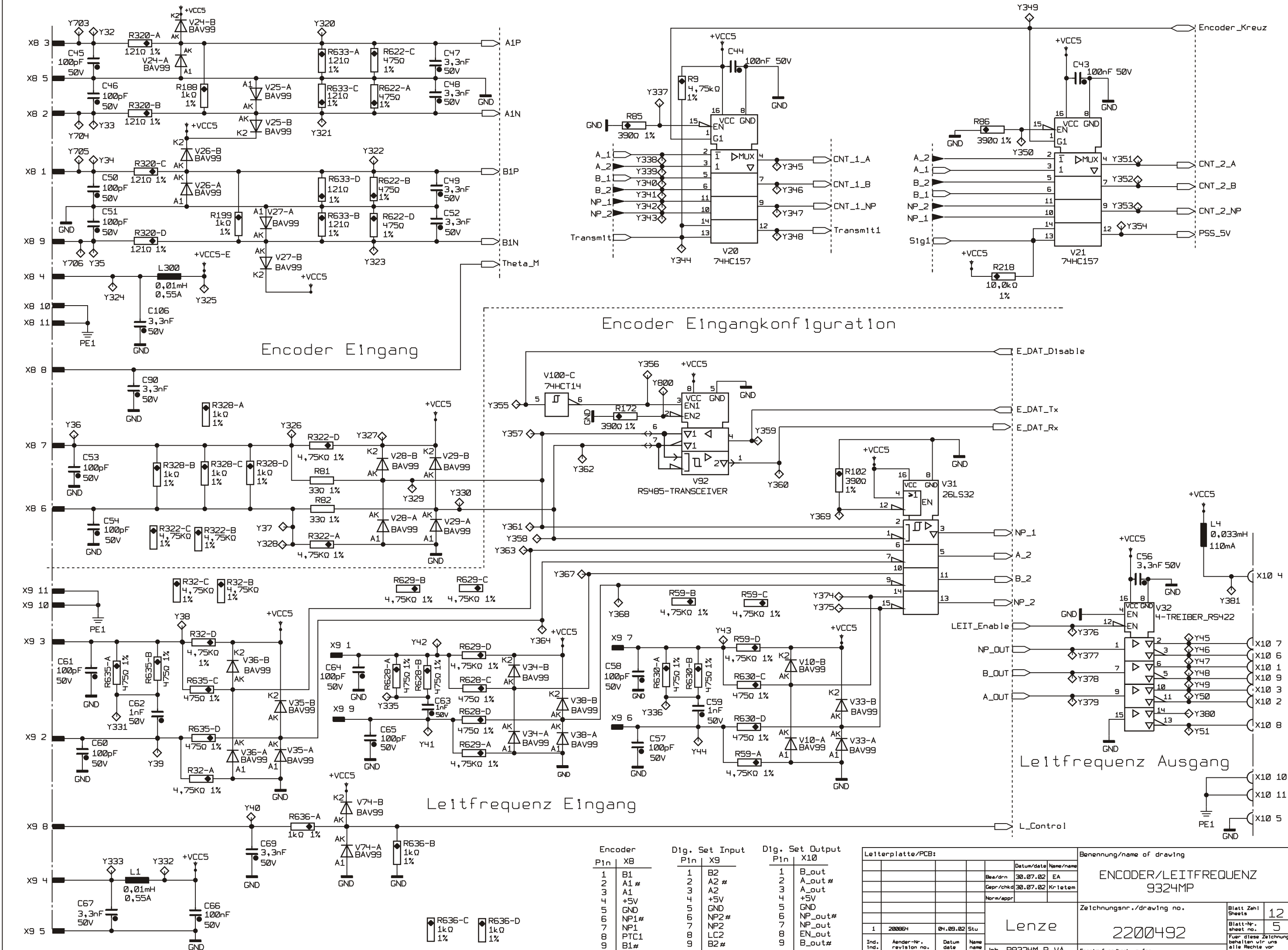


Name	Bezeichnung	Blatt	1
9324MP	Blockschaltbild	Blatt	1
SCHALTNETZTEIL	Schaltnetzteil	Blatt	2
CAN-BUSANSCHALTUNG	CAN-Busanschaltung	Blatt	3
RESOLVER-TREIBER	Resolverauswertung	Blatt	4
ENCODER/LEITFREQUENZ	Encoder-Leitfrequenz	Blatt	5
MICROCONTROLLER	MICROCONTROLLER (C167)	Blatt	6
dSMC101	Dig.-Signal-Prozessor	Blatt	7
DIGITALE SPS-EIN/AUSGAENGE	Digitale SPS-Ein-Ausgaenge	Blatt	8
VECON-ANA	Analoger Veconbaustein	Blatt	9
ANALOGE AUSGAENGE	Analoge Ausgaenge	Blatt	10
INTERFACE	AIF	Blatt	11
MEMORY	MEMORY (FLASH, RAM, EEPROM)	Blatt	12

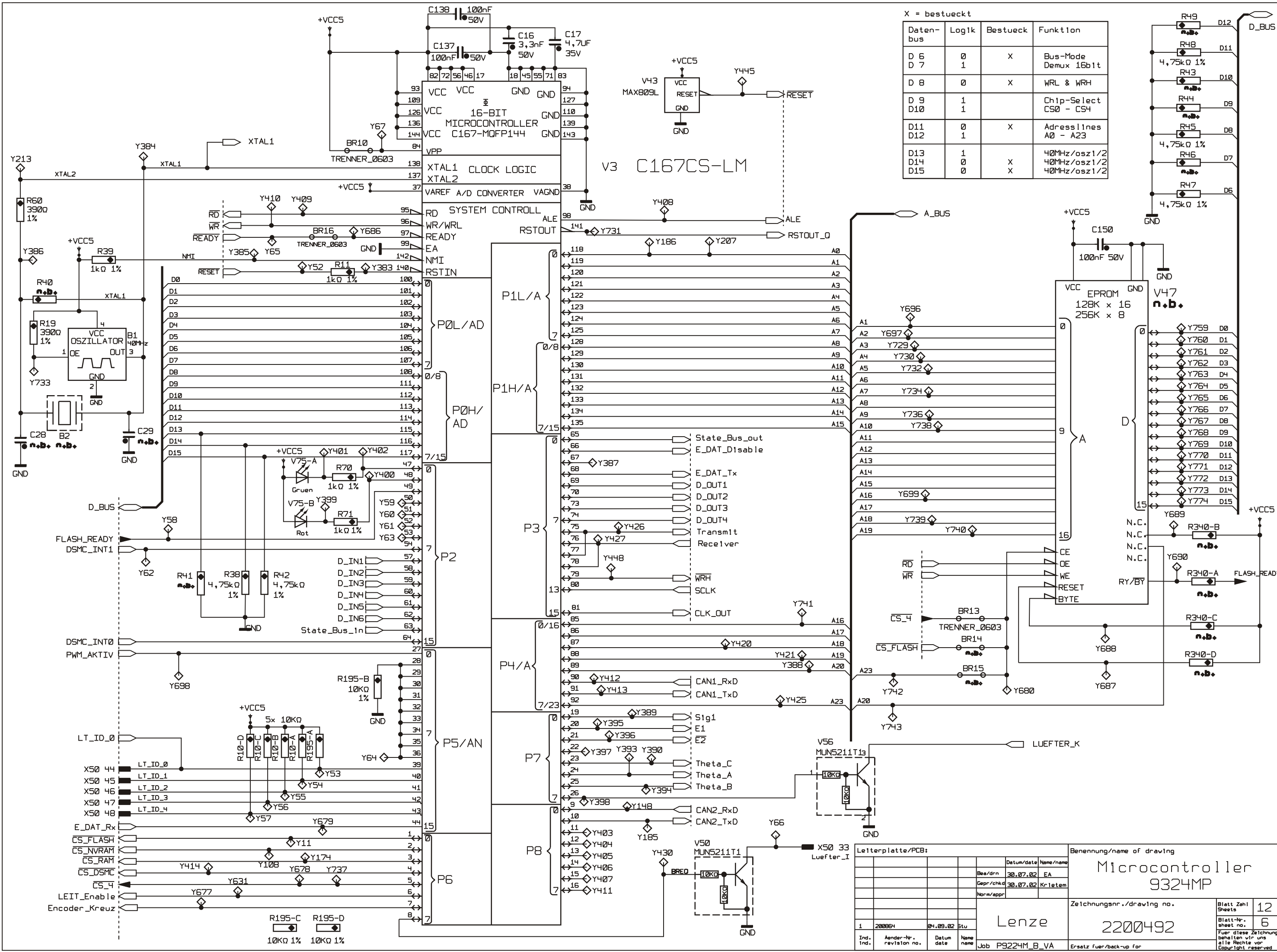
Lederplatte/PCB:				Benennung/name of drawing	
				Datum/date	Name/name
				Bea/drn	30.07.02 EA
				Gepr./chkd	30.07.02 Kr/letem
				Norm/appr	
1	20086H	04.09.02	Stu	Lenze	
Ind.	Aender-Nr. revision no.	Datum date	Name name		
Job P9324M_B_VA				Ersetz fuer/back-up for	
				Zeichnungsnr./drawing no.	
				2200492	
				Blatt Zahl Sheets	12
				Blatt-Nr. sheet no.	1
				Fuer diese Zeichnung behalten wir uns alle Rechte vor Copyright reserved	





Encoder		Dig. Set Input		Dig. Set Output	
P1n	X8	P1n	X9	P1n	X10
1	B1	1	B2	1	B_out
2	A1 #	2	A2 #	2	A_out #
3	A1	3	A2	3	A_out
4	+5V	4	+5V	4	+5V
5	GND	5	GND	5	GND
6	NP1 #	6	NP2 #	6	NP_out #
7	NP1	7	NP2	7	NP_out
8	PTC1	8	LC2	8	EN_out
9	B1 #	9	B2	9	B_out #

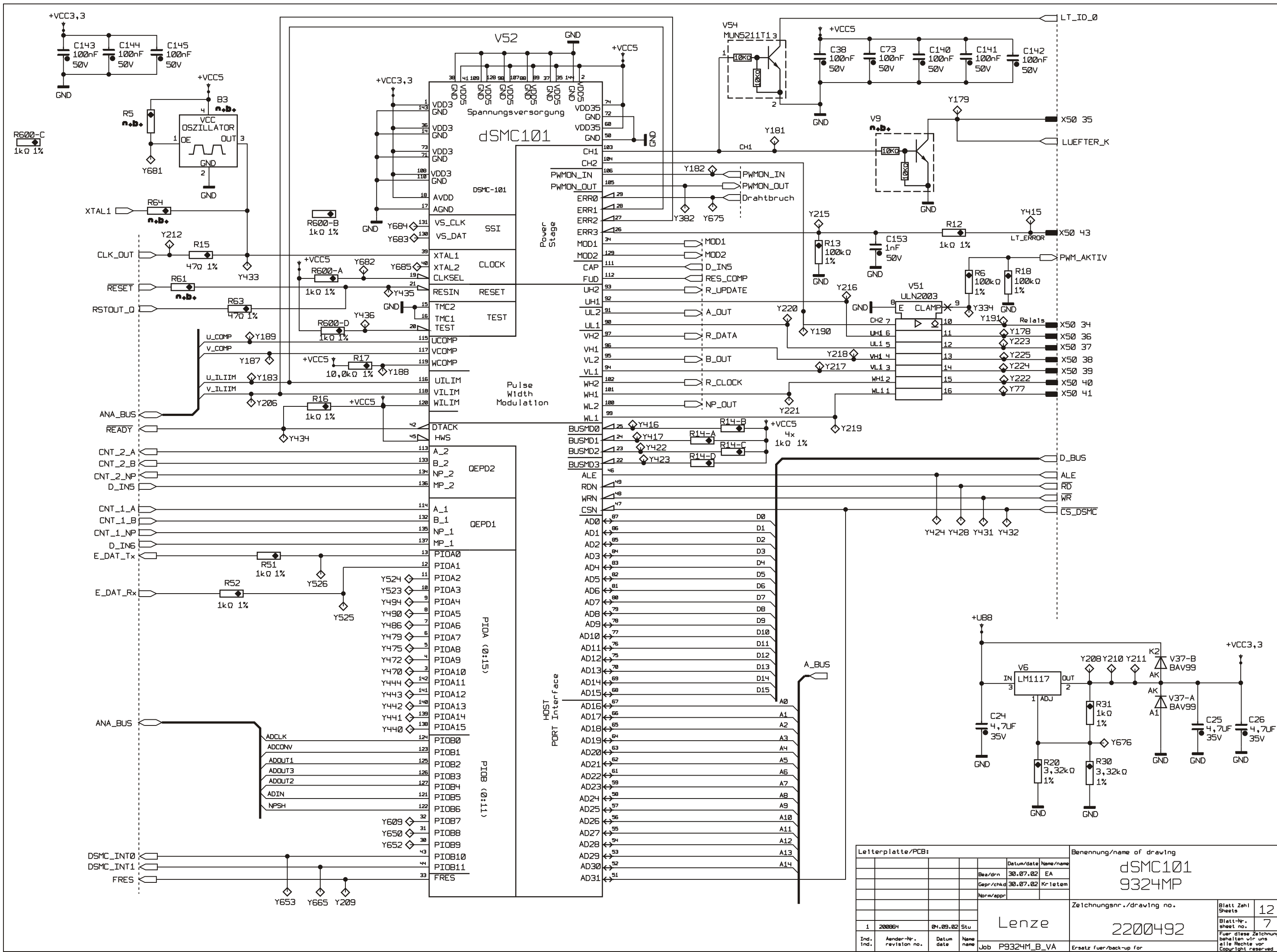
Leiterplatte/PCB:				Benennung/name of drawing	
				Datum/date	Name/name
				Bes/drn	30.07.02 EA
				Gepr./chkd	30.07.02 Kri/tem
				Norm/appr	
1	200854	04.09.02	Stu	Lenze	
Ind.	Aender-Nr. revision no.	Datum date	Name name	Job	P9324M_B_VA
				Ersetz fuer/back-up for	
				Zelchnungsnr./drawing no.	
				2200492	
				Blatt Zähl Sheets	12
				Blatt-Nr. sheet no.	5
				Für diese Zeichnung behalten wir uns alle Rechte vor Copyright reserved	



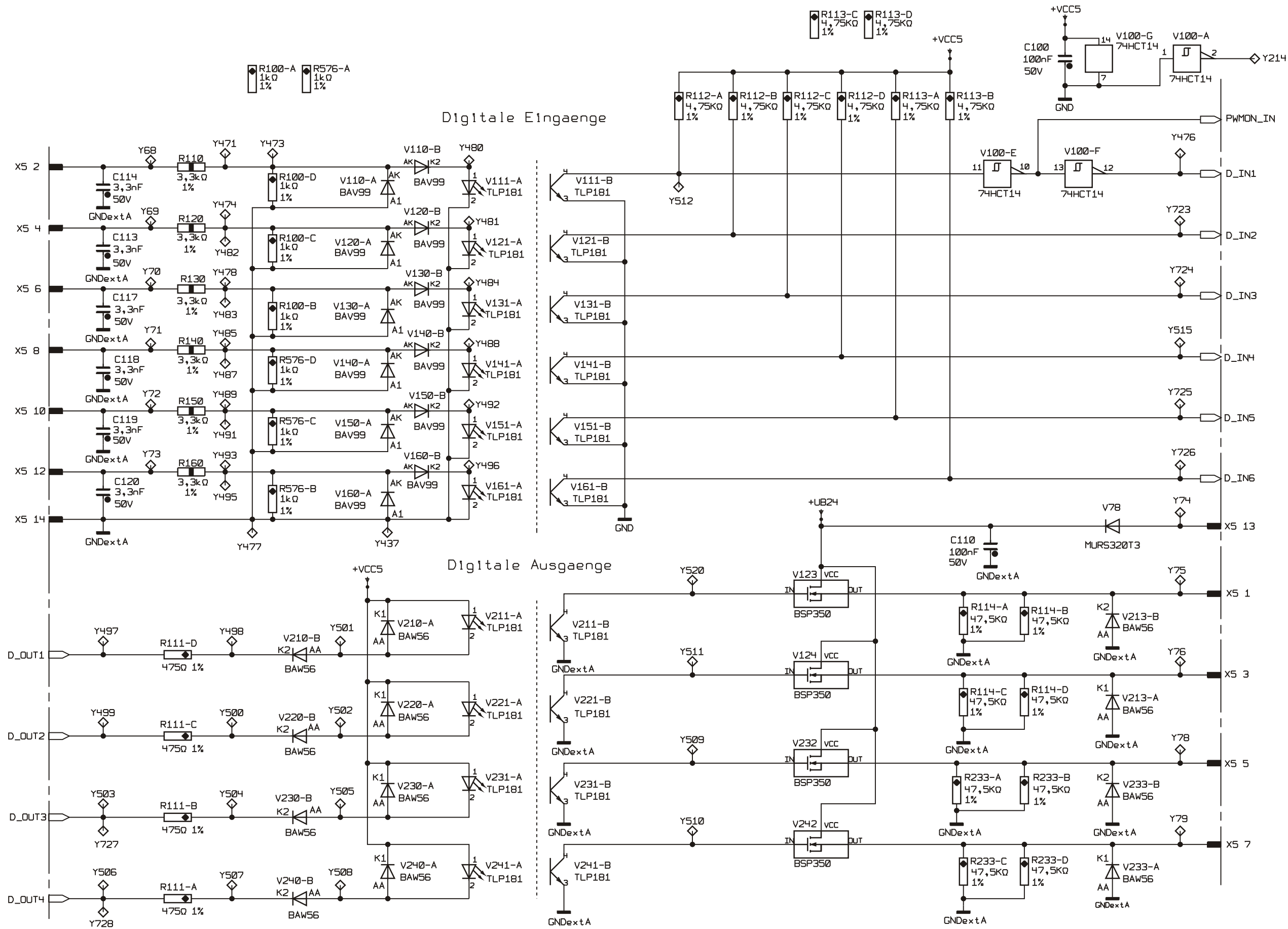
X = bestueckt

Daten-bus	Logik	Bestueckt	Funktion
D 6	0	X	Bus-Mode
D 7	1		Demux 16bit
D 8	0	X	WRL & WRH
D 9	1		Chlp-Select
D10	1		CS0 - CS4
D11	0	X	Adresslines
D12	1		A0 - A23
D13	1		40MHz/osz1/2
D14	0	X	40MHz/osz1/2
D15	0	X	40MHz/osz1/2

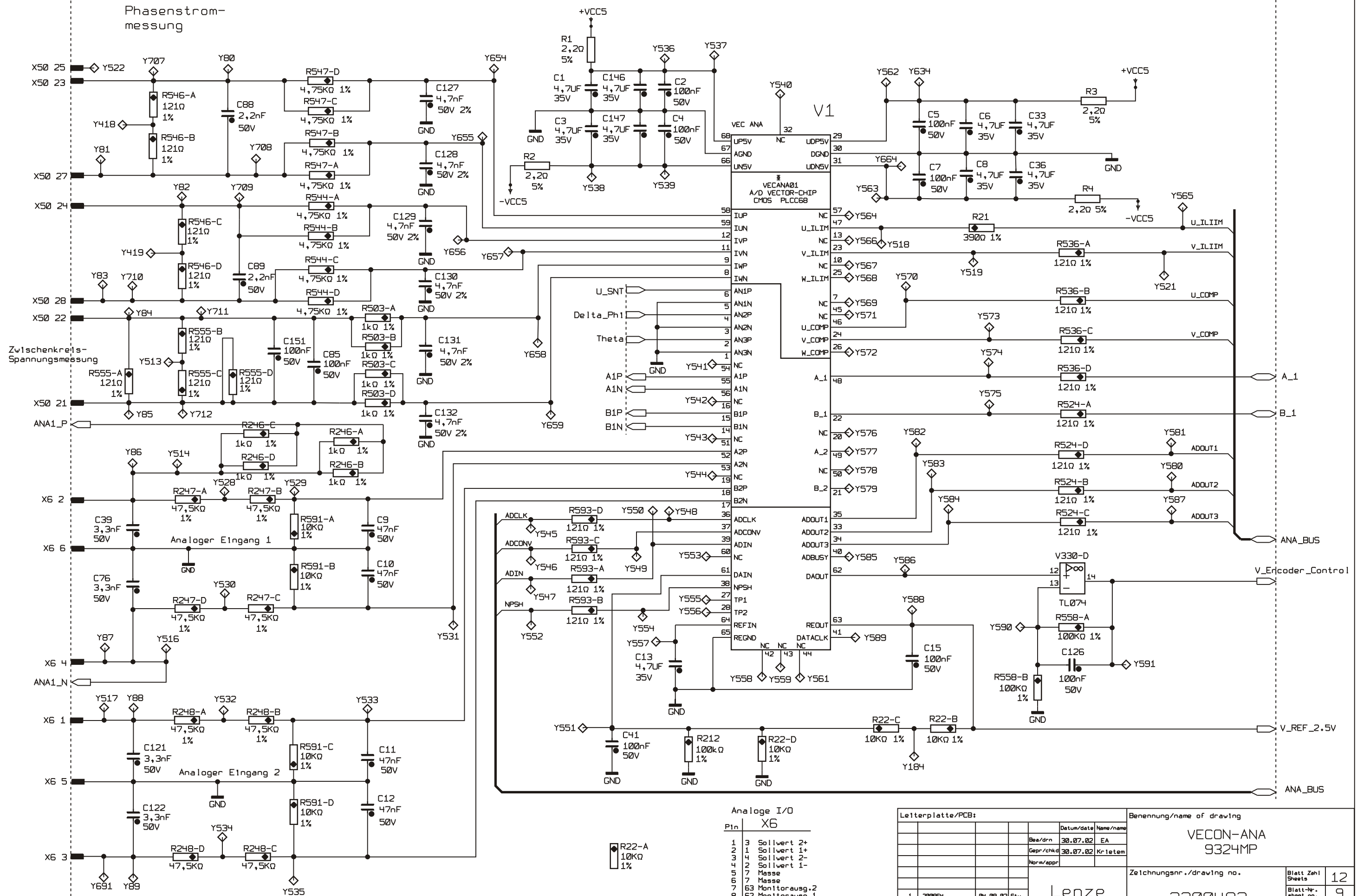
Leiterplatte/PCB:				Benennung/name of drawing	
				Datum/date	Name/name
				Bes/drn	30.07.02 EA
				Gepr/chkd	30.07.02 Kri/tem
				Norm/appr	
1	200864	04.09.02	Stu	Lenze	
Ind.	Aender-Nr. revision no.	Datum date	Name name	Job P9224M_B_VA	
				Ersetz fuer/back-up for	
				Zeichnungs-nr./drawing no.	
				2200492	
				Blatt-Zahl Sheets	12
				Blatt-Nr. sheet no.	6
				Fuer diese Zeichnung behalten wir uns alle Rechte vor Copyright reserved	

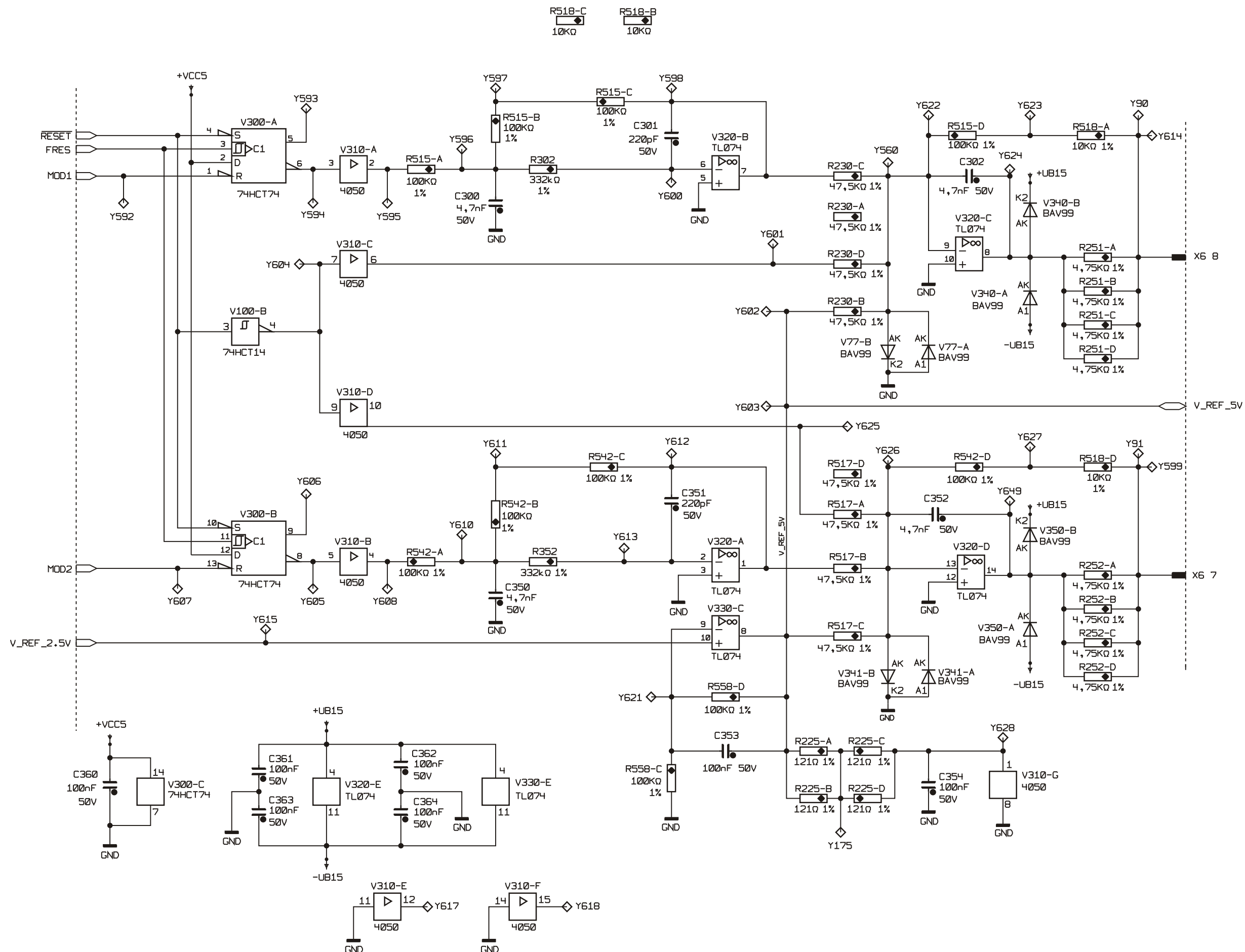


Leiterplatte/PCB:					Benennung/name of drawing	
					dSMC101	
					9324MP	
					Zeichnungsnr./drawing no.	
					2200492	
1	200864	04.09.02	Stu	Lenze	Blatt-Zahl Sheets	12
Ind.	Aender-Nr. revision no.	Datum date	Name	Job P9324M_B_VA	Blatt-Nr. sheet no.	7
Ersatz fuer/back-up for					Fuer diese Zeichnung behalten wir uns alle Rechte vor Copyright reserved	

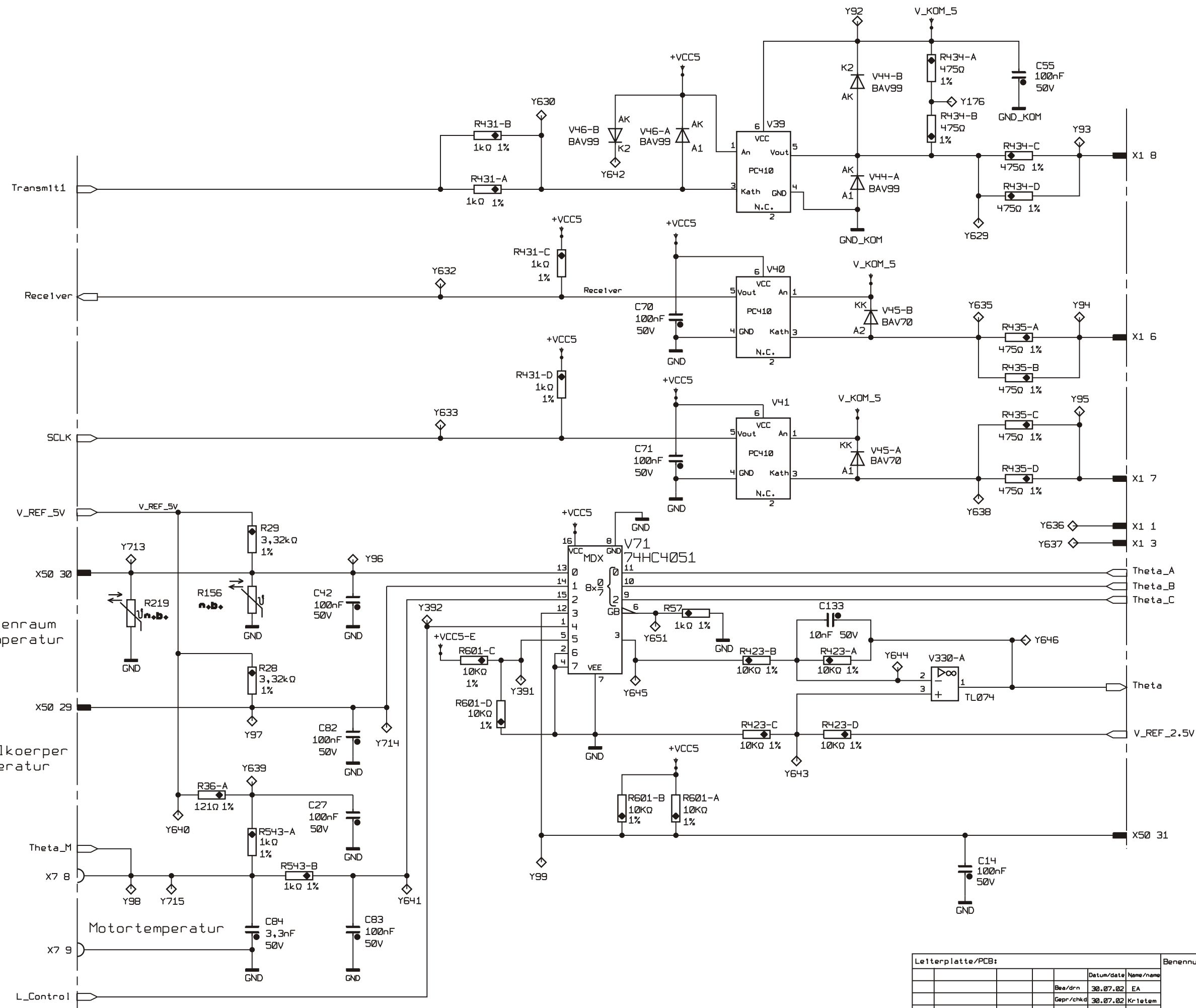


Leiterplatte/PCB:					Benennung/name of drawing				
				Datum/date	Name/name	DIGITALE SPS-EIN/AUSGAENGE 9324MP			
				Bear/drn	30.07.02				EA
				Gepr./chkd	30.07.02				Kr-Item
				Norm/appr					
						Zeichnungsnr./drawing no.		Blatt Zähl Sheets	12
						2200492		Blatt-Nr. sheet no.	8
1	200804	04.09.02	Stu	Lenze				Für diese Zeichnung behalten wir uns alle Rechte vor Copyright reserved	
Ind. Ind.	Aender-Nr. revision no.	Datum date	Name name	Job P9324M_B_VA		Ersetz fuer/back-up for			

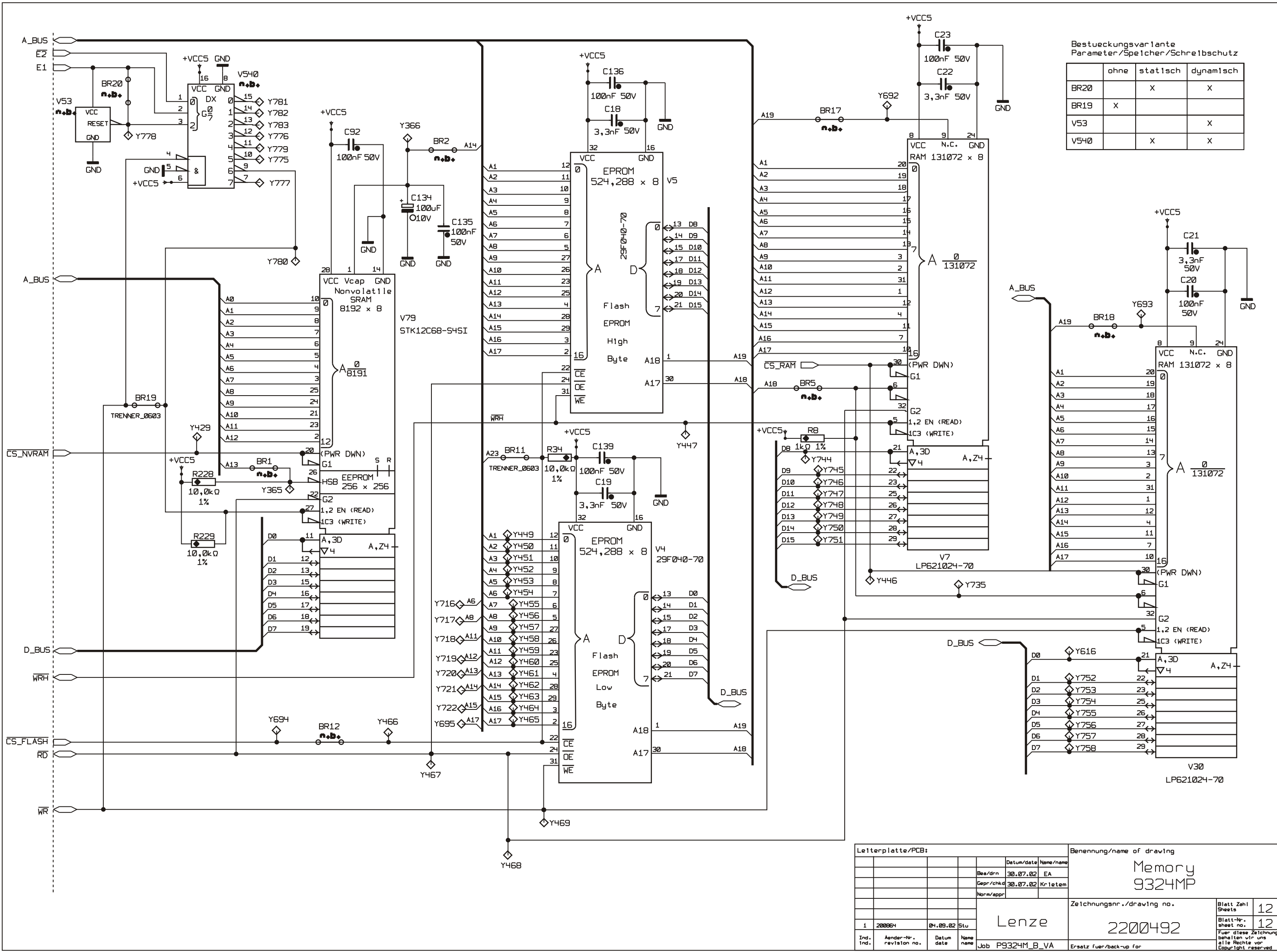




Leiterplatte/PCB:				Benennung/name of drawing	
				Datum/date	Name/name
				Bes/drn	30.07.02 EA
				Gepr/chkd	30.07.02 Kr letem
				Norm/appr	
				Lenze	
1	200664	04.09.02	Stu	2200492	
Ind.	Aender-Nr.	Datum	Name	Job	P9324M_B_VA
Ind.	revision no.	date	name	Ersetz fuer/back-up for	
				Zeichnungsnr./drawing no.	Blatt Zahl Sheets 12
					Blatt-Nr. sheet no. 10
					Fuer diese Zeichnung behalten wir uns alle Rechte vor Copyright reserved



Leiterplatte/PCB:						Benennung/name of drawing	
				Datum/date	Name/name	INTERFACE 9324MP	
			Bea/drn	30.07.02	EA		
			Gepr/chkd	30.07.02	Krietem		
			Norm/appr				
				Lenze		Zeichnungsnr./drawing no.	Blatt Zähl Sheets
1	200054	04.09.02	Stu			2200492	12
Ind. Ind.	Aender-Nr. revision no.	Datum date	Name name	Job P9324M_B_VA		Ersetz fuer/back-up for	Blatt-Nr. sheet no.
							11
						Fuer diese Zeichnung behalten wir uns alle Rechte vor Copyright reserved	



Bestueckungsvariante
Parameter/Speicher/Schreibschutz

	ohne	statisch	dynamisch
BR20		X	X
BR19	X		
V53			X
V540		X	X

Leiterplatte/PCB:						Benennung/name of drawing			
				Datum/date	Name/name	Memory 9324MP			
				Bea/drn	30.07.02 EA				
				Gepr/chkd	30.07.02 Krietem				
				Norm/appr					
						Zeichnungsnr./drawing no.			
1	200864		04.08.02	Stu	Lenze	2200492			
Ind. Ind.	Aender-Nr. revision no.		Datum date	Name name		Ersatz fuer/back-up for			
Job P9324M_B_VA						Blatt Zahl Sheets		12	
						Blatt-Nr. sheet no.		12	
						Fuer diese Zeichnung behalten wir uns alle Rechte vor Copyright reserved			