

试卷二

一、单选题（10 分）

1. 计算机内的溢出是指其运算结果()。
A. 无穷大
B. 超出了计算机内存储单元所能存储的数值范围
C. 超出了该指令所指定的结果单元所能存储的数值范围
D. 超出了运算器的取值范围
2. 8086/8088 CPU 对存储器采用分段管理的方法, 每个存储单元均拥有()两种地址。
A. 实地址和虚拟地址
B. 20 位地址和 16 位地址
C. 逻辑地址和物理地址
D. 段基址和偏移地址
3. 数据总线驱动电路采用的基本逻辑单元是()。
A. 反相器
B. 触发器
C. 三态门
D. 译码器
4. 两个非压缩型 BCD 码数据相减后, 执行减法调整指令 AAS 时, 将自动测试是否满足(), 从而决定是否需要校正。
A. AL 中的数值>9, 且 AF=1
B. AL 中低四位数>9, 且 AF=1
C. AL 中的数值>9, 或 AF=1
D. AL 中低四位数>9, 或 AF=1
5. 起始地址从 0000H 开始的存储器系统中, 10KB RAM 的寻址范围为()。
A. 0000H~03FFH
B. 0000H~1FFFH
C. 0000H~27FFH
D. 0000H~3FFFH
6. 80x86 CPU 对 I/O 端口的寻址空间为()。
A. 8KB
B. 16KB
C. 64KB
D. 1MB
7. 输入/输出指令, 对标志位的状态()。
A. 无影响
B. 部分影响
C. 有影响
D. 随意
8. 当 8086 CPU 为最小工作模式时, 当执行 IN Dest, Src 时, CPU 的控制信号为()状态。
A. $M/\overline{IO}=0, \overline{WR}=1, \overline{RD}=0$
B. $M/\overline{IO}=0, \overline{WR}=0, \overline{RD}=1$
C. $M/\overline{IO}=1, \overline{WR}=1, \overline{RD}=0$
D. $M/\overline{IO}=1, \overline{WR}=0, \overline{RD}=1$
9. 某数据段定义如下:
DATA SEGMENT
ORG 100H
VAR1 DB 20, 30, 'ABCD'
VAR2 DW 10 DUP(?)
DATA ENDS
则执行指令语句 MOV BX, OFFSET VAR1 执行后 BX= ()
A. 20
B. 32
C. 'ABCD'
D. 100H
10. Pentium 系统中, 一次最多可传输 () 字节信息。
A. 2
B. 4
C. 8
D. 16

二、填空（15 分）

1. 8086/8088 CPU 内部由_____和_____两部分组成, 其具有_____和 _____两种工作方式。
2. 高速缓存器, 简称 CACHE, 这个 CACHE 是_____和_____之间的缓存。
3. 总线是计算机中连接各部件的一组公共通讯线, 总线结构按信息的类型可分为_____, _____, _____, 其中_____具有双向三态的特性。
4. 计算机完成可屏蔽中断完整过程的顺序为 _____。

①中断请求 ②中断服务 ③中断排队 ④中断返回 ⑤中断响应

5. 设 8086 中, CS=1A30H, IP=2040H, 问执行指令的物理地址为_____。

6. 一个计算机控制的温度检测系统, 设温度变化范围为 0~100°C, 检测精度为 0.1°C, 应选用_____位 A/D 转换器。

7. 某 8088 处理器系统中, 中断类型码为 60H 的中断向量存放在中断向量表_____开始的 4 个单元中。

8. 一个地址范围为 0A800H-0AFFFFH 的输出接口地址译码电路, 占用_____个有效地址。

三、简答题: (12 分)

1. 试说明 8086 与 8088 的主要区别是什么? (6 分)

2. 计算机中串行传输方式分为哪两种? 其传输一帧格式有何区别? (6 分)

四、分析程序 (共18分)

1. 下列程序的功能是将某中断服务程序的入口地址装入中断矢量表中, 试问相应的中断类型码和中断程序入口地址是多少? 请问中断矢量表最大容量为多少? 最多可装入多少个中断矢量? (8 分)

```
XOR     AX, AX
MOV     DS, AX
MOV     AX, 3500H
MOV     [240H], AX
MOV     AX, 18A0H
MOV     [242H], AX
```

2. 下面程序段为数据定义, 变量 R1 和 R2 的值分别是多少? 而 K1、K2 偏移地址为多少? (4 分)

```
ORG     100H
DA1     DB      1, 2, 3, 'ABC'
DA2     DW      0
K1      DW      5
R1      EQU     DA2-DA1
K2      DB      6 DUP(7)
R2      EQU     $-K1
```

3. 分析下列程序段, 程序段运行后, 在横线上填上适当的内容。 (6 分)

```
①  MOV  AL, 0FH
     MOV  BL, 0C3H
     XOR  AL, BL
```

则有: AL= (1), BL= (2), CF= (3)

```
②  MOV  BL, 93H
     MOV  AL, 16H
     ADD  AL, BL
     DAA
```

则有: AL= (4), CF= (5), AF= (6)

五、图9-7为存储器接口电路, 试问: (15分)

1. 该存储区的存储容量是多少?
2. 每个存储器芯片占有的地址范围是多少?
3. 如果存储器芯片首地址改为72000H, 试画出译码电路。

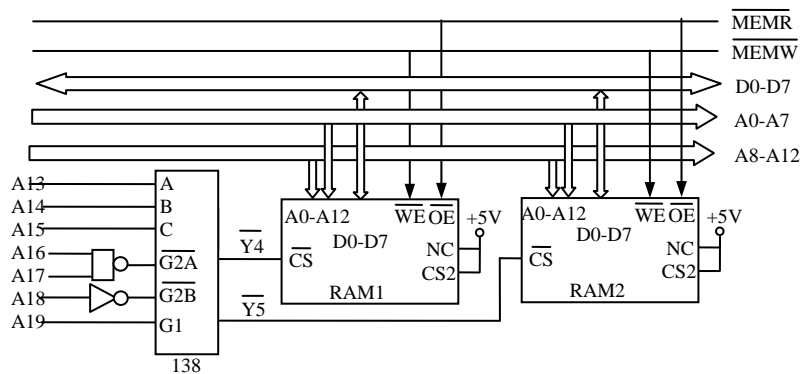


图 9-7 存储器接口图

六、编程（共30分）

图 9-8 某接口电路，实现两个发光二极管交替亮，切换周期为 100ms，当开关闭合时系统自动退出。（设 CPU 为 8088）。

1. 8255A 和 8253 的口地址分别为多少？
2. 8253 的初始化程序
3. 8255A 的初始化程序
4. 编制汇编语言源程序实现题目要求。

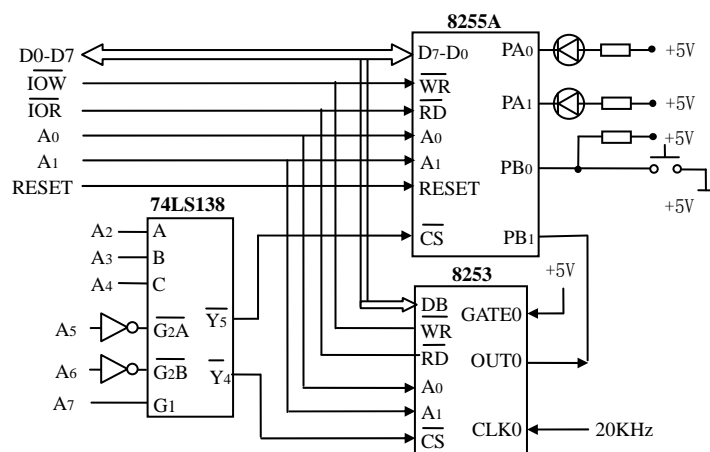


图 9-8 电路原理图