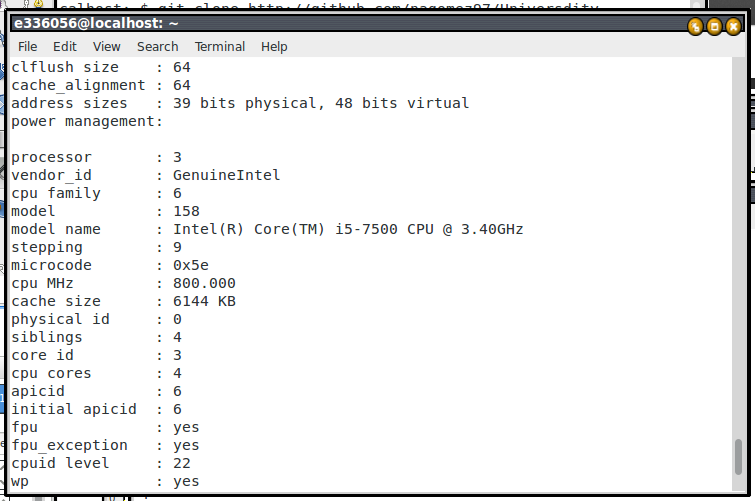
|  |
| --- |
| Arquitectura de Ordenadores |
| Práctica 4: Explotar el potencial de las arquitecturas modernas |
| UAM 2017-2018 |

|  |
| --- |
| Óscar Gómez Borzdynski  José Ignacio Gómez García |

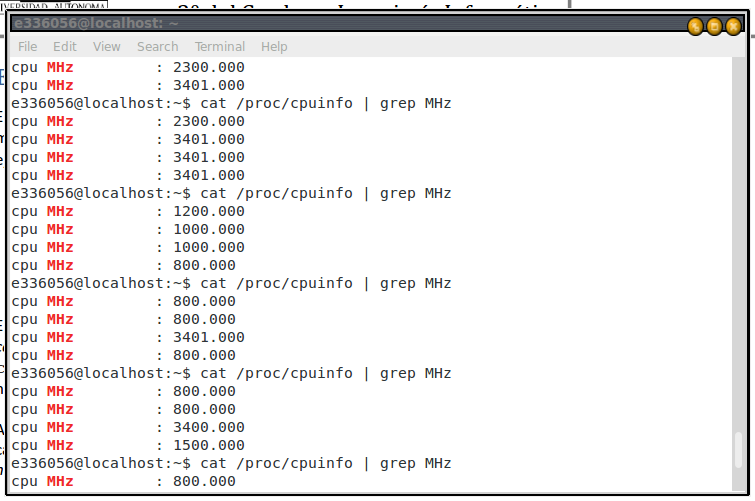
Ejercicio 0: Información sobre la topología del sistema

En este ejercicio queremos obtener información sobre el sistema usando los comandos **cat /proc/cpuinfo.** Cuya salida es la siguiente:



Podemos ver que nuestro ordenador cuenta con un procesador i5-7500 con una frecuencia máxima de 3.40 GHz, 4 **cpu cores** y 4 **siblings.** Como tiene el mismo número de cores que de procesos virtuales (siblings), deducimos que se le asigna un proceso a cada core, por lo que no se está produciendo *hyperthreading*.

También podemos ver que el core número 3 está corriendo a una frecuencia de 800MHz (mucho más pequeña del máximo indicado). Esto se debe a que los procesadores modernos pueden adaptar su frecuencia de trabajo para ahorrar energía. Para entender mejor su funcionamiento, pusimos nuestra máquina a trabajar con un programa grande, obteniendo el siguiente resultado:



Como se puede ver, las frecuencias de trabajo aumentan significativamente hasta alcanzar su máximo (3.4 GHz).

Ejercicio 1: Programas básicos de OpenMP

En este ejercicio vamos a familizarnos con programas basados en OpenMP. Para ello contamos con *omp1.c* y *omp2.c*.

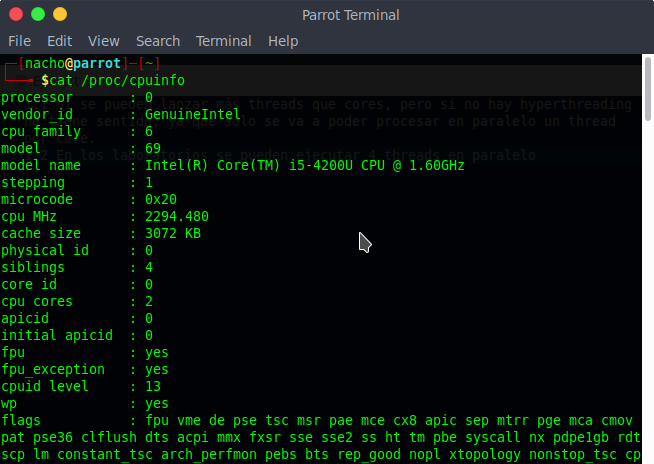
Tras correr el primer programa, contestamos a las siguientes preguntas.

* 1. **¿ Se pueden lanzar más threads que cores tenga el sistema? ¿Tiene sentido hacerlo?**

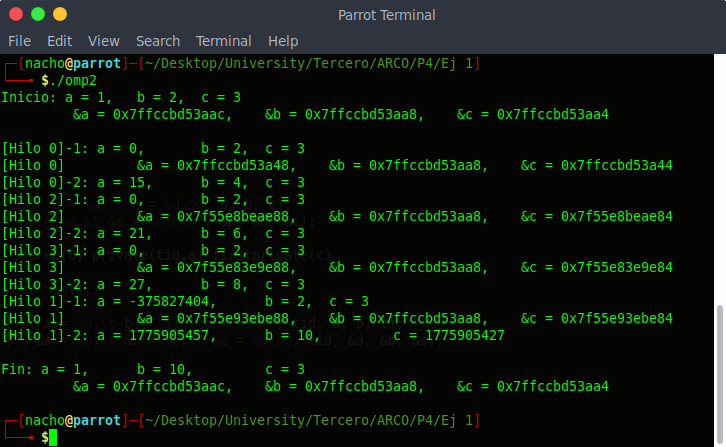
Sí se pueden lanzar más threads que cores, pero si no hay hyperthreading no tiene sentido, ya que sólo se va a poder procesar en paralelo un thread por core.

* 1. **¿Cuántos threads debería utilizar en los ordenadores del laboratorio? ¿y en su propio equipo?**

En los laboratorios se pueden ejecutar 4 threads en paralelo. En nuestro ordenador, se pueden ejecutar 4 threads en 2 cores, por lo que sí admite un hyperthreading de dos threads por core.



A continuación ejecutamos el segundo programa y obtenemos la siguiente salida:



* 1. **¿Cómo se comporta OpenMP cuando declaramos una variable privada?**

Al declarar una variable privada en el pragma, ésta es única para cada hilo. Se le asigna un valor aleatorio dentro del pragma (no mantiene el contenido previo) y no se va a almacenar su contenido tras salir de la región de paralelización. El programa *omp2.c* declara a como una variable privada del pragma, por lo que podemos ver que cada hilo le asigna a la variable una posición de memoria diferente, pero al finalizar, ésta mantiene la posición de memoria inicial, con el mismo valor que se le asigna (a=1).

* 1. **¿Qué ocurre con el valor de una variable privada al comenzar a ejecutarse la región paralela?**

Como hemos explicado en el apartado anterior, al entrar en la región paralela se le asigna una nueva posición de memoria a la variable privada, por lo que su valor es desconocido (el que tuviese esa posición de memoria previamente), y no el que le habíamos asignado.

* 1. **¿Qué ocurre con el valor de una variable privada al finalizar la región paralela?**

La variable vuelve a recuperar la posición que se le asigna al inicializarse, por lo que vuelve a recuperar el valor previo al pragma.

* 1. **¿Ocurre lo mismo con las variables públicas?**

En el caso de las variables públicas, la posición de memoria no se altera, por lo que si un hilo modifica su contenido este cambio se va a reflejar el salir del pragma. Si lo modifican varios hilos, se va a mantener el valor de la última modificación.

Ejercicio 2: Paralelizar el producto escalar

En este ejercicio vamos a trabajar con la paralelización del producto escalar. Para ello contamos con tres programas: *pescalar\_serie.c*, *pescalar\_par1.c* y *pescalar\_par2.c*

Tras ejecutarlos, contestamos a las siguientes preguntas:

**2.1 ¿En qué caso es correcto el resultado?**

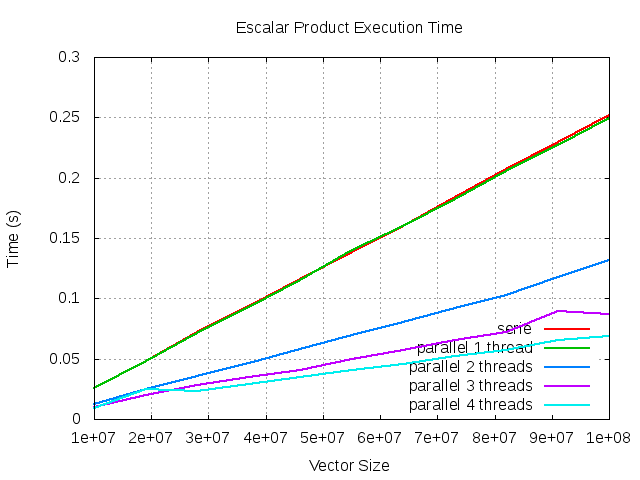
El resultado es correcto en par2, ya que es igual que el obtenido en el procesamiento en serie (que sabemos que es válido).

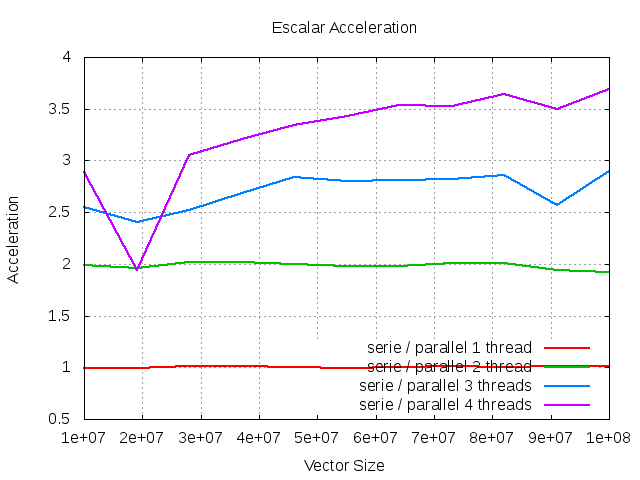
**2.2 ¿A qué se debe esta diferencia?**

Esto se debe a que par1 emplea la variable sum de forma compartida entre los threads del bucle, por lo que se dan situaciones en la que dos threads cogen el mismo valor inicial de sum, y lo operan sobre el mismo sum, por lo que uno de ellos va a sobreescribir el resultado del anterior. Nos encontramos ante un fallo del tipo WAW (Write After Write).

Los resultados obtenidos con los ficheros originales no eran exactamente iguales entre los programas en serie y en paralelo(2). Esto se debía a que los datos los tratábamos con precisión float, y al cambiar el orden de cálculo mediante threading, aunque debería dar el mismo resultado, se truncaba de distinta forma. Por ello cambiamos el tipo de la variable sum para que almacenase doubles, evitando así los problemas derivados del truncamiento.

Fijándonos ahora únicamente en el programa en serie, y en la paralelización correcta, desarrollamos un script que haga una gráfica de tiempos de ejecución:





A continuación contestamos a las preguntas siguientes:

**2.3 En términos del tamaño de los vectores, ¿compensa siempre lanzar hilos para realizar el trabajo en paralelo, o hay casos en los que no?**

Podemos apreciar que para vectores pequeños (Menores de 20000000) crear 4 hilos ralentiza el tiempo de ejecución respecto a crear 2 hilos. Esto se puede deber a que la creación de los hilos es más lenta que la ejecución en sí. Por tanto, pensamos que si el trabajo a realizar es de un tiempo menor al que tardaríamos en lanzar los hilos no valdrá la pena.

**2.4 Si compensara siempre, ¿en qué casos no compensa y por qué?**

Creemos que en caso de que tengas un procesador *mononúcleo* y sin *hyperthreading*, no compensaría ya que no todo el trabajo lo realizaría el mismo núcleo. Como la creación de los hilos requiere de cierto tiempo, lo que haremos es ralentizarlo.

**2.5 ¿Se mejora siempre el rendimiento al aumentar el número de hilos a trabajar?**

Tal y como hemos dicho en los apartados anteriores, el rendimiento para vectores muy grandes sí mejora significativamente al aumentar el número de *threads*. Para tamaños menores creemos que el rendimiento es muy similar. Por ello, en caso de un proyecto real, estaremos gastando tiempo de producción para paralelizar el programa sin tener un rendimiento mayor.

**2.6 Si no fuera así, ¿a qué debe este efecto?**

Esto se debe a el tiempo tardado en crear los *threads* (y cerrarlos) o debido a la arquitectura del ordenador, donde con un solo núcleo no vamos a paralelizar de forma efectiva.

**2.7 Valore si existe algún tamaño del vector a partir del cual el comportamiento de la aceleración va a ser muy diferente del obtenido en la gráfica**

Por las razones que hemos dado antes, pensamos que en vectores pequeños, la gráfica de la aceleración cambiará, pudiendo mostrar una aceleración menor que 1 para los paralelos.

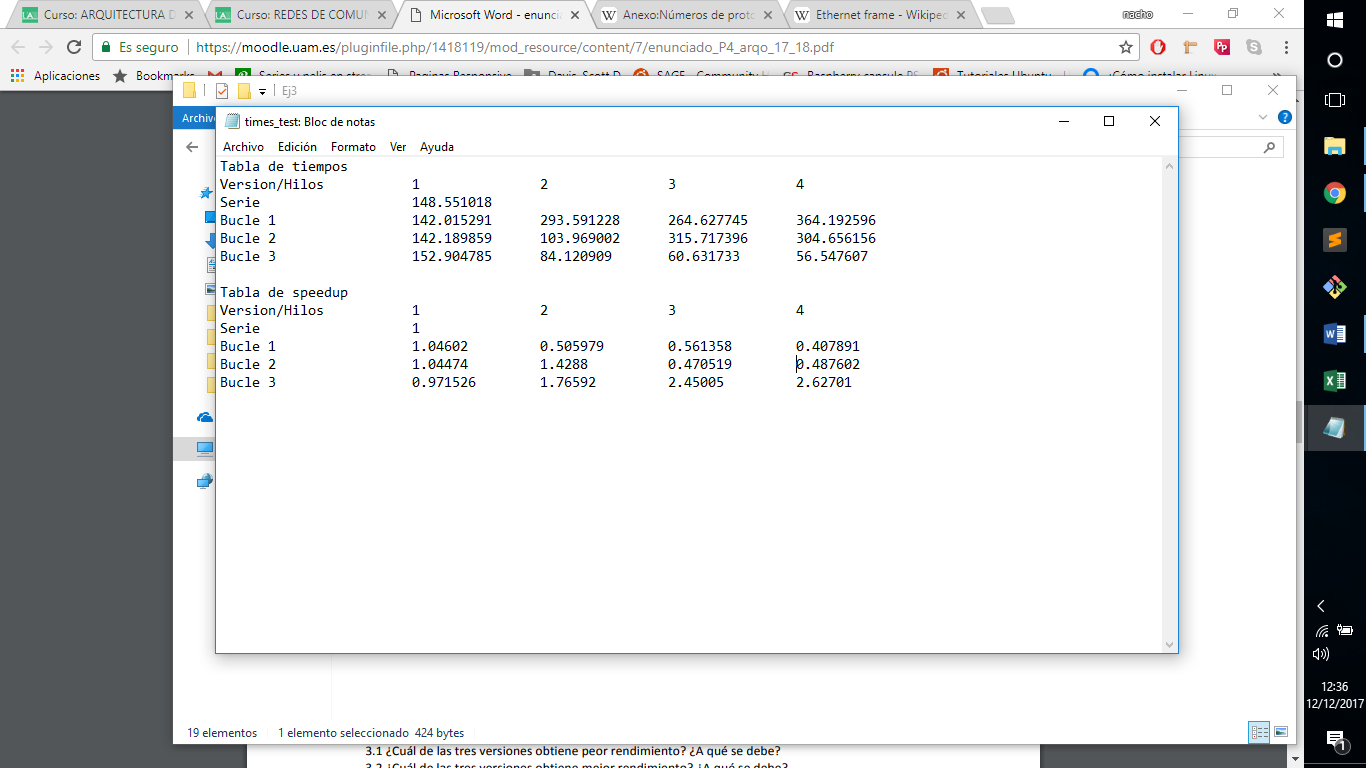
Ejercicio 3: Paralelizando la multiplicación de matrices

En este ejercicio vamos a estudiar la paralelización usando los programas de multiplicación de matrices desarrollados en prácticas anteriores. Elegimos el programa de multiplicación de traspuestas, ya que el más eficiente.

Se nos pide alterar la región de paralelización, de modo que:

* Bucle 1 se corresponde con la paralelización del bucle externo
* Bucle 2 se corresponde con la paralelización del bucle intermedio
* Bucle 3 se corresponde con la paralelización del bucle interno

Al ejecutar los programas, obtenemos los siguientes resultados (con matrices de tamaño 3000)



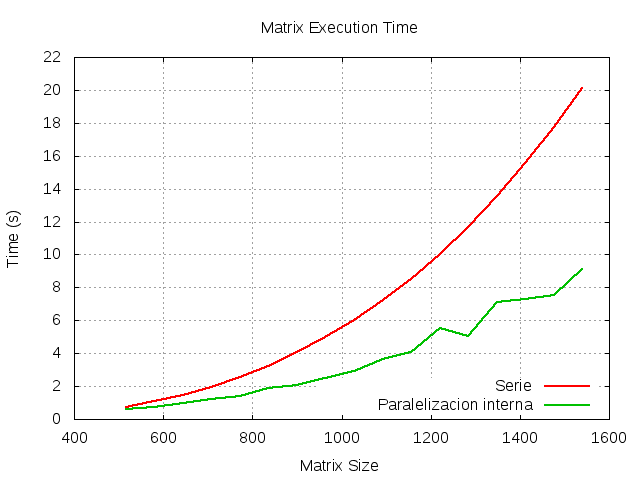
Podemos apreciar que la forma más eficiente de paralelizar este programa es creando la región pragma entorno al bucle más interno, alcanzando su mayor eficacia con 4 *threads*.

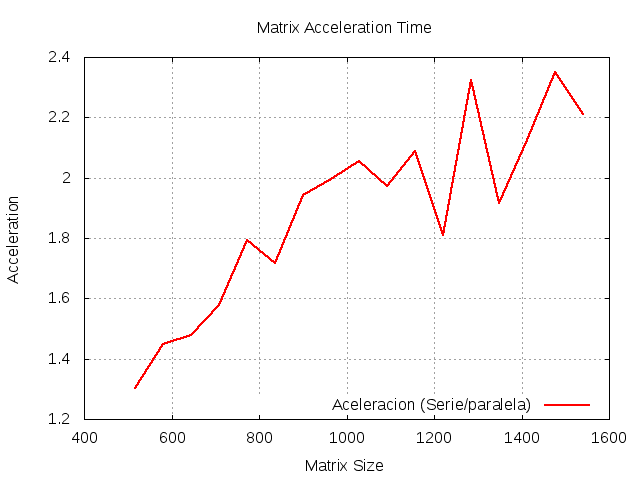
**3.1 ¿Cuál de las tres versiones obtiene peor rendimiento? ¿A qué se debe?**

El peor rendimiento se obtiene al paralelizar el bucle externo. Esto se debe a que cada hilo va a tratar de realizar cálculos sobre los mismos campos de la matriz, produciéndose un *false sharing* que va a ralentizar notablemente la ejecución.

**3.2 ¿Cuál de las tres versiones obtiene mejor rendimiento? ¿A qué se debe?**

El mejor rendimiento se obtiene al paralelizar el bucle interno. Esto se debe a que es el bucle que realiza los cálculos como tal, de forma que si lo paralelizamos vamos a ahorrar mucho tiempo de ejecución, ya que cada hilo realiza sus cálculos por separado y luego se unen.





**3.3 Si en la gráfica anterior no obtuvo un comportamiento de la aceleración en función de N que se estabilice o decrezca al incrementar el tamaño de la matriz, siga incrementando el valor de N hasta conseguir una gráfica con este comportamiento e indique para qué valor de N se empieza a ver el cambio de tendencia.**

Se puede ver que a partir del N=1200 se producen cambios de tendencia, que indican una posible estabilización de la gráfica.

Ejercicio 4: Ejemplo de integración numérica

En este apartado vamos a trabajar con una serie de programas que nos han dado. Todos ellos sirven para aproximar π de forma numérica, mediante el cálculo de áreas bajo la gráfica de una ecuación. A mayor número de áreas, mayor precisión obtendremos.

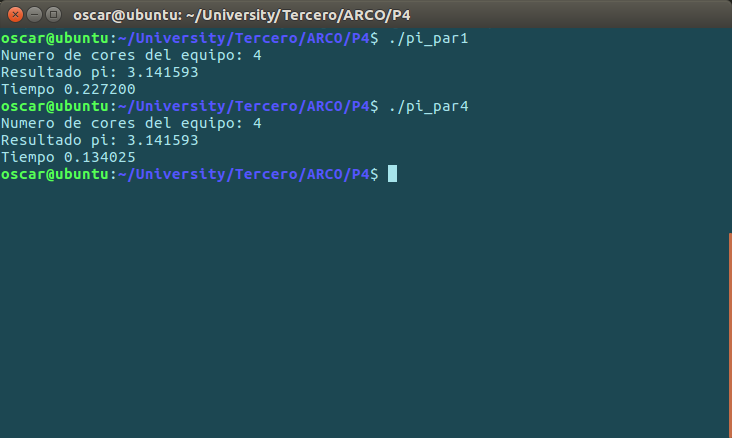
**4.1 ¿Cuántos rectángulos se utilizan en la versión del programa que se da para realizar la integración numérica?**

Usa 100000000 rectángulos.

**4.2 ¿Qué diferencias observa entre estas dos versiones?**

El programa *pi\_par1* utilizar la variable sum (*shared*) para almacenar los datos de la suma, mientras que *pi\_par4* los almacena en una variable privada, y sólo actualiza sum cuando termina el cálculo. Sin embargo, como *pi\_par1* utiliza **sum[tid]**, siendo *tid* una variable privada y única de cada *thread* (está ligada al *thread\_id*), no se va a producir *false sharing*, ya que no se va a acceder al mismo sector del array sum desde distintos hilos. Sin embargo, como cada hilo tiene que apoderarse del array múltiples veces para poder acceder a la posición correspondiente y actualizarla, va a ser más lento que *pi\_par4*.

**4.3 Ejecute las dos versiones recién mencionadas. ¿Se observan diferencias en el resultado obtenido? ¿Y en el rendimiento? Si la respuesta fuera afirmativa, ¿sabría justificar a qué se debe este efecto?**



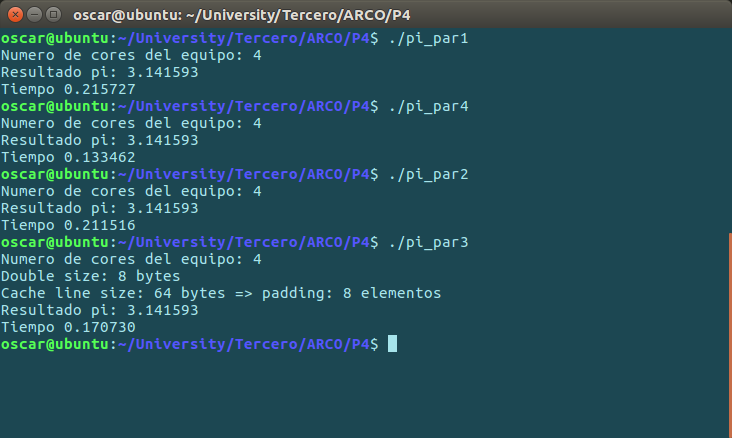
Los resultados son los mismos, pero tarda menos pi\_par4 (como ya hemos explicado)

**4.4 Ejecute las versiones paralelas 2 y 3 del programa. ¿Qué ocurre con el resultado y el rendimiento obtenido? ¿Ha ocurrido lo que se esperaba?**

En este caso, *pi\_par2* emplea la variable sum como *firstprivate*, por lo que va a mantener el valor asignado antes del pragma, pero no se van a mantener los cambios realizados durante la región paralela. Sin embargo, sum es un puntero, por lo que al guardar datos en la región de memoria a la que apunta, esos datos sí que siguen ahí tras el pragma.

En el caso de *pi\_par3*, el programa le asigna a cada *thread* un tamaño de memoria equivalente al tamaño de una línea de caché. De este modo, cuando se cargue la región necesaria para escritura, se reducirán el número de accesos a memoria, ya que se cargará la línea entera de una sola vez.

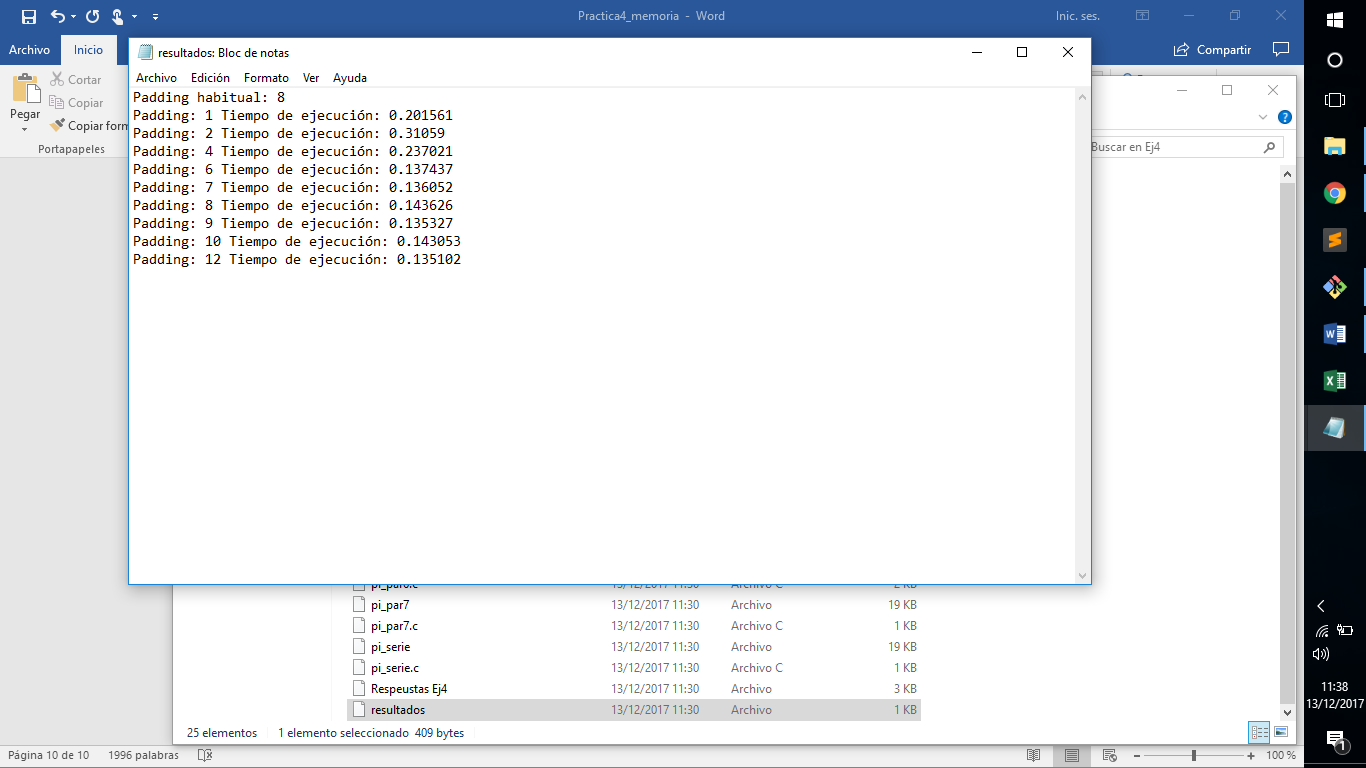
Por ello, el resultado esperado es el mismo en ambos casos, pero mucho más rápido para *pi\_par3.*



En efecto, al ejecutar los programas vemos que *pi\_par3* es más rápido que *pi\_par2*

**4.5 Abra el fichero pi\_par3.c y modifique la línea 32 del fichero para que tome los valores fijos 1, 2, 4, 6, 7, 8, 9, 10 y 12. Ejecute este programa para cada uno de estos valores. ¿Qué ocurre con el rendimiento que se observa?**

En este caso lo que hemos hecho es modificar la línea 32 de pi\_par3 de manera que si el programa no recibe ningún argumento use el valor por defecto. Si recibe algún argumento, lo usará como *padding*. De este modo podremos elaborar un script para este apartado, obteniendo la siguiente salida:



Podemos observar que, si el *padding* insertado es menor que el abitual, obtenemos un resultado similar a *pi\_par1*. Esto se debe a la misma razón: el abuso en los cambios del dato entre cachés. Ahora bien, para valores mayores o iguales al *padding* habitual obtenemos resultados muy similares entre sí, con una aceleración significativa y un tiempo de ejecución similar a pi\_par4.

Ejercicio 5: Uso de la directiva *critical* y *reduction*

Para este último apartado nos ayudaremos de las versiones 4, 5, 6 y 7 del programa de aproximación numérica. Tras ejecutarlos, contestamos a las siguientes preguntas:

**5.1 Ejecute las versiones 4 y 5 del programa. Explique el efecto de utilizar la directiva critical. ¿Qué diferencias de rendimiento se aprecian? ¿A qué se debe este efecto?**

Al ejecutar las dos versiones para el cálculo de π apreciamos que el valor devuelto por pi\_par5 no es el correcto. Pensamos que el problema viene de que la variable **i** se declara en el exterior de la zona paralelizada y toma carácter compartido. Esto provoca una situación de carrera donde varios *threads* intentan acceder a dicha variable simultáneamente, generando un error en el cálculo.

En cuanto al rendimiento cabe destacar que pi\_par5 es considerablemente más lento que pi\_par4. Pensamos que se debe a que al declarar una sección crítica, los *threads* que llegan allí tienen que comprobar si ya hay otro *thread* ejecutando esa instrucción y esperar, provocando un cuello de botella que ralentiza toda la ejecución.

**5.2 Ejecute las versiones 6 y 7 del programa. Explique el efecto de utilizar las directiva utilizadas. ¿Qué diferencias de rendimiento se aprecian? ¿A qué se debe este efecto?**

Ejecutando las versiones 6 y 7 observamos que la última tarda aproximadamente la mitad de tiempo que la otra. Esto se debe a que la directiva *for reduction* optimiza la suma entre los *threads*, creando un árbol binario inverso que suma los valores intermedios en *threads* diferentes.