

1.

- (a) page 0 , NRU 優先以 R 為 0 的 page 為主 , 再來則是 M 為 0 , 再來就是最後修改時間距離最久的。
- (b) page 2 , page 2 是最早被 load 進來的。
- (c) page 1 , 最後修改時間(260) , 距離目前最久。
- (d) page 0 , FIFO 的一種 , 但是 R 若為 1 則修改為 0 並往後面排 , Page 2 : R=1 -> 0 ; page 0 : R=0 選用。

2.

	A	C	G	H	B	L	N	D
Load_T	18	23	5	7	32	19	3	8
R	1	0	1	1	0	1	1	0
M	1	1	1	0	0	0	1	1

(Page , R , M)

(N,1,1) -> (N,0,1)

(G,1,1) -> (G,0,1)

(H,1,0) -> (H,0,0)

(D,0,1) 選用

Ans : page D

3.

Physical address :

這是記憶體上真正的 address 。

Virtual address :

這是電腦產生給 CPU 看的 logical address

4.

兩個選擇的 page 會一樣 , 只是表示的方法不一樣 。

5.

5

Page								
1	0	1	1	0	1	1	1	0
2	0	1	0	0	1	0	0	1
3	0	0	1	1	0	1	1	1
4	1	0	0	0	1	0	1	1