

Position independent code

Выполнила:

Лушникова Анастасия Сергеевна

P3132

Преподаватель: Клименков Сергей

Викторович

Преподаватель факультета программной
инженерии и компьютерной техники.

Position independent code

Описание:

Position independent code - код, не зависящий от адреса.

Если код соответствует данному принципу, то ,при перемещении кода в другое место, он не будет требовать модификации, что значительно упрощает данный процесс.

Инструкции, которые ссылаются непосредственно на конкретные адреса памяти, иногда выполняются быстрее, и замена их эквивалентными инструкциями относительной адресации может привести к немного более медленному выполнению, хотя современные процессоры делают разницу практически незначительной.

Программа:

Использовалась прямая относительная адресация, Реализация машинных циклов:

$SXT_CR(0..7) \rightarrow BR,$
 $BR + IP \rightarrow DR,$
 $DR \rightarrow AR; MEM(AR) \rightarrow DR$

Обозначение:

11 бит	10 бит	9 бит	8 бит
1	1	1	0

AE04	LD IP+4	Добавить содержимое ячейки памяти IP+4 к аккумулятору
3E04	OR IP+4	Передать значение логической операции или для аккумулятора и ячейки памяти IP+4 в аккумулятор
4E04	ADD IP+4	Добавить содержимое ячейки памяти IP+4 к аккумулятору
EE04	EC IP+4	Передать содержимое аккумулятора в ячейку памяти IP+4
0200	CLA	Очистить содержимое аккумулятора
-	A	Данные ячейки A
-	B	Данные ячейки B
-	C	Данные ячейки C
-	R	Результат