

Sistemas Computacionais

Parte 05 – Circuitos lógicos e operações II

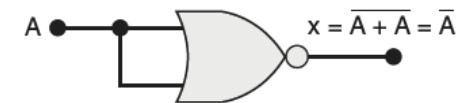
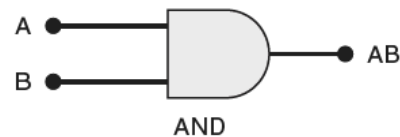
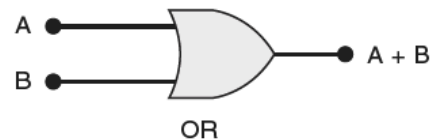
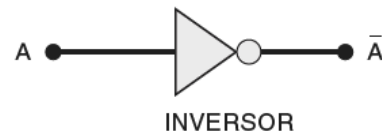
Prof. Fancisco Javier
Francisco.diaz@p.ucb.br

Circuitos lógicos

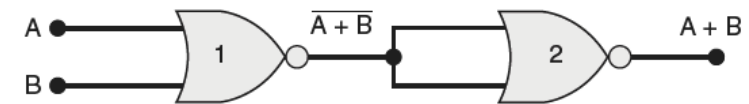
Universalidade das Portas NOR e NAND e Teoremas de Morgan

Universalidade das portas NOR e NAND

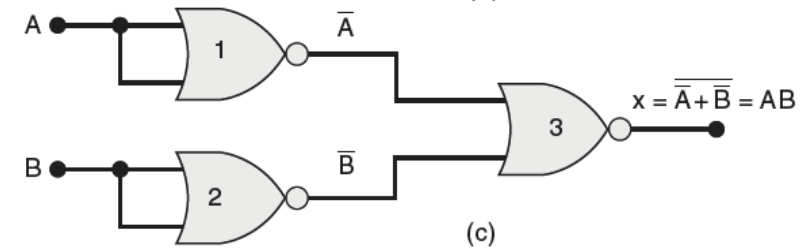
- As expressões booleanas são implementadas com as portas OR, AND e NOT.
- Que podem ser implementadas apenas por portas NOR...



(a)



(b)

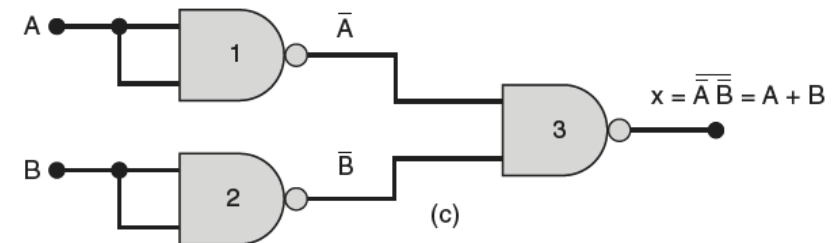
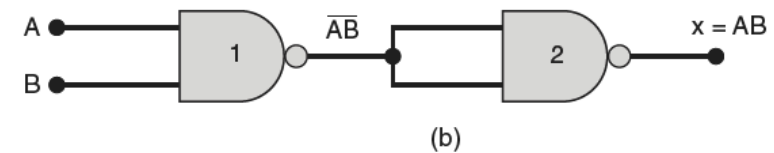
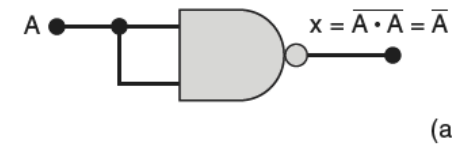
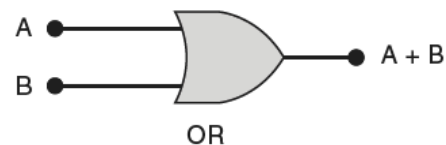
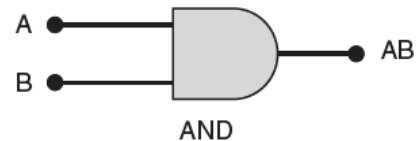
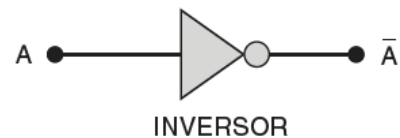


(c)

Universalidade das portas NOR e NAND

- As expressões booleanas são implementadas com as portas OR, AND e NOT.

- ... e portas NAND.

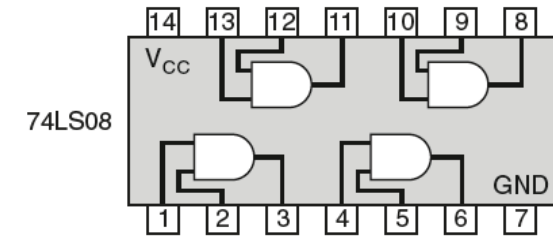
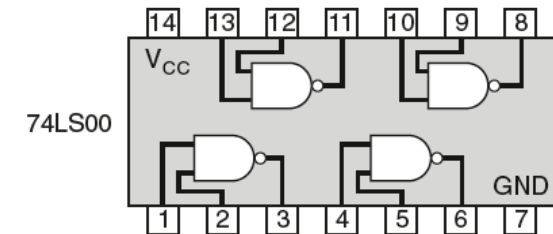
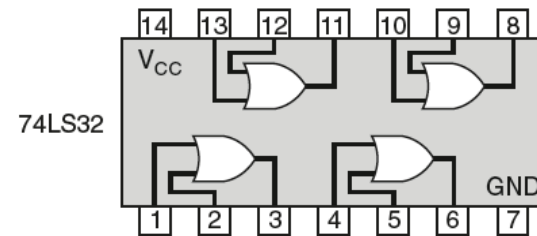


Universalidade das portas NOR e NAND

- Imaginemos uma situação em que o resultado seja ALTO se as entradas A e B ou C e D sejam ALTAS.
- Como eu implementaria essa expressão usando os chips comerciais abaixo?

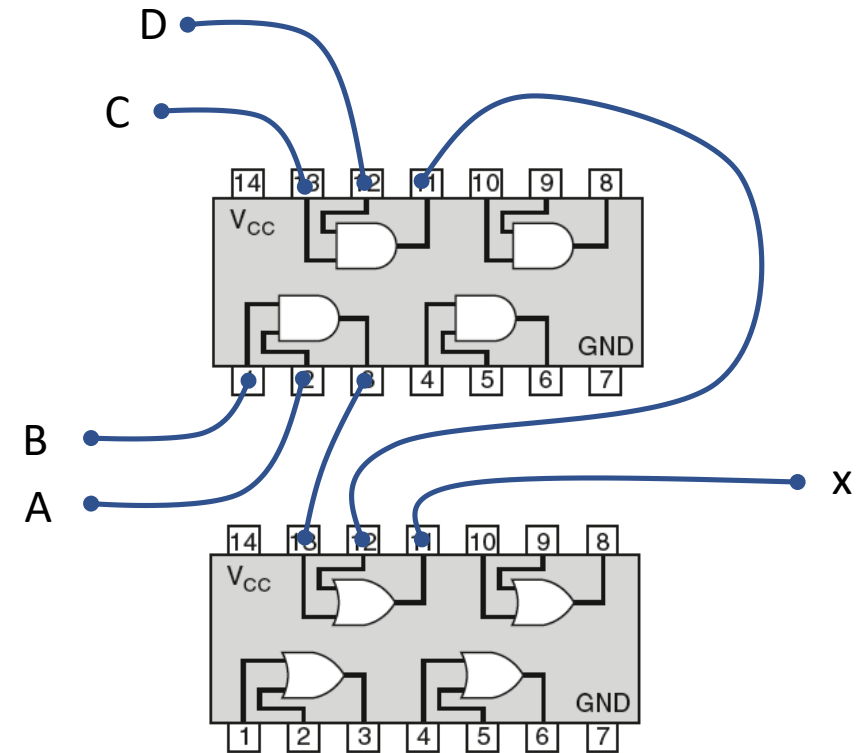
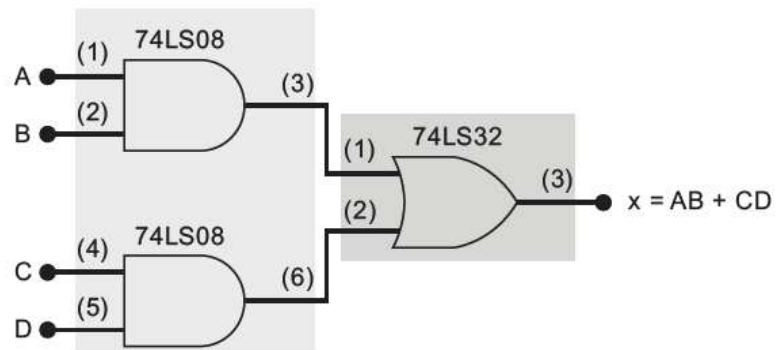
A expressão booleana será:

$$x = A . B + C . D$$



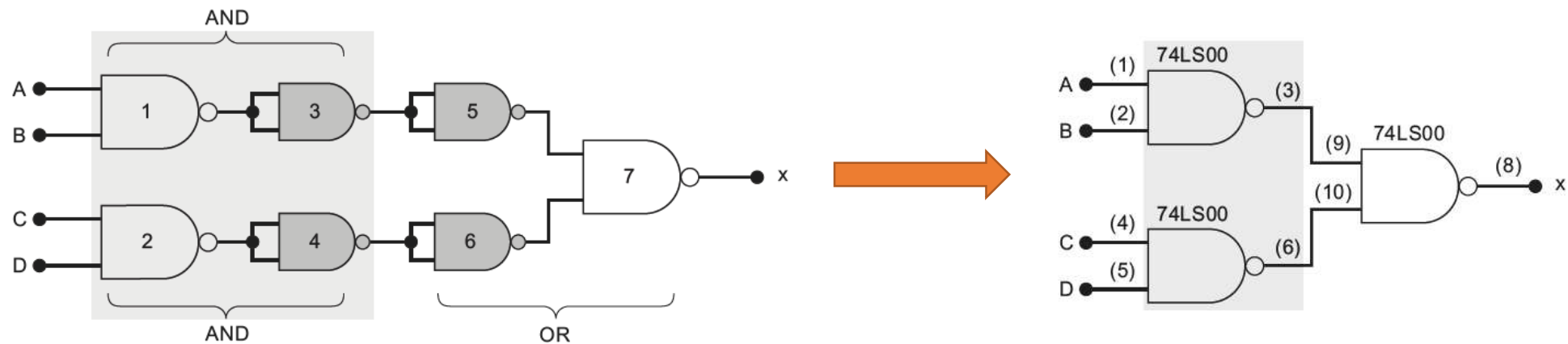
Universalidade das portas NOR e NAND

- Implementando com portas AND e OR a expressão $x = A \cdot B + C \cdot D$



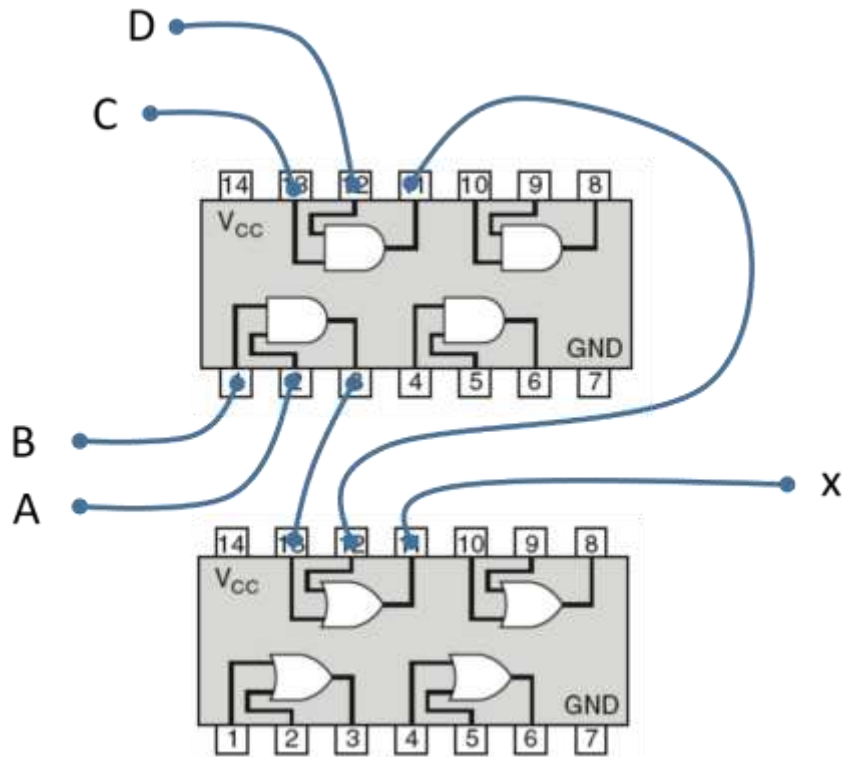
Universalidade das portas NOR e NAND

- E implementando com portas NAND

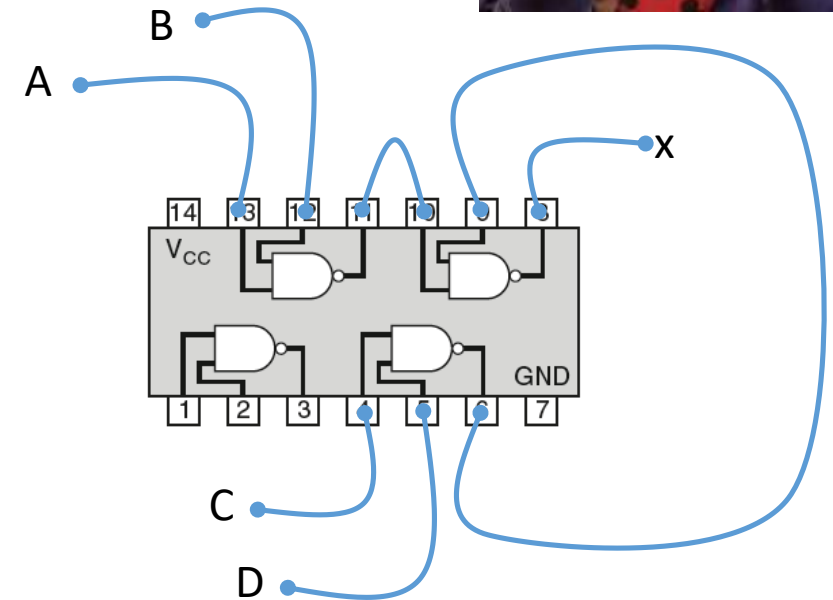


Universalidade das portas NOR e NAND

1.



2.



Circuitos lógicos

Teoremas de De Morgan
e suas aplicações

Augustus De Morgan (1806-1871)



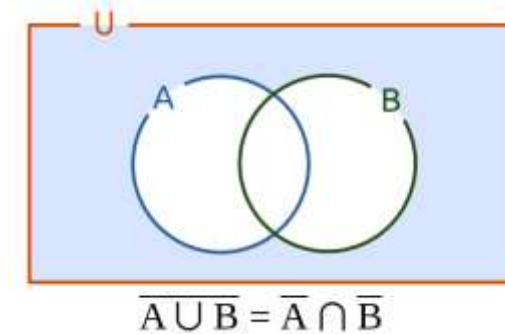
- Matemático britânico, nascido na Índia
- Estudos de grego, latim e princípios de hebraico
- Estudou várias áreas do conhecimento, inclusive o direito e a música.
- “Indução matemática” (1838)
- Como Boole, seu contemporâneo, também realizou trabalhos baseados no Silogismo de Aristóteles

Teoremas de De Morgan

Primeiro Teorema – Teoria dos conjuntos

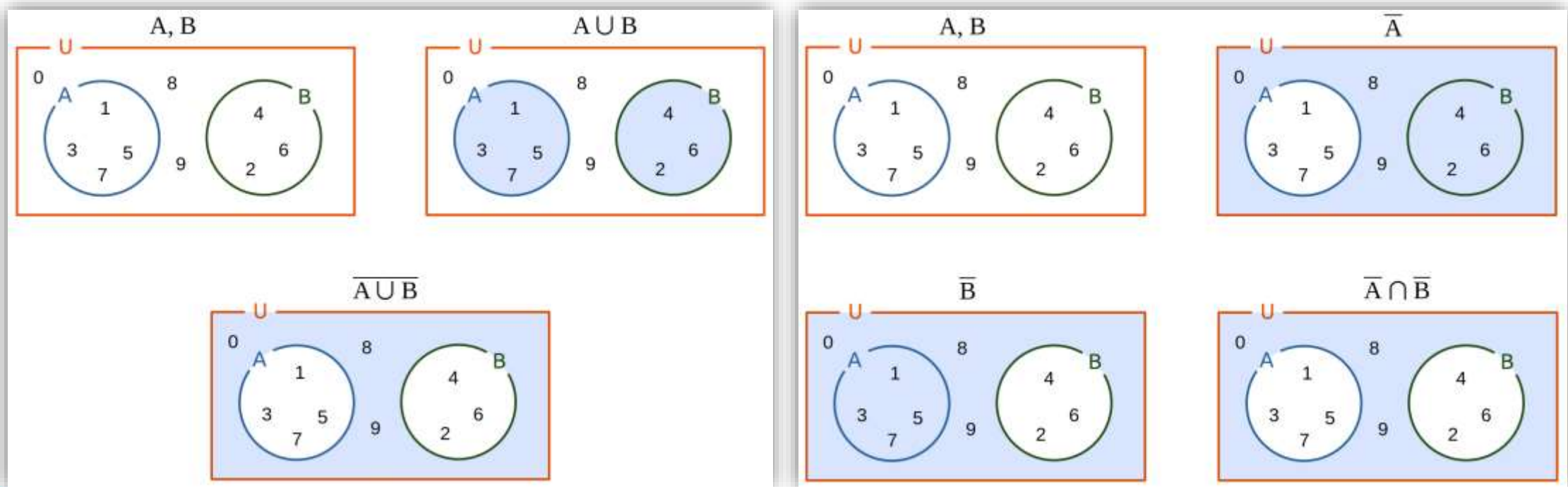
- “A complementar da união entre os conjuntos A e B é igual a interseção das complementares de A e B, para quaisquer que sejam A e B”

Olha o diagrama de Venn aí!!!



Teoremas de De Morgan

Primeiro Teorema – Teoria dos conjuntos



Teoremas de De Morgan

Primeiro Teorema – Álgebra de Boole

- “O complemento de duas ou mais variáveis submetidas a uma operação AND é equivalente a uma operação OR entre os complementos das variáveis individuais.”

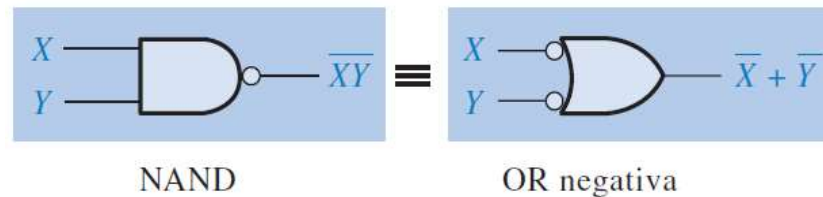
$$\overline{X \cdot Y} = \overline{X} + \overline{Y}$$

Teoremas de De Morgan

Primeiro Teorema – Álgebra de Boole

X	Y	$X \cdot Y$	$\overline{X \cdot Y}$
0	0	0	1
0	1	0	1
1	0	0	1
1	1	1	0

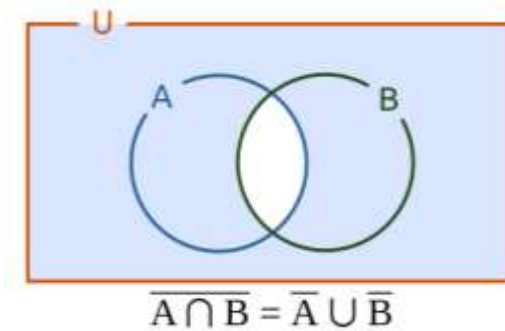
X	Y	\bar{X}	\bar{Y}	$\bar{X} + \bar{Y}$
0	0	1	1	1
0	1	1	0	1
1	0	0	1	1
1	1	0	0	0



Teoremas de De Morgan

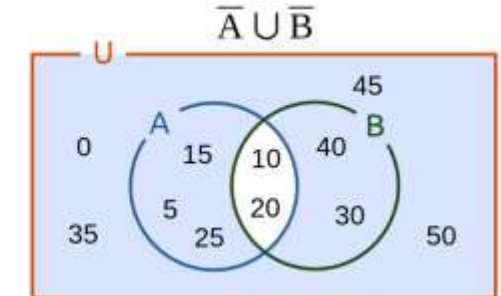
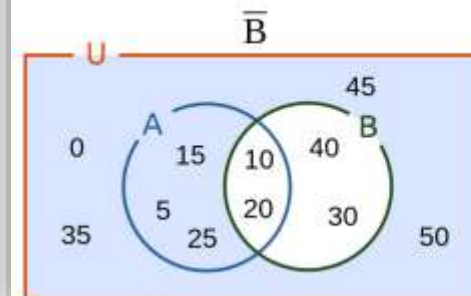
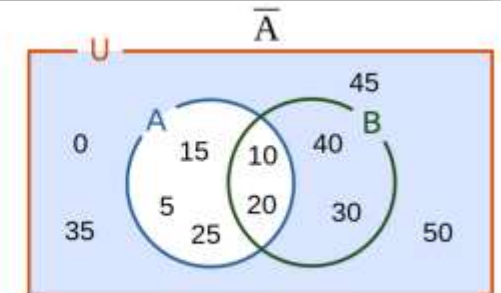
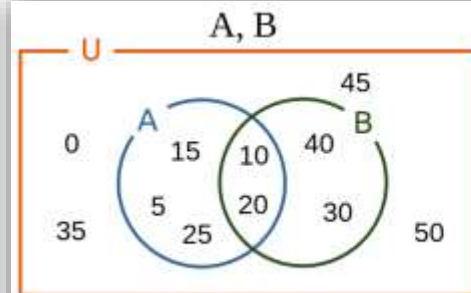
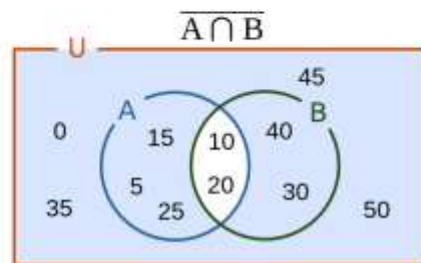
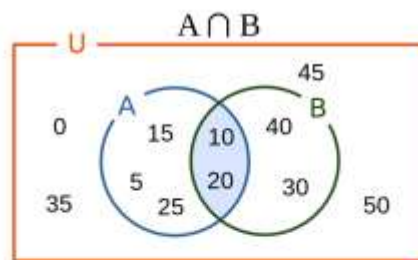
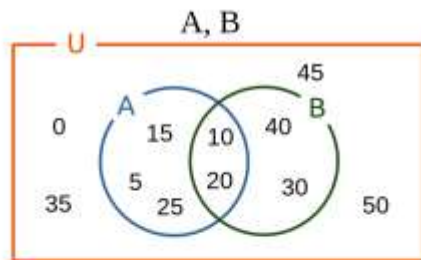
Segundo Teorema – Teoria dos conjuntos

- “A complementar da interseção entre os conjuntos A e B é igual a união entre as complementares de A e B, para quaisquer que sejam A e B”



Teoremas de De Morgan

Segundo Teorema – Teoria dos conjuntos



Teoremas de De Morgan

Segundo Teorema – Álgebra de Boole

- “O complemento de uma soma de variáveis é igual ao produto do complemento das variáveis.”

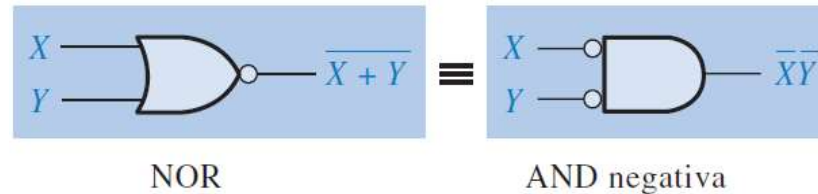
$$\overline{X + Y} = \bar{X} \cdot \bar{Y}$$

Teoremas de De Morgan

Segundo Teorema – Álgebra de Boole

X	Y	$X + Y$	$\overline{X + Y}$
0	0	0	1
0	1	1	0
1	0	1	0
1	1	1	0

X	Y	\bar{X}	\bar{Y}	$\bar{X} \cdot \bar{Y}$
0	0	1	1	1
0	1	1	0	0
1	0	0	1	0
1	1	0	0	0

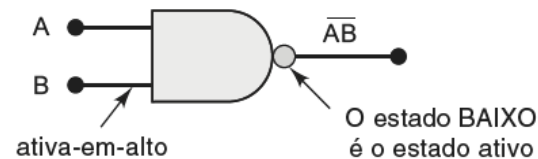


Simbologia alternativa

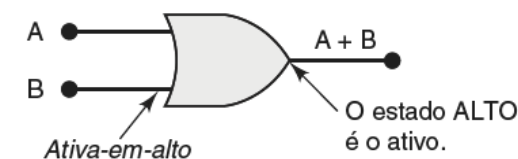
O objetivo disso é deixar claro as condições das entradas para ativar a saída.

Nível lógico ativo

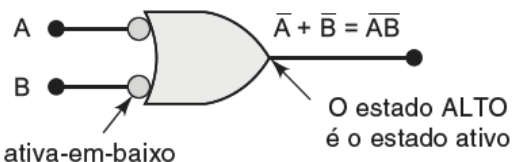
- Saída assume o nível BAIXO somente quando todas as entradas forem ALTAS



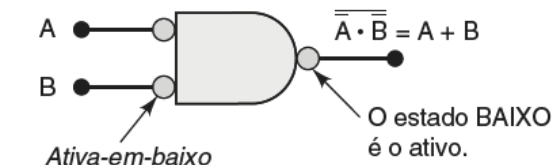
- Saída assume o nível ALTO quando qualquer entrada for ALTA



- Saída assume o nível ALTO quando qualquer entrada for BAIXA

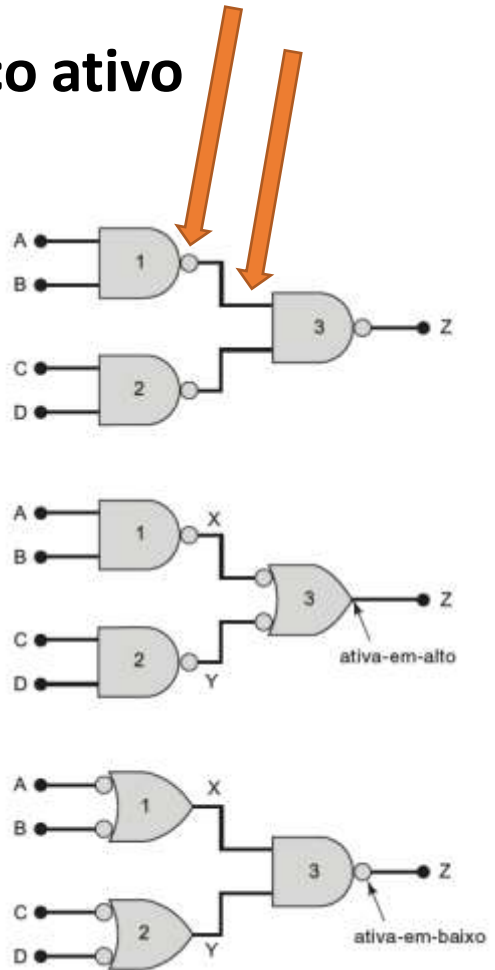


- Saída assume o nível BAIXO somente quando todas as entradas forem BAIXAS



Simbologia alternativa

Nível lógico ativo



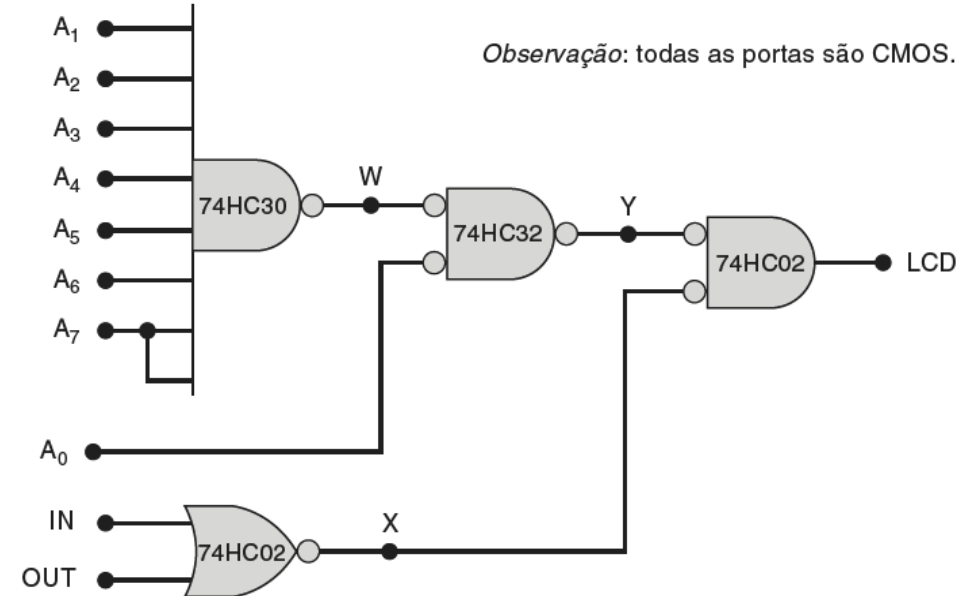
A	B	C	D	Z
0	0	0	0	0
0	0	0	1	0
0	0	1	0	0
0	0	1	1	1
0	1	0	0	0
0	1	0	1	0
0	1	1	0	0
0	1	1	1	1
1	0	0	0	0
1	0	0	1	0
1	0	1	0	0
1	0	1	1	1
1	1	0	0	1
1	1	0	1	1
1	1	1	0	1
1	1	1	1	1

Simbologia alternativa

Exemplo: Controlador LCD

1. LCD ligado \rightarrow LCD = 1, somente se $X = Y = 0$
2. Saída X em nível BAIXO, se IN ou OUT forem ALTO
3. Saída Y em nível BAIXO, somente se $W = A_0 = 0$
4. Saída W em nível BAIXO, somente se A_1 até A_7 forem ALTO

São 10 entradas possíveis, que representam uma tabela-verdade com 1024 linhas



LCD ligado, se $A_1 = A_2 = A_3 = A_4 = A_5 = A_6 = A_7 = 1$ e $A_0 = 0$ e IN ou OUT (ou ambas) forem 1.

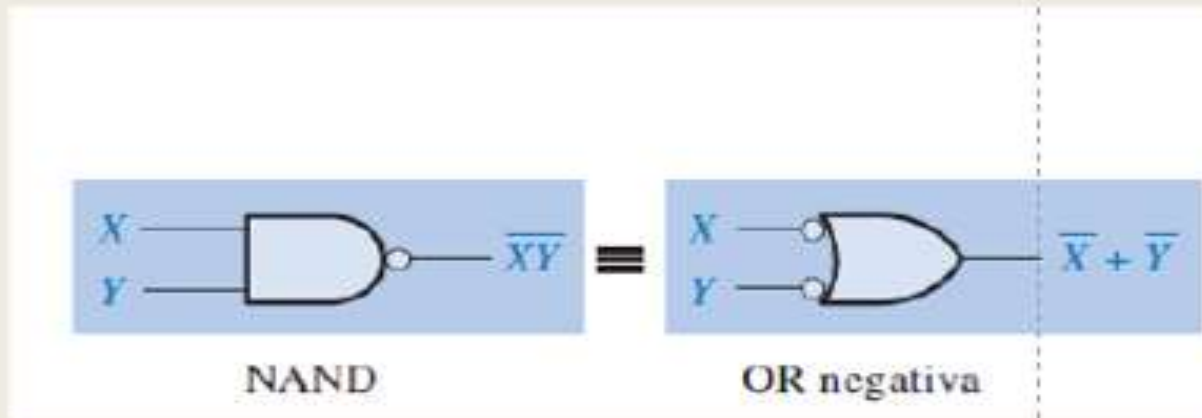
Circuitos lógicos

Exercite seus conhecimentos!!!

Com base em 1º Teorema de Morgan:

- O complemento de um produto de variáveis é igual à soma do complemento de variáveis.

$$\overline{XY} = \overline{X} + \overline{Y}$$

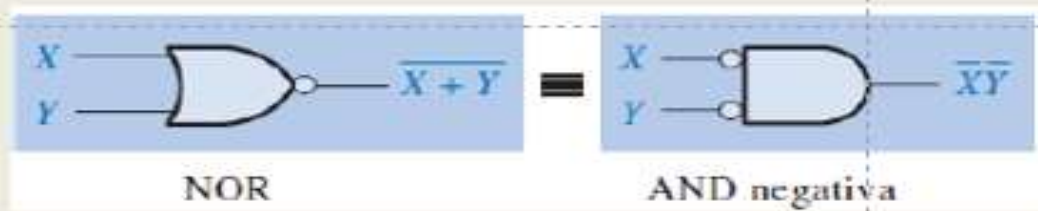


Entradas		Saída	
X	Y	\overline{XY}	$\overline{X} + \overline{Y}$
0	0	1	1
0	1	1	1
1	0	1	1
1	1	0	0

E em 2º Teorema de Morgan:

- O complemento da soma de variáveis é igual ao produto do complemento das variáveis.

$$\overline{X + Y} = \overline{X} \cdot \overline{Y}$$



Entradas		Saída	
X	Y	$\overline{X + Y}$	$\overline{X} \cdot \overline{Y}$
0	0	1	1
0	1	0	0
1	0	0	0
1	1	0	0

E na álgebra de Boole resolva os exercícios a seguir

Simplifique $z = (\overline{A} + B)(A + B)$.

Exercício:

Simplifique $z = (\bar{A} + B)(A + B)$.

Solução

A expressão pode ser expandida multiplicando-se os termos [teorema (13)]:

$$z = \bar{A} \cdot A + \bar{A} \cdot B + B \cdot A + B \cdot B$$

Pelo teorema (4), $\bar{A} \cdot A = 0$. Além disso, $B \cdot B = B$ [teorema (3)]:

$$z = 0 + \bar{A} \cdot B + B \cdot A + B = \bar{A}B + AB + B$$

Fatorando a variável B [teorema (13)], temos

$$z = B(\bar{A} + A + 1)$$

Finalmente, utilizando os teoremas (2) e (6),

$$z = B$$

Exercício 2

Simplifique a expressão $x = (\bar{A} + B)(A + B + D) \bar{D}$.

Solução

A expressão pode ser colocada sob a forma de soma-de-produtos multiplicando-se todos os termos. O resultado é

$$x = \bar{A}A\bar{D} + \bar{A}B\bar{D} + \bar{A}D\bar{D} + BA\bar{D} + BB\bar{D} + BD\bar{D}$$

O primeiro termo pode ser eliminado, já que $\bar{A}A = 0$. Do mesmo modo, o terceiro e o sexto termo podem ser eliminados, visto que $D\bar{D} = 0$. O quinto termo pode ser simplificado para $B\bar{D}$, já que $BB = B$. Isto resulta em

$$x = \bar{A}B\bar{D} + AB\bar{D} + B\bar{D}$$

Podemos fatorar $B\bar{D}$ de cada termo para obter

$$x = B\bar{D}(\bar{A} + A + 1)$$

É claro que o termo entre parênteses é sempre 1, portanto, finalmente temos

$$x = B\bar{D}$$

Exercícios:

Simplifique cada uma das expressões seguintes utilizando os teoremas de DeMorgan.

(a) $\overline{\overline{ABC}}$

(d) $\overline{\overline{A(B + \overline{C})D}}$

(b) $\overline{\overline{A + \overline{BC}}}$

(e) $\overline{(M + \overline{N})(\overline{M} + N)}$

(c) $\overline{\overline{ABCD}}$

(f) $\overline{\overline{ABCD}}$

Simplifique as expressões a seguir usando a álgebra booleana.

(a) $x = ABC + \overline{A}C$

(b) $y = (Q + R)(\overline{Q} + \overline{R})$

(c) $w = ABC + A\overline{B}C + \overline{A}$

(d) $q = \overline{RST}(\overline{R + S + T})$

(e) $x = \overline{A}\overline{B}\overline{C} + \overline{A}BC + ABC + A\overline{B}\overline{C} + A\overline{B}C$

(f) $z = (B + \overline{C})(\overline{B} + C) + \overline{\overline{A} + B + \overline{C}}$

(g) $y = \overline{(C + D)} + \overline{A}C\overline{D} + A\overline{B}\overline{C} + \overline{A}\overline{B}CD + ACD$

Próxima aula

- Circuitos lógicos combinacionais



Dúvidas?

