


Nom :	Prénom :	Groupe :
ECOLE POLYTECHNIQUE UNIVERSITAIRE DE NICE SOPHIA-ANTIPOLIS		
	Cycle Initial Polytech Première Année Année scolaire 2013/2014 <hr/> DS électronique analogique No3	Note / 20

Mardi 6 Mai 2014

Durée : 1h30

- ☐ Cours et documents non autorisés.
- ☐ Calculatrice de type collège autorisée
- ☐ Vous répondrez directement sur cette feuille.
- ☐ Tout échange entre étudiants (gomme, stylo, réponses...) est interdit
- ☐ Vous devez :
 - indiquer votre nom et votre prénom.
 - éteindre votre téléphone portable (– 1 point par sonnerie).

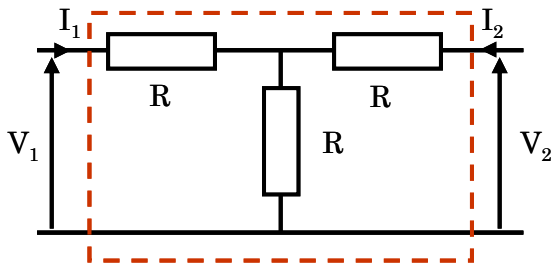
RAPPELS :

Impédance d'une capacité C : $1/(jC\omega)$ $[\Omega]$	Impédance d'une bobine L : $jL\omega$ $[\Omega]$
Filtre passe bas : $G(\omega) = \frac{H}{1+j\omega RC} = \frac{H}{1+j\frac{\omega}{\omega_0}}$	Filtre passe haut : $G(\omega) = \frac{H}{1-j\frac{1}{\omega RC}} = \frac{H}{1-j\frac{\omega_0}{\omega}}$
Quadripôle : matrice impédance $\begin{bmatrix} V_1 \\ V_2 \end{bmatrix} = \begin{bmatrix} Z_{11} & Z_{12} \\ Z_{21} & Z_{22} \end{bmatrix} \begin{bmatrix} I_1 \\ I_2 \end{bmatrix}$	$\begin{cases} V_1 = Z_{11}.I_1 + Z_{12}.I_2 \\ V_2 = Z_{21}.I_1 + Z_{22}.I_2 \end{cases}$
Quadripôle : matrice admittance $\begin{bmatrix} I_1 \\ I_2 \end{bmatrix} = \begin{bmatrix} Y_{11} & Y_{12} \\ Y_{21} & Y_{22} \end{bmatrix} \begin{bmatrix} V_1 \\ V_2 \end{bmatrix}$	$\begin{cases} I_1 = Y_{11}.V_1 + Y_{12}.V_2 \\ I_2 = Y_{21}.V_1 + Y_{22}.V_2 \end{cases}$
Gain en tension en représentation impédance* :	$A_v = \frac{V_2}{V_1} = \frac{Z_{21}}{Z_{11} + \frac{Z_{11}.Z_{22} - Z_{12}.Z_{21}}{X}}$

* X représente l'impédance branchée en sortie du quadripôle.

EXERCICE I : Quadripôles (6 pts)

1 I.1. Par la méthode de votre choix, déterminer les paramètres impédances de ce quadripôle :



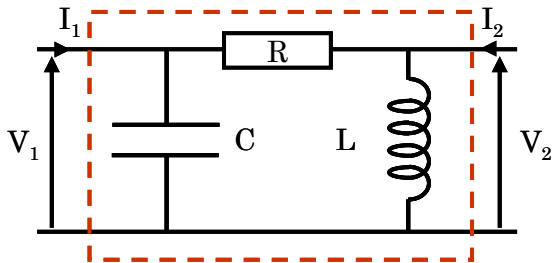
(0.25 pt) $Z_{11} =$

(0.25 pt) $Z_{12} =$

(0.25 pt) $Z_{21} =$

(0.25 pt) $Z_{22} =$

1 I.2. Par la méthode de votre choix, déterminer les paramètres admittances de ce quadripôle :



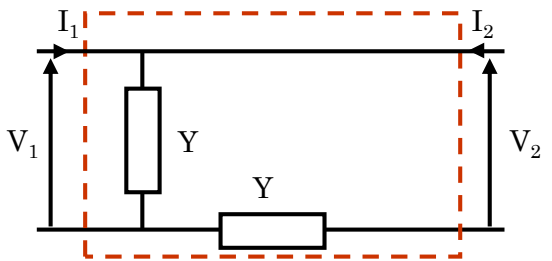
(0.25 pt) $Y_{11} =$

(0.25 pt) $Y_{12} =$

(0.25 pt) $Y_{21} =$

(0.25 pt) $Y_{22} =$

1 I.3. Par la méthode de votre choix, déterminer les paramètres admittances de ce quadripôle :



(0.25 pt) $Y_{11} =$

(0.25 pt) $Y_{12} =$

(0.25 pt) $Y_{21} =$

(0.25 pt) $Y_{22} =$

Brouillon

1

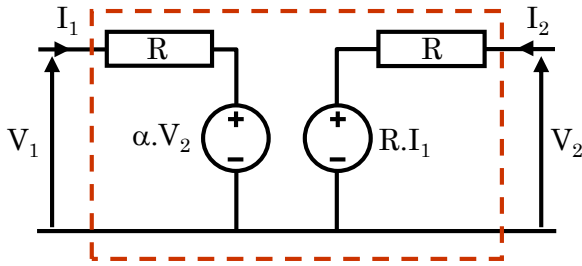
I.4. Par la méthode de votre choix, déterminer les paramètres impédances de ce quadripôle :

(0.25 pt) $Z_{11} =$

(0.25 pt) $Z_{12} =$

(0.25 pt) $Z_{21} =$

(0.25 pt) $Z_{22} =$

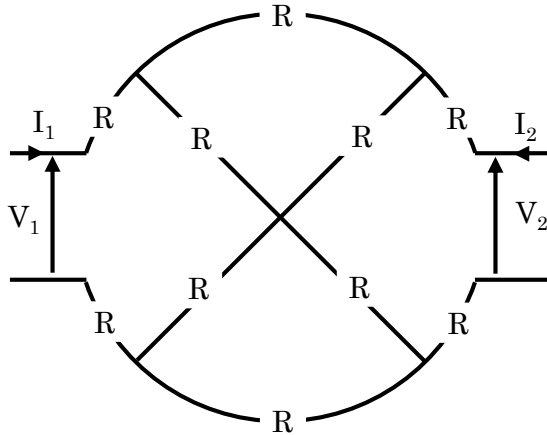


1

I.5. Par la méthode de votre choix, déterminer 2 des 4 paramètres impédances de ce quadripôle :

(0.5 pt) $Z_{11} =$

(0.5 pt) $Z_{12} =$



1

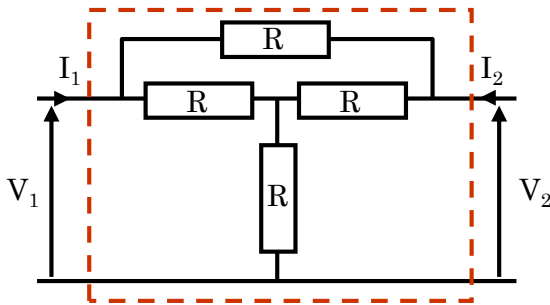
I.6. Par la méthode de votre choix, déterminer les paramètres impédances de ce quadripôle :

(0.25 pt) $Z_{11} =$

(0.25 pt) $Z_{12} =$

(0.25 pt) $Z_{21} =$

(0.25 pt) $Z_{22} =$



Brouillon

EXERCICE II : Amplificateur en émetteur commun (12 pts)

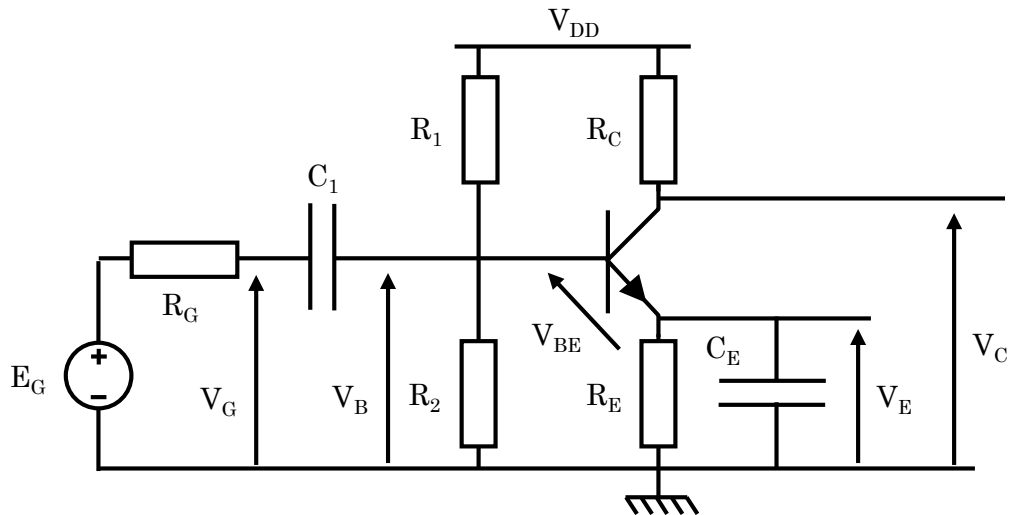


Figure II.1

Soit le circuit de la figure II.1. Le transistor a un gain en courant β , une tension de saturation V_{CEsat} ainsi qu'une résistance R_s et une tension V_s pour sa diode base-émetteur. h_{oe} sera négligée.

II.1. Etude en statique du montage

0.25 II.1.1. Dans quel régime se trouve le transistor pour pouvoir amplifier le signal $E_G(t)$?

- A Bloqué
- B Linéaire
- C Saturé

0.25 II.1.2. Comment doit-on considérer les capacités en régime statique ?

- A Comme des courts-circuits
- B Comme des circuits ouverts
- C Comme des fils
- D Comme des résistances

0.5 II.1.3. Donner l'expression du courant I_{B0} en fonction de V_{DD} , R_1 , R_2 , R_s , V_s , R_E et β . Vous pourrez vous aider d'un générateur de Thévenin équivalent si vous voulez.

$I_{B0} =$

II.1.4. Donner l'expression du courant I_{C0} .

0.25

$I_{C0} =$

II.1.4. Donner l'expression de la tension V_{CE0} en fonction de V_{DD} , R_C , R_E , I_B et β .

0.5

$V_{CE0} =$

II.1.5. Comment doit être V_{CE} par rapport à V_{CEsat} ?

0.25

A $V_{CE} < V_{CEsat}$

B $V_{CE} > V_{CEsat}$

C $V_{CE} = V_{CEsat}$

D $V_{CE} > V_{DD}$

Brouillon

II.2. Etude en régime dynamique du montage

Les capacités C_1 et C_E seront considérées comme des courts-circuits. Pour simplifier les expressions, on posera $R_e = R_1 // R_2 // R_S$

1

II.2.1 Donner le schéma en régime petit signal du schéma de la figure (II.1). Il faudra indiquer où se trouvent : la base, le collecteur, l'émetteur, i_b , et $\beta \cdot i_b$.

1

II.2.2 Donner l'expression du gain en tension.

$$A_{V1} = \frac{v_c}{v_b} =$$

0.5

II.2.3 Donner l'expression du gain composite en tension.

$$A_{VG1} = \frac{v_c}{e_g} =$$

II.3. Etude en régime dynamique du montage avec la capacité C_1

La capacité C_E est considérée comme un court-circuit. Pour simplifier les expressions, on posera $R_e = R_1 // R_2 // R_S$

II.3.1. Quel est le rôle de la capacité C_1 (entourer la bonne réponse) ?

0.25

- A Augmenter le gain en alternatif en court-circuitant la résistance R_2
- B Empêcher que la partie statique de E_G modifie le point de polarisation du transistor.
- C Eviter l'échauffement du transistor
- D Court-circuiter la base pour laisser passer la partie alternative de E_G
- E Empêcher que la partie statique de V_{DD} modifie le point de polarisation du transistor.

II.3.2. Pour le circuit, la capacité C_1 représente un filtre :

0.25

- A Passe Bas
- B Passe Haut
- C Passe Calou

Brouillon

0,5

II.3.3 Donner le schéma en régime petit signal du circuit de la figure (II.1). Il faudra indiquer où se trouvent : la base, le collecteur, l'émetteur, i_b , et $\beta \cdot i_b$.

0,5

II.3.4. Déterminer l'expression du gain en tension

$$A_{VC1} = \frac{v_c}{v_g} =$$

0,5

II.3.5. Identifier alors l'expression de la fréquence du filtre, F_{C1} :

$$F_{C1} =$$

0,5

II.3.6. On souhaite amplifier un signal audio dont les fréquences sont comprises entre 20 Hz et 20 kHz. Représenter l'allure du gain A_{VC1} (question II.3.4.) sur la figure (II.2). Il faudra aussi positionner le gain A_{V1} (question II.2.2.)

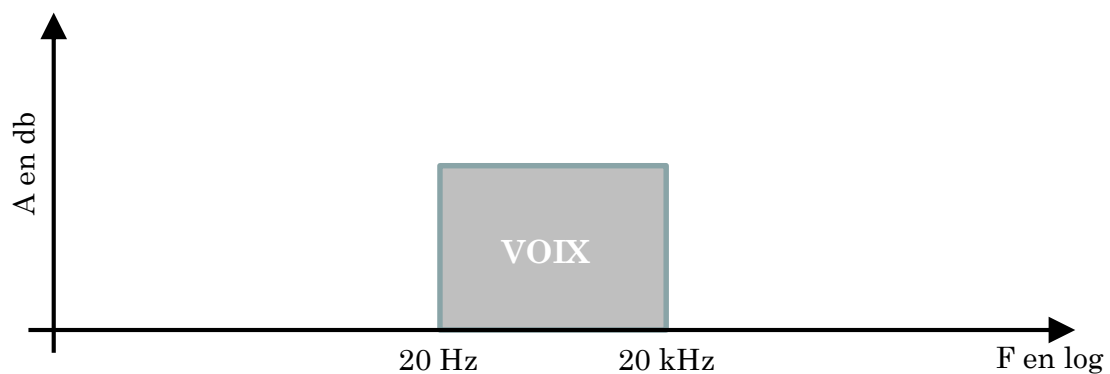


Figure II.2

II.4. Etude en régime dynamique du montage avec la capacité C_E

La capacité C_1 est considérée comme un court-circuit.

II.4.1. Quel est le rôle de la capacité C_E ?

0.25

- A) Augmenter la valeur de la résistance R_E .
- B) Empêcher la tension V_E de varier et ainsi augmenter la valeur du gain $A_{V1} = v_c/v_b$.
- C) Stabiliser thermiquement le transistor.
- D) Augmenter l'effet de la capacité C_1

II.4.2. Pour V_G et E_G , la capacité C_E forme un filtre ?

0.25

- A) Passe haut.
- B) Passe bas.
- C) Passe Us Duriusculus

II.4.3. Donner le schéma en régime petit signal du circuit de la figure (II.1). Il faudra indiquer où se trouvent : la base, le collecteur, l'émetteur, i_b , et $\beta.i_b$.

0.5

Brouillon

1

II.4.4. Si on suppose que la capacité C_E est un circuit ouvert (donc en basse fréquence), donner l'expression du gain en tension.

$$A_{V2} = \frac{v_c}{v_b} =$$

0.5

II.4.5. Comparer les gains A_{V1} (question II.2.2.) et A_{V2} (question II.4.4).

A) $A_{V1} < A_{V2}$

B) $A_{V1} > A_{V2}$

C) $A_{V1} = A_{V2}$

1

II.4.6. En tenant compte de C_E , quelle est l'expression du gain en tension. **Attention, ce gain ne correspond ni à un passe bas, ni à un passe haut comme défini en rappel.**

$$A_{VCE_2} = \frac{v_c}{v_b} =$$

0.25

II.4.7. Vers quelle expression tend le gain du montage lorsque la fréquence tend vers 0.

$$A_{VCE_2}|_{F \rightarrow 0} =$$

0.25

II.4.8. Vers quelle expression tend le gain du montage lorsque la fréquence tend vers l'infini.

$$A_{VCE_2}|_{F \rightarrow \infty} =$$

II.4.9. On souhaite amplifier un signal audio dont les fréquences sont comprises entre 20 Hz et 20 kHz. Représenter l'allure du gain A_{VCE_2} (question II.4.6.) sur la figure (II.3). Il faudra aussi positionner les gains A_{V2} (II.4.4) et A_{V1} (question II.2.2.)

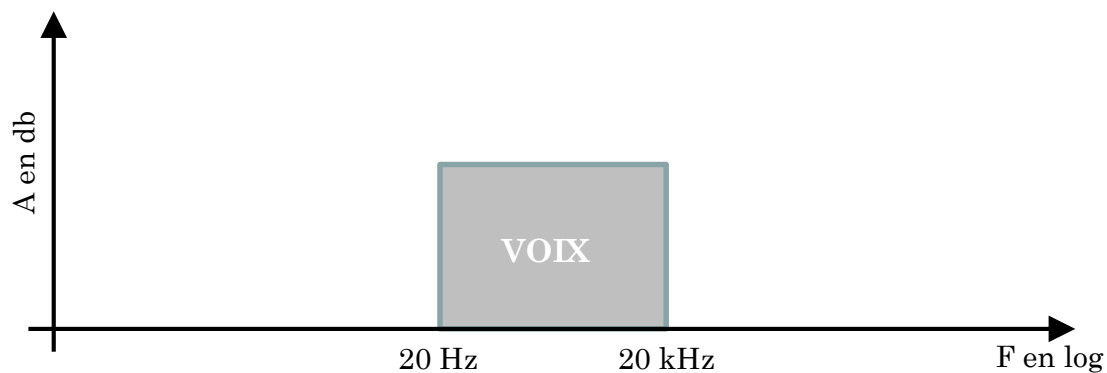


Figure II.3

Brouillon

EXERCICE III : Amplificateur et quadripôle (2 pts)

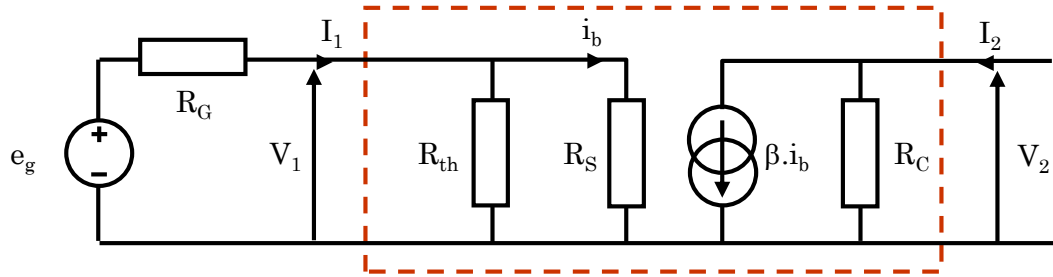


Figure III.1

Soit, à la figure (III.1), le schéma petit signal d'un amplificateur

1

III.1. Par la méthode de votre choix, déterminer les paramètres impédances du quadripôle amplificateur.

$$Z_{11} =$$

$$Z_{12} =$$

$$Z_{21} =$$

$$Z_{22} =$$

1

III.2. En utilisant les rappels, donner l'expression du gain en tension :

$$A_v = \frac{V_2}{V_1} =$$

Brouillon

EXERCICE IV : Amplificateur et quadripôle (2 pts bonus)

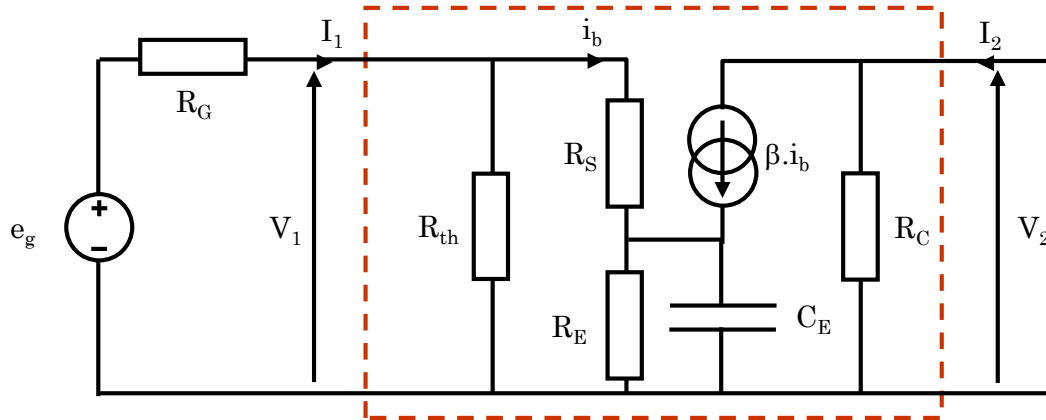


Figure IV.1

Soit, à la figure (IV.1), le schéma petit signal d'un amplificateur

IV.1. Par la méthode de votre choix, déterminer les paramètres impédances du quadripôle amplificateur. Pour simplifier, vous pouvez utiliser la notation //

1
bonus

$$Z_{11} =$$

$$Z_{12} =$$

$$Z_{21} =$$

$$Z_{22} =$$

IV.2. En utilisant les rappels, donner l'expression du gain en tension :

1
bonus

$$A_v = \frac{V_2}{V_1} =$$

Brouillon

Brouillon