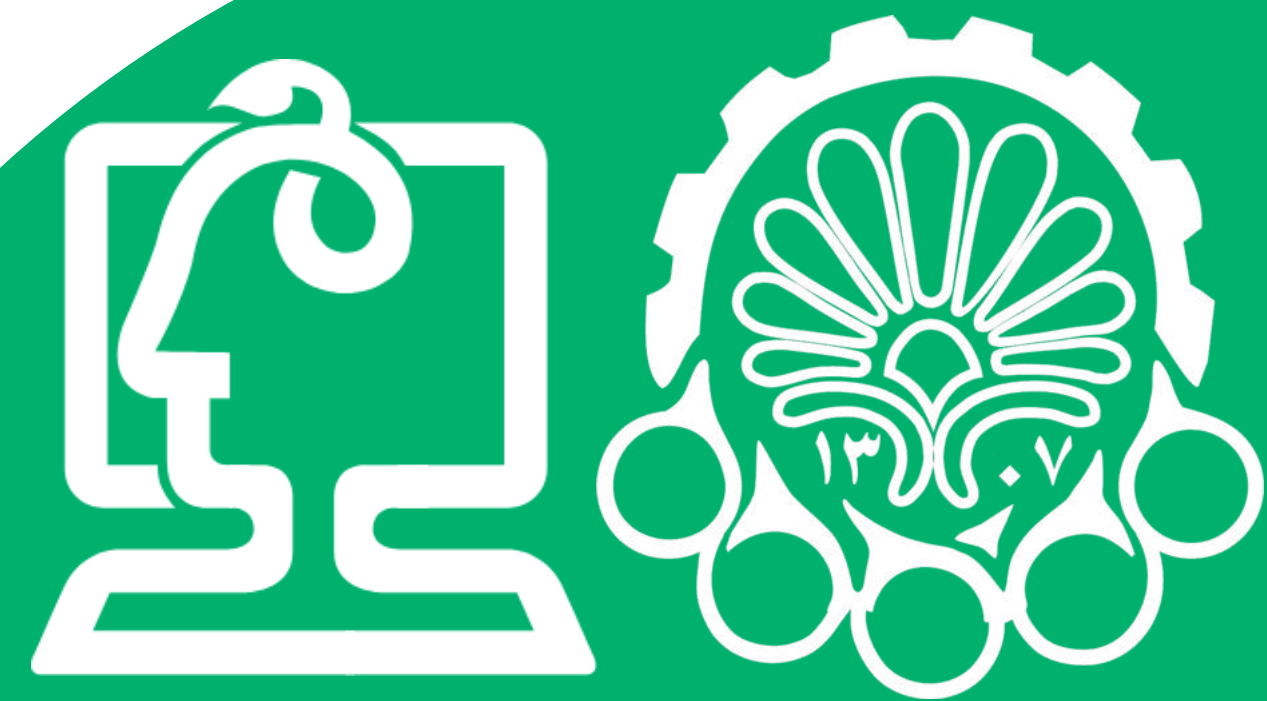


آزمایشگاه معماری کامپیوتر

نیمسال اول ۱۴۰۰

جلسه نهم
حافظه ROM





حافظه ها

MEMORY

ROM

RAM



حافظه ROM

```
entity ROM16x8 is
    port(
        address: in std_logic_vector(3 downto 0);
        data_out: out std_logic_vector(7 downto 0)
    );
end ROM128x8;
```



حافظه ROM

architecture Behavioral of ROM16x8 is
type memory is Array(0 to 15) of std_logic_vector(7 downto 0);
signal rom: memory;

```
Begin  
data_out<=rom(conv_integer(address));  
.....  
end Behavioral;
```



تکلیف شماره نه

۱- طراحی یک ROM، با اندازه 16 خانه و اندازه هر کدام ۸ بیتی