Memòria Virtual

Unitat 6 - Nel Banqué Torné

Introducció: Què és la memòria virtual?

La **memòria virtual** és una tècnica que permet al sistema operatiu executar programes que no caben a la Memòria Principal (MP). Aquesta funció es basa en la transferència de dades entre Memòria Principal i Memòria Secundària (p. ex., disc dur), assegurant que la informació necessària estigui disponible en cada moment.

Objectiu principal

 Millorar l'eficiència del sistema operatiu permetent que els processos accedeixin a informació de manera dinàmica i eficient.

Avantatges i inconvenients de la memòria virtual

Avantatges

- Permet augmentar el grau de multiprogramació.
- Possibilita executar programes que superen la capacitat de la Memòria Principal.

Inconvenients

- Els programes s'executen més lentament.
- Un grau de multiprogramació excessiu pot provocar hiperpaginació, que afecta el rendiment.

Tècniques de gestió de la memòria virtual

1. Paginació sota demanda

- Les pàgines són carregades a la Memòria Principal quan s'hi accedeix per primera vegada.
- Al començar un procés, cap de les seves pàgines està carregada.

2. Paginació anticipada

- Es carreguen pàgines abans que siguin necessàries, basant-se en prediccions.
- Pot incloure pàgines consecutives per optimitzar l'accés.

Tractament de la fallada de pàgina

Quan un procés accedeix a una pàgina que no es troba a la Memòria Principal:

- 1. Si hi ha una cel·la lliure, es carrega la pàgina en aquesta cel·la.
- 2. Si no hi ha cel·les lliures:
 - Es selecciona una cel·la víctima amb un algorisme de reemplaçament.
 - La cel·la víctima és modificada posant-la invàlida.
 - La nova pàgina es carrega havent afegit el nou element i es marca com a vàlida.

"Mentre es tracta la fallada de pàgina, es pot planificar un altre procés per evitar inactivitat del sistema."

Temps efectiu d'accés a la memòria (TEA)

El temps efectiu d'accés considera:

- P: Probabilitat de fallada de pàgina.
- Ta: Temps d'accés a Memòria Principal si no hi ha fallada
- Tfp: Temps d'accés a Memòria Principal si hi ha fallada

Components del temps d'accés als discs

- **Tc**: Temps de cerca de la pista/cilindre.
- **TI**: Temps de latència per trobar el sector.
- **Tt**: Temps de transferència de dades.

FÓRMULES:

$$TEA = [(1 - P) \cdot (Ta)] + [P \cdot (Tfp)]$$

$$TEA = [(1 - P) \cdot (2 \cdot Ta)] + [P \cdot (TMP - MS + 3 \cdot Ta)]$$

Hem de distingir entre els que fallen i els que no.

Exemple de problema:

Disposem d'un disc que gira a 7.500 rev/min. Aquest disc té un temps de cerca de 2ms i transfereix 100.000 paraules/s. A més a més, la probabilitat de fallada és de P = 0, 25 i la mida d'una pàgina és 1.000 paraules. Els sistema de gestió de memòria és Paginació (la taula de pàgines s'implementa en MP) i el Temps d'accés (Ta) a MP és $4\mu s$. Calcular T EA.

Solució: (Factors de conversió)

$$Ta = 4\mu s = 4 \cdot 10^{\circ} - 6s \mid Tc = 2ms = 2 \cdot 10^{\circ} - 3s \mid$$

 $Tl = 7500 \ rev/min \cdot 1min/60seg = 125 \ rev/seg \rightarrow Tl = 1/2 \cdot 1/125 \ s = 4 \cdot 10^{\circ} - 3s$

La relació 1/2 és un assumpció comuna en el context dels discos durs. Fa referència al temps mitjà que tarda el disc a girar per situar-se a la pista/cilindre desitjat per fer una operació de lectura o escriptura.

 $Tt = 100.000 \ paraules/segon \cdot 1pagina/1.000 paraules = 100 \ pagines/segon \rightarrow Tt = 10^-2s = 10 \cdot 10^-3s$

$$TMP-MS = Tc + Tl + Tt = (2 \cdot 10^{-3}) + (4 \cdot 10^{-3}) + (10 \cdot 10^{-3}) = 16 \cdot 10^{-3}s$$

$$TEA = [(1 - P) \cdot (Ta)] + [P \cdot (Tfp)]$$

$$TEA = [(1 - P) \cdot (2 \cdot Ta)] + [P \cdot (TMP-MS + 3 \cdot Ta)]$$

$$TEA = [(1 - 0, 25) \cdot (2 \cdot (4 \cdot 10^{-6}))] + [0, 25 \cdot ((16 \cdot 10^{-3}) + 3 \cdot (4 \cdot 10^{-6}))]$$

$$TEA = 4,009 ms$$

Exercici amb Segmentació Paginada a la pàgina 14 power point tema 6

Algorismes d'assignació de cel·les

1. Assignació Local

- Les cel·les es reemplacen dins del mateix procés que genera la fallada de pàgina.
- Requereix conèixer el nombre mínim de cel·les necessàries per a un procés.

Exemple

- Mida d'una instrucció: 2 paraules = 2 cel·les de MP.
- OP1 i OP2 amb adreçament indirecte: 2 cel·les de MP cadascun.
- RES amb adreçament directe: 1 cel·la de MP.

• Total: 7 cel·les.

2. Assignació Global

- Les cel·les es reemplacen entre processos.
- Assignació Igualitària: Cada procés rep el mateix nombre de cel·les.
- Assignació Proporcional: Cel·les assignades segons la mida del procés.

Algorismes de reemplaçament de pàgines

1. Algorisme Òptim

- Substitueix la pàgina que no es necessitarà durant més temps.
- Tot i que és ideal, no és aplicable a la pràctica, perquè no sé en temps real quina és aquesta cel·la.

2. FIFO

• Substitueix la pàgina que porta més temps en Memòria Principal.

3. Segona Oportunitat

- Variant de FIFO que comprova el bit de referència abans de substituir la pàgina.
 L'element té 1 a la primera oportunitat i 0 a la segona, però a la tercera aquest element es substitueix pel nou element.
- Si el bit està actiu, es desactiva i es continua amb la següent pàgina.

4. LRU (Least Recently Used)

- Substitueix la pàgina menys recentment utilitzada.
- Requereix mantenir un registre temporal d'accés per a cada pàgina.

5. Buffering de pàgines

- Manté una reserva de cel·les lliures per evitar fallades de pàgina.
- Allibera cel·les modificades o no modificades segons sigui necessari.

Exemple:

Suposem un sistema amb una memòria física de 6 cel·les i una reserva de 2 cel·les lliures. Utilitzarem l'algorisme FIFO per gestionar les pàgines i $\theta=2$ pel nostre buffer.

- · Inicialització:
 - Memòria física: [] [] [] [] []
 - · Reserva de cel·les lliures: [] []
- · Operacions amb P1 i P2:
 - Afegim dues pàgines a la memòria: [P1][P2][][][][]
 - · Reserva de cel·les lliures: [][]
- · Operacions amb P3 i P4:
 - Afegim dues pàgines a la memòria: [P1][P2] [P3] [P4] [] []
 - · Reserva de cel·les lliures: [] []
- · Operacions amb P5 i P6:
 - Afegim dues pàgines addicionals (superant la capacitat): [P1] [P2] [P3] [P4]
 [P5] [P6]

- · Alliberem P1 i P2:
 - Alliberem P1 i P2: [] [] [P3] [P4] [P5] [P6]
 - · Reserva de cel·les lliures: [P1] [P2]
- · Operacions amb P1 i P7:
 - Es recupera P1 de la reserva de cel·les lliures: [P1] [] [P3] [P4] [P5] [P6]
 - S'afegeix P7: [P1] [P7] [P3] [P4] [P5] [P6]
 - Es supera la capacitat: [P1] [P7] [P3] [P4][P5] [P6]
- · Alliberem P3 i P4:
 - P2 ja no es recuperable
 - Alliberem P3 i P4: [P1] [P7] [] [] [P5] [P6]
 - · Reserva de cel·les lliures: [P3] [P4]

Anomalies de Belady

Les anomalies de Belady s'observen en certs algorismes de reemplaçament de pàgines, on un augment de cel·les assignades pot incrementar el nombre de fallades de pàgina.

Exemple:

Assumeix que tenim 3 o 4 cel·les, i utilitzem FIFO amb la següent seqüència d'accés a les pàgines:

```
1 » 2 » 3 » 4 » 1 » 2 » 5 » 1 » 2 » 3 » 4 » 5
```

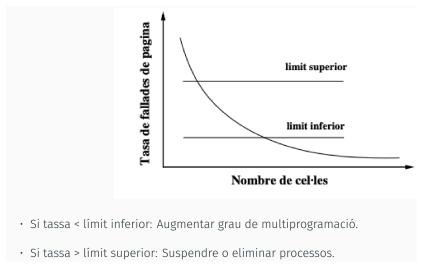
- Si tenim 3 cel·les, es produeixen 9 fallades de pàgina.
- Si tenim 4 cel·les, es produeixen 10 fallades de pàgina.

C1 C2 C3 1 2 3 1 2 3 4 2 3 4 1 3 4 1 2 5 1 2 5 1 2 5 1 2 5 3 2 5 3 4		
1 2 1 2 3 3 4 1 3 3 4 1 2 2 5 1 2 2 5 1 2 2 5 3 2 3 4 4	C3 Fa	alla?
1 2 3 4 2 3 4 1 3 4 1 2 5 1 2 5 1 2 5 3 2 5 3 4	si	
4 2 3 4 1 3 4 1 2 5 1 2 5 1 2 5 1 2 5 3 2 5 3 4	si	
4 1 3 4 1 2 5 1 2 5 1 2 5 1 2 5 3 2 5 3 4	3 si	
4 1 2 5 1 2 5 1 2 5 1 2 5 3 2 5 3 4	3 si	
5 1 2 5 1 2 5 1 2 5 3 2 5 3 4	3 si	
5 1 2 5 1 2 5 3 2 5 3 4	2 si	
5 1 2 5 3 2 5 3 4	2 si	
5 3 2 5 3 4	2 no	0
5 3 4	2 no	0
	2 si	
Г 2 /	4 si	
5 3 4	4 no	0

Hiperpaginació

La hiperpaginació és un fenomen que es produeix en sistemes amb memòria virtual quan el nombre de pàgines que hi ha a la Memòria Principal és molt superior al nombre de pàgines que necessita el procés.

La freqüència de fallades de pàgina és el nombre de fallades de pàgina per unitat de temps. La freqüència de fallades de pàgina és un indicador de l'eficiència del sistema de gestió de memòria virtual.



Conclusió

Aquest document resumeix els conceptes clau de la memòria virtual, les seves tècniques de gestió, els algoritmes de reemplaçament i assignació de pàgines, així com les anomalies associades al seu funcionament. Ideal per a comprendre i aplicar els fonaments de sistemes operatius.